



# Curriculum Vitae

## Carlos Daniel LUNA GARCIA



Actualizado: 10/07/2017

Publicado: 20/07/2017

**Sistema Nacional de Investigadores**

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información

Categorización actual: Nivel I

Ingreso al SNI: Activo(01/03/2009)

## Datos generales

### Información de contacto

E-mail: [cluna@fing.edu.uy](mailto:cluna@fing.edu.uy)

Teléfono: 27114244 int. 1121

Dirección: Yerbalito 3821, entre Molles y Vanguardia (CP: 11100)

URL: <http://www.fing.edu.uy/~cluna/>

### Institución principal

Instituto de Computación / Facultad de Ingeniería - UDeLaR / Universidad de la República / Uruguay

### Dirección institucional

Dirección: Facultad de Ingeniería - UDeLaR / Julio Herrera y Reissig 565, Montevideo, Uruguay / 11300 / Montevideo / Uruguay

Teléfono: (+02) 27114244-4

Fax: 7110469

E-mail/Web: [cluna@fing.edu.uy](mailto:cluna@fing.edu.uy) / <http://www.fing.edu.uy/~cluna/>

## Formación

### Formación concluida

#### Formación académica/Titulación

##### Posgrado

2013 - 2014

Doctorado

Doctorado en Informática (UDELAR-PEDECIBA)

Facultad de Ingeniería - UDeLaR, Universidad de la República, Uruguay

Título: Formal analysis of security models for mobile devices, virtualization platforms, and domain name systems

Tutor/es: Gustavo Betarte

Obtención del título: 2014

Sitio web de la Tesis: <http://www.fing.edu.uy/~cluna/>

Palabras clave: security models; mobile devices; virtualization platforms; domain name systems

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

1998 - 2000

Maestría

Maestría en Informática (UDELAR-PEDECIBA)

Facultad de Ingeniería - UDeLaR, Universidad de la República, Uruguay

Título: Especificación y Análisis de Sistemas de Tiempo Real en Teoría de Tipos. Caso de Estudio: The Railroad Crossing Example

Tutor/es: Dra. Cristina Cornes y Dr. Gustavo Betarte

Obtención del título: 2000

Sitio web de la Tesis: <http://www.fing.edu.uy/~cluna/>

Palabras clave: Sistemas de tiempo real; Teoría de Tipos, Coq; Sistemas reactivos

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería

## Grado

1992 - 1997

Grado  
Licenciatura en Ciencias de la Computación  
Universidad Nacional de Río Cuarto , Argentina  
*Título:* Actualización de conocimiento: análisis de modelos lógico-matemáticos y desarrollo de modelos computacionales  
*Tutor/es:* Dr. Guillermo Simari  
*Obtención del título:* 1997  
*Palabras clave:* Actualización de Conocimiento  
*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

1992 - 1995

Grado  
Analista en Computación  
Universidad Nacional de Río Cuarto , Argentina  
*Título:* Sistema de Administración de las Escuelas de Verano de Ciencias de la Computación (Río)  
*Tutor/es:* Prof. Jorge Aguirre  
*Obtención del título:* 1995  
*Palabras clave:* Ingeniería de Software  
*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

## Construcción institucional

Proponente e impulsor de las carreras Tecnólogo en Informática (TI) y Licenciatura en Computación de Facultad de Ingeniería (FING-UDELAR). Miembro de las comisiones orientadora y académica de la Licenciatura y referente académico del área de programación del TI y de la carrera de Ingeniería en Computación de FING. Miembro de la Comisión de Enseñanza y del Consejo Académico del InCo. Representante en la Comisiones Sectorial de Enseñanza (UDELAR) y de Políticas de Enseñanza (FING). Asistente Académico de Decanato de FING desde 2010. Coordinador del Espacio de Orientación de FING. Integrante de la Comisión de Instituto del InCo en varios períodos.

## Idiomas

Alemán  
Entiende (Regular) / Habla (Regular) / Lee (Regular) / Escribe (Regular)

Español  
Entiende (Muy Bien) / Habla (Muy Bien) / Lee (Muy Bien) / Escribe (Muy Bien)

Inglés  
Entiende (Bien) / Habla (Regular) / Lee (Bien) / Escribe (Bien)

Portugués  
Entiende (Regular) / Lee (Bien)

## Areas de actuación

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

# Actuación Profesional

## Cargos desempeñados actualmente

- Desde:* 10/2010  
Asistente Académico de Fac. de Ingeniería , (Docente Grado 5 Interino, 20 horas semanales) , Facultad de Ingeniería - UDeLaR , Uruguay
- Desde:* 08/2015  
Profesor Agregado , (Docente Grado 4 Titular, 35 horas semanales) , Facultad de Ingeniería - UDeLaR , Uruguay
- Desde:* 09/2013  
Docente , (8 horas semanales) , Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay
- Desde:* 08/2015  
Profesor , (3 horas semanales) , Universidad de Rosario , Argentina
- Desde:* 08/2015  
Profesor , (3 horas semanales) , Universidad de Río Cuarto , Argentina

## Universidad de la República , Facultad de Ingeniería - UDeLaR , Uruguay

### Vínculos con la institución

- 04/2002 - 08/2015, *Vínculo:* Profesor Adjunto, Docente Grado 3 Titular, (40 horas semanales)
- 03/1999 - 04/2002, *Vínculo:* Docente grado 2, Docente Grado 2 Interino, (40 horas semanales)
- 12/1998 - 03/1999, *Vínculo:* Docente grado 2, Docente Grado 2 Interino, (20 horas semanales)
- 10/2010 - Actual, Vínculo:* *Asistente Académico de Fac. de Ingeniería, Docente Grado 5 Interino, (20 horas semanales)*
- 08/2015 - Actual, Vínculo:* *Profesor Agregado, Docente Grado 4 Titular, (35 horas semanales)*

### Actividades

- 01/2000 - Actual  
Dirección y Administración , Facultad de Ingeniería , Instituto de Computación  
Integración de tribunales de evaluación para provisión de cargos docentes (grados I)
- 01/1999 - Actual  
Dirección y Administración , Facultad de Ingeniería , Instituto de Computación  
Integración de tribunales de evaluación de proyectos de grado
- 01/1999 - Actual  
Dirección y Administración , Facultad de Ingeniería , Instituto de Computación  
Formación de recursos humanos, grados 1 y 2 en las asignaturas en las cuales he tenido responsabilidad
- 06/2016 - Actual  
Líneas de Investigación , Facultad de Ingeniería , Instituto de Computación  
Testing basado en modelos y pruebas formales , Coordinador o Responsable
- 03/2012 - Actual  
Líneas de Investigación , Facultad de Ingeniería , UEFI y Decanato  
Enseñanza: orientación y acciones al ingreso , Integrante del Equipo
- 03/2011 - Actual  
Líneas de Investigación , Facultad de Ingeniería , Instituto de Computación  
Especificación y verificación de transformaciones de modelos , Coordinador o Responsable
- 03/2010 - Actual  
Líneas de Investigación , Facultad de Ingeniería , Instituto de Computación  
Especificación y análisis formal de sistemas críticos: plataformas de virtualización y dispositivos móviles , Integrante del Equipo
- 06/2006 - Actual  
Líneas de Investigación , Facultad de Ingeniería , Instituto de Computación  
Especificación y Verificación Formal de Sistemas/Modelos de Seguridad Informática , Integrante del Equipo

03/2004 - 06/2016

Líneas de Investigación , Facultad de Ingeniería , Instituto de Computación  
Enseñanza de la programación y de métodos formales , Coordinador o Responsable

03/2000 - 12/2010

Líneas de Investigación , Facultad de Ingeniería , Instituto de Computación  
Especificación y Verificación de Sistemas Reactivos y de Tiempo Real , Coordinador o Responsable

01/1996 - 12/1998

Líneas de Investigación , Universidad Nacional de Río Cuarto, Argentina , Facultad de Ciencias Exactas  
Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software , Integrante del Equipo

8/2016 - Actual

Docencia , Grado  
Una Plataforma Semántica Colaborativa para la Explotación de Videos como Herramienta de Aprendizaje , Responsable , Ingeniería en Computación

08/2016 - Actual

Docencia , Grado  
Iniciación a la Producción Audiovisual y Multimedia , Responsable , Ingeniería en Computación

01/2002 - Actual

Docencia , Grado  
Programación 2 , Responsable , Ingeniería en Computación

03/1999 - Actual

Docencia , Grado  
Construcción Formal de Programas en Teoría de Tipos , Responsable , Ingeniería en Computación

08/1999 - 08/2002

Docencia , Grado  
Programación 3 , Ingeniería en Computación

03/1999 - 03/2002

Docencia , Grado  
Lógica , Ingeniería en Computación

09/2010 - 12/2010

Docencia , Especialización  
Estructuras de Datos y Algoritmos , Responsable , Tecnólogo en Informática

05/2010 - 08/2010

Docencia , Especialización  
Matemática Discreta y Lógica , Responsable , Tecnólogo en Informática

12/2009 - 12/2010

Docencia , Perfeccionamiento  
Matemática Discreta y Lógica , Responsable , Curso de Actualización

08/1999 - Actual

Docencia , Doctorado  
Taller de Producción de Programas sin Fallas , Responsable , Doctorado en Informática (UDELAR-PEDECIBA)

10/2010 - 10/2010

Pasantías , UPM Madrid (España) , IMDEA Software (España)  
Realización de tareas de investigación en el área de virtualización con el Dr. Gilles Barthe

06/2007 - Actual

Extensión , Facultad de Ingeniería , Instituto de Computación  
Referente Académico en la carrera Tecnólogo en Informática en Montevideo y el Interior

01/2005 - Actual

Extensión , Facultad de Ingeniería , Instituto de Computación

Desarrollo de actividades de cooperación con la UNR Argentina en temas de formación de recursos humanos, dirección de proyectos, dictado de cursos

01/1998 - Actual

Extensión , Facultad de Ingeniería , Instituto de Computación

Desarrollo de actividades de cooperación con la UNRC Argentina en temas de formación de recursos humanos, dirección de proyectos, dictado de cursos

05/2010 - 12/2010

Extensión , Facultad de Ingeniería , Instituto de Computación

Desarrollo de cursos para formación de docentes del Tecnólogo en Informática de Paysandú

03/2005 - 11/2006

Extensión , Facultad de Ingeniería , Instituto de Computación

Integrante de la comisión sobre carreras terciarias no universitarias (Tecnólogo en Informática)

02/2004 - 02/2004

Extensión , Facultad de Ciencias Exactas, UNRC, Argentina , Departamento de Ciencias de la Computación

desarrollo de curso en la escuela Río 2004: Aplicaciones computacionales de la demostración asistida de teoremas usando Coq

06/1999 - 06/2000

Extensión , Facultad de Ingeniería , Instituto de Computación

Inspector del Ministerio de trabajo del Uruguay - convenio (DINAE-JUNAE)

10/2010 - Actual

Capacitación/Entrenamientos dictados , Polo Tecnológico de Paysandú , Tecnólogo en Informática

Formación de docentes del Tecnólogo en Informática en Programación inicial y Estructuras de Datos y Algoritmos

03/1998 - 03/2000

Otra actividad técnico-científica relevante , Facultad de Ingeniería , Instituto de Computación

Becario del PEDECIBA Informática

12/2015 - Actual

Gestión Académica , Universidad de la República , Facultad de Ingeniería

Delegado en la comisión mixta UTU-UTEC-UDELAR para el Tecnólogo en Informática

10/2014 - Actual

Gestión Académica , Facultad de Ingeniería , Instituto de Computación

Delegado docente titular en la Comisión de Instituto del Instituto de Computación

03/2012 - Actual

Gestión Académica , Comisión Sectorial de Enseñanza, UDELAR , Facultad de Ingeniería

Delegado Titular del Área Tecnología y Ciencias de la Naturaleza ante la Comisión Sectorial de Enseñanza

11/2010 - Actual

Gestión Académica , Facultad de Ingeniería , Comisión de Políticas de Enseñanza

participante de la Comisión de Políticas de Enseñanza

11/2010 - Actual

Gestión Académica , Facultad de Ingeniería , Facultad de Ingeniería

Asistente Académico de Decanato, Facultad de Ingeniería, UDELAR

06/2010 - Actual

Gestión Académica , Facultad de Ingeniería , Instituto de Computación

Integrante titular del Consejo Académico del Instituto

08/2008 - Actual

Gestión Académica , Facultad de Ingeniería , Instituto de Computación

Responsable de la materia Programación, que engloba a las asignaturas centrales de programación de la carrera de Ingeniero en Computación

03/2008 - Actual

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Referente Académico de la carrera Tecnólogo en Informática en Montevideo y el interior

01/2006 - Actual

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Integrante del grupo de investigación de Seguridad Informática del InCo

03/2009 - 03/2016

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Integrante del equipo docente de gestión de la enseñanza en el Instituto

09/2008 - 08/2010

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Delegado docente titular en la Comisión de Instituto del Instituto de Computación

08/2008 - 07/2010

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Delegado titular por el orden docente en la Comisión de Instituto

03/2007 - 03/2009

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Integrante del Claustro de la Facultad

03/2005 - 08/2008

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Delegado por el orden docente en la Comisión de Instituto

03/2008 - 05/2008

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Presidente del tribunal para provisión de cargos docentes del Profesorado de Informática del INET. Asignatura: Lógica.

03/2008 - 05/2008

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Presidente del tribunal para provisión de cargos docentes del Profesorado de Informática del INET. Asignatura: Didáctica Específica.

03/2008 - 05/2008

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Presidente del tribunal para provisión de cargos docentes del Profesorado de Informática del INET. Asignatura: Organización del Computador

03/2008 - 05/2008

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Presidente del tribunal para provisión de cargos docentes del Profesorado de Informática del INET. Asignatura: Programación 1

01/2005 - 12/2006

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Integrante de la comisión para la creación del Tecnólogo en Informática en Montevideo y Maldonado

01/2004 - 12/2005

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Integrante de la comisión de diagnóstico al ingreso en la Facultad de Ingeniería

01/2000 - 12/2002

Gestión Académica , Facultad de Ingeniería , Instituto de Computación  
Integrante del grupo informática para la salud

03/2013 - 03/2015

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería, UDELAR , Instituto de Computación  
VirtualCert: Hacia una Plataforma Certificada de Virtualización - Fase II , Integrante del Equipo

Sistema Nacional de Investigadores

Sistema Nacional de Investigadores

10/2013 - 10/2014

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Udelar  
LATIn Project , Integrante del Equipo

08/2011 - 08/2013

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
Modalidades alternativas al ingreso a Facultad de Ingeniería en diversos cursos , Integrante del Equipo

07/2011 - 12/2012

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , UEFI  
EVA-FIng: Consolidando y potenciando la experiencia , Integrante del Equipo

01/2011 - 06/2012

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
VirtualCert: Hacia una plataforma de virtualización certificada , Integrante del Equipo

03/2009 - 03/2011

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
FMCrypto: Formal Methods for Cryptographically Secure Distributed Computations , Integrante del Equipo

01/2007 - 12/2010

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
CYTED REVVIS: REUNIÃO DE ESPECIALISTAS EM VERIFICAÇÃO E VALIDAÇÃO DE SOFTWARE. , Integrante del Equipo

03/2009 - 08/2010

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
MAUDE: Modelos y Lenguajes de Autorización Descentralizada , Coordinador o Responsable

06/2009 - 06/2010

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
LOW COST COMPUTER BASED SYSTEM FOR QUALITY EVALUATION AND PRESERVATION OF GRAINS STORED IN POLYMER BAGS , Coordinador o Responsable

01/2006 - 03/2009

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
ReSeCo: Reliability and Security of Distributed Software Components , Integrante del Equipo

05/2007 - 11/2008

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
STEVE: Seguridad a Través de Evidencia VERificable , Integrante del Equipo

03/2006 - 07/2008

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
Verificación de Sistemas Críticos: de la Especificación al Código , Coordinador o Responsable

03/2001 - 12/2004

Proyectos de Investigación y Desarrollo , Universidad Nacional de Río IV, Argentina , Facultad de Ingeniería e Instituto de Computación  
FI (UDELAR)  
Verificación y desarrollo de sistemas en un contexto relacional , Integrante del Equipo

01/2001 - 12/2002

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
Verificación de Sistemas Reactivos y de Tiempo Real en Teoría de Tipos. , Coordinador o Responsable

03/2000 - 03/2002

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
Integración de Teoría de Tipos y Verificación de Modelos para la Certificación Formal de Sistemas Reactivos , Integrante del Equipo

10/1998 - 12/2000

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Instituto de Computación  
Integración de dos enfoques para la verificación formal de sistemas reactivos: Teoría de Tipos y Verificación de Modelos , Integrante del Equipo

10/1997 - 03/2000

Proyectos de Investigación y Desarrollo , UNRC, Argentina , Facultad de Ingeniería e Instituto de Computación FI (UDELAR)

Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software , Integrante del Equipo

**Universidad ORT Uruguay , Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay**

## Vínculos con la institución

01/2000 - 09/2013, *Vínculo:* Catedrático Asociado, (25 horas semanales)

09/2013 - Actual, *Vínculo:* Docente, (8 horas semanales)

## Actividades

01/2000 - 09/2013

Dirección y Administración , Facultad de Ingeniería , Catedra de Teoría de la Computación

Dirección de Ayudantías de Cátedra

01/2000 - 09/2013

Dirección y Administración , Facultad de Ingeniería , Catedra de Teoría de la Computación

Coordinador Asociado de la Cátedra

01/2006 - 12/2007

Dirección y Administración , Facultad de Ingeniería , Catedra de Teoría de la Computación

Coordinador de la Comisión de Nivelación al Ingreso de la Facultad

02/2009 - 03/2011

Líneas de Investigación , Universidad ORT , Facultad de Ingeniería

Especificación y verificación formal de transformaciones de modelos , Integrante del Equipo

01/2009 - 03/2011

Líneas de Investigación , Universidad ORT , Facultad de Ingeniería

Líneas contempladas por el grupo de investigación COMPUTE, que integro , Integrante del Equipo

01/2006 - 03/2011

Líneas de Investigación , Universidad ORT , Facultad de Ingeniería

Extensiones de modelos UML para el diseño del comportamiento de sistemas de tiempo real y líneas de producción , Integrante del Equipo

08/2003 - 12/2006

Líneas de Investigación , Facultad de Ingeniería , Catedra de Teoría de la Computación

Aplicabilidad de Redes Neuronales Artificiales , Coordinador o Responsable

03/2000 - Actual

Docencia , Grado

Lógica , Responsable , Ingeniería en Sistemas

03/2000 - Actual

Docencia , Grado

Estructura de Datos y Algoritmos 1 , Responsable , Ingeniería en Sistemas

03/2000 - Actual

Docencia , Grado

Estructura de Datos y Algoritmos 2 , Responsable , Ingeniería en Sistemas

08/2004 - 08/2006

Docencia , Grado

Inteligencia Artificial , Responsable , Ingeniería en Sistemas

08/2003 - 12/2003

Docencia , Grado

Inteligencia Artificial , Ingeniería en Sistemas



08/2009 - 12/2009

Docencia , Doctorado

Desarrollo Interactivo de Programas Certificados , Maestría en Computación y Sistemas de Información

01/2003 - Actual

Extensión , Facultad de Ingeniería , Cátedra de Teoría

Integrante de los comités de organización y programa del concurso de programación que clasifica para las regionales de del concurso de programación de la ACM

01/2006 - 12/2007

Extensión , Facultad de Ingeniería , Cátedra de Teoría

Integrante de los comités de organización y programa de las jornadas anuales de la facultad

01/2006 - 10/2007

Extensión , Facultad de Ingeniería , Catedra de Teoría de la Computación

Organización de las jornadas académicas, estudiantiles y de vinculación con empresas de la Facultad

06/2009 - 09/2013

Gestión Académica , Universidad ORT , Facultad de Ingeniería

Integrante del grupo de investigación COMPUTE

01/2001 - 09/2013

Gestión Académica , Facultad de Ingeniería , Cátedra de Teoría

Coordinación y Formación de recursos humanos de la cátedra de teoría de la Computación

01/2001 - 09/2013

Gestión Académica , Universidad ORT , Facultad de Ingeniería

Encargado del área de estructuras de datos y algoritmos

03/2009 - 03/2011

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Catedra de Teoría de la Computación

Types for Robust Program Development , Integrante del Equipo

03/2009 - 09/2010

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Catedra de Teoría de la Computación

Verificación de transformaciones de modelos de comportamiento basados en UML , Integrante del Equipo

05/2006 - 05/2008

Proyectos de Investigación y Desarrollo , Facultad de Ingeniería , Catedra de Teoría de la Computación

Extensiones de modelos UML para el diseño del comportamiento de sistemas de tiempo real y líneas de producción , Integrante del Equipo

## **Universidad de Rosario , Argentina**

### **Vínculos con la institución**

01/2005 - 03/2014, *Vínculo:* Profesor Adjunto, (3 horas semanales)

08/2015 - Actual, *Vínculo:* Profesor , (3 horas semanales)

### **Actividades**

01/2005 - Actual

Líneas de Investigación , Facultad de Ingeniería , Departamento de Computación

Métodos Formales y Seguridad , Coordinador o Responsable

03/2005 - Actual

Docencia , Grado

Construcción Formal de Programas en Teoría de Tipos , Responsable , Licenciatura en Ciencias de la Computación

01/2005 - 03/2014

Capacitación/Entrenamientos dictados , Facultad de Ciencias Exactas , Departamento de Ciencias de la Computación

Formación de recursos humanos en las asignaturas en las cuales he tenido responsabilidad

03/2005 - Actual

Gestión Académica , Facultad de Ciencias Exactas , Departamento de Ciencias de la Computación

Dirección de la línea de investigación: métodos formales y seguridad

01/2005 - Actual

Gestión Académica , Facultad de Ciencias Exactas , Departamento de Computación

Dirección de proyectos de fin de carrera

01/2009 - 01/2011

Proyectos de Investigación y Desarrollo , FCEIA UNR Argentina , FCEIA, Departamento de Ciencias de la Computación

Especificación Formal y Verificación de Sistemas Críticos , Coordinador o Responsable

## Universidad de Río Cuarto , Argentina

### Vínculos con la institución

01/1996 - 12/2001, *Vínculo:* Docente e Investigador, (20 horas semanales)

08/2015 - Actual, *Vínculo:* Profesor, (3 horas semanales)

### Actividades

01/1996 - 12/2001

## Sistema Nacional de Investigadores

Líneas de Investigación , Facultad de Ciencias Exactas , Departamento de Computación

Especificación y Verificación de Sistemas , Integrante del Equipo

01/1996 - 12/2001

Docencia , Grado

Programación Avanzada , Ingeniería Agronómica

01/1996 - 12/2001

Docencia , Grado

Organización de Archivos , Ingeniería Agronómica

08/2000 - 12/2000

Docencia , Maestría

Taller de Producción de Programas sin Fallas , Ingeniería Agronómica

01/1997 - 08/1998

Gestión Académica , Facultad de Ciencias Exactas , Departamento de Computación

Delegado por el orden el orden docente en el consejo departamental

01/1996 - 12/1997

Gestión Académica , Facultad de Ciencias Exactas , Departamento de Computación

Organización del seminario del departamento

01/1993 - 12/1995

## Sistema Nacional de Investigadores

Gestión Académica , Facultad de Ciencias Exactas , Departamento de Computación

Delegado por el orden el orden estudiantil en el consejo departamental

03/2016 - Actual

Proyectos de Investigación y Desarrollo , Facultad de Ciencias Exactas, UNRC , Departamento de Computación

Sistemas Dinámicos con restricciones de tiempo: Simulación y Seguridad de la Información , Integrante del Equipo

03/2001 - 12/2004

Proyectos de Investigación y Desarrollo , Facultad de Ciencias Exactas, UNRC, Argentina , Instituto de Computación

Verificación y desarrollo de sistemas en un contexto relacional. , Integrante del Equipo

03/1997 - 10/2000

Proyectos de Investigación y Desarrollo , Facultad de Ciencias Exactas, UNRC, Argentina , Instituto de Computación

Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software , Integrante del Equipo

03/1996 - 02/1997

Proyectos de Investigación y Desarrollo , Facultad de Ciencias Exactas, UNRC, Argentina , Departamento de Computación

Desarrollo de una herramienta de Prototipación de Software basada en especificaciones algebraicas , Integrante del Equipo

## Lineas de investigación

*Título:* Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software

*Tipo de participación:* Integrante del Equipo

*Equipos:* Gabriel Baum(Integrante)

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Título:* Aplicabilidad de Redes Neuronales Artificiales

*Tipo de participación:* Coordinador o Responsable

*Equipos:* Milton Martinez(Integrante)

*Palabras clave:* Redes Neuronales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Título:* Enseñanza de la programación y de métodos formales

*Tipo de participación:* Coordinador o Responsable

*Objetivo:* Esta línea de investigación tiene dos sublíneas. La primera vinculada a la enseñanza de la programación en cursos de programación en contextos de masividad y la segunda relacionada con experiencias en la enseñanza de métodos formales usando herramientas tales como asistentes de pruebas. Varias publicaciones en congresos y revistas se han generado en torno a estos temas y los resultados han permitido realizar cambios en asignaturas de la carrera de Ingeniero en Computación de la Facultad.

*Equipos:* Gustavo Betarte(Integrante); Martin Pedemonte(Integrante); Marcos Viera(Integrante); Lorena Etcheverri(Integrante)

*Palabras clave:* Enseñanza de la Programación; Enseñanza de Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Título:* Enseñanza: orientación y acciones al ingreso

*Tipo de participación:* Integrante del Equipo

*Objetivo:* El fracaso académico y la necesidad de desarrollar políticas educativas inclusivas son preocupaciones presentes en la realidad educativa mundial. El acceso de estudiantes a la Educación Superior se ha visto incrementado tanto a nivel mundial como regional. América Latina ha pasado de una elite de unos miles de estudiantes que accedían a la Educación Superior, a una situación de masificación. En este contexto, la matrícula se multiplicó en 50 años por 45, producto de una transformación en la estructura política y social. El Área Científico-Tecnológica es la que ha experimentado mayor tasa de crecimiento; particularmente en la Facultad de Ingeniería de la Universidad de la República la cantidad de estudiantes aumentó de 568 a 9222 entre los años 1960 y 2007. Paralelamente a esta realidad, persiste una baja tasa de titulación (28%) y una importante deserción (50%). En este contexto, la Facultad de Ingeniería viene desarrollando desde hace ya varios años diversas actividades con el objetivo de contribuir a mejorar la situación de los estudiantes que ingresan, habiendo llegado a una nueva etapa donde resulta necesario el estudio del impacto de dichas acciones. En esta nueva etapa la finalidad es optimizar los recursos dispuestos, apuntando a la toma de decisiones estratégicas para sostener la permanencia y mejorar la eficacia de esas actividades. La presente línea plantea investigar el impacto de los Talleres de Orientación al Inicio con relación al avance académico y la permanencia en la Institución de todos los estudiantes ingresantes a la Facultad de Ingeniería en 2013. La investigación establecerá, mediante metodología investigación-acción, un estudio longitudinal y en profundidad de la generación. Investigar una propuesta realizada en una Institución en particular, habilita a entender el proceso que se desarrolla y las variables específicas involucradas, al tiempo que permite analizar qué aspectos pueden llevarse a otros contextos y qué adaptaciones necesita. Los resultados de esta investigación, enmarcada en un paradigma ecológico-naturista, podrían transferirse contextualmente a otros Servicios universitarios e Instituciones educativas.

## Sistema Nacional de Investigadores

*Equipos:* Luciana Chiavone(Integrante); Tamara Gutierrez(Integrante); Gonzalo Cousillas(Integrante); Virginia Vilche(Integrante)

*Palabras clave:* ingreso; Orientación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Título:* Especificación y análisis formal de sistemas críticos: plataformas de virtualización y dispositivos móviles

*Tipo de participación:* Integrante del Equipo

*Objetivo:* Formalizaciones relacionadas con sistemas de nombres de dominio, modelos de seguridad para dispositivos móviles y plataformas de virtualización

*Equipos:* Gustavo Betarte(Integrante); Juan Diego Campo(Integrante)

*Palabras clave:* modelos de seguridad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

**Título:** Especificación y Verificación de Sistemas

**Tipo de participación:** Integrante del Equipo

**Objetivo:** Integración de proyectos relacionados con la especificación y verificación de sistemas usando enfoques algebraicos

**Equipos:** Gabriel Baum(Integrante)

**Palabras clave:** Especificaciones Algebraicas

**Areas del conocimiento:** Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

**Título:** Especificación y Verificación de Sistemas Reactivos y de Tiempo Real

**Tipo de participación:** Coordinador o Responsable

**Objetivo:** Esta línea de investigación abarca la especificación y el análisis formal de sistemas reactivos y de tiempo real complejos usando fundamentalmente asistentes de pruebas basados en teorías de tipos, como Coq, y model checkers, como Kronos. Numerosas publicaciones regionales e internacionales se generaron en esta línea, al igual que algunos proyectos nacionales e internacionales en esta temática. También se realizó formación de recursos humanos a nivel de grado y posgrado, tanto en Argentina como en Uruguay. Asimismo, se diseñó un curso de posgrado especializado que viene dictándose en Uruguay y Argentina en diferentes modalidades. En relación a esta línea de investigación, se establecieron vínculos con grupos de investigación de la región y también de Francia.

**Equipos:** Dr Gustavo Betarte(Integrante)

**Palabras clave:** Sistemas Reactivos y de Tiempo Real; Teoría de Tipos

**Areas del conocimiento:** Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

**Título:** Especificación y verificación de transformaciones de modelos

**Tipo de participación:** Coordinador o Responsable

**Objetivo:** Desarrollo y análisis de transformaciones de modelos que involucran máquinas de estados.

**Equipos:** Ariel Gonzalez(Integrante); Favio Zorzán(Integrante)

**Palabras clave:** Transformación de Modelos

**Areas del conocimiento:** Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

**Título:** Especificación y Verificación Formal de Sistemas/Modelos de Seguridad Informática

**Tipo de participación:** Integrante del Equipo

**Objetivo:** Esta línea de investigación vincula las áreas de métodos formales (asistentes de pruebas basados en teorías de tipos, como Coq) y seguridad informática. Especial énfasis es puesto en el análisis de sistemas de control de acceso para sistemas centralizados y descentralizados y basados en roles, entre otros. Asimismo, el modelado y análisis formal de plataformas de virtualización es un objetivo importante de esta línea de investigación. Con esta línea se vinculan varios proyectos de investigación nacionales e internacionales generados desde 2006 (por ejemplo: STEVE, RESECO, MAUDE, CYTED REVVIS, FMCRYPTO, VirtualCert, VirtualCert fase II)

**Equipos:** Dr Gustavo Betarte(Integrante); Juan Diego Campo(Integrante)

**Palabras clave:** Seguridad Informática; Control de Acceso a Dispositivos Móviles; Teoría de Tipos

**Areas del conocimiento:** Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

**Título:** Especificación y verificación formal de transformaciones de modelos

**Tipo de participación:** Integrante del Equipo

**Objetivo:** El objetivo principal de esta investigación es proveer herramientas para la definición y verificación formal de transformaciones de modelos de software, con el propósito de mejorar la calidad y la confiabilidad de los productos desarrollados utilizando el enfoque MDD. Se pretende contribuir a la especificación formal de transformaciones de modelos de comportamiento especificados en UML, con el objetivo de hacer posible la verificación formal de la corrección sintáctica y semántica de dichas transformaciones y facilitar la incorporación de algoritmos concretos a herramientas existentes.

**Equipos:** Nora Szasz(Integrante); Alvaro Tasistro(Integrante); Daniel Calegari(Integrante)

**Palabras clave:** Transformación de Modelos; UML; Teoría de Tipos

**Areas del conocimiento:** Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

**Título:** Extensiones de modelos UML para el diseño del comportamiento de sistemas de tiempo real y líneas de producción

**Tipo de participación:** Integrante del Equipo

**Objetivo:** El desarrollo de software guiado por modelos (Model-Driven Development, MDD) es un enfoque con el potencial de hacer más eficiente el desarrollo y más confiables los resultados del mismo, ya que, entre otras cosas, habilita la verificación de los sistemas en etapas tempranas del desarrollo ofreciendo mayor control. Gran parte de las técnicas de MDD utilizan UML (Unified Modeling Language), lenguaje incorporado como estándar de facto a nivel académico e industrial, que permite la descripción de múltiples aspectos de un sistema. Sin embargo, UML posee serias debilidades para su uso a nivel industrial debido a que no permite especificar ciertos tipos de sistemas y carece de un marco formal. Un Objetivo de esta línea es mejorar la expresividad de ciertos modelos UML para especificar el comportamiento de sistemas de software, en particular: (I) aumentar la expresividad de las Interacciones (Interactions) del UML 2.0 con la incorporación de restricciones de tiempo real definidas en OCL/RT (Object Constraint Language for Real Time) y (II) extender las Máquinas de Estado (State Machines) para especificar familias de sistemas, es decir, sistemas que

coinciden en su funcionalidad esencial pero que difieren en características periféricas. En ambos casos se pretende equipar a los nuevos lenguajes de una semántica formal. Otra actividad relacionada a esta línea es el estudio de transformaciones de modelos, y en particular para modelos de comportamiento, como ATL y QVT.

*Equipos:* Nora Szasz(Integrante); Claudia Pons(Integrante); Daniel Calegari(Integrante)

*Palabras clave:* Líneas de Productos; UML, Máquinas de Estados

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Título:* Líneas contempladas por el grupo de investigación COMPUTE, que integro

*Tipo de participación:* Integrante del Equipo

*Objetivo:* Desarrollo y aplicación de métodos formales a MDD, líneas de productos de software e ingeniería de software, en general.

*Equipos:* Nora Szasz(Integrante); Alvaro Tasistro(Integrante); Carlos Luna(Integrante); Ernesto Copello(Integrante)

*Palabras clave:* MDD; Líneas de productos de software; Model Transformation

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Título:* Métodos Formales y Seguridad

*Tipo de participación:* Coordinador o Responsable

*Objetivo:* Dirección de Proyectos de Grado en temas relacionados con el uso de métodos formales para la especificación y verificación de sistemas críticos, en particular: sistemas de tiempo real, sistemas embebidos y de seguridad.

*Palabras clave:* Seguridad Informática; Sistemas Reactivos y de Tiempo Real

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Título:* Testing basado en modelos y pruebas formales

*Tipo de participación:* Coordinador o Responsable

*Objetivo:* El objetivo principal de esta línea es investigar mecanismos que permitan validar implementaciones reales de sistemas críticos utilizando modelos formales e implementaciones certificadas de éstos. El uso de oráculos para desarrollar monitores en implementaciones reales y model-based testing son temas de particular interés en esta línea de investigación.

*Equipos:* Gustavo Betarte(Integrante); Juan Campo(Integrante); Maximiliano Cristiá(Integrante)

*Palabras clave:* Testing; métodos formales

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

## Proyectos

2016 - Actual

*Título:* Sistemas Dinámicos con restricciones de tiempo: Simulación y Seguridad de la Información, *Tipo de participación:* Integrante del Equipo, *Descripción:* El desarrollo de sistemas dinámicos complejos requiere de estudios y análisis previos a la implementación en la industria, con el objetivo de detectar comportamientos no deseados. Las máquinas de estados de UML (ME UML) son ampliamente usadas en la Industria para el modelado de estos sistemas pero estas carecen de adecuadas herramientas de ejecución y simulación a fin de analizar el comportamiento real de los sistemas. El modelado y la simulación para el diseño y prototipado de sistemas son técnicas muy utilizadas. En particular, el formalismo Discrete Event system Specification (DEVS) separa el modelo de la simulación y existen en el mercado diversas herramientas que ejecutan y recopilan información de modelos DEVS. Se estudiarán mecanismos de análisis de complejos sistemas dinámicos en distintas plataformas que son utilizados en la industria del software para realizar simulaciones mediante herramientas que ejecuten modelos DEVS.

*Tipo:* Investigación

*Alumnos:* 2(Pregrado), 1(Doctorado)

*Equipo:* Ariel Gonzalez(Responsable)

*Financiadores:* Universidad Nacional de Río Cuarto / Apoyo financiero

*Palabras clave:* Sistemas Dinámicos; Simulación; Seguridad de la Información

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

1996 - 1997

*Título:* Desarrollo de una herramienta de Prototipación de Software basada en especificaciones algebraicas, *Tipo de participación:* Integrante del Equipo, *Descripción:* Desarrollo de una herramienta de Prototipación de Software basada en especificaciones algebraicas. Desarrollo y análisis de modelos formales para verificación de sistemas de software usando lenguajes algebraicos.

*Tipo:* Investigación

*Alumnos:* 3(Pregrado), 1(Maestría/Magister),

*Equipo:* Gabriel Baum(Responsable)

*Financiadores:* Institución del exterior / Ciencia y Técnica, UNRC / Apoyo financiero

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

1997 - 2000

*Título:* Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software, *Tipo de participación:* Integrante del Equipo, *Descripción:* Proyecto de la UNRC (Arg) realizado con la participación de Carlos Luna desde el Instituto de Computación de la Fac. de Ingeniería, Udelar.

*Tipo:* Investigación

*Alumnos:* 3(Pregrado), 2(Maestría/Magister),

*Equipo:* Gabriel Baum(Responsable)

*Financiadores:* Institución del exterior / Proyecto de Ciencia y Técnica, UNRC / Apoyo financiero

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

1997 - 2000

*Título:* Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software, *Tipo de participación:* Integrante del Equipo,

*Tipo:* Investigación

*Alumnos:* 3(Pregrado), 2(Maestría/Magister),

*Equipo:* Gabriel Baum(Responsable)

*Financiadores:* Institución del exterior / Ciencia y Técnica, UNRC / Apoyo financiero

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

1998 - 2000

*Título:* Integración de dos enfoques para la verificación formal de sistemas reactivos: Teoría de Tipos y Verificación de Modelos, *Tipo de participación:* Integrante del Equipo,

*Tipo:* Investigación

*Alumnos:* 2(Pregrado), 1(Maestría/Magister),

*Equipo:* Gustavo Betarte(Responsable); Cristina Cornes(Responsable)

*Financiadores:* Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

*Palabras clave:* Sistemas Reactivos y de Tiempo Real; Teoría de Tipos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2000 - 2002

*Título:* Integración de Teoría de Tipos y Verificación de Modelos para la Certificación Formal de Sistemas Reactivos, *Tipo de participación:* Integrante del Equipo, *Descripción:* Este proyecto se vincula con otros en la temática de especificación formal y verificación de sistemas críticos. En particular, en el uso y combinación de asistentes de pruebas, como Coq, y model checkers, como Kronos, para el análisis de sistemas reactivos y de tiempo real. Proyecto vinculados: (1) Verificación de Sistemas Reactivos y de Tiempo Real en Teoría de Tipos, CSIC, 2001-2002. Carlos Luna fue el responsable de dicho proyecto. (2) 'Integración de dos enfoques para la verificación formal de sistemas reactivos: Teoría de Tipos y Verificación de Modelos' que vincula al proyecto Coq del INRIA –Rocquencourt (Francia)– y al grupo de Métodos Formales del Instituto de Computación de la Universidad de la República (Uruguay). Octubre de 1998 - Febrero de 2000.

*Tipo:* Investigación

*Alumnos:* 1(Maestría/Magister),

*Equipo:* Gustavo Betarte(Responsable); Cristina Cornes(Responsable)

*Financiadores:* Comisión Sectorial de Investigación Científica - UDeLaR / Cooperación

*Palabras clave:* Teoría de Tipos, Coq; Sistemas reactivos; Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2001 - 2002

*Título:* Verificación de Sistemas Reactivos y de Tiempo Real en Teoría de Tipos., *Tipo de participación:* Coordinador o Responsable,

*Tipo:* Investigación

*Alumnos:* 1(Maestría/Magister),

*Financiadores:* Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

*Palabras clave:* Sistemas Reactivos y de Tiempo Real; Teoría de Tipos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2001 - 2004

*Título:* Verificación y desarrollo de sistemas en un contexto relacional, *Tipo de participación:* Integrante del Equipo, *Descripción:* Proyecto de la UNRC (Arg) realizado con la participación de Carlos Luna desde el Instituto de Computación de la Fac. de Ingeniería, Udelar.

*Tipo:* Investigación

*Alumnos:* 2(Pregrado), 1(Doctorado)

*Equipo:* Gabriel Baum(Responsable)

*Financiadores:* Institución del exterior / Proyecto de Ciencia y Técnica, UNRC / Apoyo financiero

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2001 - 2004

*Título:* Verificación y desarrollo de sistemas en un contexto relacional. , *Tipo de participación:* Integrante del Equipo,

*Tipo:* Investigación

*Alumnos:* 2(Pregrado), 1(Doctorado)

*Equipo:* Gabriel Baum(Responsable)

*Financiadores:* Institución del exterior / Ciencia y Técnica, UNRC / Apoyo financiero

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2006 - 2008

*Título:* Extensiones de modelos UML para el diseño del comportamiento de sistemas de tiempo real y líneas de producción, *Tipo de participación:* Integrante del Equipo, *Descripción:* Model-Driven Development (MDD) is an approach to software development with the potential to make the processes more efficient and the products more reliable. Among other things, it makes it possible to verify systems at early stages of development, thus allowing for a tighter control on the processes. A large number of MDD techniques use the Unified Modelling Language (UML), which is a de facto standard both in academic and industrial environments. UML allows to describe multiple aspects of systems, but it is still too weak to be fully employed at an industrial level, since it cannot be used for specifying certain kinds of systems and lacks a formal foundation. The goal of this project is to improve the expressivity of certain UML models, in particular: (I) to increase the expressive power of UML 2.0 Interactions, incorporating real time constraints using Object Constraint Language for Real Time (OCL/RT) and (II) to extend State Machines in order to specify families of systems, i.e. systems which coincide in their basic functionality but differ in peripheral features. In both cases a formal semantic will be defined for the new languages. This will constitute a genuine contribution, since UML does not allow the formal specification of families of systems or the introduction of scenarios (or interactions) in which time plays a main role.

*Tipo:* Investigación

*Alumnos:* 2(Maestría/Magister),

*Equipo:* Nora Szasz(Responsable)

*Financiadores:* DINACYT/DICYT/CONICYT / Apoyo financiero

*Palabras clave:* Líneas de Productos; UML, Máquinas de Estados

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2007 - 2008

*Título:* STEVE: Seguridad a Través de Evidencia VERificable, *Tipo de participación:* Integrante del Equipo, *Descripción:* The objective of the project is to investigate reliability and security in a computational model in which both the platform and applications are dynamic, so that incoming software, built from off-the-shelf components, may be destined to form part of the platform or to execute as a standard application. The concrete goals of the project include the development of mechanisms that help software developers build reliable software from off-the-shelf components, and of security infrastructures that guarantee end-users that the software they use is safe and secure.

*Tipo:* Investigación

*Alumnos:* 5(Pregrado), 2(Maestría/Magister), 1(Doctorado)

*Equipo:* Dr Gustavo Betarte(Responsable)

*Financiadores:* DINACYT/DICYT/CONICYT / Remuneración

*Palabras clave:* Seguridad Informática; Coq; Control Access Models

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

2006 - 2008

*Título:* Verificación de Sistemas Críticos: de la Especificación al Código, *Tipo de participación:* Coordinador o Responsable, *Descripción:* This project aims to strengthen a relevant subject in software development: the use of formal methods during the lifetime of critical software. We hope to conform a stable group of young researchers in this topic through the study of a specific problem. This particular problem is the incorporation of time in embedded systems programming. Embedded systems are programs that, partially or totally, control the functionality of autonomous electronic devices. Some examples of these electronic devices are smart cards, mobile phones, and pacemakers. The electronic device carries a program that cannot be modified after release. Thus, the program must be completely free of errors. Nowadays, embedded systems are widely spread. We face a new culture where computer systems are everywhere. The present literature talks suggestively about pervasive computing. The control systems try to preserve safe behaviors when the environment changes. The time is a changing element of the environment. Our proposal focus in the study of control systems from the perspective of the time. It aims to find a guide for the construction of correct programs from specifications with temporal restrictions, where the processor for the application is taken into account.

*Tipo:* Investigación

*Alumnos:* 4(Pregrado), 1(Maestría/Magister), 1(Doctorado)

*Equipo:* Luis Sierra(Integrante)

*Financiadores:* DINACYT/DICYT/CONICYT / Apoyo financiero

*Palabras clave:* Sistemas Reactivos y de Tiempo Real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2006 - 2009

*Título:* ReSeCo: Reliability and Security of Distributed Software Components, *Tipo de participación:* Integrante del Equipo, *Descripción:* The objective of the project ReSeCo (Reliability and Security of Distributed Software Components) is to investigate reliability and security in a computational model in which both the platform and applications are dynamic, so that incoming software, built from off-the-shelf components, may be destined to form part of the platform or to execute as a standard application. The concrete goals of the project include the development of mechanisms that help software developers build reliable software from off-the-shelf components, and of security infrastructures that guarantee end-users that the software they use is safe and secure.

*Tipo:* Investigación

*Alumnos:* 4(Pregrado), 1(Maestría/Magister), 2(Doctorado)

*Equipo:* Gustavo Betarte(Responsable); Gilles Barthe (Responsable)

*Financiadores:* Institución del exterior / Stic Amsud / Cooperación

*Palabras clave:* Seguridad Informática; Control Access Models

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

2007 - 2010

*Título:* CYTED REVVIS: REUNIÃO DE ESPECIALISTAS EM VERIFICAÇÃO E VALIDAÇÃO DE SOFTWARE., *Tipo de participación:* Integrante del Equipo,

*Tipo:* Investigación

*Alumnos:* 2(Doctorado)

*Equipo:* Gustavo Betarte(Responsable)

*Financiadores:* Institución del exterior / cyted / Cooperación

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2009 - 2010

*Título:* LOW COST COMPUTER BASED SYSTEM FOR QUALITY EVALUATION AND PRESERVATION OF GRAINS STORED IN POLYMER BAGS, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Proyecto LACCIR de MICROSOFT. LACCIR RFP00208 Research Funding Initiative. Tangible assets: The most important tangible assets produced by the project will be the following ones: • The design of humidity sensors and aeration devices specially customized to silobags; • A software control system for monitoring and adapting the state of the silobags; • Mathematical models of the behavior of the humidity levels into the silobags; • A software framework based on MDD for developing similar kind of systems in other areas of agro-tech

*Tipo:* Investigación

*Alumnos:* 4(Pregrado), 2(Maestría/Magister), 2(Doctorado)

*Equipo:* Gabriel Baum(Integrante); Nora Szasz(Integrante); Claudia Pons(Responsable); Daniel Calegari(Integrante); Juan Pons(Integrante)

*Financiadores:* Institución del exterior / MICROSOFT / Cooperación

*Palabras clave:* MDE; Control systems; silobags

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales



2009 - 2010

*Título:* MAUDE: Modelos y Lenguajes de Autorización Descentralizada, *Tipo de participación:* Coordinador o Responsable, *Descripción:* El desarrollo de ambientes de gran escala que permitan computación distribuida de servicios con control de acceso centralizado ha evidenciado la necesidad de contar con controles de alto nivel de precisión definidos sobre determinadas relaciones de confianza, haciendo uso de delegación de permisos de acceso a la información. Actualmente existen soluciones a estos problemas que no son totalmente satisfactorias, debido a la falta de precisión en la definición y aplicación de los controles, como a la altísima dependencia que tienen esas aplicaciones de una administración centralizada de los mismos. Adicionalmente, es común encontrarse con que en la gestión de los modelos de confianza, la delegación de permisos y la autorización son implementados por mecanismos con semánticas dispares. Sistemas distribuidos, como Web Services y sistemas de computación distribuida compartida, se orientan a proveer servicios globales y en forma uniforme. Sin embargo, estos sistemas están compuestos de dispositivos autónomos que varían considerablemente en sus plataformas y recursos. Esto dificulta entender qué significa seguridad efectiva en complejos sistemas distribuidos y cómo se gestionan los mecanismos que supuestamente la implementan. El objetivo principal de este proyecto es investigar lenguajes que permitan expresar políticas descentralizadas de control de acceso (autorización a recursos sensibles), incluyendo diseño y semántica de los mismos, así como definición de algoritmos y técnicas de análisis para éstos. La investigación estará guiada por las siguientes características que consideramos debería satisfacer un lenguaje de autorización: sintaxis clara y legible; semántica precisa y concisa; mecanismos de decisión eficientes y eficaces; y escalabilidad y flexibilidad.

*Tipo:* Investigación

*Alumnos:* 3(Pregrado),

*Equipo:* Gustavo Betarte(Responsable)

*Financiadores:* Sin financiamiento / Otra

*Palabras clave:* Modelos y lenguajes de control de acceso; Sistemas de computación distribuida; Especificaciones Formales

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

2009 - 2010

*Título:* Verificación de transformaciones de modelos de comportamiento basados en UML, *Tipo de participación:* Integrante del Equipo, *Descripción:* El objetivo principal de esta investigación es facilitar la definición y verificación formal de transformaciones de modelos de software, con el propósito de mejorar la calidad y la confiabilidad de los productos desarrollados utilizando el enfoque MDD. Se pretende contribuir a la especificación formal de transformaciones de modelos de comportamiento, en particular Máquinas de Estado y Diagramas de Interacción de UML, con el objetivo de hacer posible la verificación formal de la corrección sintáctica y semántica de dichas transformaciones. En particular, se propone extender la sintaxis de los lenguajes de transformación para permitir expresar la transformación de modelos de comportamiento, definir la semántica de dichos lenguajes de transformaciones y determinar criterios de corrección para las transformaciones expresadas en dichos lenguajes.

*Tipo:* Investigación

*Alumnos:* 3(Pregrado), 1(Maestría/Magister), 1(Doctorado)

*Equipo:* Nora Szasz(Responsable); Claudia Pons(Integrante); Daniel Calegari(Integrante)

*Financiadores:* DINACYT/DICYT/CONICYT / Remuneración

*Palabras clave:* Transformación de Modelos; MDE

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2009 - 2011

*Título:* Especificación Formal y Verificación de Sistemas Críticos, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Este proyecto aspira a fortalecer un área de trabajo importante para el desarrollo de la informática nacional y de la región: el empleo de métodos formales en el ciclo de vida de software crítico. Se espera conformar un grupo estable de jóvenes investigadores en el área a través del estudio de un problema específico. Este problema particular es la introducción de la magnitud tiempo en la programación de sistemas embarcados, aunque nos interesa también el análisis formal de diferentes aspectos involucrados en esta clase de sistemas, tales como la corrección y la seguridad, en distintos niveles. Los sistemas embarcados son programas que realizan total o parcialmente funciones de control sobre componentes electrónicos autónomos. Ejemplos de estos componentes electrónicos son tarjetas inteligentes, teléfonos celulares, marcapasos, marcas de origen. El componente electrónico lleva consigo el programa que ya no se podrá modificar. Por lo tanto, es esencial que el programa esté completamente libre de errores. Los sistemas embarcados están ampliamente difundidos hoy día. Nos encontramos ante una nueva cultura en la que los sistemas computacionales son omnipresentes. En forma aún más sugestiva, la literatura actual habla de computación penetrante (pervasive computing). Los sistemas de control intentan preservar la seguridad de determinados comportamientos ante cambios del entorno. El transcurrir del tiempo es uno más de dichos cambios. Esta propuesta se centra en el estudio de los sistemas de control desde la perspectiva del tiempo, en particular, y desde la óptica de la corrección y la seguridad de las aplicaciones, en general. Se aspira a encontrar una guía para la construcción de programas correctos a partir de especificaciones que emplean, en particular, restricciones temporales, tomando en cuenta el procesador concreto en que será embarcada la aplicación.

*Tipo:* Investigación

*Alumnos:* 3(Pregrado), 1(Maestría/Magister), 1(Especialización), 3(Doctorado)

*Equipo:* Luis Sierra(Integrante); Juan Manuel Crespo(Integrante); Ramin Roushani(Integrante); Alberto Pardo(Integrante); Cristian Rosa(Integrante); Dante Zanarini(Integrante); Cecilia Manzino(Integrante); Germán Delbianco(Integrante); Damian Soriano(Integrante)

*Financiadores:* Institución del exterior / Secretaría de Ciencia y Tecnología, FCEIA, UNR / Cooperación

*Palabras clave:* métodos formales; sistemas críticos; Teoría de Tipos; especificación formal y verificación

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2009 - 2011

*Título:* FMCrypto: Formal Methods for Cryptographically Secure Distributed Computations , *Tipo de participación:* Integrante del Equipo, *Descripción:* Proyecto STIC-AMSUD: 09STIC05. Internationa Coordinator: Tamara Resk (INRIA Sophia Antipolis - France). National Coordinators: Alejandro Hevia (Universidad de Chile - Chile); Alfredo Viola (Universidad de la República - Uruguay) PROJECT GOALS The overall goal of this project is to investigate complexity-based cryptography from two different angles. First we intend to apply formal methods to security complexity-based cryptographic definitions to give raise to practical and robust notions of security as well as corresponding verification techniques. In particular, we focus on defining anonymous communication against strong adversarial behavior (active attacks by standard computationally bounded adversaries), and cryptographic-based compilation of decentralized access control policies. Secondly, we intend to explore more efficient secure cryptographic primitives implementations. In particular, we intend to achieve fast, and side-channel-attack resistant implementations of traditional primitives, such as those related to asymmetric methods based on factorization and discrete logarithm, but also the more recent pairing-based primitives and those primitives arising from the study of the so-called post-quantum cryptographic schemes, based on coding and lattice theory. Such faster implementations often arise from deeper studies of the underlying theory thus requiring formal proof of their correctness and security.

*Tipo:* Investigación

*Alumnos:* 5(Pregrado), 3(Maestría/Magister), 2(Doctorado)

*Equipo:* Alfredo Viola (Responsable); Tamara Resk (Responsable); Alejandro Hevia (Responsable)

*Financiadores:* DINACYT/DICYT/CONICYT / Cooperación

*Palabras clave:* Seguridad Informática; Control Access Models; Distributed Security

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

2009 - 2011

*Título:* Types for Robust Program Development, *Tipo de participación:* Integrante del Equipo, *Descripción:* Proyecto STIC-AMSUD 09STIC08 Project Goals: The general objective is to study types that guarantee correct behavior of programs from a security perspective. Specific objectives include: 1) Study foundations and applications of session types, a type system for ensuring secure component interaction, in order to prove mathematical correctness results and develop software tools that support secure program interaction in a global setting. 2) Consider scaling the theory of type based analysis of string expressions from an applied lambda calculus to a full-scale industrial strength language such as Java.

*Tipo:* Investigación

*Alumnos:* 3(Pregrado), 2(Maestría/Magister),

*Equipo:* Nora Szasz (Responsable); Eduardo Bonelli (Responsable); Delia Kesner (Responsable)

*Financiadores:* DINACYT/DICYT/CONICYT / Cooperación

Institución del exterior / STIC-AMSUD / Cooperación

*Palabras clave:* session types; Secure Programs; Type Theory; Coq

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

2011 - 2012

*Título:* EVA-Flng: Consolidando y potenciando la experiencia, *Tipo de participación:* Integrante del Equipo,

*Tipo:* Otra

*Alumnos:*

*Equipo:* Regina Motz (Integrante); Marina Miguez (Responsable); Jorge Sotuyo (Integrante); Valery Buhl (Responsable); Carolina Fagundez (Integrante)

*Financiadores:* Otra institución nacional / Comisión Sectorial de Enseñanza / Apoyo financiero

*Palabras clave:* Entorno Virtual de Aprendizaje

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

2011 - 2012

*Título:* VirtualCert: Hacia una plataforma de virtualización certificada, *Tipo de participación:* Integrante del Equipo, *Descripción:* In this project we shall focus on the security of computer virtualization platforms. In particular, the main objective is to develop a formal idealized model of one such platform, establish non-interference security properties that should be guaranteed by the modeled control access mechanisms and to construct mathematical proofs, verified with the help of a proof assistant, that those properties are satisfied.

*Tipo:* Investigación

*Alumnos:* 2(Pregrado), 1(Maestría/Magister),

*Equipo:* Gustavo Betarte (Responsable); Gilles Barthe (Integrante); Juan Diego Campo (Integrante)

*Financiadores:* Agencia Nacional de Investigación e Innovación / Apoyo financiero

*Palabras clave:* Virtualización; Especificaciones Formales

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

2011 - 2013

*Título:* Modalidades alternativas al ingreso a Facultad de Ingeniería en diversos cursos, *Tipo de participación:* Integrante del Equipo,

*Tipo:* Otra

*Alumnos:*

*Equipo:* Héctor Cancela(Responsable); Marina Miguez(Integrante)

*Financiadores:* Otra institución nacional / Comisión Sectorial de Enseñanza (UDELAR) / Apoyo financiero

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

2013 - 2014

*Título:* LATIn Project, *Tipo de participación:* Integrante del Equipo, *Descripción:* Creation of open college textbooks in different areas of knowledge for students at Higher Education Institutions (HEIs) in Latin America.

*Tipo:* Otra

*Alumnos:*

*Equipo:* Luis Sierra(Integrante); Dante Zanarini(Integrante); Raúl Kantor(Responsable)

*Financiadores:* Unión Europea / Apoyo financiero

*Palabras clave:* Open textbook

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

2013 - 2015

*Título:* VirtualCert: Hacia una Plataforma Certificada de Virtualización - Fase II, *Tipo de participación:* Integrante del Equipo, *Descripción:* Este proyecto aborda el estudio del comportamiento de plataformas de computación virtuales. Concretamente, se focaliza en la especificación y verificación formal de determinadas propiedades de seguridad, que es deseable sean garantizadas por plataformas de virtualización sobre las que son ejecutadas variedades de máquinas virtuales que ofician de hosts a sistemas operativos, sean estos confiables o no. En particular, interesa modelar formalmente la interacción de diferentes sistemas operativos ejecutando sobre una misma plataforma virtualizada y establecer cuáles son los mecanismos que garantizan determinadas propiedades de no interferencia, particularmente en relación a los datos manejados por los sistemas que ejecutan concurrentemente sobre esa plataforma.

*Tipo:* Investigación

*Alumnos:* 1(Pregrado), 1(Maestría/Magister), 2(Doctorado)

*Equipo:* Gustavo Betarte(Responsable); Gilles Barthe (Integrante); Juan Diego Campo(Integrante)

*Financiadores:* Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

*Palabras clave:* Virtualización; métodos formales; Seguridad

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

## Producción científica/tecnológica

La significación de mi trabajo de investigación en el área de Métodos Formales puede entenderse a partir de mi participación en más de 15 proyectos de investigación Nacionales/Regionales/Internacionales (PDT, Fondo-Clemente-Estable-ANII, CSIC-UDELAR, STIC-AMUSD, LACCIR, CYTED, entre otros) y en las publicaciones que a partir de ellos se han generado (más de 60), en revistas/conferencias prestigiosas, regionales/internacionales, tales como: IEEE-Computer-Security-Foundations-Symposium, Electronic-Communications-of-the-EASST, ACM-CCS, Formal-Methods, ICTAC, SACS-journal, CLElej-journal, papers en Lecture-Notes-in-Computer-Science y en IEEE-CS-Press, entre otros. Participo en la investigación y aplicación de Métodos Formales en Ingeniería de Software, en general, y en Seguridad Informática, Sistemas Reactivos y de Tiempo Real, en particular. Integro los grupos de investigación: Métodos-Formales(MF)-INCO-UDELAR, Seguridad-Informática-INCO-UDELAR, y MF-FCEIA-UNR (Argentina). Mantengo contacto con centros regionales e internacionales de investigación (distintas Universidades Argentinas: UNR-UNRC-UNC-UNLP-LIFIA, grupos del INRIA-Francia, IMDEA-Software-España, entre otros), y participo activamente en la formación de recursos humanos, de grado y posgrado, en Uruguay/Argentina. Desarrollé numerosos cursos de grado/posgrado, en Uruguay/Argentina. Participé en la dirección de múltiples tesis de grado/posgrado, en Uruguay/Argentina. Asimismo, colaboré/o en la organización de numerosos eventos en el país y la región, y en la evaluación de prestigiosas conferencias/revistas internacionales. Considero que mi trabajo contribuye a desarrollar en Uruguay y en la región una importante disciplina que tiene impactos muy variados tanto en la industria del software, en general, como en áreas particulares de aplicación, por ejemplo: MDD, comercio electrónico, gobierno electrónico, dispositivos móviles y biomédicos, y

plataformas de virtualización. Cada vez es más frecuente el uso de sistemas críticos, involucrados en las áreas referidas, donde vidas humanas y/o grandes inversiones económicas están en juego/riesgo. Es en estos escenarios donde el uso de Métodos Formales (en particular, Teorías de Tipos) para la especificación de los sistemas y la verificación de los mismos tiene particular y especial interés. En los próximos años se espera que esta clase de sistemas se popularice, tanto en el mundo como en particular en Uruguay. Es por tanto un desafío poder acompañar e impulsar esta área en Uruguay y la región. Empresas/entidades en el contexto nacional con las cuales he tenido y mantengo contacto son, entre otras: ANTEL, CCC-Uruguay y AGESIC. Soy miembro titular del Consejo-Académico-INCO-UDELAR, Asistente-Académico-Facultad-Ingeniería-UDELAR, Investigador activo del PEDECIBA-Informática, Referente Académico del Tecnólogo-Informática. En los últimos años participo también en diversos trabajos relacionados con temas de enseñanza. Datos adicionales pueden verse en: <http://www.fing.edu.uy/~cluna/>. Algunos Proyectos: \*Clemente-Estable-ANII::Mecanismos autónomos de seguridad certificados para sistemas computacionales móviles.Uruguay \*CSIC-UDELAR::VirtualCert: Hacia una plataforma de virtualización certificada. Fase II.Uruguay \*Clemente-Estable-ANII::Hacia una plataforma de virtualización certificada.Uruguay \*Clemente-Estable-ANII::Verificación de transformaciones de modelos de comportamiento basados en UML.Uruguay. \*Microsoft-LACCIR::LOW COST COMPUTER BASED SYSTEM FOR QUALITY EVALUATION AND PRESERVATION OF GRAINS STORED IN POLYMER BAGS.Internacional. \*STIC-AMSUD::Types for Robust Program Development.Internacional. \*STIC-AMSUD-FMCCrypto::Formal Methods for Cryptographically Secure Distributed Computations.Internacional. \*CyT-FCEIA-UNR::Especificación y Verificación Formal de Sistemas Críticos.Argentina. \*PDT-ANII-STEVE::Seguridad a Través de Evidencia VERificable.Uruguay. \*STIC-AMSUD ReSeCo::Reliability and Security of Distributed Software Components.Internacional. \*CYTED-REVVIS::REUNIÃO DE ESPECIALISTAS EM VERIFICAÇÃO E VALIDAÇÃO DE SOFTWARE.Internacional. \*PDT::Verificación de Sistemas Críticos: de la Especificación al Código.Uruguay. \*PDT::Extensiones de modelos UML para el diseño del comportamiento de sistemas de tiempo real y líneas de producción.Uruguay. \* entre otros.

## Producción bibliográfica

### Artículos publicados

#### Arbitrados

Completo

LUNA, C.; CHIAVONE, L.; OTEGUI, X.; ALESSANDRINI, D.; VISCARRET, A.; BABINO, P.

Student orientation and academic performance in engineering. *InterCambios*, v.: 4 1, p.: 97 - 103, 2017

*Palabras clave:* Student orientation; Academic performance

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Internet ; *Lugar de publicación:* Montevideo, Uruguay ; *ISSN:* 23010118

<http://ojs.intercambios.cse.edu.uy/index.php/ic/article/view/166/218>



## Sistema Nacional de Investigadores

Completo

LUNA, C.; GUSTAVO BETARTE; CAMPO, J.; ROMANO, A.

Formal Analysis of Android's Permission-Based Security Model. *Scientific Annals of Computer Science*, v.: 26 1, p.: 27 - 68, 2016

*Palabras clave:* Android Security

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Internet ; *Lugar de publicación:* Romania ; *ISSN:* 18438121 ; *DOI:* 10.7561/SACS.2016.1.27

<http://www.info.uaic.ro/bin/view/Annals/>



Completo

GONZALEZ, G.; LUNA, C.; DANIELE, M.

Towards an automatic model transformation mechanism from UML state machines to DEVS models. C L E I Electronic Journal, v.: 18 2, p.: 1 - 27, 2015

*Palabras clave:* Model Transformation; UML state machines; DEVS models

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet ; ISSN: 07175000

<http://www.clei.org/cleiej/>



Completo

LUNA, C.; GUSTAVO BETARTE

Formal Analysis of Security Models for Mobile Devices, Virtualization Platforms, and Domain Name Systems. C L E I Electronic Journal, v.: 18 3 3, p.: 1 - 30, 2015

*Palabras clave:* security models; mobile devices; virtualization platforms; domain name systems

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Internet ; ISSN: 07175000

<http://www.clei.org/cleiej/>

Sistema Nacional de Investigadores



Completo

ETCHEVERRY, L.; LUNA, C.; TANSINI, L.

Pedagogical Experiences in a Highly Populated Undergraduate Programming Course Teaching How to Develop Medium Size Information Systems. C L E I Electronic Journal, v.: 17 3 5, p.: 1 - 13, 2014

*Palabras clave:* Programming Course Management; Teaching Programming; Teaching for Large Groups

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Internet ; *Lugar de publicación:* Montevideo, Uruguay ; ISSN: 07175000

<http://www.clei.cl/cleiej/>



Completo

GONZALEZ, A.; LUNA, C.; SZASZ, N.; ZORZÁN, F.

Automatic Derivation of Behavior of Products in a Software Product Line. IEEE Revista Latinoamericana, v.: 12 6, p.: 1120 - 1126, 2014

*Palabras clave:* Transformación de Modelos; Líneas de Productos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet ; ISSN: 15480992 ; DOI: 10.1109/TLA.2014.6894009

<http://www.ewh.ieee.org/reg/9/etrans/eng/>

Sistema Nacional de Investigadores



Completo

BAZÁN, E.; GUSTAVO BETARTE; LUNA, C.

*A Formal Specification of the DNSSEC Model. ECEASST, v.: 48, p.: 1 - 21, 2012*

*Palabras clave:* Seguridad; DNSSEC

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; *Lugar de publicación:* Volume 48 (2011) ECEASST ; ISSN: 18632122

<http://journal.ub.tu-berlin.de/eceasst/issue/view/66>

*Volume 48: Foundations and Techniques for Open Source Software Certification 2011*

Completo

CHIAVONE, L.; CURIONE, K.; LUNA, C.; MIGUEA, M.

Talleres de Orientación al Inicio; una experiencia camino a la integración.. Alternativas. Serie: Espacio Pedagógico, v.: 16 62/63, p.: 56 - 65, 2012

*Palabras clave:* ingreso evaluación diagnóstica; motivación

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Educación / Educación General / ingreso universitario

*Medio de divulgación:* Papel ; *Lugar de publicación:* Argentina ; *ISSN:* 03288064



Completo

LUNA, C.; GONZALEZ, A.

Specification of Products and Product Lines. Electronic Proceedings in Theoretical Computer Science (EPTCS), v.: 15, p.: 44 - 55, 2010

*Palabras clave:* Product Lines; Variability; Feature Models

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet ; *Lugar de publicación:* <http://www.eptcs.org/> ; *ISSN:* 20752180 ; *DOI:* 10.4204/EPTCS.15

<http://www.eptcs.org/>

Versión extendida de WRS2009 seleccionada para la presente publicación serial. Proceedings Ninth International Workshop on Reduction Strategies in Rewriting and Programming



Completo

LUNA, C.; PEDEMONTE, M.; FRASCHINI, E.; VIERA, M.

Organización para un Curso de Programación en un Contexto de Masividad. Resultados tras Experiencia de 4 Años . Revista Iberoamericana de Tecnología en Educación y Educación en Tecnología, v.: 2 1, p.: 83 - 91, 2007

*Palabras clave:* Educación

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel ; *ISSN:* 18510086 ; *Idioma/Pais:* Español/Argentina

<http://teyet-revista.info.unlp.edu.ar>



Completo

LUNA, C.

Enseñando Métodos Formales con COQ. Revista Iberoamericana de Tecnología en Educación y Educación en Tecnología, v.: 1 1, p.: 55 - 64, 2006

*Palabras clave:* Métodos Formales, Coq

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel ; *Lugar de publicación:* La Plata ; *ISSN:* 18510086 ; *Idioma/Pais:* Español/Argentina

<http://teyet-revista.info.unlp.edu.ar>



Completo

LUNA, C.

Especificación y análisis de sistemas de tiempo real en teoría de tipos. Computación y Sistemas, v.: 8 1, p.: 24 - 45, 2004

*Palabras clave:* Sistemas de tiempo real; Teoría de Tipos

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel ; *Lugar de publicación:* México ; *ISSN:* 14055546 ; *Idioma/Pais:* Español/México

trabajo que obtuvo el primer premio en el concurso de tesis maestría CLEI-UNESCO 2000.

Completo

LUNA, C.

Una generalización del modelo AGM de cambio de creencias. *Inteligencia artificial*, v.: 5 13, p.: 23 - 32, 2001

*Palabras clave:* inteligencia artificial

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel ; *Lugar de publicación:* AEPIA, UPV (España) ; *ISSN:* 11373601 ; *Idioma/Pais:* Español/España

<http://www.aepia.dsic.upv.es/>

Completo

MEDEL, R.; LUNA, C.; FERREIRA, A.

Our experience teaching functional programming at University of Río Cuarto (Argentina). *ACM SIGCSE*, v.: 30 2, p.: 28 - 30, 1998

*Palabras clave:* Education; Programación Funcional

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación de Programación

*Medio de divulgación:* Papel ; *Lugar de publicación:* ACM Portal ; *ISSN:* 00978418 ; *DOI:* 10.1145/292422.292436 ; *Idioma/Pais:* Inglés/Estados Unidos

<http://portal.acm.org/browse.dl.cfm?coll=ACM&dl=ACM&idx=J688&linked=1&part=newsletter>

## No Arbitrados

Completo

LUNA, C.

Formal analysis of security models for mobile devices, virtualization platforms, and domain name systems. *Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería*, v.: 2014 11, p.: 1 - 132, 2014

*Palabras clave:* security models; mobile devices; virtualization platforms; domain name systems

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; *ISSN:* 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibliote/tesis/tesisd-luna.pdf>

Tesis de doctorado del PEDECIBA Informática. Tribunal: Dra. Tamara Rezk (INRIA Sophia Antipolis-Mediterranée, France) - Revisora; Dr. Nazareno Aguirre (Departamento de Computación, Facultad de Ciencias Exactas, Físicoquímicas y Naturales, Universidad Nacional de Río Cuarto, Argentina) - Revisor; Dra. Ana Bove (Department of Computing Science and Engineering, Chalmers University of Technology, Sweden / PEDECIBA Informática); Dr. Álvaro Martín (Instituto de Computación, Facultad de Ingeniería, UdelAR / PEDECIBA Informática) - Presidente del Tribunal; Dr. Eduardo Grampín (Instituto de Computación, Facultad de Ingeniería, UdelAR / PEDECIBA Informática).

Completo

LUNA, C.; SIERRA, L.; ZANARINI, D.

Formalizing alternating-time temporal logic In the coq proof assistant. *Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería*, v.: 13 2014, p.: 1 - 27, 2014

*Palabras clave:* ATL; Coq

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; *ISSN:* 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibliote/reptec/TR1413.pdf>

Completo

LUNA, C.; ROMANO, A.

Descripción y análisis del modelo de seguridad de Android. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, p.: 1 - 24, 2013

*Palabras clave:* Android

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibliote/reptec/TR1308.pdf>

Completo

CHIMENTO, M.; LUNA, C.; GUSTAVO BETARTE; CAMPO, J. D.

Modelos de memoria en entornos de virtualización. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 2012 2, p.: 1 - 31, 2012

*Palabras clave:* Virtualización

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibliote/reptec/TR1202.pdf>

Completo

LÓPEZ, L.; PINTOS, L.; CALEGARI, D.; LUNA, C.

Estado del arte de testing de transformaciones de modelos. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 1 2011, p.: 1 - 44, 2011

*Palabras clave:* Testing; Model Transformation

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

CALEGARI, D.; LUNA, C.; TASISTRO, A.; SZASZ, N.

Representation of metamodels using inductive types in a Type-Theoretic Framework for MDE. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 1 2010, p.: 1 - 8, 2010

*Palabras clave:* Model Transformation

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

VIÑOLO, M; LÓPEZ, H.; VARESI, F.; LUNA, C.; CALEGARI, D.

Estado del arte de verificación de transformación de modelos. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 07 2010, p.: 1 - 35, 2010

*Palabras clave:* Transformación de Modelos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

GUSTAVO BETARTE; LUNA, C.; BLANCO, A.; RODRIGUEZ, M.; CORTI, M. E.; CAMPO, J. D.

Seguridad informática en la Universidad de la República. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 09 2010, p.: 1 - 15, 2010

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>



Completo

VIÑOLO, M; LUNA, C.; VARESI, F.; LÓPEZ, H.; CALEGARI, D.

Estado del Arte de Lenguajes y Herramientas de Transformación de Modelos. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 19 2009, p.: 1 - 50, 2009

*Palabras clave:* Model Transformation

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

MAZEIKIS, G.; LUNA, C.

Autorización de Acceso en MIDP 3.0. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 06 2009, p.: 1 - 15, 2009

*Palabras clave:* Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

LUNA, C.; ROSA, C.

Análisis Formal del Estándar NIST para modelos RBAC. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 9 2009, p.: 1 - 15, 2009

*Palabras clave:* Control de Accesos; modelo RBAC

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

CRESPO, J.; LUNA, C.; GUSTAVO BETARTE

A Formal Specification and Analysis of Access Control Models for Interactive Mobile Devices. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 7 2008, p.: 1 - 15, 2008

*Palabras clave:* Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

MAZEIKIS, G.; LUNA, C.; GUSTAVO BETARTE

Hacia una Especificación Formal del Modelo de Seguridad de MIDP 3.0. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 08 2008, p.: 1 - 10, 2008

*Palabras clave:* Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

ROUSHANI, R.; LUNA, C.; GUSTAVO BETARTE

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 06 2008, p.: 1 - 10, 2008

*Palabras clave:* Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

LUNA, C.; ECHENIQUE, P.; SIERRA, L.

Hacia una Especificación Formal de un Microcontrolador usado en Marcapasos. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 9 2008, p.: 1 - 10, 2008

*Palabras clave:* Especificación de Microcontroladores

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

GUSTAVO BETARTE; LUNA, C.; SIERRA, L.

Especificación y Verificación Formal de Sistemas Críticos en el Instituto de Computación de la Universidad de la República (Uruguay). Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 14 2007, p.: 1 - 10, 2007

*Palabras clave:* métodos formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

## Sistema Nacional de Investigadores

Completo

ZANNELLA, S.; LUNA, C.; GUSTAVO BETARTE

A Formal Specification of the MIDP 2.0 Security Model. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 09 2006, p.: 1 - 10, 2006

*Palabras clave:* Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

LUNA, C.; PEDEMONTE, M.; VIERA, M.; ALLIAUME, J.

Programación 2: Experiencias y Propuestas. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 03 2005, p.: 1 - 10, 2005

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

LUNA, C.

Taller de Especificación, Construcción y Verificación Formales de Programas. Propuestas y Experiencias. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 4 2005, p.: 1 - 10, 2005

*Palabras clave:* Enseñanza de Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

LUNA, C.

Especificación de análisis de sistemas de tiempo real en teoría de tipos. Caso de estudio : the Railroad crossing example. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 1 2000, p.: 1 - 137, 2000

*Palabras clave:* Sistemas de tiempo real; especificación y verificación formal

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Tesis de Maestría

Completo

LUNA, C.

Optimización del orden de evaluación de programas recursivos. Generalización y extensiones de la estrategia programación dinámica. Análisis y casos de estudio. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 1999, p.: 1 - 12, 1999

*Palabras clave:* Transformación de Programas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

LUNA, C.

Actualización de conocimiento: Análisis de modelos logico-matemáticos y desarrollo de modelos computacionales. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 2 1999, p.: 1 - 20, 1999

*Palabras clave:* Revisión de Conocimiento

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Completo

LUNA, C.

Sistemas temporizados: especificación, análisis y verificación. Reportes Técnicos PEDECIBA Informática. Instituto de Computación de la Facultad de Ingeniería, v.: 1 6 1998, p.: 1 - 20, 1998

*Palabras clave:* Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet ; ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

## Artículos aceptados

## Libros

Libro publicado , Texto integral

HURTADO ALEGRIA, J. A.; KANTOR, R.; LUNA, C.; SIERRA, L.; ZANARINI, D.

Temas de Teoría de la Computación. 2014. *Número de volúmenes:* 1, *Nro. de páginas:* 95,

*Editorial:* Programa ALFA III EuropeAid - Poryecto LATIn

*Palabras clave:* Teoría de la Computación; Lógica

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Internet;

*Financiación/Cooperación:* Facultad de Ingeniería - UDeLaR / Cooperación

<http://latinproject.org/index.php/es/component/booklibrary/510/view/53/Ingenier%C3%ADa/25/temas-de-teoria-de-la-computacion>

Este texto forma parte de la Iniciativa Latinoamericana de Libros de Texto abiertos (LATIn), proyecto financiado por la Unión Europea en el marco de su Programa ALFA III EuropeAid.

Libro publicado , Texto integral

LUNA, C.; MEDEL, R.; FERREIRA, A.

Manual-Guía de Aprendizaje de Programación Avanzada. 1998. *Número de volúmenes:* 1, *Nro. de páginas:* 127, *Edición:* 1,

*Editorial:* Universidad Nacional de Río IV (Fundación) , Río Cuaro, Argentina

*Palabras clave:* Programación; Enseñanza de la Programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación de Programación

*Medio de divulgación:* Papel; ISSN/ISBN: 9506650582;

*Financiación/Cooperación:* Institución del exterior / Universidad Nacional de Río IV / Otra

<http://www.librosar.com.ar/portal/detallesLibro.aspx?codigo=68959>

## Capitulos de Libro

Capítulo de libro publicado

LUNA, C.

Matemática discreta y lógica , 2013

*Libro:* Proyecto UTU-ANII-UDELAR. Tecnólogo Informático de Paysandú. Experiencia de capacitación docente en modalidad e-learning. v.: 1, p.: 13 - 50,

*Organizadores:* UTU, ANII, UDELAR

*Editorial:* ANEP - Campus Virtual , Montevideo

*Palabras clave:* Educación; Tecnología

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel; *ISSN/ISBN:* 9789974688995; *En prensa:* Si

Capítulo de libro publicado

LUNA, C.

Programación inicial , 2013

*Libro:* Proyecto UTU-ANII-UDELAR. Tecnólogo Informático de Paysandú. Experiencia de capacitación docente en modalidad e-learning. p.: 51 - 100,

*Organizadores:* UTU, ANII, UDELAR

*Editorial:* ANEP - Campus Virtual , Montevideo

*Palabras clave:* Enseñanza ; Educación; Tecnología

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel; *ISSN/ISBN:* 9789974688995; *En prensa:* Si

Capítulo de libro publicado

LUNA, C.; ETCHEVERRY, L.; TANSINI, L.

Experiencias en la enseñanza de Programación en un contexto de masividad. 8 años en Programación 2 , 2012

*Libro:* Experiencias Compartidas. Libro de Resúmenes. p.: 25 - 27,

*Organizadores:* UEFI, FING, UDELAR

*Editorial:* Montevideo

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel; *ISSN/ISBN:* 16889622;

El libro se compone únicamente de resúmenes de trabajos

Capítulo de libro publicado

CHIAVONE, L.; CURIONE, K.; LUNA, C.; MIGUEA, M.

Talleres de orientación al inicio: una experiencia camino a la integración , 2012

*Libro:* Experiencias Compartidas. Libro de Resúmenes. p.: 15 - 15,

*Organizadores:* UEFI, FING, UDELAR

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel; *ISSN/ISBN:* 16889622;

El libro se compone únicamente de resúmenes de trabajos

Capítulo de libro publicado

LUNA, C.

Chapter 7: System Verification and EDA Tools, 'Model Checkers' + 'Proof Assistants' en La Verificación de Sistemas de Tiempo Real , 2006

Libro: FPGA-BASED SYSTEMS. p.: 347 - 354,

Organizadores: E. Boemo, G. Sutter, E. Todorovich, S. Lopez-Buedo (Editors)

Editorial: UNIVERSIDAD AUTÓNOMA DE MADRID. ESCUELA POLITÉCNICA SUPERIOR , Madrid

Palabras clave: especificación y verificación formal; Sistemas de tiempo real

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel; ISSN/ISBN: 8460989984;

<http://www.splconf.org/spl06/>

## Documentos de Trabajo

Completo

LUNA, C.; BARTHE, G.; GUSTAVO BETARTE; CAMPO, J. D.; PICHARDIE, D.

System-level non-interference for constant-time cryptography , 2014

Serie: 422 , 2014 , IACR Cryptology ePrint Archive

Palabras clave: non-interference; cryptography

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

<http://www.informatik.uni-trier.de/~ley/db/journals/iacr/iacr2014.html#BartheBCLP14>

Completo

CALEGARI, D.; LUNA, C.; SZASZ, N.; TASISTRO, A.

A Type-Theoretic Framework for Certified Model Transformation , 2010

Serie: 2010 , 09 , Universidad ORT

Palabras clave: Model Transformations

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

Completo

CALEGARI, D.; LUNA, C.; SZASZ, N.; TASISTRO, A.

Experiment with a Type-Theoretic Approach to the Verification of Model Transformations , 2009

Serie: 2009 , 08 , TR Universidad ORT Uruguay

Palabras clave: Model Transformations

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

<http://www.ort.edu.uy/fi/pdf/documento8fi.pdf>

Completo

LUNA, C.; GONZALEZ, A.

Extended UML statecharts and product lines , 2009

Serie: 09 , 07 , Universidad ORT

Palabras clave: Product Lines; Variability

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

<http://www.ort.edu.uy/fi/pdf/documento7fi.pdf>

Completo

LUNA, C.; GONZALEZ, G.

Especificación del comportamiento de líneas de productos mediante modelos de funcionalidades y máquinas de estados con variabilidades , 2007

*Serie:* 2007 , 06 , TR Universidad ORT

*Palabras clave:* Líneas de Productos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet

<http://www.ort.edu.uy/fi/pdf/documento6fi.pdf>

Completo

ZANNELLA, S.; LUNA, C.; GUSTAVO BETARTE

A Formal Specification of the MIDP 2.0 Security Model , 2006

*Serie:* 2006 , 01 , TR UNR Argentina

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet

## Trabajos en eventos

Completo

LUNA, C.; GONZALEZ, G.

UML State Machine as Modeling Language for DEVS Formalism , 2016

*Evento:* Regional , CLEI, Lat.Am.Symp. on Software Engineering , Valparaíso, Chile , 2016

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* DEVS; State machines

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Financiación/Cooperación:* Universidad Nacional de Río Cuarto / Apoyo financiero

<http://www.clei2016.cl/>

Completo

LUNA, C.; ROMANO, A.; GUSTAVO BETARTE; CAMPO, J. D.

Verifying Android's Permission Model , 2015

*Evento:* Internacional , 12th International Colloquium on Theoretical Aspects of Computing (ICTAC 2015) , Cali (Colombia) , 2015

*Anales/Proceedings:* Theoretical Aspects of Computing - ICTAC 2015 , 9399 , 485 , 504Arbitrado: SI

*Editorial:* Springer Computer Science Editorial

*Palabras clave:* Andorid; security; formal methods

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Papel; ISSN/ISBN: 0302-9743;

*Financiación/Cooperación:* Facultad de Ingeniería - UDeLaR / Remuneración

Resumen

LUNA, C.; CHIAVONE, L.; COUSILLAS, G.; VILCHE, V.

Orientación al Inicio en la Facultad de Ingeniería de la Univesidad de la República, Uruguay , 2015

*Evento:* Regional , II Jornadas de Investigación en Educación Superior , Montevideo , 2015

*Anales/Proceedings:* II Jornadas de Investigación en Educación SuperiorArbitrado: SI

*Editorial:* Montevideo

*Palabras clave:* Orientación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

*Medio de divulgación:* Internet;

*Financiación/Cooperación:* Facultad de Ingeniería - UDeLaR / Otra

<http://www.cse.edu.uy/node/703>

Resumen

LUNA, C.; CHIAVONE, L.; COUSILLAS, G.; VILCHE, V.

ESPACIO DE ORIENTACIÓN PARA ESTUDIANTES EN FACULTAD DE INGENIERÍA , 2015

Evento: Internacional , I SEMINARIO INTERNACIONAL SOBRE TRAYECTORIAS EN LA EDUCACIÓN SUPERIOR , Montevideo , 2015

Anales/Proceedings: I SEMINARIO INTERNACIONAL SOBRE TRAYECTORIAS EN LA EDUCACIÓN SUPERIOR Arbitrado: SI

Palabras clave: Orientación

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Papel;

Financiación/Cooperación: Facultad de Medicina - UDeLaR / Remuneración

Completo

BARTHE, G.; GUSTAVO BETARTE; CAMPO, J. D.; CHIMENTO, M.; LUNA, C.

Formally verified implementation of an idealized model of virtualization , 2014

Evento: Internacional , 19th International Conference on Types for Proofs and Programs (TYPES 2013) , Toulouse , 2013

Anales/Proceedings: 19th International Conference on Types for Proofs and Programs (TYPES 2013) , 26 , 45 , 63 Arbitrado: SI

Editorial: Leibniz International Proceedings in Informatics , Deutschland

Palabras clave: Virtualización; Formalización

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Medio de divulgación: Internet; ISSN/ISBN: 1868-8969;

Financiación/Cooperación: Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

<http://www.dagstuhl.de/en/publications/lipics>

Este artículo está aceptado para su publicación en los post-proceedings de TYPES 2013.

Completo

GONZALEZ, A.; LUNA, C.; DANIELE, M.; PEREZ, M.; CUELLO, R.

Metamodel-based transformation from UML state machines to DEVS models , 2014

Evento: Internacional , Montevideo , 2014

Anales/Proceedings: XL Conferencia Latinoamericana en Informática (CLEI 2014) Arbitrado: SI

Palabras clave: Transformación de Modelos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet;

Financiación/Cooperación: Facultad de Ingeniería - UDeLaR / Apoyo financiero

Completo

CAMPO, J. D.; BARTHE, G.; GUSTAVO BETARTE; LUNA, C.; PICHARDIE, D.

System-level non-interference for constant-time cryptography , 2014

Evento: Internacional , 21st ACM Conference on Computer and Communications Security , Scottsdale, Arizona, USA , 2014

Anales/Proceedings: Proceedings of the 2014 ACM SIGSAC Conference on Computer and Communications Security, Scottsdale, AZ, USA , 1267 , 1279 Arbitrado: SI

Editorial: ACM

Palabras clave: virtualization; cryptography

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Papel; ISSN/ISBN: 978-1-4503-295;

Financiación/Cooperación: Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

Completo

GONZALEZ, A.; LUNA, C.; ZORZÁN, F.; SZASZ, N.

Automatization of the Instantiation Process for the Behavior of Software Product Lines , 2013

Evento: Internacional , XVI Ibero-American Conference on Software Engineering , Montevideo, Uruguay , 2013

Anales/Proceedings: 1 , 14Arbitrado: SI

Palabras clave: QVT; State machines; Software Product Lines; Feature Models

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Papel;

<http://cibse2013.ort.edu.uy/en/Presentation.php>

Resumen

LUNA, C.; GUTIERREZ, T.; COUSILLAS, G.; VILCHE, V.

Espacio de Orientación y Consulta en la Facultad de Ingeniería de la Universidad de la República , 2013

Evento: Regional , Congreso en docencia universitaria , Buenos Aires , 2013

Anales/Proceedings: Arbitrado: SI

Palabras clave: Orientación

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Otros;

Resumen

LUNA, C.; CHIAVONE, L.; COUSILLAS, G.; CUKIERMAN, D.; VILCHE, V.

Integración a la Universidad y estrategias de aprendizaje: dos dimensiones para comprender el problema de la deserción (temprana) estudiantil. Talleres de Orientación al Inicio en la Facultad de Ingeniería de la Universidad de la República , 2013

Evento: Regional , Congreso en docencia universitaria , Buenos Aires , 2013

Anales/Proceedings: Arbitrado: SI

Palabras clave: Orientación

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Otros;

Resumen

CAMPO, J. D.; LUNA, C.; GUSTAVO BETARTE

VirtualCert: A Certified Idealized Model of Virtualization , 2013

Evento: Internacional , Latin American Workshop on Formal Methods , Buenos Aires, Argentina , 2013

Anales/Proceedings: Latin American Workshop on Formal MethodsArbitrado: SI

Palabras clave: Virtualización

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Medio de divulgación: Internet;

Financiación/Cooperación: Facultad de Ingeniería - UDeLaR / Otra

Completo

[BARTHE, G.; GUSTAVO BETARTE; CAMPO, J. D.; LUNA, C.](#)

[Cache-leakage resilient OS isolation in an idealized model of virtualization , 2012](#)

Evento: [Internacional , CSF2012: the 25th IEEE Computer Security Foundations Symposium , Cambridge MA , 2012](#)

Anales/Proceedings: [CSF2012: the 25th IEEE Computer Security Foundations Symposium , 186 , 197Arbitrado: SI](#)

Editorial: [IEEE Computer Society , Los Alamitos, CA, USA](#)

Palabras clave: [Seguridad; Virtualización](#)

Areas del conocimiento: [Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad](#)

Medio de divulgación: [Papel; ISSN/ISBN: 9780769547183;](#)

Financiación/Cooperación: [Agencia Nacional de Investigación e Innovación / Apoyo financiero](#)

<http://www.computer.org/portal/web/csdl/doi/10.1109/CSF.2012.17>



Completo

LUNA, C.; ZORZÁN, F.; FRUTOS, M.; ARSAUTE, A.; DANIELE, M.; MARTELLOTTO, P.; UVA, M.

Delayed completion of Final Project of the career Computer Analyst: Seeking its causes , 2012

*Evento:* Internacional , 2012 XXXVIII Conferencia Latinoamericana En Informatica (CIESC) , Medellín, Colombia , 2012

*Anales/Proceedings:* Informatica (CLEI), 2012 XXXVIII Conferencia Latinoamericana En , 1 , 8Arbitrado: SI

*Editorial:* IEEE Xplore Digital Library

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Internet; *ISSN/ISBN:* 9781467307949;

<http://ieeexplore.ieee.org/xpl/articleDetails.jsp?tp=&arnumber=6427138&contentType=Conference+Publications&queryText%3D.QT.Delayed+Completion+of+Final+Project+of+the+Career.QT>.

Digital Object Identifier : 10.1109/CLEI.2012.6427138

Completo

LUNA, C.; ZANARINI, D.; SIERRA, L.

Alternating-time Temporal Logic in the Calculus of (Co)Inductive Constructions , 2012

*Evento:* Internacional , 15th Brazilian Symposium, SBMF 2012 , Natal, Brazil, , 2012

*Anales/Proceedings:* 15th Brazilian Symposium, SBMF 2012, Natal, Brazil, September 23-28, 2012. Proceedings , 7498 , 210 , 225Arbitrado: SI

*Editorial:* Springer Berlin Heidelberg

*Palabras clave:* Alternating-time Temporal ; Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Papel; *ISSN/ISBN:* 978-3-642-3329;

[http://link.springer.com/chapter/10.1007%2F978-3-642-33296-8\\_16](http://link.springer.com/chapter/10.1007%2F978-3-642-33296-8_16)

Completo

CALEGARI, D.; LUNA, C.; SZASZ, N.; TASISTRO, A.

A Type-Theoretic Framework for Certified Model Transformations , 2011

*Evento:* Internacional , 13th Brazilian Symposium on Formal Methods, SBMF 2010 , Natal BRAZIL , 2010

*Anales/Proceedings:* 3th Brazilian Symposium on Formal Methods, SBMF 2010, Natal, Brazil, November 8-11, 2010, Revised Selected Papers , 6527 , 112 , 127Arbitrado: SI

*Editorial:* Springer Berlin Heidelberg

*Palabras clave:* Model Transformation

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel; *ISSN/ISBN:* 978-3-642-1982;

<http://sbfm2010.dimap.ufrn.br/>

Completo

LUNA, C.; GUSTAVO BETARTE

Especificación y Verificación Formal de Sistemas Críticos. Análisis de Modelos de Seguridad para Dispositivos Móviles , 2011

*Evento:* Regional , Workshop de Investigadores en Ciencias de la Computación (WICC) , Rosario, Argentina , 2011

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* MIDP; Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* CD-Rom;

<http://wicc2011.cifasis-conicet.gov.ar/>

Completo

LUNA, C.; PONS, C.; CALEGARI, D.; SZASZ, N.

Un Lenguaje Específico de Dominio para la Generación Automática de Código en Sistemas de Monitoreo Inalámbrico de Silos Bolsa , 2011

*Evento:* Internacional , Ninth LACCEI Latin American and Caribbean Conference (LACCEI'2011), Engineering for a Smart Planet, Innovation, Information Technology and Computational Tools for Sustainable Development , Medellín, Colombia , 2011

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Silobolsas; MDE

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel;

*Financiación/Cooperación:* Institución del exterior / LACCIR / Apoyo financiero

Completo

LUNA, C.; GONZALEZ, G.; ZORZÁN, F.

Transformación de Máquinas de Estados con Variabilidad usando el lenguaje QVT , 2011

*Evento:* Internacional , XXXVII Latin-American Informatics Conference (CLEI XXXVII) , Quito, Ecuador , 2011

*Anales/Proceedings:* 1 , 16Arbitrado: SI

*Palabras clave:* Software Product Lines

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* CD-Rom;

<http://www.clei2011.ec/>

Completo

LUNA, C.; ETCHEVERRY, L.

Experiencias en la Enseñanza de Programación de Sistemas de Porte Mediano en un Contexto de Masividad , 2011

*Evento:* Regional , Iberian-American Conference on Higher Education in Computer Science , Quito, Ecuador , 2011

*Anales/Proceedings:* CIESC 2011Arbitrado: SI

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

*Medio de divulgación:* CD-Rom;

<http://www.clei2011.ec/>

Completo

BARTHE, G.; GUSTAVO BETARTE; CAMPO, J. D.; LUNA, C.

Formally Verifying Isolation and Availability in an Idealized Model of Virtualization , 2011

*Evento:* Internacional , 17th International Symposium on Formal Methods , Limerick, Ireland , 2011

*Anales/Proceedings:* 17th International Symposium on Formal Methods, Limerick, Ireland, June 20-24, 2011. Proceedings , 6664 , 231 , 245Arbitrado: SI

*Editorial:* Springer Berlin Heidelberg

*Palabras clave:* virtualization platforms; Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Papel; ISSN/ISBN: 978-3-642-2143;

Resumen

BAZÁN, E.; LUNA, C.

A formal specification of the DNSSEC model , 2011

*Evento:* Internacional , OpenCert 2011: the 5th International Workshop on Foundations and Techniques for Open source Software Certification , Montevideo , 2011

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* DNSSEC; Seguridad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet;

<http://opencert.iist.unu.edu/programme-2011.html#DATES>

Completo

ROUSHANI, R.; LUNA, C.; GUSTAVO BETARTE

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices , 2010

*Evento:* Internacional , International Conference of the Chilean Computer Science Society (SCCC) , Santiago de Chile , 2009

*Anales/Proceedings:* Proc. IEEE CS, XXVIII International Conference of the Chilean Computer Science Society , 1 , 51 , 58Arbitrado: SI

*Palabras clave:* Control Access Models; Coq; MIDP 2.0

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; ISSN/ISBN: 9780769541372;

*Financiación/Cooperación:* DINACYT/DICYT/CONICYT / Remuneración

[http://ieeexplore.ieee.org/xpl/freeabs\\_all.jsp?arnumber=5532411](http://ieeexplore.ieee.org/xpl/freeabs_all.jsp?arnumber=5532411)

DOI Bookmark: <http://doi.ieeecomputersociety.org/10.1109/SCCC.2009.10> ISBN: 978-0-7695-4137-2

Completo

MAZEIKIS, G.; LUNA, C.; GUSTAVO BETARTE

Formal Specification and Analysis of the MIDP 3.0 Security Model , 2010

*Evento:* Internacional , International Conference of the Chilean Computer Science Society (SCCC) , Santiago de Chile , 2009

*Anales/Proceedings:* Proc. IEEE CS, International Conference of the Chilean Computer Science Society (SCCC) , 1 , 59 , 66Arbitrado: SI

*Editorial:* IEEE CS Press

*Palabras clave:* Control Access Models; Coq; Type Theory; MIDP 3.0

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; ISSN/ISBN: 9781424477524;

*Financiación/Cooperación:* DINACYT/DICYT/CONICYT / Remuneración

[http://ieeexplore.ieee.org/xpl/freeabs\\_all.jsp?arnumber=5532412](http://ieeexplore.ieee.org/xpl/freeabs_all.jsp?arnumber=5532412)

DOI Bookmark: <http://doi.ieeecomputersociety.org/10.1109/SCCC.2009.18> ISBN: 978-0-7695-4137-2

Completo

CALEGARI, D.; LUNA, C.; PONS, C.; SZASZ, N.; CANABÉ, M.; SIERRA, F.

Ingeniería Dirigida por Modelos Aplicada al Control Automático del Almacenamiento en Silos bolsa , 2010

*Evento:* Regional , II Congreso de AgrolInformática (CAI 2010) , Buenos Aires , 2010

*Anales/Proceedings:* II Congreso de AgrolInformática , 623 , 636Arbitrado: SI

*Palabras clave:* MDE; Solobolsas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel; ISSN/ISBN: 1852-4850;

<http://www.39jaiio.org.ar/cai>

Resumen

LUNA, C.

Formalización de arquitecturas de seguridad en dispositivos móviles y en plataformas de virtualización , 2010

*Evento:* Nacional , XI Jornadas de Informática de Informática e Investigación Operativa , Montevideo , 2010

*Anales/Proceedings:* XI Jornadas de Informática de Informática e Investigación Operativa

*Palabras clave:* especificación y verificación formal

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet;

<http://www.fing.edu.uy/inco/eventos/jiio/programa.html>

Completo

LUNA, C.; GONZALEZ, A.

Specification of Products and Product Lines , 2009

*Evento:* Internacional , 9th International Workshop on Reduction Strategies in Rewriting and Programming , Brasilia , 2009

*Anales/Proceedings:* 9th International Workshop on Reduction Strategies in Rewriting and Programming , 1 , 35 , 39Arbitrado: SI

*Palabras clave:* Product Lines; Statecharts

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel;

*Financiación/Cooperación:* DINACYT/DICYT/CONICYT / Cooperación

<http://rdp09.cic.unb.br/>

Artículo de 5 páginas

Completo

LUNA, C.; GUSTAVO BETARTE

Taller de Producción de Producción de Programas sin Fallas , 2009

*Evento:* Internacional , International Conference on Engineering and Computer Education, ICECE'09 , Buenos Aires, Arg. , 2009

*Anales/Proceedings:* Proc. International Conference on Engineering and Computer Education, ICECE'09 , 1236 , 1240Arbitrado: SI

*Editorial:* COPEC and IEEE-Ed.Soc.

*Palabras clave:* Enseñanza de Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel;

*Organization:* COPEC (Council of Researches in Education and Sciences, Brasil), and IEEE-Ed.Soc. (Education Society of the Institute of Electrical and Electronics Engineers, Argentina). Published by Claudio da Rocha Brito (ISBN 978-85-89120-63-0) & Melany M. Ciampi (ISBN 978-85-89549-59-2)

Completo

MAZEIKIS, G.; LUNA, C.

Autorización de Acceso en MIDP 3.0 , 2009

*Evento:* Internacional , V Congreso Iberoamericano de Seguridad Informática, CIBSI'09 , Montevideo , 2009

*Anales/Proceedings:* V Congreso Iberoamericano de Seguridad Informática, CIBSI'09 , 1 , 283 , 297Arbitrado: SI

*Palabras clave:* MIDP; Teoría de Tipos, Coq; Control de Accesos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Medio de divulgación:* CD-Rom; ISSN/ISBN: 9789974005938;

*Financiación/Cooperación:* DINACYT/DICYT/CONICYT / Apoyo financiero

<http://www.fing.edu.uy/inco/eventos/cibsi09/>

Completo

LUNA, C.; ROSA, C.

Análisis Formal del Estándar NIST para modelos RBAC , 2009

*Evento:* Internacional , V Congreso Iberoamericano de Seguridad Informática, CIBSI'09 , Montevideo , 2009

*Anales/Proceedings:* V Congreso Iberoamericano de Seguridad Informática, CIBSI'09 , 1 , 255 , 269Arbitrado: SI

*Palabras clave:* RBAC; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* CD-Rom; ISSN/ISBN: 9789974005938;

<http://www.fing.edu.uy/inco/eventos/cibsi09/>

Completo

CALEGARI, D.; LUNA, C.; SZASZ, N.; TASISTRO, A.

Experiment with a Type-Theoretic Approach to the Verification of Model Transformations , 2009

*Evento:* Regional , II Chilean Workshop on Formal Methods (ChWFM) , Santiago de Chile , 2009

*Anales/Proceedings:* II Chilean Workshop on Formal Methods (ChWFM) , 29 , 36Arbitrado: SI

*Palabras clave:* MDE; Model Transformations; Type Theory; Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel;

*Financiación/Cooperación:* Agencia Nacional de Investigación e Innovación / Apoyo financiero

Completo

LUNA, C.; CRESPO, J.; GUSTAVO BETARTE

A Framework for the Analysis of Access Control Models for Interactive Mobile Devices , 2009

*Evento:* Internacional , International Conference, TYPES 2008 , Torino, Italy , 2008

*Anales/Proceedings:* International Conference, TYPES 2008 Torino, Italy, March 26-29, 2008 Revised Selected Papers , 5497 , 49 , 63Arbitrado: SI

*Editorial:* Springer Berlin Heidelberg

*Palabras clave:* Access Control Models ; mobile devices

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Papel; ISSN/ISBN: 978-3-642-0244;

Resumen

LUNA, C.

Especificación y Verificación Formal de Sistemas , 2009

*Evento:* Nacional , PAPI 2009 , Montevideo , 2009

*Anales/Proceedings:* Seminario de Divulgación y Cooperación PAPI 2009

*Palabras clave:* métodos formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet;

Completo

LUNA, C.; GONZALEZ, G.

Behavior Specification of Product Lines via Feature Models and UML Statecharts with Variabilities , 2008

*Evento:* Internacional , XXVII International Conference of the Chilean Computer Science Society (SCCC 08). Published by IEEE CS Press , Punta Arenas , 2008

*Anales/Proceedings:* XXVII International Conference of the Chilean Computer Science Society. Published by IEEE CS Press , 1 , 32 , 41Arbitrado: SI

*Editorial:* IEEE CS Press

*Palabras clave:* Líneas de Productos; UML, Statecharts

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel; ISSN/ISBN: 9780769534039 ; Idioma/Pais: Inglés/Chile;

[http://ieeexplore.ieee.org/xpl/freeabs\\_all.jsp?arnumber=4685761](http://ieeexplore.ieee.org/xpl/freeabs_all.jsp?arnumber=4685761)

Digital Object Identifier: 10.1109/SCCC.2008.19

Completo

LUNA, C.; SIERRA, L.; ECHENIQUE, P.

Hacia una Especificación Formal de un Microcontrolador usado en Marcapasos , 2008

*Evento:* Regional , XXXIV Conferencia Latinoamericana de Informática (CLEI 2008) , Santa Fé , 2008

*Anales/Proceedings:* XXXIV Conferencia Latinoamericana de Informática (CLEI 2008) , 1 , 10Arbitrado: SI

*Palabras clave:* Microcontroladores; Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* CD-Rom; *ISSN/ISBN:* 950-9770-02-7; *Idioma/Pais:* Español/Argentina;

Completo

ROUSHANI OSKUI; LUNA, C.; GUSTAVO BETARTE

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices , 2008

*Evento:* Regional , ChWFM 2008: Chilean Workshop on Formal Methods , Punta Arenas , 2008

*Anales/Proceedings:* ChWFM 2008: First Chilean Workshop on Formal Methods , 1 , 44 , 53Arbitrado: SI

*Editorial:* IEEE Computer Society

*Palabras clave:* MIDP 2.0; Coq; Control Access Models

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *ISSN/ISBN:* 956-319-507-1; *Idioma/Pais:* Inglés/Chile;

*Financiación/Cooperación:* DINACYT/DICYT/CONICYT / Apoyo financiero

<http://fermat.usach.cl/~wfm/>

Completo

MAZEIKIS, G.; LUNA, C.; GUSTAVO BETARTE

Formalización y Análisis del Modelo de Seguridad de MIDP 3.0. Seguridad a Nivel de Aplicación , 2008

*Evento:* Regional , ChWFM 2008: Chilean Workshop on Formal Methods , Punta Arenas , 2008

*Anales/Proceedings:* ChWFM 2008: First Chilean Workshop on Formal Methods , 34 , 43Arbitrado: SI

*Editorial:* IEEE Computer Society

*Palabras clave:* MIDP 3.0; Seguridad Informática; Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *ISSN/ISBN:* 956-319-507-1; *Idioma/Pais:* Español/Chile;

<http://fermat.usach.cl/~wfm/>

Resumen

LUNA, C.

Especificación de Modelos de Control de Accesos en Coq , 2008

*Evento:* Regional , Jornadas de Ciencias de la Computación , 2008

*Anales/Proceedings:* Jornadas de Ciencias de la Computación 2008Arbitrado: SI

*Palabras clave:* Seguridad Informática; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet;

*Financiación/Cooperación:* DINACYT/DICYT/CONICYT / Cooperación

Resumen

LUNA, C.

Especificación del Comportamiento de Líneas de Productos mediante Modelos de Funcionalidades y Máquinas de Estados con Variabilidades , 2008

*Evento:* Local , Jornadas Académicas de la Facultad de Ingeniería de la Universidad ORT , Montevideo , 2008

*Anales/Proceedings:* Jornadas Académicas de la Facultad de IngenieríaArbitrado: SI

*Palabras clave:* Líneas de Productos; Statecharts

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet;

*Financiación/Cooperación:* DINACYT/DICYT/CONICYT / Apoyo financiero

Completo

GUSTAVO BETARTE; LUNA, C.; SIERRA, L.

Especificación y Verificación Formal de Sistemas Críticos en el Instituto de Computación de la Universidad de la República (Uruguay) , 2007

*Evento:* Regional , REUNIÃO DE ESPECIALISTAS EM VERIFICAÇÃO E VALIDAÇÃO DE SOFTWARE - REVVIS , Brasil , 2007

*Anales/Proceedings:* REVVISArbitrado: SI

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Brasil;

Completo

LUNA, C.; GONZALEZ, A.

Hacia una Formalización de Líneas de Productos mediante Máquinas de Estados con Variabilidades , 2007

*Evento:* Regional , Conferencia Latinoamericana de Informática , San José , 2007

*Anales/Proceedings:* Clei2007Arbitrado: SI

*Palabras clave:* Líneas de Productos; UML, Máquinas de Estados

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* CD-Rom; *Idioma/Pais:* Español/Costa Rica;

Completo

ZANNELLA, S.; LUNA, C.; GUSTAVO BETARTE

A Formal Specification of the MIDP 2.0 Security Model , 2007

*Evento:* Internacional , Fourth International Workshop, FAST 2006 , Hamilton, Ontario, Canada , 2006

*Anales/Proceedings:* Fourth International Workshop, FAST 2006, Hamilton, Ontario, Canada, August 26-27, 2006, Revised Selected Papers , 4691 , 220 , 234

*Editorial:* Springer Berlin Heidelberg

*Palabras clave:* Seguridad Informática; security

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Papel; *ISSN/ISBN:* 978-3-540-7522; *Idioma/Pais:* Español/Canadá;

Completo

LUNA, C.

Enseñando Métodos Formales con COQ , 2006

*Evento:* Regional , I Congreso de Tecnología en Educación y Educación en Tecnología (TE&ET06) , La Plata , 2006

*Anales/Proceedings:* I Congreso de Tecnología en Educación y Educación en Tecnología (TE&ET06)Arbitrado: SI

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.; FRASCHINI, E.; PEDEMONTE, M.; VIERA, M.

Organización para un Curso de Programación en un Contexto de Masividad. Una Experiencia , 2006

*Evento:* Regional , Congreso Iberoamericano de Educación Superior en Computación , Santiago , 2006

*Anales/Proceedings:* Congreso Iberoamericano de Educación Superior en ComputaciónArbitrado: SI

*Palabras clave:* Education

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* CD-Rom; *Idioma/Pais:* Español/Chile;

Completo

MARTINEZ, M.; LUNA, C.

Schema-Matching with Neural Networks: A new approach using Representing Schemas , 2006

*Evento:* Regional , Conferencia Latinoamericana de Informática , Santiago , 2006

*Anales/Proceedings:* XXXII Conferencia Latinoamericana de Informática CLEI 2006Arbitrado: SI

*Palabras clave:* neuronal networks

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* CD-Rom; *Idioma/Pais:* Inglés/Chile;

Sistema Nacional de Investigadores

Completo

LUNA, C.

Model Checkers y Proof Assistants en la Verificación de Sistemas de Tiempo Real , 2006

*Evento:* Internacional , SPL2006 - II Southern Conference on Programmable Logic, 2nd SURLabs - Regional Joint Latin-American Laboratories on FPGA Technology , Mar del Plata , 2006

*Anales/Proceedings:* SPL2006 - II Southern Conference on Programmable Logic, 2nd SURLabs - Regional Joint Latin-American Laboratories on FPGA TechnologyArbitrado: SI

*Palabras clave:* Sistemas reactivos; Sistemas de tiempo real; especificación y verificación formal

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *ISSN/ISBN:* 84-609-8998-4; *Idioma/Pais:* Español/Argentina;

Este artículo fue publicado en el capítulo 7 del libro 'FPGA BASED SYSTEMS', ISBN 84-609-8998-4 (ver capítulos de libros publicados)

Resumen

LUNA, C.

Algunos Proyectos y Actividades en Métodos Formales, en Uruguay , 2006

*Evento:* Regional , Jornadas de Ciencias de la Computación , Rosario, Argentina , 2006

*Anales/Proceedings:* Jornadas de Ciencias de la Computación 2006Arbitrado: SI

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Financiación/Cooperación:* DINACYT/DICYT/CONICYT / Apoyo financiero

Resumen

LUNA, C.

Sistema Nacional de Investigadores

Taller de Construcción Formal de Programas en Teoría de Tipos , 2005

*Evento:* Regional , Jornadas de Ciencias de la Computación , Rosario, Argentina , 2005

*Anales/Proceedings:* Jornadas de Ciencias de la Computación 2005Arbitrado: SI

*Palabras clave:* Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet;



Resumen

LUNA, C.

Aplicaciones Computacionales de la Demostración Asistida de Teoremas usando Coq , 2005

*Evento:* Regional , Jornadas de Ciencias de la Computación , Rosario, Argentina , 2005

*Anales/Proceedings:* Jornadas de Ciencias de la Computación 2005Arbitrado: SI

*Palabras clave:* Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet;

Completo

SALVETTO, P.; MARTINEZ, M.; LUNA, C.

A Very Early Estimation of Software Development Time and Effort using Neural Networks , 2004

*Evento:* Regional , CACIC 04 , Buenos Aires , 2004

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* neuronal networks

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.

Análisis de Sistemas Críticos en Teoría de Tipos , 2004

*Evento:* Regional , CACIC 04 , Buenos Aires , 2004

*Anales/Proceedings:* CACIC 04Arbitrado: SI

*Palabras clave:* Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.

Taller de Especificación, Construcción y Verificación Formales de Programas. Propuestas y Experiencias , 2004

*Evento:* Regional , CACIC 04 , Buenos Aires , 2004

*Anales/Proceedings:* CACIC 04Arbitrado: SI

*Palabras clave:* Education

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.; PEDEMONTE, M.; VIERA, M.; ALLIAUME, J.

Programación 2: Experiencias y Propuestas , 2004

*Evento:* Nacional , II Congreso de Enseñanza en Facultad de Ingeniería, Udelar , Montevideo , 2004

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* CD-Rom; *Idioma/Pais:* Español/Uruguay;

Completo

LUNA, C.

Verificación de Sistemas de Tiempo Real en Teoría de Tipos. Un Caso de Estudio: The RailRoad Crossing example in Coq , 2002

*Evento:* Regional , Conferencia Latinoamericana de Informática: CLEI 2002 , Montevideo , 2002

*Anales/Proceedings:* Conferencia Latinoamericana de Informática: CLEI 2002Arbitrado: SI

*Palabras clave:* Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* CD-Rom; *Idioma/Pais:* Español/Uruguay;

Completo

LUNA, C.

Análisis de Sistemas de Tiempo Real en Teoría de Tipos. Una Metodología de Trabajo , 2002

*Evento:* Regional , 5o Workshop Iberoamericano de Ingeniería de Requisitos y Ambientes de Software. IDEAS 2002 , La Habana , 2002

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Sistemas de tiempo real; Teoría de Tipos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Cuba;

Completo

LUNA, C.

De especificaciones declarativas a programas eficientes. Un caso de estudio , 2001

*Evento:* Regional , Jornadas Chilenas de Computación , Punta Arenas , 2001

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Chile;

Completo

LUNA, C.

Teoría de Tipos y Coq en la enseñanza de Programación Funcional e Imperativa , 2001

*Evento:* Regional , CACIC 01 , El Calafate, Santa Cruz , 2001

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Métdos Formales, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.

Especificación y análisis de sistemas de tiempo real en teoría de tipos. Caso de estudio: the railroad crossing example , 2000

*Evento:* Regional , Conferencia Latinoamericana de Informática: CLEI 2000 , Ciudad de México , 2000

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* CD-Rom; *Idioma/Pais:* Español/México;

Completo

LUNA, C.

Una generalización del modelo AGM de cambio de creencias , 2000

*Evento:* Internacional , Mexican International Conference on Artificial Intelligence 2000: MICAI 2000 , Acapulco , 2000

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* inteligencia artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/México;

Completo

LUNA, C.

Una metodología de trabajo para el análisis de sistemas de tiempo real , 2000

*Evento:* Regional , WAIT 2000 (Workshop Argentino de Informática Teórica) , Tandil , 2000

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Métdos Formales, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.

MPRC: Un modelo paramétrico de revisiones consistentes , 1999

*Evento:* Regional , XII Brazilian Logic Conference , Rio de Janeiro , 1999

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* inteligencia artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Brasil;

Completo

LUNA, C.

Revisión de creencias: observaciones y propuestas , 1998

*Evento:* Internacional , IV Congreso Internacional en Ingeniería Informática (ICIE 98) , Buenos Aires , 1998

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* inteligencia artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.; BAUM, G.

Optimización del orden de evaluación de programas recursivos: generalización y extensiones de la estrategia programación dinámica , 1998

*Evento:* Regional , CACIC 98 , Neuquén , 1998

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Uruguay;

Completo

LUNA, C.

Actualización de bases de creencias para lenguajes de primer orden de representación de conocimiento , 1998

*Evento:* Internacional , IV Congreso Internacional en Ingeniería Informática (ICIE 98) , Buenos Aires , 1998

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* inteligencia artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.; FALAPPA, M.

Actualización de bases de conocimiento en el contexto de Horn como lenguaje de representación , 1997

*Evento:* Regional , IV Workshop de Aspectos Teóricos de Inteligencia Artificial: ATIA 97 , La Plata , 1997

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* inteligencia artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Sistema Nacional de Investigadores

Completo

LUNA, C.

Actualización del conocimiento: un análisis de la teoría AGM de cambio de creencias , 1997

*Evento:* Regional , JUCSE 97 , Santiago del estero , 1997

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* inteligencia artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.; MEDEL, R.; FERREIRA, A.

Una propuesta de Integración de nociones lógico-matemáticas en la enseñanza de la programación , 1997

*Evento:* Regional , CACIC 97 , La Plata , 1997

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Resumen

LUNA, C.; FERREIRA, A.

Automatización de los procesos de la escuela de verano de ciencias informáticas , 1997

*Evento:* Regional , Seminario Académico Científico, organizado por la Escuela de Posgraduación de la U.N.R.C. , Río Cuarto, Argentina , 1997

*Anales/Proceedings:* Seminario Académico Científico, Escuela de Posgraduación de la U.N.R.C. Arbitrado: SI

*Palabras clave:* Sistemas de Información

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel;

Resumen

LUNA, C.

Actualización de conocimiento: análisis de modelos lógico-matemáticos y desarrollo de modelos computacionales , 1997

*Evento:* Regional , Seminario Académico Científico, organizado por la Escuela de Posgraduación de la U.N.R.C. , Río Cuarto, Argentina , 1997

*Anales/Proceedings:* Seminario Académico Científico, Escuela de Posgraduación de la U.N.R.C. Arbitrado: SI

*Palabras clave:* Actualización de Conocimiento

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel;

Completo

LUNA, C.; FERREIRA, A.; MEDEL, R.

Experiencias en la enseñanza de la programación funcional en la U.N.R.C. , 1996

*Evento:* Regional , Primera Conferencia Latinoamericana de Programación Funcional , La Plata , 1996

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.; GUAZZONE, J.; GRINSPAN, V.; FERREIRA, A.

Un compilador Occam-C , 1996

*Evento:* Regional , 3ras Jornadas Universitarias de Informática , San Juan , 1996

*Anales/Proceedings:* 3ras Jornadas Universitarias de Informática Arbitrado: SI

*Palabras clave:* compiladores

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel;

Completo

LUNA, C.; GRINSPAN, V.

Un compilador de una lógica de primer orden a un prototipo Prolog , 1996

*Evento:* Regional , 3ras Jornadas Universitarias de Informática , San Juan , 1996

*Anales/Proceedings:* 3ras Jornadas Universitarias de Informática Arbitrado: SI

*Palabras clave:* compiladores

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel;

Completo

LUNA, C.; GRINSPAN, V.

Formalización de técnicas de diseño de algoritmos mediante reglas de transformación de programas. Casos de estudio , 1995

*Evento:* Regional , primer congreso Argentino de ciencias de la computación: CACIC 95 , Bahía Blanca , 1995

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Idioma/Pais:* Español/Argentina;

Completo

LUNA, C.

Formalización de técnicas de diseño de algoritmos mediante reglas de transformación de programas , 1995

*Evento:* Regional , 24 JALIO , Buenos Aires , 1995

*Anales/Proceedings:* Arbitrado: SI

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Idioma/Pais:* Español/Argentina;

## Producción técnica

### Procesos

Técnica Pedagógica

LUNA, C.; VIERA, M.; PEDEMONTE, M.; FRASCHINI, E.

Organización para un Curso de Programación en un Contexto de Masividad , Propuesta de organización para cursos de programación en contextos de masividad , 2006

*Aplicación:* SI , Aplicación a cursos de programación en carreras terciarias y universitarias que se desarrollan en contextos de masividad

*Institución financiadora:* Instituto de Computación, Fac. de Ingeniería, Udelar

*Palabras clave:* Enseñanza en Contextos de Masividad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestringida; *Ciudad:* /Argentina

<http://teyet-revista.info.unlp.edu.ar>

### Productos

Software , Otra

LUNA, C.; CALEGARI, D.

Coop: un IDE en Eclipse para Coq , IDE para el asistente de pruebas Coq , 2011

*Aplicación:* NO

*Institución financiadora:* Facultad de Ingeniería, UDELAR

*Palabras clave:* Coq; IDE; Eclipse

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestringida; *Ciudad:* /Uruguay

Software , Otra

LUNA, C.

Sistema para monitoreo de condiciones de almacenamiento en silobolsas , sistema desarrollado en el marco del proyecto LACCIR: Low Cost Computer based System for Quality Evaluation and Preservation of Grains Stored in Polymere Bags , 2010

*Aplicación:* SI , Sistema desarrollado en conjunto con el INTA y el LIFIA (Arg). Se está evaluando su aplicación industrial en Argentina, para pequeños y medianos productores de granos.

*Institución financiadora:* LACCIR, Microsoft Research

*Palabras clave:* silobags; MDD

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Agro Informática

*Medio de divulgación:* Otros; *Disponibilidad:* Irrestringida; *Ciudad:* /Argentina

<http://www.lifia.info.unlp.edu.ar/laccir/pages/applications.htm>

Software , Otra

LUNA, C.

Sistema de actualización de Conocimiento en base a Prolog , Sistema de actualización de Conocimiento en base a Prolog , 1997

*Aplicación:* NO

*Institución financiadora:* UNRC, Argentina

*Palabras clave:* Actualización de Conocimiento

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Otros; *Disponibilidad:* Restringida; *Ciudad:* /Argentina

Software , Otra

LUNA, C.; FERREIRA, A.; GUAZZONE, J.; GRINSPAN, V.

Sistema de automatización de las Escuelas de Verano en Ciencias de la Computación , Sistema de automatización de las Escuelas de Verano en Ciencias de la Computación. Se usa desde 1995 hasta la actualidad , 1995

*Aplicación:* SI , Se usa en la Facultad de Ingeniería de la UNRC desde 1995 hasta la actualidad

*Institución financiadora:* UNRC, Argentina

*Palabras clave:* Sistemas de Información

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Sistemas de Información

*Medio de divulgación:* Otros; *Disponibilidad:* Restringida; *Ciudad:* /Argentina

Otro , Otra

LUNA, C.

Biblioteca: RailRoad\_Crossing\_Example , Creación de la biblioteca: RailRoad\_Crossing\_Example del proyecto Coq del INRIA , 2000

*Aplicación:* SI , uso por toda la comunidad (académica e industrial) de usuarios del asistente de pruebas Coq

*Institución financiadora:* INRIA, Instituto de Computación (Fac. de Ingeniería, Udelar), PEDECIBA

*Palabras clave:* Sistemas de tiempo real; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestringida; *Ciudad:* /Francia

<http://coq.inria.fr/>

Otro , Otra

LUNA, C.

Biblioteca: CTL\_TCTL , Creación de la biblioteca: CTL\_TCTL del proyecto Coq del INRIA , 2000

*Aplicación:* SI , uso por toda la comunidad (académica e industrial) de usuarios del asistente de pruebas Coq

*Institución financiadora:* INRIA, Instituto de Computación (Fac. de Ingeniería, Udelar), PEDECIBA

*Palabras clave:* Teoría de Tipos, Coq; Sistemas de tiempo real; Sistemas reactivos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet; *Disponibilidad:* Restringida; *Ciudad:* /Francia

<http://coq.inria.fr/>

## Trabajos Técnicos

Asesoramiento

LUNA, C.; TASISTRO, A.; WONSEVER, D.

Asesor de la comisión de la carrera terciaria: Tecnólogo en Informática , Generación y puesta en marcha del Tecnólogo en Informática en Montevideo y Canelones , 2005 , 36

*Institución financiadora:* Facultad de Ingeniería de la Universidad de la República

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Otros; *Disponibilidad:* Irrestringida; *Ciudad:* Montevideo/Uruguay

Elaboración de proyecto

LUNA, C.; GUSTAVO BETARTE

VirtualCert: Hacia una plataforma de virtualización certificada. Fase II , Presentación en el llamado I+D de CSIC , 2012 , 2

*Palabras clave:* Seguridad; Virtualización

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Disponibilidad:* Irrestricada; *Ciudad:* /Uruguay

Elaboración de proyecto

LUNA, C.; GUSTAVO BETARTE

VirtualCert: Hacia una plataforma de virtualización certificada , Proyecto de investigación FCE , 2010 , 20 , 1

*Institución financiadora:* Instituto de Computación, FI, UDELAR.

*Palabras clave:* Virtualización

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo/Uruguay

<http://www.anii.org.uy/web/>

Elaboración de proyecto

SZASZ, N.; LUNA, C. **Sistema Nacional de Investigadores**

Verificación de transformaciones de modelos de comportamiento basados en UML , Proyecto de Investigación , 2009 , 30 , 18

*Institución financiadora:* Facultad de Ingeniería de la Universidad ORT

*Palabras clave:* Transformación de Modelos; MDE

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo/Uruguay

<http://www.anii.org.uy/>

Proyecto FCE208

Elaboración de proyecto

LUNA, C.; PONS, C.; PONS, J.; SZASZ, N.

LOW COST COMPUTER BASED SYSTEM FOR QUALITY EVALUATION AND PRESERVATION OF GRAINS STORED IN POLYMER BAGS , Proyecto de Investigación y Desarrollo , 2009 , 30 , 12

*Institución financiadora:* MICROSOFT

*Palabras clave:* silobags; MDE; Control systems

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo (Uy), La Plata (Arg)/Uruguay

<http://www.laccir.org/laccir/>

Elaboración de proyecto

LUNA, C.; BARTHE, G.

MAUDE: Modelos y Lenguajes de Autorización Descentralizada , Proyecto de Investigación , 2008 , 30 , 24

*Institución financiadora:* Instituto de Computación, Fac. de Ingeniería, Udelar

*Palabras clave:* Control Access Models; Distributed Security; Teoría de Tipos, Coq

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo/Uruguay



Elaboración de proyecto

LUNA, C.; GUSTAVO BETARTE

STEVE: Seguridad a Través de Evidencia VERificable , Proyecto de Investigación , 2007 , 18

*Institución financiadora:* PDT

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Ciudad:* Montevideo/Uruguay

Elaboración de proyecto

LUNA, C.

Verificación de Sistemas Críticos: de la Especificación al Código , Proyecto de Investigación , 2006 , 24

*Institución financiadora:* PDT

*Palabras clave:* Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Ciudad:* Montevideo/Uruguay

Elaboración de proyecto

LUNA, C.; SZASZ, N.

Extensiones de modelos UML para el diseño del comportamiento de sistemas de tiempo real y líneas de producción , Proyecto de Investigación , 2006 , 24

*Institución financiadora:* PDT

*Palabras clave:* Líneas de Productos; Statecharts

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Ciudad:* Montevideo/Uruguay

Elaboración de proyecto

LUNA, C.

Verificación de Sistemas Reactivos y de Tiempo Real en Teoría de Tipos , Proyecto de Investigación , 2001 , 24

*Institución financiadora:* CSIC

*Palabras clave:* Sistemas de tiempo real; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel; *Disponibilidad:* Irrestricta; *Ciudad:* Montevideo/Uruguay

Elaboración de proyecto

GUSTAVO BETARTE; LUNA, C.

Mecanismos autónomos de seguridad certificados para sistemas computacionales móviles , 2015 , 30 , 1

*Institución financiadora:* FING, UDELAR

*Palabras clave:* Android

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Otros; *Disponibilidad:* Irrestricta; *Ciudad:* Montevideo/Uruguay

Informe o Pericia técnica

CALEGARI, D.; LUNA, C.; SZASZ, N.; TASISTRO, A.

A Type-Theoretic Framework for Certified Model Transformation , 2010 , 16 , 2

*Institución financiadora:* ANII

*Palabras clave:* Model Transformations

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestricta; *Ciudad:* Montevideo/Uruguay

Informe o Pericia técnica

CALEGARI, D.; LUNA, C.; SZASZ, N.; TASISTRO, A.

Representation of Metamodels using Inductive Types in a Type-Theoretic Framework for MDE , informe técnico de investigación , 2009 , 8 , 1

*Institución financiadora:* Universidad ORT Uruguay

*Palabras clave:* Model Transformations

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo/Uruguay

<http://www.ort.edu.uy/fi/pdf/documento8fi.pdf>

Informe o Pericia técnica

LUNA, C.; GONZALEZ, A.

Extended UML statecharts and product lines , 2009 , 14 , 2

*Palabras clave:* Product Lines

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo/Uruguay

<http://www.ort.edu.uy/fi/pdf/documento7fi.pdf>

Informe o Pericia técnica

LUNA, C.; GONZALEZ, A.

Especificación del comportamiento de líneas de productos mediante modelos de funcionalidades y máquinas de estados con variabilidades , Reporte técnico con resultados de investigación , 2008 , 27 , 2

*Institución financiadora:* Universidad ORT, Proyecto PDT

*Palabras clave:* Líneas de Productos; UML, Máquinas de Estados

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo/Uruguay

<http://www.ort.edu.uy/fi/pdf/documento6fi.pdf>

Informe o Pericia técnica

LUNA, C.; GUSTAVO BETARTE; ZANNELLA, S.

A Formal Specification of the MIDP 2.0 Security Model , Reporte técnico con resultados de investigación , 2006 , 10 , 1

*Institución financiadora:* Instituto de Computación (InCo, Udelar), Proyecto PDT

*Palabras clave:* Access Control Models ; Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Internet; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo/Argentina

Reporte técnico 01/2006. Facultad de Ciencias Exactas, Ingeniería y Agrimensura de la Universidad Nacional de Rosario, Rosario, Argentina, 2006.

Servicios en el área de la salud

LUNA, C.

Integrante del grupo Informática en Salud del Instituto de Computación de la Universidad de la República , Desarrollar un grupo de trabajo en Informática en la Salud , 2000 , 36

*Institución financiadora:* Instituto de Computación, Udelar

*Palabras clave:* informática en la salud

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Otros; *Disponibilidad:* Irrestricada; *Ciudad:* Montevideo/Uruguay

Otros

Cursos de corta duración dictados

Especialización

Seguridad certificada de un modelo idealizado de hypervisor usando el asistente de pruebas Coq , 2014

Argentina , Español , Otros , <http://dc.exa.unrc.edu.ar/rio2014/cursos>

*Tipo de participación:* Docente, *Unidad:* Escuela RIO 2014, DCC-UNRC, *Duración:* 1 semanas

Universidad Nacional de Río Cuarto , Río Cuarto

*Institución Promotora/Financiadora:* Facultad de Ciencias Exactas

*Palabras clave:* Seguridad; métodos formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Cursos de corta duración dictados

Especialización

Aplicaciones computacionales de la demostración asistida de teoremas usando Coq , 2004

Argentina , Español , Papel , [dc.exa.unrc.edu.ar/rio2008/anteriores/rio04.html](http://dc.exa.unrc.edu.ar/rio2008/anteriores/rio04.html)

*Tipo de participación:* Docente, *Unidad:* Facultad de Ciencias Exactas, *Duración:* 1 semanas

Universidad Nacional de Río Cuarto , Río Cuarto

*Institución Promotora/Financiadora:* Universidad Nacional de Río Cuarto

*Palabras clave:* Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Cursos de corta duración dictados

Especialización

Taller de producción de programas sin fallas , 2000

Argentina , Español , Papel , <http://dc.exa.unrc.edu.ar/rio2008/anteriores/rio00.html>

*Tipo de participación:* Docente, *Unidad:* Facultad de Ciencias Exactas, *Duración:* 1 semanas

Universidad Nacional de Río Cuarto , Río Cuarto

*Institución Promotora/Financiadora:* Universidad Nacional de Río Cuarto

*Palabras clave:* Métodos Formales, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Organización de eventos

Concurso

12 Concurso ORT de Programación, que clasifica a la regional sudamericana del concurso ACM , 2012

Uruguay , Español , Internet

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería, Universidad ORT Uruguay , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, Universidad ORT Uruguay

*Palabras clave:* Programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Programación

Organización de eventos

Concurso / Curaduría

13 Concurso ORT de Programación, que clasifica a la regional sudamericana del concurso ACM , 2014

Argentina , Español

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería, Universidad ORT Uruguay , Montevideo

*Institución Promotora/Financiadora:* Fac. de Ingeniería, Univerisdad ORT Uruguay

*Palabras clave:* Programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Organización de eventos

Concurso / Organización

Concurso de Programación , 2016

Uruguay , Español , Internet , <http://www.ort.edu.uy/noticia/9445>

*Duración:* 1 semanas

Facultad de Ingeiería, Universidad ORT Uruguay

*Institución Promotora/Financiadora:* Facultad de Ingeniería, Universidad ORT Uruguay

*Palabras clave:* Programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Gestión de Enseñanza

Organización de eventos

Concurso / Organización

Concurso de Programación , 2015

Brasil , Español , Otros

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería, ORT , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, ORT

*Palabras clave:* Programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

Organización de eventos

Concurso / Organización

13 Concurso ORT de Programación, que clasifica a la regional sudamericana del concurso ACM , 2013

Uruguay , Español , Internet , [http://fi.ort.edu.uy/innovaportal/v/5632/5/fi.ort.front/concurso\\_de\\_programacion.html](http://fi.ort.edu.uy/innovaportal/v/5632/5/fi.ort.front/concurso_de_programacion.html)

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, Universidad ORT Uruguay

*Palabras clave:* Programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática

Organización de eventos

Congreso

The 9th IEEE International Conference on SOFTWARE ENGINEERING AND FORMAL METHODS (SEFM) , 2011

Uruguay , Inglés , Internet , <http://www.fing.edu.uy/inco/eventos/SEFM2011/>

*Duración:* 2 semanas

*Evento itinerante:* SI, *Catálogo:* SI

Montevideo , Montevideo

*Institución Promotora/Financiadora:* Instituto de Computación, FING, UDELAR

*Palabras clave:* métodos formales; Ingeniería de Software

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Información adicional:* Integrante del comité de organización del evento.

Organización de eventos

Congreso

5th International Workshop on Foundations and Techniques for Open Source Software Certification , 2011

Uruguay , Inglés , Internet , <http://opencert.iist.unu.edu/workshop-home-2011.html>

*Duración:* 1 semanas

*Palabras clave:* Open Source Software Certification

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Organización de eventos

Congreso

XI Jornadas de Informática e Investigación Operativa , 2010

Uruguay , Español , Internet , <http://www.fing.edu.uy/inco/eventos/jiio/>

*Duración:* 1 semanas

*Evento itinerante:* SI, *Catálogo:* SI

Instituto de Computación, FI, UDELAR , Montevideo

*Institución Promotora/Financiadora:* Instituto de Computación, FI, UDELAR; PEDECIBA Informática

*Palabras clave:* informática; investigación operativa

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática e Investigación Operativa

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática

*Información adicional:* Integrante del comité organizador de las XI JIIO.

Organización de eventos

Congreso

V Congreso Iberoamericano de Seguridad Informática, CIBSI , 2009

Uruguay , Español , CD-Rom , <http://www.fing.edu.uy/inco/eventos/cibsi09/>

*Duración:* 1 semanas

*Evento itinerante:* SI, *Catálogo:* NO

Montevideo , Montevideo

*Institución Promotora/Financiadora:* Fac. de Ingeniería, UDELAR (Uruguay)- UPM (España)

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Información adicional:* Miembro del Comité de Organización de CIBISI 2009.

Organización de eventos

Congreso

International Summer School on Language Engineering and Rigorous Software Development (LERNET 08) , 2008

Uruguay , Inglés , Papel

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Piriápolis

*Institución Promotora/Financiadora:* Facultad de Ingeniería, Udelar

*Palabras clave:* formal methods

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Organización de eventos

Congreso

Second annual meeting of the STIC Amsud project ReSeCo (Reliability and Security of Distributed Components) , 2007

Uruguay , Inglés , CD-Rom

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Montevideo , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, Udelar

*Palabras clave:* formal methods

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Organización de eventos

Congreso

11th International Conference on Logic for Programming, Artificial Intelligence and Reasoning, LPAR 2004 , 2004

Uruguay , Inglés , Papel

*Duración:* 1 semanas

*Evento itinerante:* SI, *Catálogo:* NO

Montevideo , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, Udelar

*Palabras clave:* formal methods

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Organización de eventos

Congreso

International Winter School on Semantics and Applications , 2003

Uruguay , Inglés , Papel

*Duración:* 2 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Montevideo , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, Udelar

*Palabras clave:* formal methods

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Organización de eventos

Congreso

5ta. Escuela de Verano de Ciencias Informáticas , 1998

Argentina , Español , Papel

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

UNRC , Río IV

*Institución Promotora/Financiadora:* UNRC

*Palabras clave:* Ciencias de la Computación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

Organización de eventos

Congreso

4ta. Escuela de Verano de Ciencias Informáticas , 1997

Argentina , Español , Papel

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

UNRC , Río IV

*Institución Promotora/Financiadora:* UNRC

*Palabras clave:* Ciencias de la Computación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

Organización de eventos

Congreso

3ra. Escuela de Verano de Ciencias Informáticas , 1996

Argentina , Español , Papel

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

UNRC , Río IV

*Institución Promotora/Financiadora:* UNRC

*Palabras clave:* Ciencias de la Computación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

Organización de eventos

Congreso

2da. Escuela de Verano de Ciencias Informáticas , 1995

Argentina , Español , Papel

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

UNRC , Río IV

*Institución Promotora/Financiadora:* UNRC

*Palabras clave:* Ciencias de la Computación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

Sistema Nacional de Investigadores

Sistema Nacional de Investigadores

Organización de eventos

Congreso

1ra. Escuela de Verano de Ciencias Informáticas , 1994

Argentina , Español , Papel

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

UNRC , Río IV

*Institución Promotora/Financiadora:* UNRC

*Palabras clave:* Ciencias de la Computación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

Organización de eventos

Congreso / Organización

Conferencia Latinoamericana de Informática (CLEI) , 2014

Uruguay , Español , Internet , <http://clei.org/clei2014/>

*Duración:* 1 semanas

*Evento itinerante:* SI, *Catálogo:* SI

Facultad de Ingeniería, Universidad de la República , Montevideo, Uruguay

*Institución Promotora/Financiadora:* Centro Latinoamericano de Estudios en Informática (CLEI)

*Palabras clave:* informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática

Organización de eventos

Congreso / Organización

XL Conferencia Latinoamericana de Informática, CLEI 2014 , 2013

Uruguay , Español , Otros

*Duración:* 1 semanas

*Evento itinerante:* SI, *Catálogo:* SI

Facultad de Ingeniería , Montevideo

*Institución Promotora/Financiadora:* Instituto de Computación de la Facultad de Ingeniería

*Palabras clave:* informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática

*Información adicional:* El evento se realizará en Setiembre de 2014

Organización de eventos

Congreso / Organización

XIII Jornadas de Informática e Investigación Operativa , 2013

Uruguay , Español , Internet , <http://www.fing.edu.uy/inco/eventos/jjio/>

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería , Montevideo

*Institución Promotora/Financiadora:* Instituto de Computación de la Facultad de Ingeniería

*Palabras clave:* informática e investigación operativa

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática



Organización de eventos

Congreso / Organización

X Jornadas Estudiantiles, III Jornadas Académicas, II Jornadas de Integración, 7to. Concurso de Programación, 2do Concurso de Robótica. , 2007

Uruguay , Español , Internet

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Montevideo , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, Universidad ORT

*Palabras clave:* Ingeniería de Software

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Sistemas

Organización de eventos

Congreso / Organización

IX Jornadas Estudiantiles, II Jornadas Académicas, II Jornadas de Integración, 6to. Concurso de Programación, 2do Concurso de Robótica. , 2006

Uruguay , Español

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería, Universidad ORT Uruguay , Montevideo

*Institución Promotora/Financiadora:* Fac. de Ingeniería, Univerisdad ORT Uruguay

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Organización de eventos

Exposición

Ingeniería deMuestra 4 , 2012

Uruguay , Español , Internet , <http://www.fing.edu.uy/ingenieriademuestra>

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería, UDELAR , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, UDELAR

*Palabras clave:* Ingeniería

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

*Información adicional:* Evento organizado conjuntamente entre la Facultad de Ingeniería y la Fundación Julio Ricaldoni

Organización de eventos

Exposición

Ingeniería deMuestra 3 , 2011

Uruguay , Español , Otros , <http://www.fing.edu.uy/ingenieriademuestra2011>

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, UDELAR; Fundación Ricaldoni

*Palabras clave:* Ingeniería

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

*Información adicional:* Participante de la Organización

Organización de eventos

Exposición

Computación se Muestra. Primera muestra de PROYECTOS DE FIN DE CARRERA DE INGENIERÍA EN COMPUTACIÓN , 2010

Uruguay , Español , Otros , <http://www.fing.edu.uy/inco/eventos/jiio/muestra.html>

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Instituto de Computación, FI, UDELAR , Montevideo

*Institución Promotora/Financiadora:* Instituto de Computación, FI, UDELAR.

*Palabras clave:* Proyectos de Grado

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería en Computación

Organización de eventos

Exposición / Organización

Ingeniería de Muestra 2016 , 2016

Uruguay , Español , Internet , <https://www.fing.edu.uy/ingenieriademuestra>

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería, UDELAR , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería, UDELAR

*Palabras clave:* Ingeniería

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Gestión de Enseñanza

Organización de eventos

Exposición / Organización

Ingeniería de Muestra 7 , 2015

Brasil , Español , Otros , <https://www.fing.edu.uy/ingenieriademuestra>

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería

*Palabras clave:* Ingeniería

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

Organización de eventos

Exposición / Organización

Ingeniería de Muestra 6 , 2014

Uruguay , Español , Internet

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

*Institución Promotora/Financiadora:* Fac. de Ingeniería, UDELAR

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Organización de eventos

Exposición / Organización

Jornadas de divulgación de experiencias en innovaciones educativas , 2013

Uruguay , Español

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería, UDELAR , Montevideo

*Institución Promotora/Financiadora:* UDELAR, UC, UM, ORT, LASPAU

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Información adicional:* Organización del evento

Organización de eventos

Exposición / Organización

Ingeniería de Muestra 5 , 2013

Argentina , Español , Otros , <http://www.fing.edu.uy/ingenieriademuestra>

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería , Montevideo

*Institución Promotora/Financiadora:* Facultad de Ingeniería

*Palabras clave:* Ingeniería

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

Organización de eventos

Exposición / Organización

Encuentro de intercambio de experiencias didácticas de los docentes de Facultad de Ingeniería , 2011

Uruguay , Español , Otros

*Duración:* 1 semanas

*Evento itinerante:* NO, *Catálogo:* NO

Facultad de Ingeniería, UDELAR , Montevideo, Uruguay

*Institución Promotora/Financiadora:* Facultad de Ingeniería, UDELAR

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

Organización de eventos

Otro

SEFM School 2011 , 2011

Uruguay , Inglés , Internet , <http://www.fing.edu.uy/inco/eventos/SEFM2011/school.html>

*Evento itinerante:* SI, *Catálogo:* NO

Hotel NH Montevideo , Montevideo

*Institución Promotora/Financiadora:* Instituto de Computación, FING, UDELAR

*Palabras clave:* formal methods; Software Engineering

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Información adicional:* Integrante del Comité Organizador

Organización de eventos

Otro / Organización

Desafíos y tendencias en la formación integral de profesionales en ingeniería , 2013

Uruguay , Español

Facultad de Ingeniería, UdelaR , Montevideo

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

## Evaluaciones

Evaluación de Proyectos

2016 / 2017

*Institución financiadora:* Program.AR

*Cantidad:* Mas de 20

Fundación M. Sadosky

Evaluación de Proyectos

2015 / 2017

*Institución financiadora:* Proyectos de Investigación Básica y Aplicada

*Cantidad:* Mas de 20

CIENCIACTIVA, Gobierno de Perú

Evaluación de Proyectos

2014 / 2017

*Institución financiadora:* Fondo para la Investigación Científica y Tecnológica (FONCYT) de Argentina --- PICT

*Cantidad:* Menos de 5

Fondo para la Investigación Científica y Tecnológica (FONCYT) de Argentina --- PICT

Evaluación de Proyectos

2011 / 2017

*Institución financiadora:* Maestría en Ingeniería en Computación

*Cantidad:* Menos de 5

Maestría en Ingeniería en Computación , Uruguay

Evaluación de Proyectos

2005 / 2017

*Institución financiadora:* Facultad de Ciencias Exactas, Universidad Nacional de Rosario

*Cantidad:* De 5 a 20

Facultad de Ciencias Exactas, Universidad Nacional de Rosario , Argentina

Evaluación de Proyectos

2003 / 2017

*Institución financiadora:* Facultad de Ingeniería, Universidad ORT

*Cantidad:* De 5 a 20

Facultad de Ingeniería, Universidad ORT , Uruguay

Evaluación de Proyectos

1999 / 2017

*Institución financiadora:* Intituto de Computación, Facultad de Ingeniería, Udelar

*Cantidad:* Mas de 20

Intituto de Computación, Facultad de Ingeniería, Udelar , Uruguay

Evaluación de Eventos

2016

*Nombre:* 12th International Workshop on Security and Trust Management,  
European Research Consortium in Informatics and Mathematics

Evaluación de Eventos

2015 / 2016

*Nombre:* Simposio Latinoamericano de Ingeniería de Software,

CLEI

Evaluación de Eventos

2015

*Nombre:* APNOMS 2015, 17th Asia-Pacific Network Operations and Management Symposium,

Evaluación de Eventos

2015

*Nombre:* Brazilian Symposium on Programming Languages (SBLP) 2015,

Evaluación de Eventos

2014 / 2016

*Nombre:* Simposio Latinoamericano de Informática y Sociedad,

CLEI

Evaluación de Eventos

2014 / 2015

*Nombre:* The Brazilian Symposium on Programming Languages (SBLP),  
Brazilian Computer Society

Evaluación de Eventos

2014 / 2015

*Nombre:* International Colloquium on Theoretical Aspects of Computing,  
ICTAC conference series

Evaluación de Eventos

2013 / 2016

*Nombre:* Lat.Am.Symp. on Theory of Computation (SLTC),

CLEI

Evaluación de Eventos

2013

*Nombre:* The 10th International Symposium on Formal Aspects of Component Software,

Revisor

Evaluación de Eventos

2013

*Nombre:* TISE 2013, XVIII Conferência Internacional sobre Informática na Educação,  
evaluador de papers

Evaluación de Eventos

2012

*Nombre:* LACCEI conference,

Panamá

Evaluación de Eventos

2011

*Nombre:* Sixth Latin American Conference on Learning Objects,

Uruguay

Referato de papers

Sistema Nacional de Investigadores

Sistema Nacional de Investigadores

Evaluación de Eventos

2011

*Nombre:* 9th Latin American and Caribbean Consortium of Engineering and Technology,

Colombia

Referato de papers

Evaluación de Eventos

2010

*Nombre:* Formación del ingeniero para el desarrollo sostenible (FIDS),

Argentina

Integrante del comité de evaluadores de artículos

Evaluación de Eventos

2010

*Nombre:* Tenth International Conference on Mathematics of Program Construction (MPC 2010),

Canadá

Referato de papers

Evaluación de Eventos

2010

*Nombre:* ACM/IEEE 13th International Conference on Model Driven Engineering Languages and Systems,

Noruega

Referato de papers en ACM/IEEE 13th International Conference on Model Driven Engineering Languages and Systems (Models 2010)

Evaluación de Eventos

2010

*Nombre:* 8vo. Congreso Mundial de la Educación de la Ingeniería (8WCE),

Argentina

Integrante del comité de evaluadores de artículos

Evaluación de Eventos

2010 / 2016

*Nombre:* XXIII Simposio Iberoamericano de Educación Superior en Computación,

CLEI

Evaluación de Eventos

2009

*Nombre:* 16th International Symposium on Formal Methods (FM2009),

Holanda

Evaluador de papers

Evaluación de Eventos

2008

*Nombre:* XII Brazilian Symposium on Programming Languages,

Brasil

Evaluador de papers

Evaluación de Eventos

2007

*Nombre:* 11th Brazilian Symposium on Programming Languages, SBLP 2007,

Brasil

Evaluador de papers

Sistema Nacional de Investigadores

Sistema Nacional de Investigadores

Evaluación de Eventos

2006

*Nombre:* RTSS 2006 (27th IEEE Real-Time Systems Symposium),

Brasil

Evaluador de papers

Evaluación de Eventos

2006

*Nombre:* 8th International Conference on Mathematics of Program Construction, MPC 06,

Estonia

Evaluador de papers

Evaluación de Eventos

2006

*Nombre:* IX Jornadas Estudiantiles, II Jornadas Académicas, I Jornadas de Integración, 6to. Concurso de Programación, 1er Concurso de Robótica. Facultad de Ingeniería, Universidad ORT,

Uruguay

Coordinador del comité de organización y programa de las IX Jornadas Estudiantiles, II Jornadas Académicas, I Jornadas de Integración, 6to. Concurso de Programación, 1er Concurso de Robótica. Facultad de Ingeniería, Universidad ORT Uruguay, Setiembre de 2006.

Evaluación y selección de propuestas en los distintos eventos.

Evaluación de Eventos

2005

*Nombre:* 9th Brazilian Symposium on Programming Languages, SBLP 2005,

Brasil

Evaluador de papers

Evaluación de Eventos

2004

*Nombre:* 11th International Conference on Logic for Programming, Artificial Intelligence and Reasoning, LPAR 2004,

Uruguay

Evaluador de papers

Evaluación de Publicaciones

2013 / 2015

*Nombre:* IEEE Transactions on Cloud Computing ,

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2011

*Nombre:* Latin American Conference on Learning Objects (LACLO),

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2011 / 2014

*Nombre:* Latin American and Caribbean Journal of Engineering Education (LACJEE),

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2010

*Nombre:* Formación del ingeniero para el desarrollo sostenible (FIDS),

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2010

*Nombre:* 8vo. Congreso Mundial de la Educación de la Ingeniería (8WCE),

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2010 / 2016

*Nombre:* CLEI Electronic Journal ,

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2010

*Nombre:* ACM/IEEE International Conference on Model Driven Engineering Languages and Systems (MODELS),

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2009

*Nombre:* 16th International Symposium on Formal Methods (FM2009),

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2009 / 2016

*Nombre:* IEEE Latin America Transactions,

*Cantidad:* De 5 a 20

Sistema Nacional de Investigadores

Evaluación de Publicaciones

2008 / 2014

*Nombre:* Electronics, Robotics and Automotive Mechanics Conference,

*Cantidad:* De 5 a 20

Evaluación de publicaciones en Electronics, Robotics and Automotive Mechanics Conference

Evaluación de Publicaciones

2006 / 2008

*Nombre:* International Conference on Mathematics of Program Construction,

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2006

*Nombre:* INTEGRA TICS,

*Cantidad:* Mas de 20

Colaboración en la selección de trabajos para presentación en INTEGRA TICS 2006, Montevideo, Uruguay. Selección realizada en base a los mejores trabajos presentados en las Jornadas de la Facultad de Ingeniería de la Universidad ORT (Uruguay) en 2006.

Evaluación de Publicaciones

2006

*Nombre:* IEEE Real-Time Systems Symposium,

*Cantidad:* Menos de 5

Sistema Nacional de Investigadores

Evaluación de Publicaciones

2005 / 2008

*Nombre:* Brazilian Symposium on Programming Languages,

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2004

*Nombre:* International Conference on Logic for Programming, Artificial Intelligence and Reasoning,

*Cantidad:* Menos de 5

Evaluación de Publicaciones

2002 / 2010

*Nombre:* Concurso de Tesis de Maestría,

*Cantidad:* De 5 a 20

Evaluación de tesis de maestría en el concurso latinoamericano de tesis de maestría CLEI-UNESCO.



Evaluación de Publicaciones

2002 / 2009

*Nombre:* Congreso Argentino de Ciencias de la Computación,

*Cantidad:* Mas de 20

Evaluación de Publicaciones

2002 / 2016

*Nombre:* Congreso Iberoamericano de Educación Superior en Computación,

*Cantidad:* Mas de 20

Evaluación de Publicaciones

2000 / 2016

*Nombre:* Conferencia Latinoamericana de Informática,

*Cantidad:* Mas de 20

Evaluación de Premios

2011 / 2016

*Nombre:* Concurso de la Academia de Ingeniería: Tesis de postgrado en Informática,

*Cantidad:* De 5 a 20

Academia Nacional de Ingeniería, Uruguay , Uruguay

Evaluación de Premios

2011 / 2016

*Nombre:* Concurso de proyectos de grado de ingeniería en sistemas,

*Cantidad:* De 5 a 20

Academia Nacional de Ingeniería de Uruguay

Evaluación de Convocatorias Concursables

2012 / 2016

*Nombre:* Cargos de Profesor Adjunto,

*Cantidad:* Menos de 5

Facultad de Ingeniería, UDELAR , Uruguay

Evaluación de Convocatorias Concursables

2010 / 2016

*Nombre:* Concursos para cubrir cargos de Profesor Asistente,

*Cantidad:* De 5 a 20

Instituto de Computación, Facultad de Ingeniería, UDELAR , Uruguay

Evaluación de Convocatorias Concursables

2010 / 2015

*Nombre:* Sistema Nacional de Becas,

*Cantidad:* Menos de 5

Agencia Nacional de Investigación e Innovación (ANII) , Uruguay

Evaluador de solicitudes presentadas en la convocatoria a becas de Posgrados Nacionales y del exterior

Evaluación de Convocatorias Concursables

2010 / 2016

*Nombre:* Cargos de la Comisión Sectorial de Enseñanza, del PIM y de la CSEAM,

*Cantidad:* De 5 a 20

Universidad de la República

Evaluación de Convocatorias Concursables

2006 / 2007

*Nombre:* Profesores del INET,

*Cantidad:* De 5 a 20

Instituto de Computación, Fac. de Ingeniería, UDELAR , Uruguay

Evaluador de postulantes a ocupar cargos de profesores en el Profesorado de Informática del INET

#### Evaluación de Convocatorias Concursables

2003 / 2015

*Nombre:* Cargos docentes - UNR Argentina,

*Cantidad:* De 5 a 20

Universidad Nacional de Rosario , Argentina

#### Evaluación de Convocatorias Concursables

2000 / 2013

*Nombre:* Ayudantes de Cátedra - Teoría de la Computación,

*Cantidad:* Mas de 20

Facultad de Ingeniería, Universidad ORT , Uruguay

#### Evaluación de Convocatorias Concursables

2000 / 2016

*Nombre:* Concursos para cubrir cargos de Profesor Ayudante,

*Cantidad:* Mas de 20

Instituto de Computación, Facultad de Ingeniería, UDELAR , Uruguay

#### Evaluación de Convocatorias Concursables

1998 / 2000

*Nombre:* Cargos Grado 1 - Grupo de Métodos Formales,

*Cantidad:* De 5 a 20

Instituto de Computación, Fac. de Ingeniería, UDELAR , Uruguay

## Formación de RRHH

### Tutorías concluidas

#### Posgrado

##### Tesis de maestría

Especificación del comportamiento de líneas de Productos mediante modelos de funcionalidades máquinas de estados con variabilidades , 2012

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Gustavo Gonzalez

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Informática (UDELAR-PEDECIBA)

*Palabras clave:* Líneas de Productos; UML, Máquinas de Estados

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

*Información adicional:* La tesis culminó con 5 publicaciones. Obtuvo aprobación con mención.

##### Tesis de maestría

Un Framework para el Análisis de Modelos de Control de Acceso para Dispositivos Móviles Interactivos , 2009

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Juan Manuel Crespo

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* Control Access Models; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

*Información adicional:* El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina) vale en general como tesis de maestría (por ejemplo en España y Francia). No obstante la Licenciatura en Ciencias de la Computación formalmente es una carrera de grado. La tesis de Juan Manuel Crespo le valió como tesis de maestría para iniciar su doctorado.

## Tesis de maestría

Especificación Formal y Análisis del Modelo RBAC en Coq , 2008

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Cristian Rosa

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* Seguridad Informática; Coq; modelo RBAC

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

*Información adicional:* El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina) vale en general como tesis de maestría (por ejemplo en Francia). No obstante la Licenciatura en Ciencias de la Computación formalmente es una carrera de grado. La tesis de Cristian Rosa le valió como tesis de maestría para iniciar su doctorado.

## Tesis de maestría

A formal specification of the MIDP 2.0 security model , 2006

*Tipo de orientación:* Cotutor o Asesor

*Nombre del orientado:* Santiago Zanella

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* formal methods; Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Inglés

*Información adicional:* La licenciatura en Ciencias de la Computación de la UNR (Arg) vale en general como tesis de maestría. En particular, el Lic. Santiago Zanella comenzó su doctorado en el INRIA, acreditando su trabajo de grado en calidad de maestría.

## Grado

### Tesis/Monografía de grado

Análisis Formal del Sistema de Permisos de Android , 2016

*Tipo de orientación:* Cotutor en pie de igualdad

*Nombre del orientado:* Camila Sanz

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Especificación Formal; Android

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

### Tesis/Monografía de grado

Especificación y verificación formal de Indicadores de Compromiso , 2016

*Tipo de orientación:* Cotutor en pie de igualdad

*Nombre del orientado:* Angel Darío Rosa

Facultad de Ingeniería - UDeLaR , Uruguay , Licenciatura en Computación

*Palabras clave:* Indicadores de Compromiso

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

### Tesis/Monografía de grado

Especificación e implementación de un prototipo certificado del sistema de permisos de Android , 2016

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Felipe Gorostiaga

Universidad Nacional de Rosario, Facultad de Ciencias Exactas, Ingeniería y Agrimensura , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* Android; Seguridad; métodos formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

Tesis/Monografía de grado

Hacia la especificación y verificación formal de algoritmos criptográficos: Mini-AES certificado , 2014

*Tipo de orientación:* Cotutor en pie de igualdad

*Nombre del orientado:* E. Rodríguez, M. Martínez

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Virtualización; ataques de cache

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

Descripción y análisis formal del modelo de seguridad de Android , 2014

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Agustín Romano

Universidad Nacional de Rosario , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* Android; Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

Tesis/Monografía de grado

Análisis Formal de la Instalación de Aplicaciones en MIDP 3.0 , 2014

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Cristian Prince

Universidad Nacional de Rosario , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Pais/Idioma:* Argentina/Español

Tesis/Monografía de grado

Formalización del protocolo de comunicación entre aplicaciones para dispositivos móviles Java , 2013

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Jose Forte

Universidad Nacional de Rosario , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* MIDP

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

Coop: Un plugin Eclipse extendido para el asistente de pruebas Coq , 2013

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Sebastián Lacuesta

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* IDE, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

Análisis de modelos de memoria en plataformas de virtualización. Formalización de un prototipo funcional de plataforma con Cache y Tlb , 2012

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Mauricio Chimento

Universidad Nacional de Rosario , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* Virtualización

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

*Información adicional:* La licenciatura en Ciencias de la Computación de la FCEIA, UNR, Argentina es validada como título de Maestría en Universidades (en particular) Europeas.

Tesis/Monografía de grado

Especificación Formal del Modelo DNSSEC en el Cálculo de Construcciones Inductivas , 2011

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Ezequiel Bazan

Universidad Nacional de Rosario , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* DNSSEC; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

*Información adicional:* El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina) vale en general como tesis de maestría (por ejemplo en Francia). No obstante la Licenciatura en Ciencias de la Computación formalmente es una carrera de grado.

Tesis/Monografía de grado

Especificación y Verificación formal de un modelo de virtualización: Prueba de safety de validez de estados y construcción de un prototipo certificado de hypervisor , 2011

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Julio Pérez

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Virtualización

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

Testing de Transformaciones de Modelos , 2011

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* L. López y L. Pintos

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Transformación de Modelos; Testing

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

Coop: plug-in de Coq para Eclipse , 2011

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* M. Betancor, A. Peláez, M. Tortorelo

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* IDE; Coq; Eclipse

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

: Análisis de Modelos y Lenguajes de Autorización Descentralizada , 2010

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* C. Guinovart y A. Berardinelli

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Distributed Security; Control Access Models

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

*Información adicional:* Trabajo enmarcado en un proyecto de investigación.

Tesis/Monografía de grado

Especificación y Verificación de Transformaciones de Modelos , 2010

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* F. Varesi, H. López, M Viñolo

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* MDE; Transformación de Modelos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

*Información adicional:* Trabajo enmarcado en un proyecto de investigación.

Tesis/Monografía de grado

Pipeline dinámico para el análisis de transcriptomas secuenciados mediante tecnologías de súper alto rendimiento , 2010

*Tipo de orientación:* Cotutor o Asesor

*Nombre del orientado:* Adriana Errico

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay , Ingeniería en Sistemas

*Palabras clave:* pipeline; secuenciado de transcriptomas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / bioinformática

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Estructura de Datos y Algoritmos , 2010

*Nombre del orientado:* Alejandro Magnani

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza de Programación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Alejandro trabaja en enseñanza de programación bajo mi supervisión

Docente adscriptor/Practicantado

Estructura de Datos y Algoritmos , 2010

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* María Eugenia Etchemendy

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Programación

*Pais/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Estructura de Datos y Algoritmos , 2010

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Francisco Bouza

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Programación

*Pais/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Estructura de Datos y Algoritmos , 2010

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Ricardo Szyfer

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Programación

*Pais/Idioma:* Uruguay/Español

Sistema Nacional de Investigadores

Docente adscriptor/Practicantado

Estructura de Datos y Algoritmos , 2010

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Ernesto Copello

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Programación

*Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices , 2009

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Ramin Roushani

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* formal methods; Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

*Información adicional:* El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina) vale en general como tesis de maestría (por ejemplo en Francia). No obstante la Licenciatura en Ciencias de la Computación formalmente es una carrera de grado.

Sistema Nacional de Investigadores

Tesis/Monografía de grado

Formalización de Lógica Temporal Alternante en el Cálculo de Construcciones Coinductivas , 2009

*Nombre del orientado:* Dante Zanarini

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* ATL; Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

*Información adicional:* El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina) vale en general como tesis de maestría (por ejemplo en Francia). No obstante la Licenciatura en Ciencias de la Computación formalmente es una carrera de grado.

Tesis/Monografía de grado

Formalización y Análisis del Modelo de Seguridad de MIDP 3.0 , 2009

*Nombre del orientado:* Gustavo Mazeikis

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Control Access Models; Teoría de Tipos, Coq

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel, *País/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Estructura de Datos y Algoritmos , 2009

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Jorge Pais

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Programación

*País/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Estructura de Datos y Algoritmos , 2009

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Pablo Damonte

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Programación

*País/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Enseñanza de Programación , 2008

*Nombre del orientado:* Ignacio Roca

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*País/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2008

*Nombre del orientado:* Gonzalo Gallotti

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Áreas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*País/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.



Docente adscriptor/Practicantado

Enseñanza de Programación , 2008

*Nombre del orientado:* Victoria Alvarez

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2007

*Nombre del orientado:* Pedro Vilanova

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Lógica , 2007

*Nombre del orientado:* Alejandro Boix

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Lógica

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Pais/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Enseñanza de Programación , 2007

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Florencia Sarasola

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2007

*Nombre del orientado:* Federico Inthamoussu

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2006

*Nombre del orientado:* Ignacio Cattivelli

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Tesis/Monografía de grado

Diseño, Implementación y Validación de Redes Neuronales Artificiales , 2005

*Nombre del orientado:* Milton Martinez

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay , Ingeniería en Sistemas

*Palabras clave:* inteligencia artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Enseñanza de Programación , 2005

*Nombre del orientado:* Ignacio Galliazzi

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Tesis/Monografía de grado

Políticas de aseguramiento de la calidad para desarrollos de software de seguridad , 2004

*Nombre del orientado:* Sergio Sichero

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

Un acercamiento a los Robots Inteligentes , 2004

*Nombre del orientado:* Ricardo Bagnasco

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Robótica

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Tesis/Monografía de grado

Políticas de aseguramiento de la calidad para desarrollos de software de seguridad , 2004

*Nombre del orientado:* Sergio Sichero

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* calidad de software

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Enseñanza de Programación , 2004

*Nombre del orientado:* Felipe Herrera

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2004

*Nombre del orientado:* Federico Medina

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2004

*Nombre del orientado:* Fernando Almeida

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2004

*Nombre del orientado:* Juan Pablo Russo

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2004

*Nombre del orientado:* José Luis Vera

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2004

*Nombre del orientado:* Naor Korona

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Lógica , 2004

*Nombre del orientado:* Diego de León

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Lógica

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Supervisor/tutor de una ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2004

*Nombre del orientado:* Michel Renner

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Tesis/Monografía de grado

Un acercamiento a los Robots Inteligentes , 2003

*Nombre del orientado:* Ricardo Bagnasco

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Robótica

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Robótica

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

Docente adscriptor/Practicantado

Enseñanza de Programación , 2003

*Nombre del orientado:* Joaquin Alvarez

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2003

*Nombre del orientado:* DAMIAN DA SILVA

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2003

*Nombre del orientado:* ANDRES LEVIN

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2003

*Nombre del orientado:* CAROLINA MALTESE

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2003

*Nombre del orientado:* NICOLAS MACEDO

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2003

*Nombre del orientado:* ADRIANA PERALTA

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Docente adscriptor/Practicantado

Enseñanza de Programación , 2003

*Nombre del orientado:* ANDRES SICA

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Tesis/Monografía de grado

Sistema de Consistencia de las Cuentas Nacionales , 2002

*Nombre del orientado:* Analía Gorgal

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería en Computación

*Palabras clave:* Ingeniería de Software

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

## Otras

# Sistema Nacional de Investigadores

Iniciación a la investigación

Transformación de modelos que involucran a máquinas de estados , 2015

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Ariel Gonzalez

Universidad Nacional de Río Cuarto , Argentina

*Palabras clave:* Transformación de Modelos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Transformación de modelos en sistemas con base de datos , 2015

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Fabio Zorzán

Universidad Nacional de Río Cuarto , Argentina

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

*Pais/Idioma:* Uruguay/Español

Iniciación a la investigación

Seguridad en Android , 2015

*Tipo de orientación:* Cotutor en pie de igualdad

*Nombre del orientado:* Agustín Romano

Universidad Nacional de Rosario, Facultad de Ciencias Exactas, Ingeniería y Agrimensura , Argentina

*Palabras clave:* Android; Seguridad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Análisis formal de propiedades de seguridad en dispositivos móviles , 2014

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Cristian Prince

Universidad Nacional de Rosario , Argentina

*Palabras clave:* Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Formalización de modelos de seguridad para plataformas de virtualización , 2013

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Mauricio Chimento

Universidad Nacional de Rosario , Argentina

*Palabras clave:* virtualization

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Análisis de modelos de seguridad para dispositivos móviles , 2013

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Mauricio Chimento

Universidad Nacional de Rosario , Argentina

*Palabras clave:* Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Pais/Idioma:* Argentina/Español

Sistema Nacional de Investigadores

Iniciación a la investigación

Especificación y Análisis de Sistemas Críticos en Teoría de Tipos , 2012

*Nombre del orientado:* Dante Zanarini

Universidad Nacional de Rosario , Argentina

*Palabras clave:* Seguridad Informática; Sistemas reactivos; ATL

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Formalizaciones de Sistemas de Nombres de Dominio , 2012

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Ezequiel Bazán

Universidad Nacional de Rosario , Argentina

*Palabras clave:* DNSSEC

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

*Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Optimización global , 2010

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Federico Azzato

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay , Maestría en Computación

*Palabras clave:* optimización global; inteligencia artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

*Información adicional:* Federico Azzato está comenzando una maestría en ingeniería, bajo mi supervisión y el apoyo del Dr. Milton martinez (España).

Iniciación a la investigación

Especificación y Análisis Formal de un Microcontrolador usado en Marcapasos , 2010

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Paula Echenique

Facultad de Ingeniería - UDeLaR , Uruguay

*Palabras clave:* Microcontroladores; Especificación Formal

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

Iniciación a la investigación

Session Types in Coq , 2009

*Nombre del orientado:* Ernesto Copello

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay , Doctorado en Ingeniería Informática

*Palabras clave:* session types; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

*Información adicional:* Estudiante del Master en Ingeniería. Trabajo enmarcado en el proyecto STIC-AMSUD: Types for Robust Program Development

Iniciación a la investigación

Especificación y Análisis de Sistemas de Seguridad , 2008

*Nombre del orientado:* Cristian Rosa

Universidad Nacional de Rosario , Argentina , Métodos Formales y Seguridad

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Especificación y Análisis de Sistemas de Modelos de Control de Accesos , 2008

*Nombre del orientado:* Ramin Roushani

Universidad Nacional de Rosario , Argentina , Métodos Formales y Seguridad

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Especificación y Análisis de Modelos de Seguridad MIDP , 2007

*Nombre del orientado:* Santiago Zanella

Universidad Nacional de Rosario , Argentina

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

*Información adicional:* Continuación del trabajo de tesis de maestría de Santiago Zanella

Iniciación a la investigación

Especificación del Comportamiento de Líneas de Producción , 2007

*Nombre del orientado:* Ariel Gonzalez

Universidad Nacional de Río Cuarto , Argentina , Líneas de Productos de Software

*Palabras clave:* Líneas de Productos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español



Iniciación a la investigación

Especificación y Análisis de Sistemas de Modelos de Control de Accesos , 2007

*Nombre del orientado:* Juan Manuel Crespo

Universidad Nacional de Rosario , Argentina , Métodos Formales y Seguridad

*Palabras clave:* Access Controller

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

Iniciación a la investigación

Especificación y Análisis de Sistemas de Seguridad , 2007

*Nombre del orientado:* Gustavo Mazeikis

Facultad de Ingeniería - UDeLaR , Uruguay , Métodos Formales y Seguridad

*Palabras clave:* MIDP 3.0; Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

Iniciación a la investigación

Enseñanza de Programación , 2007

*Nombre del orientado:* Emilio Boix

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay , Estructuras de Datos y Algoritmos

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Iniciación a la investigación

Asistentes de Pruebas , 2007

*Nombre del orientado:* Pablo Pillotti

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina , Asistentes de Pruebas para Programación

*Palabras clave:* Asistentes de Pruebas, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

*Información adicional:* Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos de Software

Iniciación a la investigación

Asistentes de Pruebas , 2007

*Nombre del orientado:* Juan Manuel Crespo

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina , Asistentes de Pruebas para Programación

*Palabras clave:* Asistentes de Pruebas, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

*Información adicional:* Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos de Software

Iniciación a la investigación

Diseño e Implementación de Redes Neuronales Artificiales , 2006

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Milton Martinez

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Redes Neuronales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

athenea.ort.edu.uy

Iniciación a la investigación

Programación en Contextos de Masividad , 2006

*Nombre del orientado:* Eduardo Fraschini

Facultad de Ingeniería - UDeLaR , Uruguay , Programación en contextos de Masividad

*Palabras clave:* Enseñanza en Contextos de Masividad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

<http://teyet-revista.info.unlp.edu.ar>

*Información adicional:* Trabajos conjuntos, bajo mi responsabilidad, en el área de enseñanza de la programación en contextos de masividad en la carrera Ingeniería en Computación de la Fac. de Ingeniería, Udelar.

Iniciación a la investigación

Enseñanza de Programación , 2006

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Federico Azzato

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza de programación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

*Información adicional:* Introducción a la enseñanza e investigación en el área de Estructuras de Datos y Algoritmos. Supervisor/tutor de la ayudantía de cátedra.

Iniciación a la investigación

Programación en Contextos de Masividad , 2004

*Nombre del orientado:* Javier Alliaume

Facultad de Ingeniería - UDeLaR , Uruguay , Programación en contextos de Masividad

*Palabras clave:* Enseñanza en Contextos de Masividad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

*Información adicional:* Trabajos conjuntos, bajo mi responsabilidad, en el área de enseñanza de la programación en contextos de masividad en la carrera Ingeniería en Computación de la Fac. de Ingeniería, Udelar.

Iniciación a la investigación

Asistentes de Pruebas , 2004

*Nombre del orientado:* Dante Zanarini

Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina , Asistentes de Pruebas para Programación

*Palabras clave:* Asistentes de Pruebas, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

*Información adicional:* Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos de Software

Iniciación a la investigación

Especificación y Análisis de Algebras de Procesos con y sin tiempo en Coq , 2004

*Nombre del orientado:* Gerardo Saiz

Facultad de Ingeniería - UDeLaR , Uruguay , Métodos Formales y Seguridad

*Palabras clave:* Algebra de Procesos; Sistemas de tiempo real; Sistemas reactivos; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

*Información adicional:* Tutor de un estudio dirigido de posgrado que dio lugar a 4 módulos Coq que codifican distintas álgebras de procesos, con y sin tiempo

Iniciación a la investigación

Asistentes de Pruebas , 2002

*Nombre del orientado:* Paola Martellotto

Universidad Nacional de Río Cuarto , Argentina , Asistentes de Pruebas para Programación

*Palabras clave:* Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

*Información adicional:* Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos de Software

Iniciación a la investigación

Asistentes de Pruebas , 2002

*Nombre del orientado:* Mónica Bongiovanni

Universidad Nacional de Río Cuarto , Argentina , Asistentes de Pruebas para Programación

*Palabras clave:* Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

*Información adicional:* Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos de Software

Iniciación a la investigación

Asistentes de Pruebas , 2002

*Nombre del orientado:* M. M. Novaira

Universidad Nacional de Río Cuarto , Argentina , Asistentes de Pruebas para Programación

*Palabras clave:* Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

*Información adicional:* Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos de Software

Otras tutorías/orientaciones

Enseñanza en Programación , 2009

*Nombre del orientado:* Ricardo Szyfer

Universidad ORT Uruguay - Facultad de Ingeniería , Uruguay

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza de Programación

*Pais/Idioma:* Uruguay/Español

*Información adicional:* Ricardo trabaja bajo mi supervisión en enseñanza aplicada a la programación

Otras tutorías/orientaciones

Programación en Contextos de Masividad , 2006

*Nombre del orientado:* Martin Pedemonte

Facultad de Ingeniería - UDeLaR , Uruguay

*Palabras clave:* Enseñanza en Contextos de Masividad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

*Medio de divulgación:* Papel, *Pais/Idioma:* Uruguay/Español

<http://teyet-revista.info.unlp.edu.ar>

*Información adicional:* Trabajos conjuntos, bajo mi responsabilidad, en el área de enseñanza de la programación en contextos de masividad en la carrera Ingeniería en Computación de la Fac. de Ingeniería, Udelar.

## Tutorías en marcha

### Posgrado

## Tesis de maestría

Seguridad ne dispositivos móviles iOS y Android , 2017

*Tipo de orientación:* Cotutor en pie de igualdad

*Nombre del orientado:* Johnatan Stanley

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Informática (UDELAR-PEDECIBA)

*Palabras clave:* seguridad en dispositivos móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Pais/Idioma:* Uruguay/Español

## Tesis de doctorado

Actividades de Ingeniería de Software Basadas en Máquinas de Estado UML y Simulación DEVS , 2017

*Tipo de orientación:* Cotutor en pie de igualdad

*Nombre del orientado:* Ariel Gonzalez

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Informática (UDELAR-PEDECIBA)

*Palabras clave:* Máquinas de Estados; Transformación de Modelos; Testing; Simulación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software y Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Uruguay/Español

## Tesis de doctorado

Control/Verificación Formal de Recursos en Procesos Workflow , 2017

*Tipo de orientación:* Cotutor en pie de igualdad

*Nombre del orientado:* Fabio Zorzán

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Informática (UDELAR-PEDECIBA)

*Palabras clave:* Workflow

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software y Métodos Formales

*Medio de divulgación:* Otros, *Pais/Idioma:* Argentina/Español

## Grado

### Tesis/Monografía de grado

Un análisis comparativo de seguridad entre iOS y Android , 2017

*Tipo de orientación:* Cotutor en pie de igualdad

*Nombre del orientado:* Mathias Castro

Facultad de Ingeniería - UDeLaR , Uruguay , Licenciatura en Computación

*Palabras clave:* seguridad en dispositivos móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

*Pais/Idioma:* Uruguay/Español

### Tesis/Monografía de grado

Comparación formal de modelos de seguridad para dispositivos móviles , 2016

*Tipo de orientación:* Tutor único o principal

*Nombre del orientado:* Ignacio Galuppo

Universidad Nacional de Rosario, Facultad de Ciencias Exactas, Ingeniería y Agrimensura , Argentina , Licenciatura en Ciencias de la Computación

*Palabras clave:* Dispositivos Móviles; Seguridad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

*Medio de divulgación:* Papel, *Pais/Idioma:* Argentina/Español

## Otros datos relevantes

### Premios y títulos

2005 Ganador del premio del Fondo Nacional de Investigadores 2002-2004, categoría I. (Nacional) D I N A C Y T

2004 Ganador del premio anual a la excelencia docente de la Facultad de Ingeniería (Nacional) Facultad de Ingeniería, Universidad ORT Uruguay

<http://www.ort.edu.uy/index.php?id=AAAHAY>

2000 Ganador del primer premio del concurso de tesis de maestría CLEI-UNESCO (Internacional) CLEI - UNESCO

Latin American Informatics Conference 2000 - UNESCO, México

1998 Categorizado en nivel IV como investigador en la red de Universidades Argentinas (desde la UNRC). No cobro incentivos como investigador por residir fuera de Argentina desde 1998. (Internacional) Red de Universidades Argentinas - Ministerio de Educación Argentina

1995 Ganador del segundo premio en las 24 JAIIO, Argentina (Internacional) SADIO, MP-ONLINE y BYTE ARGENTINA

1991 Diploma de Honor de la Junta de Historia de Río Cuarto, Argentina (Nacional) Municipalidad de Río IV, Argentina

1999 Becario del PEDECIBA Informática. Estudios de Maestría. (Nacional) PEDECIBA Informática

2009 Obtención del nivel I en el SNI, como investigador activo (Nacional) ANII, DINACYT, Uruguay

2011 Renovación de nivel I en el SNI (ANII) - investigador activo (Nacional) ANII, Uruguay

Reevaluado por tres años en el nivel I como investigador activo en el SNI

2012 Best paper award in SBMF 2012 (Internacional) Brazilian Symposium on Formal Methods, a SBC Brazilian symposium

Fourth best paper award in SBMF 2012

2014 Renovación de nivel I en el SNI (ANII) - investigador activo (Nacional) SNI, ANII

Reevaluado por tres años en el nivel I como investigador activo en el SNI

2014 Investigador activo (grado 3) del PEDECIBA Informática (Nacional) PEDECIBA Informática, Uruguay

2015 Premio al primer puesto en el concurso de Tesis de Doctorado (Computación) (Nacional) Academia Nacional de Ingeniería, Uruguay

2015 Premio a la finalización de doctorado académico de docentes universitarios (Nacional) Comisión Sectorial de Investigación Científica, UDELAR

<http://www.csic.edu.uy/renderPage/index/pageld/1090>

## Jurado/Integrante de comisiones evaluadoras de trabajos académicos

Tesis

*Candidato:* Ernesto Dufrechou

LUNA, C.; GRAMPIN, E.; HERMANN

Aceleración de métodos de reducción de modelos dispersos en arquitecturas multi/many-core , 2014

Tesis (Maestría en Informática (UDELAR-PEDECIBA)) - Facultad de Ingeniería - UDeLaR - Uruguay

*Referencias adicionales:* Uruguay , Español

*Palabras clave:* métodos de reducción de modelos dispersos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Arquitecturas de cómputo

Tesis

*Candidato:* D. DA ROSA, M. LEONETTI, P. NUÑEZ

LUNA, C.; GONZALEZ, L.; MAROTTA, A.

Construcción de una Plataforma para la Integración de Bases de Datos Heterogéneas aplicando las Tecnologías de la Web Semántica. (II) , 2013

Tesis (Ingeniería en Computación) - Facultad de Ingeniería - UDeLaR - Uruguay

*Referencias adicionales:* Uruguay , Español

*Palabras clave:* Integración de Bases de Datos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Tesis

*Candidato:* Gustavo Muller

LUNA, C.; CALEGARI, D.; EZZATTI, P.

Ingeniería Dirigida por Modelos aplicada a Líneas de Productos de Software , 2011

Tesis (Maestría en Ingeniería en Computación) - Facultad de Ingeniería - UDeLaR - Uruguay

*Referencias adicionales:* Uruguay , Español

*Palabras clave:* Líneas de productos de software; MDD, MDA

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Otros tipos

*Candidato:* Egresados de Ingeniería en Computación

LUNA, C.

Concurso 2011 de la Academia de Ingeniería: Proyectos finales de grado , 2011

Otra participación (Academia de Ingeniería)

*Referencias adicionales:* Uruguay , Español

*Palabras clave:* Concurso de Tesis

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería en Computación

Otros tipos

*Candidato:* Egresados de Postgrados en Computación

LUNA, C.

Concurso 2011 de la Academia de Ingeniería: Tesis de Postgrado , 2011

Otra participación (Academia de Ingeniería)

*Referencias adicionales:* Uruguay , Español

*Palabras clave:* Concurso de Tesis

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería en Computación

## Presentaciones en eventos

Congreso

UML State Machine as Modeling Language for DEVS Formalism , 2016

*Tipo de participación:* Expositor oral, *Carga horaria:* 2

*Referencias adicionales:* Chile; *Nombre del evento:* CLEI 2016 - SLISW;

*Palabras clave:* Máquinas de Estados; Modelos DEVS

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Congreso

Design and implementation of a computer security diploma , 2013

*Tipo de participación:* Expositor oral,

*Referencias adicionales:* Venezuela; *Nombre del evento:* CIESC, CLEI; *Nombre de la institución promotora:* CLEI

*Palabras clave:* security

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad

Congreso

Experiencias en la Enseñanza de Programación de Sistemas de Porte Mediano en un Contexto de Masividad , 2011

*Tipo de participación:* Expositor oral, *Carga horaria:* 2

*Referencias adicionales:* Ecuador; *Nombre del evento:* CIESC ; *Nombre de la institución promotora:* CLEI

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

Congreso

Transformación de Máquinas de Estados con Variabilidad usando el lenguaje QVT , 2011

*Tipo de participación:* Expositor oral, *Carga horaria:* 2

*Referencias adicionales:* Ecuador; *Nombre del evento:* CLEI; *Nombre de la institución promotora:* CLEI

*Palabras clave:* Transformación de Modelos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / MDD

Congreso

A formal specification of the DNSSEC model , 2011

*Tipo de participación:* Conferencista Invitado, *Carga horaria:* 10

*Referencias adicionales:* Uruguay; *Nombre del evento:* 5th International Workshop on Foundations and Techniques for Open Source Software Certification; *Nombre de la institución promotora:* Facultad de Ingeniería, UDELAR

*Palabras clave:* DNSSEC

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

<http://www.fing.edu.uy/inco/eventos/SEFM2011/OpenCert2011CFPpgm.pdf>

Congreso

Taller de Producción de Producción de Programas sin Fallas , 2009

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* International Conference on Engineering and Computer Education, ICECE'09; *Nombre de la institución promotora:* COPEC and IEEE-Ed.Soc

*Palabras clave:* Enseñanza de Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Congreso

charla: Experiencias en la Especificación y el Análisis de Modelos de Seguridad para Dispositivos Móviles Interactivos , 2009

*Tipo de participación:* Expositor oral, *Carga horaria:* 1

*Referencias adicionales:* Uruguay; *Nombre del evento:* V Conferencia Iberoamericana de Seguridad Informática; *Nombre de la institución promotora:* InCo-Udelar y UPM-España

*Palabras clave:* Seguridad Informática; Access control

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

## Sistema Nacional de Investigadores

Behavior Specification of Product Lines via Feature Models and UML Statecharts with Variabilities , 2008

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Chile; *Nombre del evento:* XXVII International Conference of the Chilean Computer Science Society, Published by IEEE CS Press; *Nombre de la institución promotora:* Universidad de Magallanes

*Palabras clave:* Product Lines; Statecharts

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Congreso

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices , 2008

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Chile; *Nombre del evento:* First Chilean Workshop on Formal Methods, ChWFM 2008; *Nombre de la institución promotora:* Universidad de Magallanes

*Palabras clave:* Seguridad Informática; Access Controller

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Formalización y Análisis del Modelo de Seguridad de MIDP 3.0. Seguridad a Nivel de Aplicación , 2008

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Chile; *Nombre del evento:* First Chilean Workshop on Formal Methods, ChWFM 2008; *Nombre de la institución promotora:* Universidad de Magallanes

*Palabras clave:* Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Hacia una Formalización de Líneas de Productos mediante Máquinas de Estados con Variabilidades , 2007

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Costa Rica; *Nombre del evento:* Conferencia Latinoamericana de Informática, CLEI; *Nombre de la institución promotora:* Universidad de Costa Rica

*Palabras clave:* Product Lines; Statecharts

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Congreso

Enseñando Métodos Formales con COQ , 2006

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* I Congreso de Tecnología en Educación y Educación en Tecnología (TE&ET'06); *Nombre de la institución promotora:* Universidad de La Plata

*Palabras clave:* Enseñanza de Métodos Formales ; Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Organización para un Curso de Programación en un Contexto de Masividad. Una Experiencia , 2006

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Chile; *Nombre del evento:* XIV Congreso Iberoamericano de Educación Superior en Computación (CIESC);

*Nombre de la institución promotora:* Centro Latinoamericano de Estudios en Informática

*Palabras clave:* Enseñanza en Contextos de Masividad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Congreso

Schema-Matching with Neural Networks: A new approach using Representing Schemas , 2006

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Chile; *Nombre del evento:* XXXII Conferencia Latinoamericana de Informática CLEI 2006; *Nombre de la institución promotora:* Centro Latinoamericano de Estudios en Informática

*Palabras clave:* Redes Neuronales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Congreso

'Model Checkers y Proof Assistants en la Verificación de Sistemas de Tiempo Real , 2006

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* SPL2006 - II Southern Conference on Programmable Logic, 2nd SUR Labs - Regional Joint Latin-American Laboratories on FPGA Technology; *Nombre de la institución promotora:* Latin-American Laboratories on FPGA Technology

*Palabras clave:* Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Moderador , 2006

*Tipo de participación:* Moderador,

*Referencias adicionales:* Uruguay; *Nombre del evento:* CLAIO;

*Palabras clave:* Investigación de operaciones

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Investigación de Operaciones

Congreso

Programación 2: Experiencias y Propuestas , 2004

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Uruguay; *Nombre del evento:* II Congreso de Enseñanza ; *Nombre de la institución promotora:* Facultad de Ingeniería, Universidad de la República

*Palabras clave:* Enseñanza en Contextos de Masividad

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Congreso

Taller de Especificación, Construcción y Verificación Formales de Programas. Propuestas y Experiencias , 2004

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* CAGIC; *Nombre de la institución promotora:* Red Nacional de Universidades con Carreras en Informática (RedUNCI)

*Palabras clave:* Enseñanza de Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Verificación de Sistemas de Tiempo Real en Teoría de Tipos. Un Caso de Estudio: The Railroad Crossing example in Coq , 2002

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Uruguay; *Nombre del evento:* Conferencia Latinoamericana de Informática, CLEI; *Nombre de la institución promotora:* Centro Latinoamericano de Estudios en Informática

*Palabras clave:* Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales



Congreso

Teoría de Tipos y Coq en la Enseñanza de Programación Funcional e Imperativa. Taller de Construcción Formal de Programas , 2002

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Uruguay; *Nombre del evento:* CIESC; *Nombre de la institución promotora:* Centro Latinoamericano de Estudios en Informática

*Palabras clave:* Enseñanza de Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Análisis de Sistemas de Tiempo Real en Teoría de Tipos. Una Metodología de Trabajo , 2002

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Cuba; *Nombre del evento:* 5o Workshop Iberoamericano de Ingeniería de Requisitos y Ambientes de Software. IDEAS 2002; *Nombre de la institución promotora:* IDEAS

*Palabras clave:* Sistemas de tiempo real; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

De especificaciones declarativas a programas eficientes. Un caso de estudio , 2001

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Chile; *Nombre del evento:* Jornadas Chilenas de Ciencias de la Computación; *Nombre de la institución promotora:* Universidad de Magallanes

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Especificación y análisis de sistemas de tiempo real en teoría de tipos. Caso de estudio: the railroad crossing example , 2000

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* México; *Nombre del evento:* Conferencia Latinoamericana de Informática, CLEI; *Nombre de la institución promotora:* Centro Latinoamericano de Estudios en Informática

*Palabras clave:* Sistemas de tiempo real; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Una generalización del modelo AGM de cambio de creencias , 2000

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* México; *Nombre del evento:* Mexican International Conference on Artificial Intelligence 2000; *Nombre de la institución promotora:* MICAL

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Congreso

MPRC: Un modelo paramétrico de revisiones consistentes , 1999

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Brasil; *Nombre del evento:* XII Brazilian Logic Conference; *Nombre de la institución promotora:* ASSOCIATION FOR SYMBOLIC LOGIC

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Congreso

Revisión de creencias: observaciones y propuestas , 1998

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* IV Congreso Internacional en Ingeniería Informática ; *Nombre de la institución promotora:* Universidad de Buenos Aires

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Congreso

Optimización del orden de evaluación de programas recursivos: generalización y extensiones de la estrategia programación dinámica , 1998

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* CACIC; *Nombre de la institución promotora:* Universidad del Comahue

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Actualización de bases de creencias para lenguajes de primer orden de representación de conocimiento , 1998

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* IV Congreso Internacional en Ingeniería Informática ; *Nombre de la institución promotora:* Universidad de Buenos Aires

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Congreso

Actualización de conocimiento: análisis de modelos lógico-matemáticos y desarrollo de modelos computacionales , 1997

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* JAIIO; *Nombre de la institución promotora:* SADIO

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Congreso

Una propuesta de Integración de nociones lógico-matemáticas en la enseñanza de la programación , 1997

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* Quinto Ateneo de Profesores Universitarios de Computación, CACIC 97; *Nombre de la institución promotora:* Universidad Nacional de La Plata

*Palabras clave:* Enseñanza de Métodos Formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Formalización de técnicas de diseño de algoritmos mediante reglas de transformación de programas , 1995

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* JAIIO; *Nombre de la institución promotora:* SADIO

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Congreso

Formalización de técnicas de diseño de algoritmos mediante reglas de transformación de programas. Casos de estudio , 1995

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* CACIC; *Nombre de la institución promotora:* Universidad Nacional del Sur

*Palabras clave:* Especificaciones Algebraicas

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Seminario

Métodos Formales aplicados a Seguridad Informática , 2010

*Tipo de participación:* Expositor oral, *Carga horaria:* 2

*Referencias adicionales:* Argentina; *Nombre del evento:* Seminario de Ciencias de la Computación; *Nombre de la institución promotora:* FCEIA, UNR, Argentina

*Palabras clave:* Virtualización; Teoría de Tipos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

## Seminario

Desarrollo Interactivo de Programas Certificados , 2009

*Tipo de participación:* Expositor oral, *Carga horaria:* 3

*Referencias adicionales:* Uruguay; *Nombre del evento:* Seminario de Teoría de la Computación; *Nombre de la institución promotora:* UNiversidad ORT - Fac. Ing.

## Seminario

Behavior Specification of Product Lines via Feature Models and UML Statecharts with Variabilities , 2008

*Tipo de participación:* Conferencista Invitado, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* Seminario de Ciencias de la Computación; *Nombre de la institución promotora:* Facultad de Ciencias Exactas, Universidad Nacional de Rosario

*Palabras clave:* Líneas de Productos

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

## Seminario

Formalización y Análisis del Modelo de Seguridad de MIDP 3.0. Seguridad a Nivel de Aplicación , 2008

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* Seminario de Ciencias de la Computación; *Nombre de la institución promotora:* FCEIA, UNR

*Palabras clave:* Control Access Models; Seguridad Informática

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

## Seminario

Automatización de los procesos de la escuela de verano de ciencias informáticas , 1997

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* Seminario Académico Científico; *Nombre de la institución promotora:* Universidad Nacional de Río Cuarto

*Palabras clave:* automatización

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

## Seminario

Actualización de conocimiento: análisis de modelos lógico-matemáticos y desarrollo de modelos computacionales , 1997

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* Seminario Académico Científico; *Nombre de la institución promotora:* Universidad Nacional de Río Cuarto

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

## Simposio

No interferencia y disponibilidad en una plataforma certificada de virtualización , 2011

*Tipo de participación:* Conferencista Invitado, *Carga horaria:* 2

*Referencias adicionales:* Argentina; *Nombre del evento:* Jornadas de Ciencias de la Computación (JCC 2011); *Nombre de la institución promotora:* FCEIA, UNR

*Palabras clave:* Virtualización

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

## Simposio

Especificación de Modelos de Control de Accesos en Coq , 2008

*Tipo de participación:* Expositor, *Carga horaria:* 2

*Referencias adicionales:* Argentina; *Nombre del evento:* Jornadas de Ciencias de la Computación; *Nombre de la institución promotora:* FCEIA, UNR

*Palabras clave:* Seguridad Informática; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

## Taller

Modelo Formal de Seguridad de Android , 2015

*Tipo de participación:* Expositor oral, *Carga horaria:* 8

*Referencias adicionales:* Uruguay; *Nombre del evento:* Workshop Mecanismos autónomos de seguridad certificados para sistemas computacionales móviles; *Nombre de la institución promotora:* Facultad de Ingeniería, UDELAR

*Palabras clave:* Andorid

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

## Taller

Experiencias en la Elaboración de una Licenciatura en Computación , 2014

*Tipo de participación:* Expositor oral, *Carga horaria:* 10

*Referencias adicionales:* Uruguay; *Nombre del evento:* IV Workshop en Nomenclatura y Acreditación en Programas de Computación; *Nombre de la institución promotora:* Centro Latinoamericano de Estudios en Informática (CLEI)

*Palabras clave:* Currícula

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

## Taller

VirtualCert: A certified idealized model of virtualization , 2013

*Tipo de participación:* Expositor oral,

*Referencias adicionales:* Argentina; *Nombre del evento:* Latin American Workshop on Formal Methods LAFM 2013; *Nombre de la institución promotora:* CONCUR 2013

*Palabras clave:* Virtualización

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

La presentación del trabajo conjunto entre Gilles Barthe, Gustavo Betarte, Juan Diego Campo y Carlos Luna, la realizó Juan Diego Campo

## Taller

Combinando Model Checking y Proof Checking en el Análisis de Sistemas de Tiempo Real , 2004

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* VI Workshop de Investigadores en Ciencias de la Computación, WICC 2004 ; *Nombre de la institución promotora:* Universidad Nacional del Comahue

*Palabras clave:* Sistemas de tiempo real

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

## Taller

Una metodología de trabajo para el análisis de sistemas de tiempo real , 2000

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* Workshop Argentino de Informática Teórica; *Nombre de la institución promotora:* JAIIO, SADIO

*Palabras clave:* Sistemas de tiempo real; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

## Taller

Actualización de bases de conocimiento en el contexto de Horn como lenguaje de representación , 1997

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* IV Workshop de Aspectos Teóricos de Inteligencia Artificial: ATIA 97; *Nombre de la institución promotora:* Universidad Nacional de La Plata

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

## Encuentro

Análisis formal de modelos de seguridad para plataformas de virtualización , 2016

*Tipo de participación:* Conferencista invitado, *Carga horaria:* 2

*Referencias adicionales:* Argentina; *Nombre del evento:* XIV Jornadas de Ciencias de la Computación; *Nombre de la institución promotora:* FCEIA, UNR, Rosario

*Palabras clave:* Formalización; sistemas críticos; Plataformas de Virtualización; Dispositivos Móviles

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

## Encuentro

Participación en mesa de debate sobre Educación , 2013

*Tipo de participación:* Panelista, *Carga horaria:* 1

*Referencias adicionales:* Uruguay; *Nombre del evento:* XIII Jornadas de Informática e Investigación Operativa; *Nombre de la institución promotora:* Instituto de Computación

*Palabras clave:* Enseñanza

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

## Encuentro

Expositor en la mesa de educación en el rol de asistente académico , 2013

*Tipo de participación:* Panelista, *Carga horaria:* 2

*Referencias adicionales:* Uruguay; *Nombre del evento:* Encuentro de intercambio de experiencias didácticas de los docentes de Facultad de Ingeniería; *Nombre de la institución promotora:* Facultad de Ingeniería

*Palabras clave:* Educación; Problemas al ingreso

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

## Encuentro

Orientación al Inicio en Facultad de Ingeniería , 2012

*Tipo de participación:* Expositor oral, *Carga horaria:* 2

*Referencias adicionales:* Uruguay; *Nombre del evento:* VI Encuentro de Tutorías; *Nombre de la institución promotora:* Comisión Sectorial de Enseñanza, Progres, Facultad de Psicología, Universidad de la República, FEUU

*Palabras clave:* Tutorías

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

## Encuentro

Acciones al ingreso a Fing: Talleres de Orientación al Inicio TOI 1, 2 , 2012

*Tipo de participación:* Expositor oral, *Carga horaria:* 2

*Referencias adicionales:* Uruguay; *Nombre del evento:* XI Jornadas de Investigación Científica. Facultad de Ciencias Sociales; *Nombre de la institución promotora:* Facultad de Ciencias Sociales, UDELAR

*Palabras clave:* Acciones al ingreso

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

## Encuentro

Experiencias en la Enseñanza de Programación en un Contexto de Masividad. 8 años en Programación 2 , 2011

*Tipo de participación:* Expositor oral, *Carga horaria:* 14

*Referencias adicionales:* Uruguay; *Nombre del evento:* Encuentro de intercambio de experiencias didácticas de los docentes de Facultad de Ingeniería; *Nombre de la institución promotora:* Facultad de Ingeniería, UDELAR

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

## Encuentro

Ingresar, pertenecer, permanecer: Talleres de Orientación al Inicio, una experiencia camino a la integración , 2011

*Tipo de participación:* Expositor oral, *Carga horaria:* 14

*Referencias adicionales:* Uruguay; *Nombre del evento:* Encuentro de intercambio de experiencias didácticas de los docentes de Facultad de Ingeniería; *Nombre de la institución promotora:* Facultad de Ingeniería, UDELAR

*Palabras clave:* Educación

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

## Encuentro

Formalización de arquitecturas de seguridad en dispositivos móviles y en plataformas de virtualización , 2010

*Tipo de participación:* Expositor oral, *Carga horaria:* 1

*Referencias adicionales:* Uruguay; *Nombre del evento:* XI Jornadas de Informática de Informática e Investigación Operativa; *Nombre de la institución promotora:* Instituto de Computación, FI, UDELAR. PEDECIBA Inf.

*Palabras clave:* Dispositivos Móviles; especificación y verificación formal

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

<http://www.fing.edu.uy/inco/eventos/jiio/programa.html>

## Encuentro

Especificación Formal y Verificación de Sistemas Críticos , 2009

*Tipo de participación:* Expositor oral, *Carga horaria:* 8

*Referencias adicionales:* Uruguay; *Nombre del evento:* PAPI - Seminario de Cooperación PEDECIBA, INCO, INET; *Nombre de la institución promotora:* PEDECIBA, INET, INCO

## Encuentro

Especificación del Comportamiento de Líneas de Productos mediante Modelos de Funcionalidades y Máquinas de Estados con Variabilidades , 2008

*Tipo de participación:* Expositor, *Carga horaria:* 2

*Referencias adicionales:* Uruguay; *Nombre del evento:* Jornadas Académicas de la Facultad de Ingeniería de la Universidad ORT; *Nombre de la institución promotora:* Facultad de Ingeniería de la Universidad ORT

*Palabras clave:* Líneas de Productos; UML, Máquinas de Estados

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la

Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Encuentro

Especificación Formal del Módulo de Control de Acceso de MIDP 2.0 para Dispositivos Móviles Interactivos , 2008

*Tipo de participación:* Expositor, *Carga horaria:* 2

*Referencias adicionales:* Uruguay; *Nombre del evento:* X Jornadas de Informática e Investigación Operativa; *Nombre de la institución promotora:* Instituto de Computación, Facultad de Ingeniería

*Palabras clave:* Control Access Models; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Encuentro

Hacia una Formalización de Líneas de Productos mediante Máquinas de Estados con Variabilidades , 2007

*Tipo de participación:* Expositor, *Carga horaria:* 2

*Referencias adicionales:* Uruguay; *Nombre del evento:* III Jornadas Académicas ; *Nombre de la institución promotora:* Facultad de Ingeniería, Universidad ORT

*Palabras clave:* Líneas de Productos; UML, Máquinas de Estados

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Encuentro

Algunos Proyectos y Actividades en Métodos Formales, en Uruguay , 2006

*Tipo de participación:* Conferencista Invitado, *Carga horaria:* 2

*Referencias adicionales:* Argentina; *Nombre del evento:* IV Jornadas de Ciencias de la Computación ; *Nombre de la institución promotora:* Universidad Nacional de Rosario (Rosario, Argentina)

*Palabras clave:* métodos formales

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales, Seguridad Informática, Ingeniería de Software

Encuentro

Taller de Construcción Formal de Programas en Teoría de Tipos , 2005

*Tipo de participación:* Conferencista Invitado, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* III Jornadas de Ciencias de la Computación; *Nombre de la institución promotora:* Universidad Nacional de Rosario (Rosario, Argentina)

*Palabras clave:* Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales, Seguridad Informática, Ingeniería de Software

Encuentro

Aplicaciones Computacionales de la Demostración Asistida de Teoremas usando Coq , 2005

*Tipo de participación:* Conferencista Invitado, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* III Jornadas de Ciencias de la Computación; *Nombre de la institución promotora:* Facultad de Ciencias Exactas, Universidad Nacional de Rosario

*Palabras clave:* Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Encuentro

Especificación y Análisis de Sistemas de Tiempo Real en Teoría de Tipos , 2000

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Uruguay; *Nombre del evento:* VI Jornadas de Informática e Investigación Operativa; *Nombre de la institución promotora:* Facultad de Ingeniería de la Universidad de la República

*Palabras clave:* Sistemas de tiempo real; Teoría de Tipos, Coq

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Encuentro

Modelos de actualización de conocimiento , 1999

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Uruguay; *Nombre del evento:* V Jornadas de Informática e Investigación Operativa, VIII Encuentro del Laboratorio de Ciencia de la Computación; *Nombre de la institución promotora:* Facultad de Ingeniería de la Universidad de la República

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

## Encuentro

Actualización del conocimiento: un análisis de la teoría AGM de cambio de creencias , 1997

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* Cuartas Jornadas Universitarias sobre Computación de Santiago del Estero; *Nombre de la institución promotora:* Univeridad de Santiago del Estero

*Palabras clave:* revisión de creencias

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

## Encuentro

Un compilador Occam-C , 1996

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* 3ras Jornadas Universitarias de Informática; *Nombre de la institución promotora:* Universidad Nacional de San Juan

*Palabras clave:* compiladores

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

## Encuentro

Un compilador de una lógica de primer orden a un prototipo Prolog , 1996

*Tipo de participación:* Expositor, *Carga horaria:* 1

*Referencias adicionales:* Argentina; *Nombre del evento:* 3ras Jornadas Universitarias de Informática; *Nombre de la institución promotora:* Universidad Nacional de San Juan

*Palabras clave:* compiladores

*Areas del conocimiento:* Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

## Indicadores de producción

<i>Producción bibliográfica</i>	123
<i>Artículos publicados en revistas científicas</i>	37
Completo (Arbitrada)	14
Completo (No Arbitrada)	23
<i>Artículos aceptados para publicación en revistas científicas</i>	0
<i>Trabajos en eventos</i>	73
Completo (Arbitrada)	57
Completo (No Arbitrada)	1
Resumen (Arbitrada)	13
Resumen (No Arbitrada)	2
<i>Libros y capítulos de libros publicados</i>	7
Libro publicado	2
Capítulo de libro publicado	5
<i>Textos en periódicos</i>	0
<i>Documentos de trabajo</i>	6
Completo	6
<i>Producción técnica</i>	61
<i>Productos tecnológicos</i>	6
Sin registro o patente	6
<i>Procesos o técnicas</i>	1
Sin registro o patente	1
<i>Trabajos técnicos</i>	17
<i>Otros tipos</i>	37
<i>Evaluaciones</i>	63
Evaluación de Proyectos	7
Evaluación de Eventos	26
Evaluación de Publicaciones	19
Evaluación de Premios	2
Evaluación de Convocatorias Concursables	9
<i>Formación de RRHH</i>	96
<i>Tutorías/Orientaciones/Supervisiones concluidas</i>	91

Tesis de maestría	4
Tesis/Monografía de grado	25
Iniciación a la investigación	29
Docente adscriptor/Practicantado	31
Otras tutorías/orientaciones	2
<i>Tutorías/Orientaciones/Supervisiones en marcha</i>	<b>5</b>
Tesis de maestría	1
Tesis de doctorado	2
Tesis/Monografía de grado	2

## Sistema Nacional de Investigadores

## Sistema Nacional de Investigadores