



CARLOS DANIEL LUNA
GARCIA
Dr. Lic.

cluna@fing.edu.uy
<http://www.fing.edu.uy/~cluna/>

Julio Herrera y Reissig 565,
Montevideo, Uruguay (CP:
11300)
27114244 int. 1121

SNI

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información
Categorización actual: Nivel I (Activo)

Fecha de publicación: 11/03/2024
Última actualización: 11/03/2024

Datos Generales

INSTITUCIÓN PRINCIPAL

Universidad de la República/ Facultad de Ingeniería / Instituto de Computación / Uruguay

DIRECCIÓN INSTITUCIONAL

Institución: Universidad de la República / Facultad de Ingeniería / Sector Educación Superior/Público

/ Instituto de Computación

Dirección: Julio Herrera y Reissig 565, Montevideo, Uruguay / 11300

País: Uruguay / Montevideo / Montevideo

Teléfono: (02) 27114244 / 12121

Correo electrónico/Sitio Web: cluna@fing.edu.uy <http://www.fing.edu.uy/~cluna/>

Formación

Formación académica

CONCLUIDA

DOCTORADO

Doctorado en Informática (UDELAR-PEDECIBA) (2013 - 2014)

Universidad de la República - Facultad de Ingeniería , Uruguay

Título de la disertación/tesis/defensa: Formal analysis of security models for mobile devices, virtualization platforms, and domain name systems

Tutor/es: Gustavo Betarte

Obtención del título: 2014

Sitio web de la disertación/tesis/defensa: <http://www.fing.edu.uy/~cluna/>

Palabras Clave: security models mobile devices virtualization platforms domain name systems

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

MAESTRÍA

Maestría en Informática (UDELAR-PEDECIBA) (1998 - 2000)

Universidad de la República - Facultad de Ingeniería , Uruguay

Título de la disertación/tesis/defensa: Especificación y Análisis de Sistemas de Tiempo Real en Teoría de Tipos. Caso de Estudio: The Railroad Crossing Example

Tutor/es: Dra. Cristina Cornes y Dr. Gustavo Betarte

Obtención del título: 2000

Sitio web de la disertación/tesis/defensa: <http://www.fing.edu.uy/~cluna/>

Palabras Clave: Sistemas de tiempo real Teoría de Tipos, Coq Sistemas reactivos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

GRADO

Analista en Computación (1992 - 1995)

Universidad Nacional de Río Cuarto , Argentina

Título de la disertación/tesis/defensa: Sistema de Administración de las Escuelas de Verano de Ciencias de la Computación (Río)

Tutor/es: Prof. Jorge Aguirre

Obtención del título: 1995

Palabras Clave: Ingeniería de Software

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Licenciatura en Ciencias de la Computación (1992 - 1997)

Universidad Nacional de Río Cuarto, Argentina

Título de la disertación/tesis/defensa: Actualización de conocimiento: análisis de modelos lógico-matemáticos y desarrollo de modelos computacionales

Tutor/es: Dr. Guillermo Simari

Obtención del título: 1997

Palabras Clave: Actualización de Conocimiento

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Formación complementaria

CONCLUIDA

CURSOS DE CORTA DURACIÓN

Par evaluador de carreras en ARCU-SUR (11/2021 - 12/2021)

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería / Instituto de Computación, Uruguay

40 horas

Palabras Clave: Acreditación Informática Arcu-Sur Carrera

OTRAS INSTANCIAS

Formación como par evaluador de la Titulación de Ingeniería Informática - ARCUSUR. Integro el Banco Internacional de Pares Evaluadores (BIPE) (2022)

Uruguay

Idiomas

Español

Entiende muy bien / Habla muy bien / Lee muy bien / Escribe muy bien

Alemán

Entiende regular / Habla regular / Lee regular / Escribe regular

Portugués

Entiende regular / Lee bien /

Inglés

Entiende bien / Habla regular / Lee muy bien / Escribe muy bien

Áreas de actuación

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /Ingeniería de Sistemas y Comunicaciones /Ingeniería de Software

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /Ingeniería de Sistemas y Comunicaciones /Inteligencia Artificial

INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /Ingeniería de Sistemas y Comunicaciones /Educación

Actuación profesional

SECTOR EXTRANJERO/INTERNACIONAL/OTROS - ARGENTINA

Universidad de Río Cuarto

VÍNCULOS CON LA INSTITUCIÓN

Profesor visitante (08/2015 - a la fecha)

Profesor 3 horas semanales

Funcionario/Empleado (01/1996 - 12/2001)

Docente e Investigador 20 horas semanales

Docente e Investigador en el Area de Métodos Formales. Participación en proyectos de investigación.

ACTIVIDADES

LÍNEAS DE INVESTIGACIÓN

Especificación y Verificación de Sistemas (01/1996 - 12/2001)

Integración de proyectos relacionados con la especificación y verificación de sistemas usando enfoques algebraicos

5 horas semanales

Facultad de Ciencias Exactas, Departamento de Computación , Integrante del equipo

Equipo: BAUM, G.

Palabras clave: Especificaciones Algebraicas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

PROYECTOS DE INVESTIGACIÓN Y DESARROLLO

Sistemas Dinámicos con restricciones de tiempo: Simulación y Seguridad de la Información (03/2016 - a la fecha)

El desarrollo de sistemas dinámicos complejos requiere de estudios y análisis previos a la implementación en la industria, con el objetivo de detectar comportamientos no deseados. Las máquinas de estados de UML (ME UML) son ampliamente usadas en la Industria para el modelado de estos sistemas pero estas carecen de adecuadas herramientas de ejecución y simulación a fin de analizar el comportamiento real de los sistemas. El modelado y la simulación para el diseño y prototipado de sistemas son técnicas muy utilizadas. En particular, el formalismo Discrete Event system Specification (DEVS) separa el modelo de la simulación y existen en el mercado diversas herramientas que ejecutan y recopilan información de modelos DEVS. Se estudiarán mecanismos de análisis de complejos sistemas dinámicos en distintas plataformas que son utilizados en la industria del software para realizar simulaciones mediante herramientas que ejecuten modelos DEVS.

5 horas semanales

Facultad de Ciencias Exactas, UNRC , Departamento de Computación

Investigación

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Pregrado:2

Doctorado:1

Financiación:

Universidad Nacional de Río Cuarto, Argentina, Apoyo financiero

Equipo: GONZALEZ, A. (Responsable)

Palabras clave: Sistemas Dinámicos Simulación Seguridad de la Información

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Verificación y desarrollo de sistemas en un contexto relacional. (03/2001 - 12/2004)

10 horas semanales

Facultad de Ciencias Exactas, UNRC, Argentina , Instituto de Computación

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:2

Doctorado:1

Financiación:

Institución del exterior, Apoyo financiero

Equipo: BAUM, G. (Responsable)

Palabras clave: Especificaciones Algebraicas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software (03/1997 - 10/2000)

10 horas semanales

Facultad de Ciencias Exactas, UNRC, Argentina , Instituto de Computación

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:3

Maestría/Magister:2

Financiación:

Institución del exterior, Apoyo financiero

Equipo: BAUM, G. (Responsable)

Palabras clave: Especificaciones Algebraicas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Desarrollo de una herramienta de Prototipación de Software basada en especificaciones algebraicas (03/1996 - 02/1997)

Desarrollo de una herramienta de Prototipación de Software basada en especificaciones algebraicas. Desarrollo y análisis de modelos formales para verificación de sistemas de software usando lenguajes algebraicos.

10 horas semanales

Facultad de Ciencias Exactas, UNRC, Argentina , Departamento de Computación

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:3

Maestría/Magister:1

Financiación:

Institución del exterior, Apoyo financiero

Equipo: BAUM, G. (Responsable)

Palabras clave: Especificaciones Algebraicas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

DOCENCIA

Ingeniería Agronómica (01/1996 - 12/2001)

Grado

Asignaturas:

Programación Avanzada, 7 horas, Teórico-Práctico

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería Agronómica (01/1996 - 12/2001)

Grado

Asignaturas:

Organización de Archivos, 10 horas, Teórico-Práctico

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería Agronómica (08/2000 - 12/2000)

Maestría

Asignaturas:

Taller de Producción de Programas sin Fallas, 7 horas, Teórico-Práctico

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

GESTIÓN ACADÉMICA

Delegado por el orden el orden docente en el consejo departamental (01/1997 - 08/1998)

Facultad de Ciencias Exactas, Departamento de Computación

Participación en cogobierno

Organización del seminario del departamento (01/1996 - 12/1997)

Facultad de Ciencias Exactas, Departamento de Computación

Gestión de la Investigación

Delegado por el orden el orden estudiantil en el consejo departamental (01/1993 - 12/1995)

Facultad de Ciencias Exactas, Departamento de Computación

Participación en cogobierno

SECTOR EDUCACIÓN SUPERIOR/PÚBLICO - UNIVERSIDAD DE LA REPÚBLICA - URUGUAY

Facultad de Ingeniería

VÍNCULOS CON LA INSTITUCIÓN

Funcionario/Empleado (08/2015 - a la fecha) Trabajo relevante

Profesor Agregado 40 horas semanales

Escalafón: Docente

Grado: Grado 4

Cargo: Efectivo

Otro (10/2010 - a la fecha) Trabajo relevante

Asistente Académico de Fac. de Ingeniería 20 horas semanales

Asistente Académico de Decanato, Facultad de Ingeniería, UDELAR

Escalafón: Docente
Grado: Grado 5
Cargo: Interino

Funcionario/Empleado (04/2002 - 08/2015)

Profesor Adjunto 40 horas semanales
Escalafón: Docente
Grado: Grado 3
Cargo: Efectivo

Funcionario/Empleado (03/1999 - 04/2002)

Docente grado 2 40 horas semanales
Docente de la Universidad de la República, Montevideo, Uruguay. Cargo: grado II, dedicación 40 horas semanales. Desde Marzo de 1999 hasta Abril de 2002. Grupo: Métodos Formales.
Asignaturas: Lógica y Programación 3 (de pregrado); y Taller de Producción de Programas sin Fallas (de posgrado).
Escalafón: Docente
Grado: Grado 2
Cargo: Interino

Funcionario/Empleado (12/1998 - 03/1999)

Docente grado 2 20 horas semanales
Grupo: Métodos Formales.
Escalafón: Docente
Grado: Grado 2
Cargo: Interino

ACTIVIDADES

LÍNEAS DE INVESTIGACIÓN

Especificación y Verificación Formal de Sistemas/Modelos de Seguridad Informática (06/2006 - a la fecha)

Esta línea de investigación vincula las áreas de métodos formales (asistentes de pruebas basados en teorías de tipos, como Coq) y seguridad informática. Especial énfasis es puesto en el análisis de sistemas de control de acceso para sistemas centralizados y descentralizados y basados en roles, entre otros. Asimismo, el modelado y análisis formal de plataformas de virtualización es un objetivo importante de esta línea de investigación. Con esta línea se vinculan varios proyectos de investigación nacionales e internacionales generados desde 2006 (por ejemplo: STEVE, RESECO, MAUDE, CYTED REVVIS, FMCRYPTO, VirtualCert, VirtualCert fase II)

Fundamental

10 horas semanales

Facultad de Ingeniería, Instituto de Computación, Integrante del equipo

Equipo: CAMPO, J. D., BETARTE, G.

Palabras clave: Seguridad Informática Control de Acceso a Dispositivos Móviles Teoría de Tipos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Desarrollo y análisis de tecnologías blockchain: protocolos, criptomonedas, sistema de certificados digitales, regulaciones sobre manejo de datos personales (03/2020 - a la fecha)

- Verificación formal de contratos inteligentes. - Desarrollo de modelos idealizados para el análisis de protocolos de criptomonedas, como MumbleWimble. - Desarrollo y análisis de sistemas blockchain que brinden servicios para manejar, almacenar y validar certificados académicos digitales, que respeten las regulaciones sobre el manejo de datos personales.

Mixta

10 horas semanales, Coordinador o Responsable

Equipo: LUNA, C., G. BETARTE, Cristiá, M., Molina, F., A. SILVEIRA

Palabras clave: Blockchain MumbleWimble GDPR Regulación para el manejo de datos personales certificados digitales Criptomoneda Seguridad

Enseñanza: orientación y acciones al ingreso (03/2012 - a la fecha)

El fracaso académico y la necesidad de desarrollar políticas educativas inclusivas son

preocupaciones presentes en la realidad educativa mundial. El acceso de estudiantes a la Educación Superior se ha visto incrementado tanto a nivel mundial como regional. América Latina ha pasado de una elite de unos miles de estudiantes que accedían a la Educación Superior, a una situación de masificación. En este contexto, la matrícula se multiplicó en 50 años por 45, producto de una transformación en la estructura política y social. El Área Científico-Tecnológica es la que ha experimentado mayor tasa de crecimiento; particularmente en la Facultad de Ingeniería de la Universidad de la República la cantidad de estudiantes aumentó de 568 a 9222 entre los años 1960 y 2007. Paralelamente a esta realidad, persiste una baja tasa de titulación (28%) y una importante deserción (50%). En este contexto, la Facultad de Ingeniería viene desarrollando desde hace ya varios años diversas actividades con el objetivo de contribuir a mejorar la situación de los estudiantes que ingresan, habiendo llegado a una nueva etapa donde resulta necesario el estudio del impacto de dichas acciones. En esta nueva etapa la finalidad es optimizar los recursos dispuestos, apuntando a la toma de decisiones estratégicas para sostener la permanencia y mejorar la eficacia de esas actividades. La presente línea plantea investigar el impacto de los Talleres de Orientación al Inicio con relación al avance académico y la permanencia en la Institución de todos los estudiantes ingresantes a la Facultad de Ingeniería en 2013. La investigación establecerá, mediante metodología investigación-acción, un estudio longitudinal y en profundidad de la generación. Investigar una propuesta realizada en una Institución en particular, habilita a entender el proceso que se desarrolla y las variables específicas involucradas, al tiempo que permite analizar qué aspectos pueden llevarse a otros contextos y qué adaptaciones necesita. Los resultados de esta investigación, enmarcada en un paradigma ecológico-naturista, podrían transferirse contextualmente a otros Servicios universitarios e Instituciones educativas.

Mixta

5 horas semanales

Facultad de Ingeniería, UEFI y Decanato , Integrante del equipo

Equipo: VILCHE, V. , COUSILLAS, G. , GUTIERREZ, T. , CHIAVONE, L.

Palabras clave: Orientación ingreso

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Especificación y verificación de transformaciones de modelos (03/2011 - a la fecha)

Desarrollo y análisis de transformaciones de modelos que involucran máquinas de estados.

Aplicada

5 horas semanales

Facultad de Ingeniería, Instituto de Computación , Coordinador o Responsable

Equipo: ZORZÁN, F. , GONZALEZ, A.

Palabras clave: Transformación de Modelos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Especificación y análisis formal de sistemas críticos: plataformas de virtualización y dispositivos móviles (03/2010 - a la fecha)

Formalizaciones relacionadas con sistemas de nombres de dominio, modelos de seguridad para dispositivos móviles y plataformas de virtualización

Fundamental

5 horas semanales

Facultad de Ingeniería, Instituto de Computación , Integrante del equipo

Equipo: CAMPO, J. D. , GUSTAVO BETARTE

Palabras clave: modelos de seguridad

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Testing basado en modelos y pruebas formales (06/2016 - a la fecha)

El objetivo principal de esta línea es investigar mecanismos que permitan validar implementaciones reales de sistemas críticos utilizando modelos formales e implementaciones certificadas de éstos. El uso de oráculos para desarrollar monitores en implementaciones reales y model-based testing son temas de particular interés en esta línea de investigación.

Mixta

2 horas semanales

Facultad de Ingeniería, Instituto de Computación , Coordinador o Responsable

Equipo: CRISTÍA, M. , CAMPO, J. , GUSTAVO BETARTE

Palabras clave: métodos formales Testing

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Enseñanza de la programación y de métodos formales (03/2004 - 06/2016)

Esta línea de investigación tiene dos sublíneas. La primera vinculada a la enseñanza de la programación en cursos de programación en contextos de masividad y la segunda relacionada con experiencias en la enseñanza de métodos formales usando herramientas tales como asistentes de pruebas. Varias publicaciones en congresos y revistas se han generado en torno a estos temas y los resultados han permitido realizar cambios en asignaturas de la carrera de Ingeniero en Computación de la Facultad.

Mixta

3 horas semanales

Facultad de Ingeniería, Instituto de Computación, Coordinador o Responsable

Equipo: ETCHEVERRI, L., VIERA, M., PEDEMONTE, M., GUSTAVO BETARTE

Palabras clave: Enseñanza de la Programación Enseñanza de Métodos Formales

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Especificación y Verificación de Sistemas Reactivos y de Tiempo Real (03/2000 - 12/2010)

Esta línea de investigación abarca la especificación y el análisis formal de sistemas reactivos y de tiempo real complejos usando fundamentalmente asistentes de pruebas basados en teorías de tipos, como Coq, y model checkers, como Kronos. Numerosas publicaciones regionales e internacionales se generaron en esta línea, al igual que algunos proyectos nacionales e internacionales en esta temática. También se realizó formación de recursos humanos a nivel de grado y posgrado, tanto en Argentina como en Uruguay. Asimismo, se diseñó un curso de posgrado especializado que viene dictándose en Uruguay y Argentina en diferentes modalidades. En relación a esta línea de investigación, se establecieron vínculos con grupos de investigación de la región y también de Francia.

Fundamental

4 horas semanales

Facultad de Ingeniería, Instituto de Computación, Coordinador o Responsable

Equipo: BETARTE, G.

Palabras clave: Sistemas Reactivos y de Tiempo Real Teoría de Tipos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software (01/1996 - 12/1998)

10 horas semanales

Universidad Nacional de Río Cuarto, Argentina, Facultad de Ciencias Exactas, Integrante del equipo

Equipo: BAUM, G.

Palabras clave: Especificaciones Algebraicas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

PROYECTOS DE INVESTIGACIÓN Y DESARROLLO

Fondo Fomento de la Ingenierías (07/2018 - a la fecha)

Proyecto conjunto con las Facultades de Ingeniería de las distintas Universidades del país para potenciar las formaciones y los egresos de las ingenierías.

5 horas semanales

Facultad de Ingeniería, Decanato

Otra

Coordinador o Responsable

En Marcha

Financiación:

Agencia Nacional de Investigación e Innovación, Uruguay, Apoyo financiero

Equipo: Carlos Daniel LUNA GARCIA, Simon (Responsable)

Herramientas conceptuales y tecnológicas para ciberseguridad adaptativa y certificada (12/2022 - a la fecha)

El objetivo principal de este proyecto de investigación se puede dividir en tres líneas complementarias: 1. La concepción y desarrollo de mecanismos automatizados de identificación, análisis y prevención de ataques informáticos a aplicaciones web y sistemas informáticos basados en técnicas de aprendizaje automático y profundo, de seguridad guiada por modelos y de minería de procesos. 2. Desarrollo de metodologías y herramientas que permitan montar un Cyber Range que sea una plataforma de avanzada para la formación, entrenamiento, experimentación e investigación en torno a los múltiples aspectos de la ciberseguridad. 3. Desarrollar, adaptar y especializar métodos, técnicas y herramientas para la verificación de contratos inteligentes, protocolos y plataformas de cómputo basadas en criptomonedas. Desarrollar y analizar un sistema, utilizando blockchain, que brinde servicios para manejar, almacenar y validar certificados académicos digitales, que respete las regulaciones nacionales sobre el manejo de datos personales. Formar recursos humanos que dominen las tecnologías asociadas a blockchain y criptomonedas.

10 horas semanales

Facultad de Ingeniería, UDELAR, Instituto de Computación

Investigación

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Pregrado:4

Maestría/Magister:3

Maestría/Magister prof:3

Doctorado:1

Financiación:

Comisión Sectorial de Investigación Científica, Uruguay, Apoyo financiero

Equipo: LUNA, C., G. BETARTE (Responsable), JUAN DIEGO CAMPO (Responsable), Ing.

Fernanda Molina, A. SILVEIRA, ALVARO PARDO, M. Cristiá, R. Martinez, A. Blanco, M. E. Corti,

M. F. Molina

Palabras clave: Seguridad Informática ciberseguridad adaptativa y certificada Métodos formales

Automatización de derivación de conocimiento para el aseguramiento de sistemas informáticos (03/2018 - a la fecha)

La actividad de investigación de este proyecto se focaliza en la búsqueda de soluciones que incorporen la adaptación de técnicas de aprendizaje automático, minería de datos y seguridad guiada por modelos para la especificación de mecanismos y construcción de herramientas cuya utilización permita incrementar el nivel de aseguramiento de aplicaciones web.

5 horas semanales

Facultad de Ingeniería, UdelAR, Facultad de Ingeniería, UdelAR

Investigación

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Pregrado:4

Maestría/Magister:3

Maestría/Magister prof:1

Financiación:

Agencia Nacional de Investigación e Innovación, Uruguay, Apoyo financiero

Equipo: Gustavo BETARTE GUIDI (Responsable), Pardo, A., Juan Diego CAMPO BARBÉ, Daniel

CALEGARI GARCÍA, Marcelo RODRÍGUEZ DA SILVA, Felipe ZIPITRÍA DEAMBROSIO

Palabras clave: Aprendizaje automático y minería de datos Seguridad basada en modelos

Ciberinteligencia

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

La orientación y sus impactos en el desempeño de estudiantes de la Facultad de Ingeniería (06/2020 - a la fecha)

El fracaso académico y la necesidad de desarrollar políticas educativas inclusivas son preocupaciones presentes en la realidad educativa mundial. El acceso de estudiantes a la Educación Superior se ha incrementado significativamente a nivel regional. En Uruguay, el área científico-tecnológica es una de las que ha experimentado mayor tasa de crecimiento; particularmente en la Facultad de Ingeniería (FIng) la Universidad de la República la cantidad de estudiantes activos aumentó de 568 a 7569 entre los años 1960 y 2012. Paralelamente a esta realidad, persiste una

baja tasa de titulación (28%) y una importante desvinculación (50%). En la FIng los problemas que aparejan la masificación y el bajo nivel académico preuniversitario diagnosticado son algunas causantes del alto nivel de reprobación en cursos iniciales. La organización y planificación del estudio es una de las variables que se detecta con mayor incidencia en el resultado académico de los cursos del primer año. En este contexto, la FIng desarrolla diversas actividades con el objetivo de contribuir a mejorar la situación de los nuevos estudiantes; en particular y vinculado con este proyecto se destaca la creación en 2013 del Espacio de Orientación y Consulta para estudiantes (EOC). Este proyecto propone analizar el impacto del EOC con relación a la permanencia y al avance académico en la FIng de los estudiantes que participan en alguna de sus dos líneas principales de trabajo: los talleres de orientación al inicio y las entrevistas individuales de orientación y seguimiento en el período 2015-2020. La metodología se inscribe en una modalidad descriptiva-explicativa que integra abordajes cuantitativo y cualitativo. Para la recolección de datos se utilizan como instrumentos el cuestionario, la entrevista y el grupo de discusión; como complemento se emplea información proveniente de la base de datos de bedelía. Se busca determinar si existen diferencias significativas en la permanencia en la FIng y en el avance académico para los estudiantes que participan en las actividades de orientación en comparación con una población equivalente de estudiantes que no participa de las mismas en el período considerado. La existencia o no de diferencias significativas entre ambas poblaciones estudiantiles se tomará como uno de los indicadores del impacto de las acciones del EOC. Las preguntas que se buscan responder sobre las acciones de orientación del EOC corresponden a si las mismas contribuyen a: la permanencia y al avance académico de los estudiantes; mejorar la experiencia de planificación y organización del estudio en los primeros cursos de la carrera; la toma de decisiones que favorezcan la continuidad de los estudios y el logro de los objetivos académicos; la generación de lazos de pertenencia con la FIng que favorezcan su permanencia. El equipo de investigación es multidisciplinario y está conformado por integrantes del EOC, de la Unidad de Enseñanza de la FIng, de la Facultad de Psicología y de la Simon Fraser University de Canadá. Se espera que esta investigación aporte evidencia científica acerca del impacto que pueden tener las actividades de orientación estudiantil en los primeros años de los estudios universitarios.

10 horas semanales

Facultad de Ingeniería , Instituto de Computación, Decanato
Investigación

Coordinador o Responsable

En Marcha

Alumnos encargados en el proyecto:

Pregrado:1

Maestría/Magister:1

Doctorado:2

Financiación:

Comisión Sectorial de Investigación Científica, Uruguay, Apoyo financiero

Equipo: Carlos Daniel LUNA GARCIA , Carozzi, A. , GARCIA, Pablo BABINO PACHECO , Otegui, X. , Anabel Fleitas , Alessandrini, A. , Luciana CHIAVONE TURINO

Palabras clave: Problemas al ingreso Orientación estudiantil Rendimiento académico Avance y desvinculación Ingeniería.

Generación de Casos de Prueba y Reparación automática en Sistemas de Tiempo Real y Seguridad en Android (01/2020 - 12/2022)

Se propone investigar la generación de casos de prueba bajo la estrategia de mutación de modelos y de propiedades de sistemas. Además, se complementará con la definición de mecanismos de reparación automática de software. El desarrollo de técnicas de reparación de programas ha cobrado gran importancia en la última década. Por otro lado, los dispositivos móviles con plataforma Android siguen en constante evolución, una falla en el sistema de seguridad permite filtrar información confidencial de los usuarios. Los modelos de seguridad deben ser verificados y testeados a fin de eliminar vulnerabilidades. Se propone investigar técnicas de seguridad para aplicar a las versiones recientes de dicha plataforma.

4 horas semanales

Universidad Nacional de Río Cuarto, Argentina , Departamento de Ciencias de la Computación
Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:2

Doctorado:2

Financiación:

Facultad de Universidad Nacional de Río Cuarto, Facultad de Ciencias Exacta, Argentina, Apoyo financiero

Equipo: LUNA, C., Gonzalez, G. A., UVA, M

Palabras clave: Casos de Test Logica Temporal Reparación de software Seguridad Sistemas de tiempo real

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Mecanismos autónomos de seguridad certificados para sistemas computacionales móviles (03/2015 - 03/2018)

El desarrollo masivo de tecnologías móviles ha cambiado radicalmente la manera en la que los usuarios acceden y utilizan los recursos informáticos disponibles hoy en día. Esta evolución ha generado un aumento considerable en la complejidad de la gestión de estas tecnologías, tanto desde el punto de vista de la infraestructura como de los dispositivos individuales. En este contexto, mecanismos de seguridad capaces de proteger la información y las actividades desarrolladas por el usuario final, así como las de las organizaciones con las que los mismos se interconectan, son fundamentales. Sin embargo, los temas de seguridad han sido usualmente relegados detrás de avances de carácter operacional y funcional. El objetivo principal de este proyecto es investigar y proponer un enfoque integral que permita abordar el problema de gestión de vulnerabilidades de seguridad en plataformas de dispositivos móviles, de manera rigurosa y sistemática, mediante el diseño de mecanismos autónomos certificados capaces de acompañar tecnologías móviles en rápida expansión. Dado su extendido uso como sistema operativo de teléfonos inteligentes (smartphones), en este proyecto se considerará la plataforma Android como dominio objetivo de experimentación y validación de los mecanismos y metodologías que se pretende abordar y desarrollar en este proyecto.

10 horas semanales

Facultad de Ingeniería, UdelaR, Facultad de Ingeniería, UdelaR

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:5

Doctorado:1

Financiación:

Agencia Nacional de Investigación e Innovación, Uruguay, Apoyo financiero

Equipo: Gustavo BETARTE GUIDI (Responsable), Juan Diego CAMPO BARBÉ

Palabras clave: Mecanismos autónomos Certificación formal Seguridad

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Seguridad Informática y Métodos Formales

VirtualCert: Hacia una Plataforma Certificada de Virtualización - Fase II (03/2013 - 03/2015)

Este proyecto aborda el estudio del comportamiento de plataformas de computación virtuales. Concretamente, se focaliza en la especificación y verificación formal de determinadas propiedades de seguridad, que es deseable sean garantizadas por plataformas de virtualización sobre las que son ejecutadas variedades de máquinas virtuales que ofician de hosts a sistemas operativos, sean estos confiables o no. En particular, interesa modelar formalmente la interacción de diferentes sistemas operativos ejecutando sobre una misma plataforma virtualizada y establecer cuáles son los mecanismos que garantizan determinadas propiedades de no interferencia, particularmente en relación a los datos manejados por los sistemas que ejecutan concurrentemente sobre esa plataforma.

10 horas semanales

Facultad de Ingeniería, UDELAR, Instituto de Computación

Investigación

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Pregrado:1

Maestría/Magister:1

Doctorado:2

Financiación:

Comisión Sectorial de Investigación Científica, Uruguay, Apoyo financiero

Equipo: GUSTAVO BETARTE (Responsable), BARTHE, G., CAMPO, J. D.

Palabras clave: métodos formales Virtualización Seguridad

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

LATIn Project (10/2013 - 10/2014)

Creation of open college textbooks in different areas of knowledge for students at Higher Education Institutions (HEIs) in Latin America.

3 horas semanales

Facultad de Ingeniería , Udelar

Otra

Integrante del Equipo

En Marcha

Financiación:

Unión Europea , Uruguay, Apoyo financiero

Equipo: SIERRA, L. , ZANARINI, D. , KANTOR, R. (Responsable)

Palabras clave: Open textbook

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Modalidades alternativas al ingreso a Facultad de Ingeniería en diversos cursos (08/2011 - 08/2013)

3 horas semanales

Facultad de Ingeniería , Instituto de Computación

Otra

Integrante del Equipo

En Marcha

Equipo: CANCELA, H. (Responsable) , MIGUEA, M.

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

VirtualCert: Hacia una plataforma de virtualización certificada (01/2011 - 06/2012)

In this project we shall focus on the security of computer virtualization platforms. In particular, the main objective is to develop a formal idealized model of one such platform, establish non-interference security properties that should be guaranteed by the modeled control access mechanisms and to construct mathematical proofs, verified with the help of a proof assistant, that those properties are satisfied.

10 horas semanales

Facultad de Ingeniería , Instituto de Computación

Investigación

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Pregrado:2

Maestría/Magister:1

Equipo: GUSTAVO BETARTE (Responsable) , BARTHE, G. , CAMPO, J. D.

Palabras clave: Especificaciones Formales Virtualización

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

FMCrypto: Formal Methods for Cryptographically Secure Distributed Computations (03/2009 - 03/2011)

Proyecto STIC-AMSUD: 09STIC05. Internationa Coordinator: Tamara Resk (INRIA Sophia Antipolis - France). National Coordinators: Alejandro Hevia (Universidad de Chile - Chile); Alfredo Viola (Universidad de la República - Uruguay) PROJECT GOALS The overall goal of this project is to investigate complexity-based cryptography from two different angles. First we intend to apply formal methods to security complexity-based cryptographic definitions to give raise to practical and robust notions of security as well as corresponding verification techniques. In particular, we focus on defining anonymous communication against strong adversarial behavior (active attacks by standard computationally bounded adversaries), and cryptographic-based compilation of decentralized access control policies. Secondly, we intend to explore more efficient secure cryptographic primitives implementations. In particular, we intend to achieve fast, and side-

channel-attack resistant implementations of traditional primitives, such as those related to asymmetric methods based on factorization and discrete logarithm, but also the more recent pairing-based primitives and those primitives arising from the study of the so-called post-quantum cryptographic schemes, based on coding and lattice theory. Such faster implementations often arise from deeper studies of the underlying theory thus requiring formal proof of their correctness and security.

4 horas semanales

Facultad de Ingeniería , Instituto de Computación

Investigación

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Pregrado:5

Maestría/Magister:3

Doctorado:2

Equipo: VIOLA, A. (Responsable) , HEVIA, A. (Responsable) , RESK, T. (Responsable)

Palabras clave: Seguridad Informática Control Access Models Distributed Security

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

CYTED REVVIS: REUNIÃO DE ESPECIALISTAS EM VERIFICAÇÃO E VALIDAÇÃO DE SOFTWARE.

(01/2007 - 12/2010)

2 horas semanales

Facultad de Ingeniería , Instituto de Computación

Investigación

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Doctorado:2

Financiación:

Institución del exterior, Cooperación

Equipo: GUSTAVO BETARTE (Responsable)

Palabras clave: Seguridad Informática

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Métodos Formales

MAUDE: Modelos y Lenguajes de Autorización Descentralizada (03/2009 - 08/2010)

El desarrollo de ambientes de gran escala que permitan computación distribuida de servicios con control de acceso centralizado ha evidenciado la necesidad de contar con controles de alto nivel de precisión definidos sobre determinadas relaciones de confianza, haciendo uso de delegación de permisos de acceso a la información. Actualmente existen soluciones a estos problemas que no son totalmente satisfactorias, debido a la falta de precisión en la definición y aplicación de los controles, como a la altísima dependencia que tienen esas aplicaciones de una administración centralizada de los mismos. Adicionalmente, es común encontrarse con que en la gestión de los modelos de confianza, la delegación de permisos y la autorización son implementados por mecanismos con semánticas dispares. Sistemas distribuidos, como Web Services y sistemas de computación distribuida compartida, se orientan a proveer servicios globales y en forma uniforme. Sin embargo, estos sistemas están compuestos de dispositivos autónomos que varían considerablemente en sus plataformas y recursos. Esto dificulta entender qué significa seguridad efectiva en complejos sistemas distribuidos y cómo se gestionan los mecanismos que supuestamente la implementan. El objetivo principal de este proyecto es investigar lenguajes que permitan expresar políticas descentralizadas de control de acceso (autorización a recursos sensibles), incluyendo diseño y semántica de los mismos, así como definición de algoritmos y técnicas de análisis para éstos. La investigación estará guiada por las siguientes características que consideramos debería satisfacer un lenguaje de autorización: sintaxis clara y legible; semántica precisa y concisa; mecanismos de decisión eficientes y eficaces; y escalabilidad y flexibilidad.

5 horas semanales

Facultad de Ingeniería , Instituto de Computación

Investigación

Coordinador o Responsable

Concluido

Alumnos encargados en el proyecto:

Pregrado:3

Equipo: GUSTAVO BETARTE (Responsable)

Palabras clave: Especificaciones Formales Modelos y lenguajes de control de acceso Sistemas de computación distribuida

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

LOW COST COMPUTER BASED SYSTEM FOR QUALITY EVALUATION AND PRESERVATION OF GRAINS STORED IN POLYMER BAGS (06/2009 - 06/2010)

Proyecto LACCIR de MICROSOFT. LACCIR RFP00208 Research Funding Initiative. Tangible assets: The most important tangible assets produced by the project will be the following ones: – The design of humidity sensors and aeration devices specially customized to silobags; – A software control system for monitoring and adapting the state of the silobags; – Mathematical models of the behavior of the humidity levels into the silobags; – A software framework based on MDD for developing similar kind of systems in other areas of agro-tech

4 horas semanales

Facultad de Ingeniería , Instituto de Computación

Investigación

Coordinador o Responsable

En Marcha

Alumnos encargados en el proyecto:

Pregrado:4

Maestría/Magister:2

Doctorado:2

Financiación:

Institución del exterior, Cooperación

Equipo: BAUM, G. , SZASZ, N. , PONS, C. (Responsable) , CALEGARI, D. , PONS, J.

Palabras clave: MDE Control systems silobags

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

ReSeCo: Reliability and Security of Distributed Software Components (01/2006 - 03/2009)

The objective of the project ReSeCo (Reliability and Security of Distributed Software Components) is to investigate reliability and security in a computational model in which both the platform and applications are dynamic, so that incoming software, built from off-the-shelf components, may be destined to form part of the platform or to execute as a standard application. The concrete goals of the project include the development of mechanisms that help software developers build reliable software from off-the-shelf components, and of security infrastructures that guarantee end-users that the software they use is safe and secure.

4 horas semanales

Facultad de Ingeniería , Instituto de Computación

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:4

Maestría/Magister:1

Doctorado:2

Financiación:

Institución del exterior, Cooperación

Equipo: GUSTAVO BETARTE (Responsable) , BARTHE, G. (Responsable)

Palabras clave: Seguridad Informática Control Access Models

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

STEVE: Seguridad a Través de Evidencia Verificable (05/2007 - 11/2008)

The objective of the project is to investigate reliability and security in a computational model in which both the platform and applications are dynamic, so that incoming software, built from off-the-shelf components, may be destined to form part of the platform or to execute as a standard application. The concrete goals of the project include the development of mechanisms that help software developers build reliable software from off-the-shelf components, and of security infrastructures that guarantee end-users that the software they use is safe and secure.

10 horas semanales

Facultad de Ingeniería , Instituto de Computación

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:5

Maestría/Magister:2

Doctorado:1

Equipo: BETARTE, G. (Responsable)

Palabras clave: Seguridad Informática Coq Control Access Models

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Verificación de Sistemas Críticos: de la Especificación al Código (03/2006 - 07/2008)

This project aims to strengthen a relevant subject in software development: the use of formal methods during the lifetime of critical software. We hope to conform a stable group of young researchers in this topic through the study of a specific problem. This particular problem is the incorporation of time in embedded systems programming. Embedded systems are programs that, partially or totally, control the functionality of autonomous electronic devices. Some examples of these electronic devices are smart cards, mobile phones, and pacemakers. The electronic device carries a program that cannot be modified after release. Thus, the program must be completely free of errors. Nowadays, embedded systems are widely spread. We face a new culture where computer systems are everywhere. The present literature talks suggestively about pervasive computing. The control systems try to preserve safe behaviors when the environment changes. The time is a changing element of the environment. Our proposal focus in the study of control systems from the perspective of the time. It aims to find a guide for the construction of correct programs from specifications with temporal restrictions, where the processor for the application is taken into account.

15 horas semanales

Facultad de Ingeniería , Instituto de Computación

Investigación

Coordinador o Responsable

Concluido

Alumnos encargados en el proyecto:

Pregrado:4

Maestría/Magister:1

Doctorado:1

Equipo: SIERRA, L.

Palabras clave: Sistemas Reactivos y de Tiempo Real

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Verificación y desarrollo de sistemas en un contexto relacional (03/2001 - 12/2004)

Proyecto de la UNRC (Arg) realizado con la participación de Carlos Luna desde el Instituto de Computación de la Fac. de Ingeniería, Udelar.

10 horas semanales

Universidad Nacional de Río IV, Argentina , Facultad de Ingeniería e Instituto de Computación FI (UDELAR)

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:2
Doctorado:1
Financiación:
Institución del exterior, Apoyo financiero
Equipo: BAUM, G. (Responsable)
Palabras clave: Especificaciones Algebraicas
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Verificación de Sistemas Reactivos y de Tiempo Real en Teoría de Tipos. (01/2001 - 12/2002)

15 horas semanales
Facultad de Ingeniería , Instituto de Computación
Investigación
Coordinador o Responsable
Concluido
Alumnos encargados en el proyecto:
Maestría/Magister:1
Financiación:
Comisión Sectorial de Investigación Científica, Uruguay, Apoyo financiero
Equipo:
Palabras clave: Sistemas Reactivos y de Tiempo Real Teoría de Tipos
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Integración de Teoría de Tipos y Verificación de Modelos para la Certificación Formal de Sistemas Reactivos (03/2000 - 03/2002)

Este proyecto se vincula con otros en la temática de especificación formal y verificación de sistemas críticos. En particular, en el uso y combinación de asistentes de pruebas, como Coq, y model checkers, como Kronos, para el análisis de sistemas reactivos y de tiempo real. Proyecto vinculados: (1) Verificación de Sistemas Reactivos y de Tiempo Real en Teoría de Tipos, CSIC, 2001-2002. Carlos Luna fue el responsable de dicho proyecto. (2) "Integración de dos enfoques para la verificación formal de sistemas reactivos: Teoría de Tipos y Verificación de Modelos" que vincula al proyecto Coq del INRIA Rocquencourt (Francia) y al grupo de Métodos Formales del Instituto de Computación de la Universidad de la República (Uruguay). Octubre de 1998 - Febrero de 2000.

5 horas semanales
Facultad de Ingeniería , Instituto de Computación
Investigación
Integrante del Equipo
Concluido
Alumnos encargados en el proyecto:
Maestría/Magister:1
Financiación:
Comisión Sectorial de Investigación Científica, Uruguay, Cooperación
Equipo: GUSTAVO BETARTE (Responsable) , CORNES, C. (Responsable)
Palabras clave: Sistemas de tiempo real Teoría de Tipos, Coq Sistemas reactivos
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Integración de dos enfoques para la verificación formal de sistemas reactivos: Teoría de Tipos y Verificación de Modelos (10/1998 - 12/2000)

10 horas semanales
Facultad de Ingeniería , Instituto de Computación
Investigación
Integrante del Equipo
Concluido
Alumnos encargados en el proyecto:
Pregrado:2
Maestría/Magister:1
Financiación:

Comisión Sectorial de Investigación Científica, Uruguay, Apoyo financiero
Equipo: GUSTAVO BETARTE (Responsable) , CORNES, C. (Responsable)

Palabras clave: Sistemas Reactivos y de Tiempo Real Teoría de Tipos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Aplicabilidad del Método Relacional a la Verificación de Sistemas de Software (10/1997 - 03/2000)

Proyecto de la UNRC (Arg) realizado con la participación de Carlos Luna desde el Instituto de Computación de la Fac. de Ingeniería, Udelar.

10 horas semanales

UNRC, Argentina , Facultad de Ingeniería e Instituto de Computación FI (UDELAR)

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Pregrado:3

Maestría/Magister:2

Financiación:

Institución del exterior, Apoyo financiero

Equipo: BAUM, G. (Responsable)

Palabras clave: Especificaciones Algebraicas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

DIRECCIÓN Y ADMINISTRACIÓN

Integración de tribunales de evaluación para provisión de cargos docentes (grados I) (01/2000 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

1 hora semanal

Integración de tribunales de evaluación de proyectos de grado (01/1999 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

1 hora semanal

Formación de recursos humanos, grados 1 y 2 en las asignaturas en las cuales he tenido responsabilidad (01/1999 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

4 horas semanales

DOCENCIA

Ingeniería en Computación (03/1999 - a la fecha)

Grado

Responsable

Asignaturas:

Construcción Formal de Programas en Teoría de Tipos, 10 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería en Computación (01/2002 - a la fecha)

Grado

Responsable

Asignaturas:

Programación 2, 10 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Doctorado en Informática (UDELAR-PEDECIBA) (08/1999 - a la fecha)

Doctorado

Responsable

Asignaturas:

Taller de Producción de Programas sin Fallas, 10 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería en Computación (08/2016 - a la fecha)

Grado

Responsable

Asignaturas:

Iniciación a la Producción Audiovisual y Multimedia, 4 horas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Producción Audiovisual y Multimedia

Ingeniería en Computación (08/2016 - a la fecha)

Grado

Responsable

Asignaturas:

Una Plataforma Semántica Colaborativa para la Explotación de Videos como Herramienta de Aprendizaje, 2 horas, Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Producción Audiovisual y Multimedia

Tecnólogo en Informática (09/2010 - 12/2010)

Especialización

Responsable

Asignaturas:

Estructuras de Datos y Algoritmos, 5 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

Tecnólogo en Informática (05/2010 - 08/2010)

Especialización

Responsable

Asignaturas:

Matemática Discreta y Lógica, 5 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

Ingeniería en Computación (08/1999 - 08/2002)

Grado

Asignaturas:

Programación 3, 12 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería en Computación (03/1999 - 03/2002)

Grado

Asignaturas:

Lógica, 10 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

EXTENSIÓN

Desarrollo de actividades de cooperación con la UNR Argentina en temas de formación de recursos humanos, dirección de proyectos, dictado de cursos (01/2005 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

3 horas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Desarrollo de actividades de cooperación con la UNRC Argentina en temas de formación de recursos humanos, dirección de proyectos, dictado de cursos (01/1998 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

3 horas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Referente Académico en la carrera Tecnólogo en Informática en Montevideo y el Interior (06/2007 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

3 horas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Desarrollo de cursos para formación de docentes del Tecnólogo en Informática de Paysandú (05/2010 - 12/2010)

Facultad de Ingeniería, Instituto de Computación

5 horas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

Integrante de la comisión sobre carreras terciarias no universitarias (Tecnólogo en Informática) (03/2005 - 11/2006)

Facultad de Ingeniería, Instituto de Computación

3 horas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

desarrollo de curso en la escuela Río 2004: Aplicaciones computacionales de la demostración asistida de teoremas usando Coq (02/2004 - 02/2004)

Facultad de Ciencias Exactas, UNRC, Argentina, Departamento de Ciencias de la Computación

15 horas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Inspector del Ministerio de trabajo del Uruguay - convenio (DINAE-JUNAE) (06/1999 - 06/2000)

Facultad de Ingeniería, Instituto de Computación

3 horas

CAPACITACIÓN/ENTRENAMIENTOS DICTADOS

Polo Tecnológico de Paysandú, Tecnólogo en Informática (10/2010 - 10/2011)

Formación de docentes del Tecnólogo en Informática en Programación inicial y Estructuras de Datos y Algoritmos

5 horas semanales

Formación de docentes del Tecnólogo en Informática en Programación inicial y Estructuras de Datos y Algoritmos

5 horas semanales

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Programación

PASANTÍAS

(10/2010 - 10/2010)

UPM Madrid (España), IMDEA Software (España)

40 horas semanales

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

OTRA ACTIVIDAD TÉCNICO-CIENTÍFICA RELEVANTE

Becario del PEDECIBA Informática (03/1998 - 03/2000)

Facultad de Ingeniería, Instituto de Computación

15 horas semanales

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

GESTIÓN ACADÉMICA

Integrante de la Comisión de Carrera Nacional del Tecnólogo en Informática (12/2017 - a la fecha)

Facultad de Ingeniería, INCO

Participación en consejos y comisiones 2 horas semanales

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Computación

Integrante proponente de la carrera Analista Técnico en Ciberseguridad en convenio con AGESIC (07/2022 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

Gestión de la Enseñanza 5 horas semanales

Evaluador de la Titulación de Ingeniería Informática. Integrante del Banco Internacional de Pares Evaluadores (BIPE) - ARCUSUR (01/2022 - a la fecha)

Otros 3 horas semanales

Participación en proyecto conjunto entre FING-UDELAR, CSIC-UDELAR y Rectorado-UDELAR sobre la seguridad de evaluaciones en línea Seguridad de evaluaciones en línea (12/2021 - a la fecha)

Gestión de la Enseñanza 1 horas semanales

Integrante titular del Consejo Académico del Instituto (06/2010 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

Participación en consejos y comisiones

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Integrante del grupo de investigación de Seguridad Informática del InCo (01/2006 - a la fecha)

Facultad de Ingeniería, Instituto de Computación

Gestión de la Investigación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Asistente Académico de Decanato, Facultad de Ingeniería, UDELAR (11/2010 - a la fecha)

Facultad de Ingeniería, Facultad de Ingeniería
Participación en consejos y comisiones

participante de la Comisión de Políticas de Enseñanza (11/2010 - a la fecha)

Facultad de Ingeniería, Comisión de Políticas de Enseñanza
Participación en cogobierno

Delegado Titular del Área Tecnología y Ciencias de la Naturaleza ante la Comisión Sectorial de Enseñanza (03/2012 - a la fecha)

Comisión Sectorial de Enseñanza, UDELAR, Facultad de Ingeniería
Participación en consejos y comisiones

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Delegado en la comisión mixta UTU-UTEC-UDELAR para el Tecnólogo en Informática (12/2015 - 03/2018)

Universidad de la República, Facultad de Ingeniería
Participación en consejos y comisiones

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Gestión de Enseñanza

Delegado docente titular en la Comisión de Instituto del Instituto de Computación (10/2014 - 10/2016)

Facultad de Ingeniería, Instituto de Computación
Participación en cogobierno

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática

Responsable de la materia Programación, que engloba a las asignaturas centrales de programación de la carrera de Ingeniero en Computación (08/2008 - 03/2016)

Facultad de Ingeniería, Instituto de Computación
Gestión de la Enseñanza

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Integrante del equipo docente de gestión de la enseñanza en el Instituto (03/2009 - 03/2016)

Facultad de Ingeniería, Instituto de Computación
Gestión de la Enseñanza

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Gestión de la Enseñanza

Delegado docente titular en la Comisión de Instituto del Instituto de Computación (09/2008 - 08/2010)

Facultad de Ingeniería, Instituto de Computación
Participación en cogobierno

Delegado titular por el orden docente en la Comisión de Instituto (08/2008 - 07/2010)

Facultad de Ingeniería, Instituto de Computación
Participación en cogobierno

Integrante del Claustro de la Facultad (03/2007 - 03/2009)

Facultad de Ingeniería, Instituto de Computación
Participación en cogobierno

Delegado por el orden docente en la Comisión de Instituto (03/2005 - 08/2008)

Facultad de Ingeniería, Instituto de Computación
Participación en cogobierno

Presidente del tribunal para provisión de cargos docentes del Profesorado de Informática del INET.

Asignatura: Lógica. (03/2008 - 05/2008)

Facultad de Ingeniería, Instituto de Computación
Participación en consejos y comisiones

Presidente del tribunal para provisión de cargos docentes del Profesorado de Informática del INET.

Asignatura: Organización del Computador (03/2008 - 05/2008)

Facultad de Ingeniería, Instituto de Computación
Participación en consejos y comisiones

Presidente del tribunal para provisión de cargos docentes del Profesorado de Informática del INET.

Asignatura: Programación 1 (03/2008 - 05/2008)

Facultad de Ingeniería, Instituto de Computación
Participación en consejos y comisiones

Presidente del tribunal para provisión de cargos docentes del Profesorado de Informática del INET.

Asignatura: Didáctica Específica. (03/2008 - 05/2008)

Facultad de Ingeniería, Instituto de Computación
Participación en consejos y comisiones

Integrante de la comisión para la creación del Tecnólogo en Informática en Montevideo y Maldonado (01/2005 - 12/2006)

Facultad de Ingeniería, Instituto de Computación
Participación en consejos y comisiones

Integrante de la comisión de diagnóstico al ingreso en la Facultad de Ingeniería (01/2004 - 12/2005)

Facultad de Ingeniería, Instituto de Computación
Participación en consejos y comisiones
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Integrante del grupo informática para la salud (01/2000 - 12/2002)

Facultad de Ingeniería, Instituto de Computación
Participación en consejos y comisiones

SECTOR EXTRANJERO/INTERNACIONAL/OTROS - ARGENTINA

Universidad de Rosario

VÍNCULOS CON LA INSTITUCIÓN

Profesor visitante (08/2015 - a la fecha)

Profesor 3 horas semanales

Profesor visitante (01/2005 - 03/2014)

Profesor Adjunto 3 horas semanales
Dictado de Cursos, Formación de Recursos Humanos, Tareas de Investigación, Dirección de Proyectos

ACTIVIDADES

LÍNEAS DE INVESTIGACIÓN

Métodos Formales y Seguridad (01/2005 - a la fecha)

Dirección de Proyectos de Grado en temas relacionados con el uso de métodos formales para la especificación y verificación de sistemas críticos, en particular: sistemas de tiempo real, sistemas

embebidos y de seguridad.

3 horas semanales

Facultad de Ingeniería, Departamento de Computación , Coordinador o Responsable

Equipo:

Palabras clave: Seguridad Informática Sistemas Reactivos y de Tiempo Real

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

PROYECTOS DE INVESTIGACIÓN Y DESARROLLO

Especificación Formal y Verificación de Sistemas Críticos (01/2009 - 01/2011)

Este proyecto aspira a fortalecer un área de trabajo importante para el desarrollo de la informática nacional y de la región: el empleo de métodos formales en el ciclo de vida de software crítico. Se espera conformar un grupo estable de jóvenes investigadores en el área a través del estudio de un problema específico. Este problema particular es la introducción de la magnitud tiempo en la programación de sistemas embarcados, aunque nos interesa también el análisis formal de diferentes aspectos involucrados en esta clase de sistemas, tales como la corrección y la seguridad, en distintos niveles. Los sistemas embarcados son programas que realizan total o parcialmente funciones de control sobre componentes electrónicos autónomos. Ejemplos de estos componentes electrónicos son tarjetas inteligentes, teléfonos celulares, marcapasos, marcas de origen. El componente electrónico lleva consigo el programa que ya no se podrá modificar. Por lo tanto, es esencial que el programa esté completamente libre de errores. Los sistemas embarcados están ampliamente difundidos hoy día. Nos encontramos ante una nueva cultura en la que los sistemas computacionales son omnipresentes. En forma aún más sugestiva, la literatura actual habla de computación penetrante (pervasive computing). Los sistemas de control intentan preservar la seguridad de determinados comportamientos ante cambios del entorno. El transcurrir del tiempo es uno más de dichos cambios. Esta propuesta se centra en el estudio de los sistemas de control desde la perspectiva del tiempo, en particular, y desde la óptica de la corrección y la seguridad de las aplicaciones, en general. Se aspira a encontrar una guía para la construcción de programas correctos a partir de especificaciones que emplean, en particular, restricciones temporales, tomando en cuenta el procesador concreto en que será embarcada la aplicación.

5 horas semanales

FCEIA UNR Argentina , FCEIA, Departamento de Ciencias de la Computación

Investigación

Coordinador o Responsable

En Marcha

Alumnos encargados en el proyecto:

Pregrado:3

Especialización:1

Maestría/Magister:1

Doctorado:3

Financiación:

Institución del exterior, Cooperación

Equipo: SIERRA, L. , CRESPO, J. , ROUSHANI, R. , PARDO, A. , ROSA, C. , ZANARINI, D. , MANZINO, C. , DELBIANCO, G. , SORIANO, D.

Palabras clave: Teoría de Tipos métodos formales sistemas críticos especificación formal y verificación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

DOCENCIA

Licenciatura en Ciencias de la Computación (03/2005 - a la fecha)

Grado

Responsable

Asignaturas:

Construcción Formal de Programas en Teoría de Tipos, 7 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

CAPACITACIÓN/ENTRENAMIENTOS DICTADOS

Facultad de Ciencias Exactas, Departamento de Ciencias de la Computación (01/2005 - 03/2014)

Formación de recursos humanos en las asignaturas en las cuales he tenido responsabilidad
1 horas semanales

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

GESTIÓN ACADÉMICA

Dirección de proyectos de fin de carrera (01/2005 - a la fecha)

Facultad de Ciencias Exactas, Departamento de Computación

Gestión de la Investigación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Dirección de la línea de investigación: métodos formales y seguridad (03/2005 - a la fecha)

Facultad de Ciencias Exactas, Departamento de Ciencias de la Computación

Gestión de la Investigación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

SECTOR EDUCACIÓN SUPERIOR/PRIVADO - UNIVERSIDAD ORT URUGUAY - URUGUAY

Facultad de Ingeniería

VÍNCULOS CON LA INSTITUCIÓN

Funcionario/Empleado (09/2013 - a la fecha)

Docente 5 horas semanales

Funcionario/Empleado (01/2000 - 09/2013)

Catedrático Asociado 25 horas semanales

Catedrático Asociado de Teoría de la Computación, vinculado al área de Estructuras de Datos y Algoritmos.

ACTIVIDADES

LÍNEAS DE INVESTIGACIÓN

Extensiones de modelos UML para el diseño del comportamiento de sistemas de tiempo real y líneas de producción (01/2006 - 03/2011)

El desarrollo de software guiado por modelos (Model-Driven Development, MDD) es un enfoque con el potencial de hacer más eficiente el desarrollo y más confiables los resultados del mismo, ya que, entre otras cosas, habilita la verificación de los sistemas en etapas tempranas del desarrollo ofreciendo mayor control. Gran parte de las técnicas de MDD utilizan UML (Unified Modeling Language), lenguaje incorporado como estándar de facto a nivel académico e industrial, que permite la descripción de múltiples aspectos de un sistema. Sin embargo, UML posee serias debilidades para su uso a nivel industrial debido a que no permite especificar ciertos tipos de sistemas y carece de un marco formal. Un Objetivo de esta línea es mejorar la expresividad de ciertos modelos UML para especificar el comportamiento de sistemas de software, en particular: (I) aumentar la expresividad de las Interacciones (Interactions) del UML 2.0 con la incorporación de restricciones de tiempo real definidas en OCL/RT (Object Constraint Language for Real Time) y (II) extender las Máquinas de Estado (State Machines) para especificar familias de sistemas, es decir, sistemas que coinciden en su funcionalidad esencial pero que difieren en características periféricas. En ambos casos se pretende equipar a los nuevos lenguajes de una semántica formal. Otra actividad relacionada a esta línea es el estudio de transformaciones de modelos, y en particular para modelos de comportamiento, como ATL y QVT.

Fundamental

5 horas semanales

Universidad ORT, Facultad de Ingeniería , Integrante del equipo

Equipo: SZASZ, N. , PONS, C. , CALEGARI, D.

Palabras clave: Líneas de Productos UML, Máquinas de Estados

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Especificación y verificación formal de transformaciones de modelos (02/2009 - 03/2011)

El objetivo principal de esta investigación es proveer herramientas para la definición y verificación formal de transformaciones de modelos de software, con el propósito de mejorar la calidad y la confiabilidad de los productos desarrollados utilizando el enfoque MDD. Se pretende contribuir a la especificación formal de transformaciones de modelos de comportamiento especificados en UML, con el objetivo de hacer posible la verificación formal de la corrección sintáctica y semántica de dichas transformaciones y facilitar la incorporación de algoritmos concretos a herramientas existentes.

Fundamental

5 horas semanales

Universidad ORT, Facultad de Ingeniería , Integrante del equipo

Equipo: SZASZ, N. , TASISTRO, A. , CALEGARI, D.

Palabras clave: Teoría de Tipos Transformación de Modelos UML

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Líneas contempladas por el grupo de investigación COMPUTE, que integro (01/2009 - 03/2011)

Desarrollo y aplicación de métodos formales a MDD, líneas de productos de software e ingeniería de software, en general.

Fundamental

5 horas semanales

Universidad ORT, Facultad de Ingeniería , Integrante del equipo

Equipo: SZASZ, N. , TASISTRO, A. , LUNA, C. , COPELLO, E.

Palabras clave: Model Transformation MDD Líneas de productos de software

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Aplicabilidad de Redes Neuronales Artificiales (08/2003 - 12/2006)

Mixta

10 horas semanales

Facultad de Ingeniería, Catedra de Teoría de la Computación , Coordinador o Responsable

Equipo: MARTINEZ, M.

Palabras clave: Redes Neuronales

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

PROYECTOS DE INVESTIGACIÓN Y DESARROLLO

Types for Robust Program Development (03/2009 - 03/2011)

Proyecto STIC-AMSUD 09STIC08 Project Goals: The general objective is to study types that guarantee correct behavior of programs from a security perspective. Specific objectives include: 1) Study foundations and applications of session types, a type system for ensuring secure component interaction, in order to prove mathematical correctness results and develop software tools that support secure program interaction in a global setting. 2) Consider scaling the theory of type based analysis of string expressions from an applied lambda calculus to a full-scale industrial strength language such as Java.

3 horas semanales

Facultad de Ingeniería , Catedra de Teoría de la Computación

Investigación

Integrante del Equipo
En Marcha
Alumnos encargados en el proyecto:
Pregrado:3
Maestría/Magister:2
Financiación:
Institución del exterior, Cooperación
Equipo: SZASZ, N. (Responsable) , BONELLI, E. (Responsable) , KESNER, D. (Responsable)
Palabras clave: Coq Type Theory session types Secure Programs
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Verificación de transformaciones de modelos de comportamiento basados en UML (03/2009 - 09/2010)

El objetivo principal de esta investigación es facilitar la definición y verificación formal de transformaciones de modelos de software, con el propósito de mejorar la calidad y la confiabilidad de los productos desarrollados utilizando el enfoque MDD. Se pretende contribuir a la especificación formal de transformaciones de modelos de comportamiento, en particular Máquinas de Estado y Diagramas de Interacción de UML, con el objetivo de hacer posible la verificación formal de la corrección sintáctica y semántica de dichas transformaciones. En particular, se propone extender la sintaxis de los lenguajes de transformación para permitir expresar la transformación de modelos de comportamiento, definir la semántica de dichos lenguajes de transformaciones y determinar criterios de corrección para las transformaciones expresadas en dichos lenguajes.

5 horas semanales
Facultad de Ingeniería , Catedra de Teoría de la Computación

Investigación

Integrante del Equipo

En Marcha

Alumnos encargados en el proyecto:

Pregrado:3

Maestría/Magister:1

Doctorado:1

Equipo: SZASZ, N. (Responsable) , PONS, C. , CALEGARI, D.

Palabras clave: MDE Transformación de Modelos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Extensiones de modelos UML para el diseño del comportamiento de sistemas de tiempo real y líneas de producción (05/2006 - 05/2008)

Model-Driven Development (MDD) is an approach to software development with the potential to make the processes more efficient and the products more reliable. Among other things, it makes it possible to verify systems at early stages of development, thus allowing for a tighter control on the processes. A large number of MDD techniques use the Unified Modelling Language (UML), which is a de facto standard both in academic and industrial environments. UML allows to describe multiple aspects of systems, but it is still too weak to be fully employed at an industrial level, since it cannot be used for specifying certain kinds of systems and lacks a formal foundation. The goal of this project is to improve the expressivity of certain UML models, in particular: (I) to increase the expressive power of UML 2.0 Interactions, incorporating real time constraints using Object Constraint Language for Real Time (OCL/RT) and (II) to extend State Machines in order to specify families of systems, i.e. systems which coincide in their basic functionality but differ in peripheral features. In both cases a formal semantic will be defined for the new languages. This will constitute a genuine contribution, since UML does not allow the formal specification of families of systems or the introduction of scenarios (or interactions) in which time plays a main role.

5 horas semanales

Facultad de Ingeniería , Catedra de Teoría de la Computación

Investigación

Integrante del Equipo

Concluido

Alumnos encargados en el proyecto:

Maestría/Magister:2

Equipo: SZASZ, N. (Responsable)

Palabras clave: Líneas de Productos UML, Máquinas de Estados

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

DOCENCIA

Ingeniería en Sistemas (03/2000 - a la fecha)

Grado

Responsable

Asignaturas:

Lógica, 5 horas, Teórico-Práctico

Estructura de Datos y Algoritmos 1, 8 horas, Teórico

Estructura de Datos y Algoritmos 2, 4 horas, Teórico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería en Sistemas (08/2004 - 08/2006)

Grado

Responsable

Asignaturas:

Inteligencia Artificial, 8 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Ingeniería en Sistemas (08/2003 - 12/2003)

Grado

Asignaturas:

Inteligencia Artificial, 10 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

EXTENSIÓN

Integrante del equipo docente a cargo del Concurso de Programación de ORT; proponente, aca año, de los desafíos e integrante del Jurado evaluador (09/2013 - a la fecha)

Facultad de Ingeniería 1 horas

Concurso de Programación (01/2003 - 03/2018)

Facultad de Ingeniería, Cátedra de Teoría

2 horas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Integrante de los comités de organización y programa de las jornadas anuales de la facultad (01/2006 - 12/2007)

Facultad de Ingeniería, Cátedra de Teoría

2 horas

Organización de las jornadas académicas, estudiantiles y de vinculación con empresas de la Facultad (01/2006 - 10/2007)

Facultad de Ingeniería, Catedra de Teoría de la Computación

2 horas

GESTIÓN ACADÉMICA

Coordinación y Formación de recursos humanos de la cátedra de teoría de la Computación (01/2001 - 09/2013)

Facultad de Ingeniería, Cátedra de Teoría

Gestión de la Enseñanza

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Integrante del grupo de investigación COMPUTE (06/2009 - 09/2013)

Universidad ORT, Facultad de Ingeniería

Gestión de la Investigación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Encargado del área de estructuras de datos y algoritmos (01/2001 - 09/2013)

Universidad ORT, Facultad de Ingeniería

Gestión de la Enseñanza

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

CARGA HORARIA

Carga horaria de docencia: 12 horas

Carga horaria de investigación: 25 horas

Carga horaria de formación RRHH: 8 horas

Carga horaria de extensión: 3 horas

Carga horaria de gestión: 12 horas

Producción científica/tecnológica

La significación de mi trabajo de investigación en el área de Métodos Formales y Seguridad Informática puede entenderse a partir de mi participación en más de 20 proyectos de investigación Nacionales, Regionales e Internacionales (PDT, FCE-ANII, FMV-ANII, CSIC-UDELAR, STIC-AMUSD, LACCIR, CYTED, entre otros) y en las publicaciones que a partir de ellos se han generado (más de 80), en revistas/conferencias prestigiosas, regionales/internacionales, tales como: Journal-of-Automated-Reasoning, SACS-journal, CLEJ-journal, IEEE-Computer-Security-Foundations-Symposium, Electronic-Communications-of-the-EASST, ACM-CCS, Formal-Methods, ICTAC, Lecture-Notes-in-Computer-Science, IEEE-CS-Press, entre otros.

Participo en la investigación y aplicación de Métodos Formales en Ingeniería de Software, en general, y en Seguridad Informática y Sistemas Críticos, en particular. Integro los grupos de investigación: Métodos-Formales(MF)-INCO-UDELAR, Seguridad-Informática-INCO-UDELAR, y MF-FCEIA-UNR (Argentina). Mantengo contacto con centros regionales e internacionales de investigación (distintas Universidades Argentinas: UNR-UNRC-UNC-UNLP-LIFIA, IMDEA-Software-España, entre otros), y participo activamente en la formación de recursos humanos, de grado y posgrado, en Uruguay/Argentina.

Desarrollé numerosas ediciones de cursos de grado/posgrado, en Uruguay/Argentina. Participé en la dirección de múltiples tesis de grado/posgrado, en Uruguay/Argentina. Asimismo, colaboré/o en la organización de numerosos eventos en el país y la región, y en la evaluación de prestigiosas conferencias/revistas internacionales y en convocatorias concursables en varios países.

Considero que mi trabajo contribuye a desarrollar en Uruguay y en la región una importante disciplina que tiene impactos muy variados tanto en la industria del software, en general, como en áreas particulares de aplicación, por ejemplo: MDD, comercio electrónico, gobierno electrónico, dispositivos móviles, plataformas de virtualización, blockchain y criptomonedas. Cada vez es más frecuente el uso de sistemas críticos, involucrados en las áreas referidas, donde vidas humanas y/o grandes inversiones económicas están en juego/riesgo. Es en estos escenarios donde el uso de Métodos Formales (en particular, Teorías de Tipos) para la especificación de los sistemas y la verificación de los mismos tiene particular y especial interés. En los próximos años se espera que esta clase de sistemas se popularice, tanto en el mundo como en particular en Uruguay. Es por tanto un desafío poder acompañar e impulsar esta área en Uruguay y la región. Empresas/entidades en el contexto nacional con las cuales he tenido y mantengo contacto son, entre otras: ANTEL, CCC-Uruguay, Tylsor y AGESIC.

Soy Asistente-Académico-Facultad-Ingeniería-UDELAR, Investigador activo del PEDECIBA-Informática, Referente Académico e impulsor de varias carreras de informática técnicas y de grado. En los últimos años participé también en diversos trabajos relacionados con temas de enseñanza, generando proyectos (soy responsable actualmente de un PIMCEU-CSIC-UDELAR), publicaciones en revistas especializadas y liderando el desarrollo e investigaciones sobre OpenFING, plataforma educativa que contiene más de 3000 clases de cursos de ingeniería, con una tasa semanal de accesos superior a 50000.

Continuaré desarrollando actividades de investigación sobre la aplicación y el uso de métodos

formales para analizar sistemas críticos. Líneas de particular interés son: Seguridad en Dispositivos Móviles, Plataformas de Virtualización, Criptomonedas y Blockchain Actividades de Ingeniería de Software Basadas en Máquinas de Estado UML y Simulación DEVS Participo actualmente en la (co)dirección varias tesis de maestría y también de doctorado del PEDECIBA y el CPAP de la Udelar.

Fui referente-Udelar del proyecto-ANII: Fondo-Fomento-de-las-Ingenierías (FFI, 2018-2021). Participo actualmente en proyectos y líneas de investigación propias y con grupos reconocidos.

LINKS: [Web](#)---[CV-resumido](#)---[Citaciones](#)---[Publicaciones-Scopus](#)---[DBLP](#)

Producción bibliográfica

ARTÍCULOS PUBLICADOS

ARBITRADOS

An Automatically Verified Prototype of the Android Permissions System (Completo, 2023) Trabajo relevante

LUNA, C. , Cristiá, M. , De Luca, G.
Journal of Automated Reasoning, v.: 67 17, - 1, 2023
Palabras clave: Android Coq SetLog Security properties Automated proof
Medio de divulgación: Internet
Lugar de publicación: 24
ISSN: 01687433
E-ISSN: 15730670
DOI: <https://doi.org/10.1007/s10817-023-09666-2>
<https://doi.org/10.1007/s10817-023-09666-2>

Scopus'

A Model-Driven Analysis of Mimblewimble Security Properties and its Protocol Implementations (Completo, 2023)

LUNA, C. , G. BETARTE , ADRIAN SILVEIRA ABERASTURY , Cristiá, M.
Memoria Investigaciones en Ingeniería, v.: 24 p.:129 - 142, 2023
Palabras clave: Seguridad Verificación formal Mimblewimble Modelo idealizado Criptomoneda
Medio de divulgación: Internet
ISSN: 23011092
DOI: [10.36561/ING.24.10](https://doi.org/10.36561/ING.24.10)
<http://revistas.um.edu.uy/index.php/ingenieria/article/view/1148>

WEB OF SCIENCE™ [latindex](#)

A Blockchain based and GDPR-compliant design of a system for digital education certificates (Completo, 2023)

LUNA, C. , G. BETARTE , Molina, F.
CLEI Electronic Journal, v.: 26 1 3, p.:1 - 23, 2023
Palabras clave: Blockchain Off-chain GDPR personal data protection laws design principles security and privacy threat analysis
Medio de divulgación: Internet
E-ISSN: 07175000
DOI: <https://doi.org/10.19153/cleiej.26.1.3>
<https://doi.org/10.19153/cleiej.26.1.3>

[latindex](#)

A Formal Analysis of the Mimblewimble Cryptocurrency Protocol (Completo, 2021) Trabajo relevante

ADRIÁN SILVEIRA , GUSTAVO BETARTE , MAXIMILIANO CRISTIÁ , CARLOS LUNA
Sensors, v.: 21 17 , p.:5951 - 5989, 2021
Palabras clave: cryptocurrency mimblewimble idealized model formal verification security
Medio de divulgación: Internet
Lugar de publicación: Switzerland
E-ISSN: 14248220
DOI: [10.3390/s21175951](https://doi.org/10.3390/s21175951)
<http://dx.doi.org/10.3390/s21175951>

Scopus'

Set-Based Models for Cryptocurrency Software (Completo, 2021)

GUSTAVO BETARTE , MAXIMILIANO CRISTIÁ , CARLOS LUNA , DANTE ZANARINI , A. SILVEIRA
CLEI Electronic Journal, v.: 24 3 , 2021
Palabras clave: Formal Methods Set-Based Models Verification Cryptocurrency Ethereum VM
ConsensusProtocols
Medio de divulgación: Internet
E-ISSN: 07175000
DOI: <https://doi.org/10.19153/cleiej.24.3.0>
<http://dx.doi.org/10.19153/cleiej.24.3.0>

latindex

System-level non-interference of constant-time cryptography. Part II: verified static analysis and stealth memory (Completo, 2020) Trabajo relevante

LUNA, C. , BARTHE, G. , G. BETARTE , CAMPO, J. , Pichardie, D.
Journal of Automated Reasoning, p.:1 - 45, 2020
Palabras clave: Non-interference Cache-based attacks Constant-time cryptography Stealth
memory Coq
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos formales y Seguridad
Medio de divulgación: Internet
Lugar de publicación: Springer Netherlands
ISSN: 01687433
E-ISSN: 15730670
DOI: <https://doi.org/10.1007/s10817-020-09548-x>
<https://link.springer.com/article/10.1007/s10817-020-09548-x>

Scopus

A workshop on initiation to strategic planning for new students of engineering careers (Completo, 2019)

LUNA, C. , Carozzi, A. , Garcia, V. , CHIAVONE, LUCIANA, Babino, P.
Inter-Cambios Dilemas y Transiciones de la Educación Superior, v.: 6 1 , p.:54 - 69, 2019
Palabras clave: strategic planning academic progress academic advising engineering
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Educación
Medio de divulgación: Internet
E-ISSN: 23010126
DOI: [10.29156/INTER.6.1.6](https://doi.org/10.29156/INTER.6.1.6)
http://www.scielo.edu.uy/scielo.php?script=sci_arttext&pid=S2301-01262019000100054&nrm=iso

latindex Scielo

System-Level Non-interference of Constant-Time Cryptography. Part I: Model (Completo, 2019) Trabajo relevante

BARTHE, G. , GUSTAVO BETARTE , CAMPO, J. , LUNA, C.
Journal of Automated Reasoning, v.: 63 1 , p.:1 - 51, 2019
Palabras clave: security virtualization
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales
Medio de divulgación: Papel
Lugar de publicación: Springer Netherlands
ISSN: 01687433
E-ISSN: 15730670
DOI: [10.1007/s10817-017-9441-5](https://doi.org/10.1007/s10817-017-9441-5)
<https://link.springer.com/article/10.1007/s10817-017-9441-5>

Scopus WEB OF SCIENCE

A certified reference validation mechanism for the permission model of Android (Completo, 2018) Trabajo relevante

LUNA, C. , G. BETARTE , JUAN DIEGO CAMPO , Gorostiaga, F.
Lecture Notes in Computer Science, v.: 10855 p.:271 - 288, 2018

Palabras clave: Android Security
Medio de divulgación: Internet
Lugar de publicación: © Springer International Publishing AG, part of Springer Nature, 2018. F. Fioravanti and J.P. Gallag
ISSN: 03029743
E-ISSN: 1611-3349
DOI: https://doi.org/10.1007/978-3-319-94460-9_16
https://link.springer.com/chapter/10.1007/978-3-319-94460-9_16
No está del todo claro dónde cargar artículos de Lecture Notes in Computer Science. Dada una respuesta recibida de SNI/ANII y que está el ISSN disponible en la base de datos de las publicaciones, ingreso esta publicación aquí. La misma se generó a partir de una conferencia.

A formal approach for the verification of the permission-based security model of Android (Completo, 2018)

LUNA, C. , G. BETARTE , JUAN DIEGO CAMPO , Gorostiaga, F. , Cristiá, M. , Sanz, C.
CLEI Electronic Journal, v.: 21 2 , p.:1 - 22, 2018
Palabras clave: Android Security
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales
Medio de divulgación: Internet
E-ISSN: 07175000
DOI: <https://doi.org/10.19153/cleiej.21.2.3>
<http://www.clei.org/cleiej/index.php/cleiej/article/view/41>

Scopus
Sciendo

OpenFING: A Project Based on a Digital Library of Recorded Courses (Completo, 2018)

LUNA, C. , Raimondi, C , Luciana Canuti , Del Arco, L. , Barzilai, L. , Carpani, F. , Barreiro, D.
Journal of Interactive Media in Education, v.: 1 17 , p.:1 - 9, 2018
Palabras clave: Lecture videos Flipped learning Digital skills Open Educational Resources
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación
Medio de divulgación: Internet
Lugar de publicación: The Open University, UK
E-ISSN: 1365893X
DOI: <http://doi.org/10.5334/jime.477>
<https://jime.open.ac.uk/articles/10.5334/jime.477/>

Student orientation and academic performance in engineering (Completo, 2017)

LUNA, C. , CHIAVONE, L. , OTEGUI, X. , ALESSANDRINI, D. , VISCARRET, A. , BABINO, P.
InterCambios: Dilemas y Transiciones de la Educación Superior, v.: 4 1 , p.:97 - 103, 2017
Palabras clave: Student orientation Academic performance
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación
Medio de divulgación: Internet
Lugar de publicación: Montevideo, Uruguay
ISSN: 23010118
E-ISSN: 2301-0118
<http://ojs.intercambios.cse.edu.uy/index.php/ic/article/view/166/218>

latindex

Formal Analysis of Android's Permission-Based Security Model (Completo, 2016) Trabajo relevante

LUNA, C. , GUSTAVO BETARTE , CAMPO, J. , ROMANO, A.
Scientific Annals of Computer Science, v.: 26 1 , p.:27 - 68, 2016
Palabras clave: Android Security
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales
Medio de divulgación: Internet
Lugar de publicación: Romania

ISSN: 18438121
E-ISSN: 22482695
DOI: [10.7561/SACS.2016.1.27](https://doi.org/10.7561/SACS.2016.1.27)
<http://www.info.uaic.ro/bin/view/Annals/>
Scopus'

Towards an automatic model transformation mechanism from UML state machines to DEVS models (Completo, 2015)

GONZALEZ, G. , LUNA, C. , DANIELE, M.
CLEI Electronic Journal, v.: 18 2 2, p.:1 - 27, 2015
Palabras clave: Model Transformation UML state machines DEVS models
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
Medio de divulgación: Internet
E-ISSN: 07175000
<http://www.clei.org/cleiej/>



Formal Analysis of Security Models for Mobile Devices, Virtualization Platforms, and Domain Name Systems (Completo, 2015)

LUNA, C. , GUSTAVO BETARTE
CLEI Electronic Journal, v.: 18 3 3, p.:1 - 30, 2015
Palabras clave: security models mobile devices virtualization platforms domain name systems
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales
Medio de divulgación: Internet
E-ISSN: 07175000
<http://www.clei.org/cleiej/>



Pedagogical Experiences in a Highly Populated Undergraduate Programming Course Teaching How to Develop Medium Size Information Systems (Completo, 2014)

ETCHEVERRY, L. , LUNA, C. , TANSINI, L.
CLEI Electronic Journal, v.: 17 3 5, p.:1 - 13, 2014
Palabras clave: Programming Course Management Teaching Programming Teaching for Large Groups
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación
Medio de divulgación: Internet
Lugar de publicación: Montevideo, Uruguay
E-ISSN: 07175000
<http://www.clei.cl/cleiej/>



Automatic Derivation of Behavior of Products in a Software Product Line (Completo, 2014)

GONZALEZ, A. , LUNA, C. , SZASZ, N. , ZORZÁN, F.
IEEE Latin America Transactions, v.: 12 6 Sept., p.:1120 - 1126, 2014
Palabras clave: Líneas de Productos Transformación de Modelos
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
Medio de divulgación: Internet
E-ISSN: 15480992
DOI: [10.1109/TLA.2014.6894009](https://doi.org/10.1109/TLA.2014.6894009)
<http://www.ewh.ieee.org/reg/9/etrans/eng/>
Scopus' WEB OF SCIENCE™

A Formal Specification of the DNSSEC Model (Completo, 2012)

BAZÁN, E. , GUSTAVO BETARTE , LUNA, C.
Electronic Communications of the EASST, v.: 48 p.:1 - 21, 2012

Palabras clave: DNSSEC Seguridad

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

Lugar de publicación: Volume 48 (2011) ECEASST

E-ISSN: 18632122

DOI: <http://dx.doi.org/10.14279/tuj.eceasst.48.797>

<http://journal.ub.tu-berlin.de/eceasst/issue/view/66>

Volume 48: Foundations and Techniques for Open Source Software Certification 2011

Talleres de Orientación al Inicio; una experiencia camino a la integración. (Completo, 2012)

CHIAVONE, L. , CURIONE, K. , LUNA, C. , MIGUEA, M.

Alternativas. Serie: Espacio Pedagógico, v.: 16 62/63 , p.:56 - 65, 2012

Palabras clave: ingreso evaluación diagnóstica; motivación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Educación / Educación General / ingreso universitario

Medio de divulgación: Papel

Lugar de publicación: Argentina

ISSN: 03288064

[latindex](#)

Specification of Products and Product Lines (Completo, 2010)

LUNA, C. , GONZALEZ, A.

Electronic Proceedings in Theoretical Computer Science, v.: 15 EPTCS, p.:44 - 55, 2010

Palabras clave: Product Lines Variability Feature Models

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

Lugar de publicación: <http://www.eptcs.org/>

E-ISSN: 20752180

DOI: [10.4204/EPTCS.15.4](http://dx.doi.org/10.4204/EPTCS.15.4)

<http://www.eptcs.org/>

Versión extendida de WRS2009 seleccionada para la presente publicación serial. Proceedings Ninth International Workshop on Reduction Strategies in Rewriting and Programming

Organización para un Curso de Programación en un Contexto de Masividad. Resultados tras Experiencia de 4 Años (Completo, 2007)

LUNA, C. , PEDEMONTE, M. , FRASCHINI, E. , VIERA, M.

Revista Iberoamericana de Tecnología en Educación y Educación en Tecnología, v.: 2 1 , p.:83 - 91, 2007

Palabras clave: Educación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

ISSN: 18510086

E-ISSN: 18509959

<http://teyet-revista.info.unlp.edu.ar>

[latindex](#)

Enseñando Métodos Formales con COQ (Completo, 2006)

LUNA, C.

Revista Iberoamericana de Tecnología en Educación y Educación en Tecnología, v.: 1 1 , p.:55 - 64, 2006

Palabras clave: Métodos Formales, Coq

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel
Lugar de publicación: La Plata
ISSN: 18510086
E-ISSN: 18509959
<http://teyet-revista.info.unlp.edu.ar>

latindex

Especificación y análisis de sistemas de tiempo real en teoría de tipos (Completo, 2004)

LUNA, C.
Computación y Sistemas, v.: 8 1 , p.:24 - 45, 2004
Palabras clave: Sistemas de tiempo real Teoría de Tipos
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel
Lugar de publicación: México
ISSN: 14055546
E-ISSN: 20079737
trabajo que obtuvo el primer premio en el concurso de tesis maestría CLEI-UNESCO 2000.

latindex Scopus

Una generalización del modelo AGM de cambio de creencias (Completo, 2001)

LUNA, C.
INTELIGENCIA ARTIFICIAL, v.: 5 13 , p.:23 - 32, 2001
Palabras clave: inteligencia artificial
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel
Lugar de publicación: AEPIA, UPV (España)
ISSN: 11373601
E-ISSN: 19883064
<http://www.aepia.dsic.upv.es/>

latindex

Our experience teaching functional programming at University of Río Cuarto (Argentina) (Completo, 1998)

MEDEL, R. , LUNA, C. , FERREIRA, A.
ACM SIGCSE Bulletin, v.: 30 2 , p.:28 - 30, 1998
Palabras clave: Education Programación Funcional
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación de Programación
Medio de divulgación: Papel
Lugar de publicación: ACM Portal
ISSN: 00978418
DOI: [10.1145/292422.292436](https://doi.org/10.1145/292422.292436)
http://portal.acm.org/browse_dl.cfm?coll=ACM&dl=ACM&idx=J688&linked=1&part=newsletter

Scopus

NO ARBITRADOS

An Automatically Verified Prototype of the Android Permissions System (Completo, 2022)

LUNA, C. , Cristiá, M. , De Luca, G.

ArXiv.org, v.: abs/2209.10278 p.:1 - 30, 2022
Palabras clave: Android Coq SetLog security properties automated proof
Medio de divulgación: Internet
E-ISSN: 23318422
DOI: [10.48550/arXiv.2209.10278](https://doi.org/10.48550/arXiv.2209.10278)

<https://arxiv.org/abs/2209.10278>

Set-Based Models for Cryptocurrency Software (Completo, 2019)

LUNA, C., G. BETARTE, Cristiá, M., ADRIAN SILVEIRA ABERASTURY, Zanarini, D.

ArXiv.org, v.: [abs/1908.00591](https://arxiv.org/abs/1908.00591) p.:1 - 20, 2019

Palabras clave: Cryptocurrency Formal Methods Security

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad Informática

Medio de divulgación: Internet

Lugar de publicación: arXiv

E-ISSN: 23318422

<https://arxiv.org/abs/1908.00591>

Se trata de una publicación en ArXiv, que no es arbitrada.

Towards a formally verified implementation of the MimbleWimble cryptocurrency protocol (Completo, 2019)

LUNA, C., G. BETARTE, ADRIAN SILVEIRA ABERASTURY, Cristiá, M., Zanarini, D.

ArXiv.org, v.: [abs/1907.01688](https://arxiv.org/abs/1907.01688) p.:1 - 11, 2019

Palabras clave: MimbleWimble cryptocurrency protocol Formal Methods Security

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Métodos Formales y Seguridad Informática

Medio de divulgación: Internet

Lugar de publicación: arXiv

E-ISSN: 23318422

<https://arxiv.org/abs/1907.01688>

Se trata de una publicación en ArXiv, que no es arbitrada.

Formalizing alternating-time temporal logic In the coq proof assistant (Completo, 2014)

LUNA, C., SIERRA, L., ZANARINI, D.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: TR1413 13 2014, p.:1 - 27, 2014

Palabras clave: CoqATL

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibliote/reptec/TR1413.pdf>

Formal analysis of security models for mobile devices, virtualization platforms, and domain name systems (Completo, 2014)

LUNA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 2014 11, p.:1 - 132, 2014

Palabras clave: security models mobile devices virtualization platforms domain name systems

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibliote/tesis/tesisd-luna.pdf>

Tesis de doctorado del PEDECIBA Informática. Tribunal: Dra. Tamara Rezk (INRIA Sophia Antipolis-Mediterranée, France) - Revisora; Dr. Nazareno Aguirre (Departamento de Computación, Facultad de Ciencias Exactas, Físicoquímicas y Naturales, Universidad Nacional de Río Cuarto, Argentina) - Revisor; Dra. Ana Bove (Department of Computing Science and Engineering, Chalmers University of Technology, Sweden / PEDECIBA Informática); Dr. Álvaro Martín (Instituto de Computación, Facultad de Ingeniería, Udelar / PEDECIBA Informática) - Presidente del Tribunal;

Dr. Eduardo Grampín (Instituto de Computación, Facultad de Ingeniería, Udelar / PEDECIBA Informática).

Descripción y análisis del modelo de seguridad de Android (Completo, 2013)

LUNA, C. , ROMANO, A.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: RT1308 p.:1 - 24, 2013

Palabras clave: Android

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibliote/reptec/TR1308.pdf>

Modelos de memoria en entornos de virtualización (Completo, 2012)

CHIMENTO, M. , LUNA, C. , GUSTAVO BETARTE , CAMPO, J. D.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 2012 2 , p.:1 - 31, 2012

Palabras clave: Virtualización

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibliote/reptec/TR1202.pdf>

Estado del arte de testing de transformaciones de modelos (Completo, 2011)

LÓPEZ, L. , PINTOS, L. , CALEGARI, D. , LUNA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 1 2011, p.:1 - 44, 2011

Palabras clave: Model Transformation Testing

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Representation of metamodels using inductive types in a Type-Theoretic Framework for MDE (Completo, 2010)

CALEGARI, D. , LUNA, C. , TASISTRO, A. , SZASZ, N.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 1 2010, p.:1 - 8, 2010

Palabras clave: Model Transformation

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Seguridad informática en la Universidad de la República (Completo, 2010)

GUSTAVO BETARTE , LUNA, C. , BLANCO, A. , RODRIGUEZ, M. , CORTI, M. E. , CAMPO, J. D.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 09 2010, p.:1 - 15, 2010

Palabras clave: Seguridad Informática

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Estado del arte de verificación de transformación de modelos (Completo, 2010)

VIÑOLO, M., LÓPEZ, H., VARESI, F., LUNA, C., CALEGARI, D.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 07 2010, p.:1 - 35, 2010

Palabras clave: Transformación de Modelos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Análisis Formal del Estándar NIST para modelos RBAC (Completo, 2009)

LUNA, C., ROSA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 9 2009, p.:1 - 15, 2009

Palabras clave: modelo RBAC Control de Accesos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Autorización de Acceso en MIDP 3.0 (Completo, 2009)

MAZEIKIS, G., LUNA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 06 2009, p.:1 - 15, 2009

Palabras clave: Dispositivos Móviles

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Estado del Arte de Lenguajes y Herramientas de Transformación de Modelos (Completo, 2009)

VIÑOLO, M., LUNA, C., VARESI, F., LÓPEZ, H., CALEGARI, D.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 19 2009, p.:1 - 50, 2009

Palabras clave: Model Transformation

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

A Formal Specification and Analysis of Access Control Models for Interactive Mobile Devices (Completo, 2008)

CRESPO, J., LUNA, C., GUSTAVO BETARTE

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 17 2008, p.:1 - 15, 2008

Palabras clave: Dispositivos Móviles

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices (Completo, 2008)

ROUSHANI, R. , LUNA, C. , GUSTAVO BETARTE

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 106 2008, p.:1 - 10, 2008

Palabras clave: Dispositivos Móviles

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Hacia una Especificación Formal del Modelo de Seguridad de MIDP 3.0 (Completo, 2008)

MAZEIKIS, G. , LUNA, C. , GUSTAVO BETARTE

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 108 2008, p.:1 - 10, 2008

Palabras clave: Dispositivos Móviles

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Hacia una Especificación Formal de un Microcontrolador usado en Marcapasos (Completo, 2008)

LUNA, C. , ECHENIQUE, P. , SIERRA, L.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 19 2008, p.:1 - 10, 2008

Palabras clave: Especificación de Microcontroladores

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Especificación y Verificación Formal de Sistemas Críticos en el Instituto de Computación de la Universidad de la República (Uruguay) (Completo, 2007)

GUSTAVO BETARTE , LUNA, C. , SIERRA, L.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 114 2007, p.:1 - 10, 2007

Palabras clave: métodos formales

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

A Formal Specification of the MIDP 2.0 Security Model (Completo, 2006)

ZANNELLA, S., LUNA, C., GUSTAVO BETARTE

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 09 2006, p.:1 - 10, 2006

Palabras clave: Dispositivos Móviles

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Programación 2: Experiencias y Propuestas (Completo, 2005)

LUNA, C., PEDEMONTE, M., VIERA, M., ALLIAUME, J.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 03 2005, p.:1 - 10, 2005

Palabras clave: Enseñanza de programación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Taller de Especificación, Construcción y Verificación Formales de Programas. Propuestas y Experiencias (Completo, 2005)

LUNA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 4 2005, p.:1 - 10, 2005

Palabras clave: Enseñanza de Métodos Formales

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Especificación de análisis de sistemas de tiempo real en teoría de tipos. Caso de estudio : the Railroad crossing example (Completo, 2000)

LUNA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 1 2000, p.:1 - 137, 2000

Palabras clave: Sistemas de tiempo real especificación y verificación formal

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pecdeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Tesis de Maestría

Optimización del orden de evaluación de programas recursivos. Generalización y extensiones de la estrategia programación dinámica. Análisis y casos de estudio (Completo, 1999)

LUNA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 1 1 1999, p.:1 - 12, 1999

Palabras clave: Transformación de Programas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Actualización de conocimiento: Análisis de modelos logico-matemáticos y desarrollo de modelos computacionales (Completo, 1999)

LUNA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 12 1999, p.:1 - 20, 1999

Palabras clave: Revisión de Conocimiento

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

Sistemas temporizados: especificación, análisis y verificación (Completo, 1998)

LUNA, C.

Publicaciones científicas (Universidad de la República. Instituto de Computación. PEDECIBA Informática), v.: 16 1998, p.:1 - 20, 1998

Palabras clave: Sistemas de tiempo real

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

ISSN: 07976410

<http://www.fing.edu.uy/inco/pedeciba/bibpm/field.php/Main/ReportesT%e9cnicos>

LIBROS

Digital Libraries: An Educational Project Based on a Digital Library of Filmed Courses (Participación , 2021)

CARLOS LUNA, FERNANDO CARPANI , Raimondi, C.

Publicado , Digital Libraries [Working Title]

Editorial: IntechOpen

Tipo de publicación: Investigación

DOI: [10.5772/intechopen.95549](https://doi.org/10.5772/intechopen.95549)

Referado

Medio de divulgación: Internet

ISSN/ISBN: 978-1-83968-201-8

<http://dx.doi.org/10.5772/intechopen.95549>

Capítulos:

An Educational Project Based on a Digital Library of Filmed Courses

Organizadores: Sadia Vancauwenbergh - IntechOpen

Página inicial 1, Página final 18

Temas de Teoría de la Computación (Completo , 2014)

HURTADO ALEGRIA. J. A. , KANTOR, R. , LUNA, C. , SIERRA, L. , ZANARINI, D.

Publicado

Número de volúmenes: 1

Número de páginas: 95

Editorial: Programa ALFA III EuropeAid - Proyecto LATIn

Tipo de publicación: Material didáctico

Referado

Palabras clave: Lógica Teoría de la Computación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Internet

ISSN/ISBN:

Financiación/Cooperación:

Facultad de Ingeniería - UDeLaR / Cooperación, Uruguay

<http://latinproject.org/index.php/es/component/booklibrary/510/view/53/Ingenier%C3%ADa/25/tema:de-t>

Este texto forma parte de la Iniciativa Latinoamericana de Libros de Texto abiertos (LATIn), proyecto financiado por la Unión Europea en el marco de su Programa ALFA III EuropeAid.

Proyecto UTU-ANII-UDELAR. Tecnólogo Informático de Paysandú. Experiencia de capacitación docente en modalidad e-learning (Participación , 2013)

LUNA, C.

Publicado

Número de volúmenes: 1

Editorial: ANEP - Campus Virtual , Montevideo

Tipo de publicación: Material didáctico

Palabras clave: Educación Tecnología

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Papel

ISSN/ISBN: 9789974688995

Capítulos:

Matemática discreta y lógica

Organizadores: UTU, ANII, UDELAR

Página inicial 13, Página final 50

Proyecto UTU-ANII-UDELAR. Tecnólogo Informático de Paysandú. Experiencia de capacitación docente en modalidad e-learning (Participación , 2013)

LUNA, C.

Publicado

Editorial: ANEP - Campus Virtual , Montevideo

Palabras clave: Educación Enseñanza Tecnología

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Papel

ISSN/ISBN: 9789974688995

Capítulos:

Programación inicial

Organizadores: UTU, ANII, UDELAR

Página inicial 51, Página final 100

Experiencias Compartidas. Libro de Resúmenes (Participación , 2012)

LUNA, C., ETCHEVERRY, L., TANSINI, L.

Publicado, Montevideo

Palabras clave: Enseñanza

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Papel

ISSN/ISBN: 16889622

El libro se compone únicamente de resúmenes de trabajos

Capítulos:

Experiencias en la enseñanza de Programación en un contexto de masividad. 8 años en Programación 2

Organizadores: UEFI, FING, UDELAR

Página inicial 25, Página final 27

Experiencias Compartidas. Libro de Resúmenes (Participación , 2012)

CHIAVONE, L. , CURIONE, K. , LUNA, C. , MIGUEA, M.

Publicado

Palabras clave: Enseñanza

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Papel

ISSN/ISBN: 16889622

El libro se compone únicamente de resúmenes de trabajos

Capítulos:

Talleres de orientación al inicio: una experiencia camino a la integración

Organizadores: UEFI, FING, UDELAR

Página inicial 15, Página final 15

FGPA-BASED SYSTEMS (Participación , 2006)

LUNA, C.

Publicado

Editorial: UNIVERSIDAD AUTÓNOMA DE MADRID. ESCUELA POLITÉCNICA SUPERIOR, Madrid

Palabras clave: Sistemas de tiempo real especificación y verificación formal

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

ISSN/ISBN: 8460989984

<http://www.splconf.org/spl06/>

Capítulos:

Chapter 7: System Verification and EDA Tools, "Model Checkers" + "Proof Assistants" en la Verificación de Sistemas de Tiempo Real

Organizadores: E. Boemo, G. Sutter, E. Todorovich, S. Lopez-Buedo (Editors)

Página inicial 347, Página final 354

Manual-Guía de Aprendizaje de Programación Avanzada (Completo , 1998)

LUNA, C. , MEDEL, R. , FERREIRA, A.

Publicado

Número de volúmenes: 1

Número de páginas: 127

Edición: 1

Editorial: Universidad Nacional de Río IV (Fundación) , Río Cuarto, Argentina

Palabras clave: Programación Enseñanza de la Programación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación de Programación

Medio de divulgación: Papel

ISSN/ISBN: 9506650582

Financiación/Cooperación:

Institución del exterior / Otra,

<http://www.librosar.com.ar/portal/detallesLibro.aspx?codigo=68959>

DOCUMENTOS DE TRABAJO

System-level non-interference for constant-time cryptography (2014)

Completo

LUNA, C. , BARTHE, G. , GUSTAVO BETARTE , CAMPO, J. D. , PICHARDIE, D.

Serie: 422, v: 2014

IACR Cryptology ePrint Archive

Palabras clave: cryptography non-interference

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

A Type-Theoretic Framework for Certified Model Transformation (2010)

Completo

CALEGARI, D. , LUNA, C. , SZASZ, N. , TASISTRO, A.

Serie: 2010, v: 9

Universidad ORT

Palabras clave: Model Transformations

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

Extended UML statecharts and product lines (2009)

Completo

LUNA, C. , GONZALEZ, A.

Serie: 09, v: 7

Universidad ORT

Palabras clave: Product Lines Variability

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

<http://www.ort.edu.uy/fi/pdf/documento7fi.pdf>

Experiment with a Type-Theoretic Approach to the Verification of Model Transformations (2009)

Completo

CALEGARI, D. , LUNA, C. , SZASZ, N. , TASISTRO, A.

Serie: 2009, v: 8

TR Universidad ORT Uruguay

Palabras clave: Model Transformations

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

<http://www.ort.edu.uy/fi/pdf/documento8fi.pdf>

Especificación del comportamiento de líneas de productos mediante modelos de funcionalidades y máquinas de estados con variabilidades (2007)

Completo

LUNA, C. , GONZALEZ, G.

Serie: 2007, v: 6

TR Universidad ORT

Palabras clave: Líneas de Productos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

<http://www.ort.edu.uy/fi/pdf/documento6fi.pdf>

A Formal Specification of the MIDP 2.0 Security Model (2006)

Completo

ZANNELLA, S. , LUNA, C. , GUSTAVO BETARTE

Serie: 2006, v: 1

TR UNR Argentina

Palabras clave: Seguridad Informática

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Internet

PUBLICACIÓN DE TRABAJOS PRESENTADOS EN EVENTOS

ANALYSIS OF THE PERCEIVED USEFULNESS OF RECORDED LECTURES IN STUDENTS OF THE SCHOOL OF ENGINEERING IN URUGUAY (2023)

LUNA, C., OTEGUI, X., Raimondi, C., PRATTO BURGOS M., Fernández, L.

Publicado

Completo

Evento: Internacional

Descripción: 16th International Conference of Education, Research and Innovation

Ciudad: Sevilla, España

Año del evento: 2023

Anales/Proceedings: 16th International Conference of Education, Research and Innovation

Página inicial: 7180

Página final: 7186

ISSN/ISBN: 978-84-09-55942-8

Publicación arbitrada

Editorial: IATED

Palabras clave: Educational resources recorded lectures digital libraries

Medio de divulgación: Internet

DOI: [10.21125/iceri.2023.1785](https://doi.org/10.21125/iceri.2023.1785)

<https://library.iated.org/view/RAIMONDI2023ANA>

MODALIDADES DE CURSADA Y RENDIMIENTO ACADÉMICO EN PRIMER AÑO DE FACULTAD DE INGENIERÍA (2023)

LUNA, C., OTEGUI, X., Dalia Artenstein, L. BARBONI, Calderón, G., ENRICH, H., FERNANDO FERNÁNDEZ, RODRIGO MOSQUERA, PRATTO BURGOS M., A. ROMANELLI

Publicado

Resumen

Evento: Regional

Descripción: VI Seminario Internacional de intercambio de experiencias e investigaciones sobre egreso universitario y V Seminario Internacional sobre trayectorias en la educación superior

Ciudad: Montevideo

Año del evento: 2023

Anales/Proceedings: VI Seminario Internacional de intercambio de experiencias e investigaciones sobre egreso universitario y V Seminario Internacional sobre trayectorias en la educación superior

Publicación arbitrada

Palabras clave: ingeniería; primer año; modalidades de cursada

Medio de divulgación: Internet

<https://www.fvet.edu.uy/vi-seminario-internacional-de-intercambio-de-experiencias-e-investigaciones->

Introduction to Strategic Planning as a Support Tool at the Beginning of a Computer Career (2023)

LUNA, C.

Publicado

Completo

Evento: Internacional

Descripción: 2023 42nd IEEE International Conference of the Chilean Computer Science Society (SCCC)

Ciudad: Concepcion, Chile

Año del evento: 2023

Anales/Proceedings: 2023 42nd IEEE International Conference of the Chilean Computer Science Society (SCCC)

Página inicial: 1

Página final: 8

Publicación arbitrada

Editorial: IEEE

Medio de divulgación: Internet

DOI: [10.1109/SCCC59417.2023.10315738](https://doi.org/10.1109/SCCC59417.2023.10315738)

Reporte de Experiencia: Alcances del Concurso de Programacion (2022)

LUNA, C. , Kereki, I.

Publicado

Resumen expandido

Evento: Internacional

Descripción: 20th LACCEI International Multi-Conference for Engineering, Education and Technology

Ciudad: Boca Ratón, USA

Año del evento: 2022

Anales/Proceedings: 20th LACCEI International Multi-Conference for Engineering, Education and Technology. Education, Research and Leadership in Post-pandemic Engineering: Resilient, Inclusive and Sustainable Actions.

Publicación arbitrada

Palabras clave: Programación Programación competitiva Concurso de programación

Medio de divulgación: Internet

<https://laccei.org/blog/laccei2022/>

Introducción a la planificación estratégica al comienzo de una carrera (2022)

LUNA, C.

Completo

Evento: Regional

Descripción: XVII Conferencia Latinoamericana de Tecnologías de Aprendizaje, LACLO2022

Ciudad: Armenia, Colombia

Año del evento: 2022

Anales/Proceedings: Publicación informal. Los work in progress no se publican con indexación oficial en IEEE Xplore

Publicación arbitrada

Medio de divulgación: Internet

Trabajo aceptado como Work in Progress (WP). Se presentó en LACLO pero no está incluido en el proceeding oficial de la conferencia. No se publican por ieeexplore los WP.

Introduction to strategic planning as a support tool at the beginning of a computer career (2022)

LUNA, C.

Completo

Evento: Internacional

Descripción: INTERNATIONAL CONFERENCE OF THE CHILEAN COMPUTER SCIENCE SOCIETY, SCCC, TICXED, 2022

Ciudad: Santiago, Chile

Año del evento: 2022

Página inicial: 1

Página final: 8

Publicación arbitrada

Medio de divulgación: Internet

<https://jcc2022.cl/papers-aceptados/>

An Idealized Model for the Formal Security Analysis of the Mimblewimble Cryptocurrency Protocol (2022)

LUNA, C. , G. BETARTE , A. SILVEIRA , Cristiá, M.

Publicado

Completo

Evento: Internacional

Descripción: 2022 XLVIII Latin American Computer Conference (CLEI)

Ciudad: Armenia, Colombia

Año del evento: 2022

Anales/Proceedings: 2022 XLVIII Latin American Computer Conference (CLEI)

Página inicial: 1

Página final: 10

Publicación arbitrada

Palabras clave: security formal verification mimblewimble idealized model cryptocurrency

Medio de divulgación: Internet

DOI: [10.1109/CLEI56649.2022.9959925](https://doi.org/10.1109/CLEI56649.2022.9959925)

<https://ieeexplore.ieee.org/document/9959925>

Innovaciones educativas sobre una biblioteca digital de cursos filmados de la Facultad de Ingeniería (2021)

LUNA, C. , Raimondi, C.

Publicado

Resumen

Evento: Regional

Descripción: II Jornadas Regionales de Investigación en Educación Superior

Ciudad: Montevideo

Año del evento: 2021

Publicación arbitrada

Medio de divulgación: Internet

<https://www.cse.udelar.edu.uy/jies2020/>

Orientación al ingreso en tiempos de pandemia: Un taller de planificación estratégica en ingeniería (2021)

LUNA, C. , Babino, P. , Garcia, V. , CARLOZZI, A

Publicado

Resumen

Evento: Regional

Descripción: II Jornadas Regionales de Investigación en Educación Superior

Ciudad: Montevideo

Año del evento: 2021

Publicación arbitrada

Medio de divulgación: Internet

<https://www.cse.udelar.edu.uy/jies2020/>

Error Finding in Real-Time Systems using Mutants of Temporal Properties (2021)

ARIEL GONZALEZ , MAXIMILIANO CRISTIA , CARLOS LUNA

Publicado

Completo

Evento: Internacional

Descripción: 2021 40th International Conference of the Chilean Computer Science Society (SCCC)

Ciudad: La Serena, Chile

Año del evento: 2021

Anales/Proceedings: 2021 40th International Conference of the Chilean Computer Science Society (SCCC)

Página inicial: 1

Página final: 8

Publicación arbitrada

Editorial: IEEE

Palabras clave: Computer science Computational modeling Real-time systems System implementation

Medio de divulgación: Internet

DOI: [10.1109/sccc54552.2021.9650361](https://doi.org/10.1109/sccc54552.2021.9650361)

<http://dx.doi.org/10.1109/sccc54552.2021.9650361>

Privacy-aware blockchain solutions: design and threat analysis (2021)

LUNA, C. , G. BETARTE , Molina, F.

Publicado

Completo

Descripción: 24th Iberoamerican Conference on Software Engineering, CIbSE 2021

Ciudad: San José, Costa Rica

Año del evento: 2021

Anales/Proceedings: 24th Iberoamerican Conference on Software Engineering, CIbSE 2021

Publicación arbitrada

Editorial: Curran Associates

Design principles for constructing GDPR-compliant blockchain solutions (2021)

FERNANDA MOLINA , GUSTAVO BETARTE , CARLOS LUNA

Publicado

Completo

Evento: Internacional

Descripción: 2021 IEEE/ACM 4th International Workshop on Emerging Trends in Software Engineering for Blockchain (WETSEB)
Ciudad: Madrid, Spain
Año del evento: 2021
Anales/Proceedings:2021 IEEE/ACM 4th International Workshop on Emerging Trends in Software Engineering for Blockchain (WETSEB)
Pagina inicial: 1
Pagina final: 8
Publicación arbitrada
Editorial: IEEE
Palabras clave: Privacy Conferences Europe Data protection Blockchain Market research Regulation
Medio de divulgación: Internet
DOI: [10.1109/wetseb52558.2021.00008](https://doi.org/10.1109/wetseb52558.2021.00008)
<http://dx.doi.org/10.1109/wetseb52558.2021.00008>

A Range Proof Scheme Analysis for the Miblewimble Cryptocurrency Protocol (2021)

LUNA, C. , G. BETARTE , A. SILVEIRA , Cristiá, M.
Publicado
Completo
Evento: Internacional
Descripción: 2021 IEEE URUCON
Ciudad: Montevideo
Año del evento: 2021
Pagina inicial: 329
Pagina final: 333
Publicación arbitrada
Palabras clave: Analytical models Protocols Scalability Cryptocurrency
Medio de divulgación: Internet
DOI: [10.1109/URUCON53396.2021.9647414](https://doi.org/10.1109/URUCON53396.2021.9647414)
<https://ieeexplore.ieee.org/document/9647414>

On the Compliance of Blockchain Technology With Data Protection Regulations (2021)

LUNA, C. , G. BETARTE , Molina, F.
Publicado
Completo
Evento: Internacional
Descripción: 2021 IEEE URUCON
Ciudad: Montevideo
Año del evento: 2021
Anales/Proceedings:2021 IEEE URUCON
Pagina inicial: 556
Pagina final: 560
Publicación arbitrada
Palabras clave: Privacy Data protection Europe Organizations Data processing Regulation Blockchains
Medio de divulgación: Internet
DOI: [10.1109/URUCON53396.2021.9647141](https://doi.org/10.1109/URUCON53396.2021.9647141)
<https://ieeexplore.ieee.org/document/9647141>

Towards a Certified Reference Monitor of the Android 10 Permission System (2020)

LUNA, C. , De Luca, G.
Publicado
Completo
Evento: Internacional
Descripción: 26th International Conference on Types for Proofs and Programs, TYPES
Ciudad: University of Turin, Italy
Año del evento: 2020
Anales/Proceedings:26th International Conference on Types for Proofs and Programs, TYPES 2020, March 2-5, 2020, University of Turin, Italy
Volumen:188
Serie: LIPIcs
Pagina inicial: 1
Pagina final: 18

Publicación arbitrada
Editorial: Schloss Dagstuhl - Leibniz-Zentrum für Informatik
Palabras clave: Android Permission model Formal idealized model Reference monitor Formal proofs
Certified implementation Coq
Medio de divulgación: Internet
DOI: [10.4230/LIPIcs.TYPES.2020.3](https://doi.org/10.4230/LIPIcs.TYPES.2020.3)
<https://drops.dagstuhl.de/opus/volltexte/2021/13882/>

Towards a Formally Verified Implementation of the MimbleWimble Cryptocurrency Protocol (2020)

LUNA, C., G. BETARTE, Cristiá, M., A. SILVEIRA, D. Zanarini

Publicado

Completo

Evento: Internacional

Descripción: Applied Cryptography and Network Security Workshops. ACNS 2020.

Ciudad: Rome, Italy

Año del evento: 2020

Anales/Proceedings: Zhou J. et al. (eds) Applied Cryptography and Network Security Workshops.

ACNS 2020. Lecture Notes in Computer Science, vol 12418. Springer, Cham

Volumen: 12418

Página inicial: 3

Página final: 23

ISSN/ISBN: 978-3-030-61637-3

Publicación arbitrada

Editorial: Lecture Notes in Computer Science

Ciudad: Switzerland

Palabras clave: Cryptocurrency MimbleWimble Idealized model Formal verification Security

Medio de divulgación: Internet

DOI: https://doi.org/10.1007/978-3-030-61638-0_1

https://link.springer.com/chapter/10.1007/978-3-030-61638-0_1

Set-Based Models for Cryptocurrency Software (2020)

LUNA, C., M. Cristiá, G. BETARTE, A. SILVEIRA, D. Zanarini

Publicado

Completo

Evento: Internacional

Descripción: CLEI-SLISW 2020

Ciudad: Ecuador

Año del evento: 2020

Publicación arbitrada

Palabras clave: Formal Methods Set-Based Models Verification Cryptocurrency Consensus

Protocols Ethereum VM

Medio de divulgación: Internet

Mutants for Metric Temporal Logic Formulas (2019)

LUNA, C., Cristiá, M., Gonzalez, A.

Publicado

Completo

Evento: Internacional

Descripción: 22nd Iberoamerican Conference on Software Engineering, CIBSE2019

Ciudad: La Habana, Cuba

Año del evento: 2019

Anales/Proceedings: Proceedings of the XXII Iberoamerican Conference on Software Engineering,

CIBSE 2019, La Habana, Cuba, April 22-26, 2019

Página inicial: 349

Página final: 362

ISSN/ISBN: 978-1-5108-8795-4

Publicación arbitrada

Editorial: Curran Associates

Palabras clave: Temporal logic Devs Model-based testing Mutation

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

<https://dblp.org/rec/bib/conf/cibse/GonzalezCL19>

Experiencia de trabajo Espacio de Orientación y Consulta - Unidad de Enseñanza para la orientación y el seguimiento estudiantil en la Fing (2019)

LUNA, C. , Otegui, X , Carlozzi, A. , García , Fleitas
Publicado
Resumen expandido
Evento: Regional
Descripción: III Encuentro Latinoamericano de Prácticas de Asesorías Pedagógicas Universitarias
Ciudad: Paysandú
Año del evento: 2019
Publicación arbitrada
Palabras clave: orientación estudiantil rendimiento académico ingeniería
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Educación
Medio de divulgación: Internet

Security in iOS and Android: a comparative analysis (2018)

LUNA, C. , Galuppo, I. , G. BETARTE
Publicado
Completo
Evento: Internacional
Descripción: SCCC 2018: 37TH INTERNATIONAL CONFERENCE OF THE CHILEAN COMPUTER SCIENCE SOCIETY
Ciudad: Santiago, Chile
Año del evento: 2018
Anales/Proceedings:2018 37th International Conference of the Chilean Computer Science Society (SCCC)
Pagina inicial: 1
Pagina final: 8
ISSN/ISBN: 1522-4902
Publicación arbitrada
Editorial: IEEE
Palabras clave: Android Security
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad informática
Medio de divulgación: Internet
DOI: [10.1109/SCCC.2018.8705237](https://doi.org/10.1109/SCCC.2018.8705237)
Financiación/Cooperación:
Facultad de Ingeniería / Apoyo financiero, Uruguay
<https://ieeexplore.ieee.org/document/8705237>

Mutation Testing for Java based on Model-Driven Development (2018)

LUNA, C. , Gonzalez, A. , Bressan, G.
Publicado
Completo
Evento: Internacional
Descripción: SLISW - CLEI 2018
Ciudad: San Pablo
Año del evento: 2018
Anales/Proceedings:2018 XLIV Latin American Computer Conference (CLEI)
Pagina inicial: 1
Pagina final: 10
ISSN/ISBN: 978-1-7281-0437-9
Publicación arbitrada
Editorial: IEEE
Palabras clave: Java Mutation Java Models QVT Operational
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
Medio de divulgación: Internet
DOI: [10.1109/CLEI.2018.00011](https://doi.org/10.1109/CLEI.2018.00011)
<https://ieeexplore.ieee.org/document/8786308>

A certified formal validation mechanism for the execution model of Android (2017)

A certified reference validation mechanism for the permission model of Android (2017)

LUNA, C. , GUSTAVO BETARTE , CAMPO, J. , GOROSTIAGA, F.

Publicado

Completo

Evento: Internacional

Descripción: 27th International Symposim on Logic-Based Program Synthesis and Trasformation (LOPSTR)

Ciudad: Namur, Belgium

Año del evento: 2017

Anales/Proceedings:Pre-proceedings paper presented at the 27th International Symposium on Logic-Based Program Synthesis and Transformation (LOPSTR 2017), Namur, Belgium, 10-12 October 2017 (arXiv:1708.07854)

Pagina inicial: 1

Pagina final: 18

Publicación arbitrada

Editorial: CoRR

Palabras clave: Android Security

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Medio de divulgación: Internet

<https://arxiv.org/abs/1709.03652>

Towards formal model-based analysis and testing of Android's security mechanisms (2017)

LUNA, C. , GUSTAVO BETARTE , CAMPO, J. , GOROSTIAGA, F. , CRISTIá, M. , SANZ, C.

Publicado

Completo

Evento: Internacional

Descripción: SLISW-CLEI

Ciudad: Córdoba

Año del evento: 2017

Anales/Proceedings:CLEI

Publicación arbitrada

Palabras clave: Android Security

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Medio de divulgación: Internet

An educational project based on a digital library of filmed courses (2017)

LUNA, C. , CANUTI, L. , RAIMONDI, C. , CARPANI, F.

Publicado

Completo

Evento: Internacional

Descripción: Workshop on Open Educational Resources, LACLO 2017

Ciudad: La plata

Año del evento: 2017

Anales/Proceedings:WREA-LACLO 2017

Pagina inicial: 1

Pagina final: 4

Publicación arbitrada

Palabras clave: Class videos Digital skills Digital resources Flipped-classroom

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Internet

http://educacaoaberta.org/wp-content/uploads/2017/07/IVWREA_canuti.pdf

UML State Machine as Modeling Language for DEVS Formalism (2016)

LUNA, C. , GONZALEZ, G.

Publicado

Completo

Evento: Regional

Descripción: CLEI, Lat.Am.Symp. on Software Engineering

Ciudad: Valparaíso, Chile
Año del evento: 2016
Publicación arbitrada
Palabras clave: State machines DEVS
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
<http://www.clei2016.cl/>

Orientación al Inicio en la Facultad de Ingeniería de la Univesidad de la República, Uruguay (2015)

LUNA, C. , CHIAVONE, L. , COUSILLAS, G. , VILCHE, V.
Publicado
Resumen
Evento: Regional
Descripción: II Jornadas de Investigación en Educación Superior
Ciudad: Montevideo
Año del evento: 2015
Anales/Proceedings:II Jornadas de Investigación en Educación Superior
Publicación arbitrada
Ciudad: Montevideo
Palabras clave: Orientación
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza
Medio de divulgación: Internet
<http://www.cse.edu.uy/node/703>

ESPACIO DE ORIENTACIÓN PARA ESTUDIANTES EN FACULTAD DE INGENIERÍA (2015)

LUNA, C. , CHIAVONE, L. , COUSILLAS, G. , VILCHE, V.
Publicado
Resumen
Evento: Internacional
Descripción: I SEMINARIO INTERNACIONAL SOBRE TRAYECTORIAS EN LA EDUCACIÓN SUPERIOR
Ciudad: Montevideo
Año del evento: 2015
Anales/Proceedings:I SEMINARIO INTERNACIONAL SOBRE TRAYECTORIAS EN LA EDUCACIÓN SUPERIOR
Publicación arbitrada
Palabras clave: Orientación
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación
Medio de divulgación: Papel

Verifying Android's Permission Model (2015)

LUNA, C. , ROMANO, A. , GUSTAVO BETARTE , CAMPO, J. D.
Publicado
Completo
Evento: Internacional
Descripción: 12th International Colloquium on Theoretical Aspects of Computing (ICTAC 2015)
Ciudad: Cali (Colombia)
Año del evento: 2015
Anales/Proceedings:Theoretical Aspects of Computing - ICTAC 2015
Volumen:9399
Serie: LNCS
Pagina inicial: 485
Pagina final: 504
ISSN/ISBN: 0302-9743
Publicación arbitrada
Editorial: Springer Computer Science Editorial
Palabras clave: security formal methods Andorid
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Formally verified implementation of an idealized model of virtualization (2014)

BARTHE, G. , GUSTAVO BETARTE , CAMPO, J. D. , CHIMENTO, M. , LUNA, C.

Publicado

Completo

Evento: Internacional

Descripción: 19th International Conference on Types for Proofs and Programs (TYPES 2013)

Ciudad: Toulouse

Año del evento: 2014

Anales/Proceedings: 19th International Conference on Types for Proofs and Programs (TYPES 2013)

Volumen: 26

Página inicial: 45

Página final: 63

ISSN/ISBN: 1868-8969

Publicación arbitrada

Editorial: Leibniz International Proceedings in Informatics

Ciudad: Deutschland

Palabras clave: Virtualización Formalización

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Medio de divulgación: Internet

DOI: [10.4230/LIPIcs.TYPES.2013.45](https://doi.org/10.4230/LIPIcs.TYPES.2013.45)

<http://www.dagstuhl.de/en/publications/lipics>

Este artículo está aceptado para su publicación en los post-proceedings de TYPES 2013.

Metamodel-based transformation from UML state machines to DEVS models (2014)

GONZALEZ, A. , LUNA, C. , DANIELE, M. , PEREZ, M. , CUELLO, R.

Publicado

Completo

Evento: Internacional

Ciudad: Montevideo

Año del evento: 2014

Anales/Proceedings: XL Conferencia Latinoamericana en Informática (CLEI 2014)

Publicación arbitrada

Palabras clave: Transformación de Modelos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Internet

System-level non-interference for constant-time cryptography (2014) Trabajo relevante

CAMPO, J. D. , BARTHE, G. , GUSTAVO BETARTE , LUNA, C. , PICHARDIE, D.

Publicado

Completo

Evento: Internacional

Descripción: 21st ACM Conference on Computer and Communications Security

Ciudad: Scottsdale, Arizona, USA

Año del evento: 2014

Anales/Proceedings: Proceedings of the 2014 ACM SIGSAC Conference on Computer and Communications Security, Scottsdale, AZ, USA

Página inicial: 1267

Página final: 1279

ISSN/ISBN: 978-1-4503-295

Publicación arbitrada

Editorial: ACM

Palabras clave: virtualization cryptography

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Papel
DOI: [10.1145/2660267.2660283](https://doi.org/10.1145/2660267.2660283)

Automatization of the Instantiation Process for the Behavior of Software Product Lines (2013)

GONZALEZ, A. , LUNA, C. , ZORZÁN, F. , SZASZ, N.

Publicado

Completo

Evento: Internacional

Descripción: XVI Ibero-American Conference on Software Engineering

Ciudad: Montevideo, Uruguay

Año del evento: 2013

Página inicial: 1

Página final: 14

Publicación arbitrada

Palabras clave: Software Product Lines Feature Models QVT State machines

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Papel

<http://cibse2013.ort.edu.uy/en/Presentation.php>

Espacio de Orientación y Consulta en la Facultad de Ingeniería de la Universidad de la República (2013)

LUNA, C. , GUTIERREZ, T. , COUSILLAS, G. , VILCHE, V.

Publicado

Resumen

Evento: Regional

Descripción: Congreso en docencia universitaria

Ciudad: Buenos Aires

Año del evento: 2013

Publicación arbitrada

Palabras clave: Orientación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Otros

Integración a la Universidad y estrategias de aprendizaje: dos dimensiones para comprender el problema de la deserción (temprana) estudiantil. Talleres de Orientación al Inicio en la Facultad de Ingeniería de la Universidad de la República (2013)

LUNA, C. , CHIAVONE, L. , COUSILLAS, G. , CUKIERMAN, D. , VILCHE, V.

Publicado

Resumen

Evento: Regional

Descripción: Congreso en docencia universitaria

Ciudad: Buenos Aires

Año del evento: 2013

Publicación arbitrada

Palabras clave: Orientación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Otros

VirtualCert: A Certified Idealized Model of Virtualization (2013)

CAMPO, J. D. , LUNA, C. , GUSTAVO BETARTE

Publicado

Resumen

Evento: Internacional

Descripción: Latin American Workshop on Formal Methods

Ciudad: Buenos Aires, Argentina

Año del evento: 2013

Anales/Proceedings: Latin American Workshop on Formal Methods

Publicación arbitrada

Palabras clave: Virtualización

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Medio de divulgación: Internet

Cache-leakage resilient OS isolation in an idealized model of virtualization (2012) Trabajo relevante

BARTHE, G. , GUSTAVO BETARTE , CAMPO, J. D. , LUNA, C.

Publicado

Completo

Evento: Internacional

Descripción: CSF2012: the 25th IEEE Computer Security Foundations Symposium

Ciudad: Cambridge MA

Año del evento: 2012

Anales/Proceedings:CSF2012: the 25th IEEE Computer Security Foundations Symposium

Página inicial: 186

Página final: 197

ISSN/ISBN: 9780769547183

Publicación arbitrada

Editorial: IEEE Computer Society

Ciudad: Los Alamitos, CA, USA

Palabras clave: Virtualización Seguridad

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Papel

DOI: [10.1109/CSF.2012.17](https://doi.org/10.1109/CSF.2012.17)

<http://www.computer.org/portal/web/csdl/doi/10.1109/CSF.2012.17>

Delayed completion of Final Project of the career Computer Analyst: Seeking its causes (2012)

LUNA, C. , ZORZÁN, F. , FRUTOS, M. , ARSAUTE, A. , DANIELE, M. , MARTELOTTO, P. , UVA, M.

Publicado

Completo

Evento: Internacional

Descripción: 2012 XXXVIII Conferencia Latinoamericana En Informatica (CIESC)

Ciudad: Medellín, Colombia

Año del evento: 2012

Anales/Proceedings:Informatica (CLEI), 2012 XXXVIII Conferencia Latinoamericana En

Página inicial: 1

Página final: 8

ISSN/ISBN: 9781467307949

Publicación arbitrada

Editorial: IEEE Xplore Digital Library

Palabras clave: Educación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Internet

[http://ieeexplore.ieee.org/xpl/articleDetails.jsp?](http://ieeexplore.ieee.org/xpl/articleDetails.jsp?tp=&arnumber=6427138&contentType=Conference+Public)

[tp=&arnumber=6427138&contentType=Conference+Public](http://ieeexplore.ieee.org/xpl/articleDetails.jsp?tp=&arnumber=6427138&contentType=Conference+Public)

Digital Object Identifier : 10.1109/CLEI.2012.6427138

Alternating-time Temporal Logic in the Calculus of (Co)Inductive Constructions (2012)

LUNA, C. , ZANARINI, D. , SIERRA, L.

Publicado

Completo

Evento: Internacional

Descripción: 15th Brazilian Symposium, SBMF 2012

Ciudad: Natal, Brazil,

Año del evento: 2012

Anales/Proceedings:15th Brazilian Symposium, SBMF 2012, Natal, Brazil, September 23-28, 2012.

Proceedings

Volumen:7498

Serie: LNCS

Página inicial: 210

Página final: 225
ISSN/ISBN: 978-3-642-3329
Publicación arbitrada
Editorial: Springer Berlin Heidelberg
Palabras clave: Coq Alternating-time Temporal
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad
Medio de divulgación: Papel
DOI: [10.1007/978-3-642-33296-8_16](https://doi.org/10.1007/978-3-642-33296-8_16)
http://link.springer.com/chapter/10.1007%2F978-3-642-33296-8_16

A formal specification of the DNSSEC model (2011)

BAZÁN, E. , LUNA, C.
Publicado
Resumen
Evento: Internacional
Descripción: OpenCert 2011: the 5th International Workshop on Foundations and Techniques for Open source Software Certification
Ciudad: Montevideo
Año del evento: 2011
Publicación arbitrada
Palabras clave: DNSSEC Seguridad
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad
Medio de divulgación: Internet
<http://opencert.iist.unu.edu/programme-2011.html#DATES>

Especificación y Verificación Formal de Sistemas Críticos. Análisis de Modelos de Seguridad para Dispositivos Móviles (2011)

LUNA, C. , GUSTAVO BETARTE
Publicado
Completo
Evento: Regional
Descripción: Workshop de Investigadores en Ciencias de la Computación (WICC)
Ciudad: Rosario, Argentina
Año del evento: 2011
Publicación arbitrada
Palabras clave: MIDP Dispositivos Móviles
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad
Medio de divulgación: CD-Rom
<http://wicc2011.cifasis-conicet.gov.ar/>

Experiencias en la Enseñanza de Programación de Sistemas de Porte Mediano en un Contexto de Masividad (2011)

LUNA, C. , ETCHEVERRY, L.
Publicado
Completo
Evento: Regional
Descripción: Iberian-American Conference on Higher Education in Computer Science
Ciudad: Quito, Ecuador
Año del evento: 2011
Anales/Proceedings: CIESC 2011
Publicación arbitrada
Palabras clave: Educación
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza
Medio de divulgación: CD-Rom
<http://www.clei2011.ec/>

A Type-Theoretic Framework for Certified Model Transformations (2011)

CALEGARI, D. , LUNA, C. , SZASZ, N. , TASISTRO, A.

Publicado

Completo

Evento: Internacional

Descripción: 13th Brazilian Symposium on Formal Methods, SBMF 2010

Ciudad: Natal BRAZIL

Año del evento: 2011

Anales/Proceedings: 3th Brazilian Symposium on Formal Methods, SBMF 2010, Natal, Brazil, November 8-11, 2010, Revised Selected Papers

Volumen: 6527

Serie: LNCS

Página inicial: 112

Página final: 127

ISSN/ISBN: 978-3-642-1982

Publicación arbitrada

Editorial: Springer Berlin Heidelberg

Palabras clave: Model Transformation

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Papel

DOI: [10.1007/978-3-642-19829-8_8](https://doi.org/10.1007/978-3-642-19829-8_8)

<http://sbmf2010.dimap.ufrn.br/>

Transformación de Máquinas de Estados con Variabilidad usando el lenguaje QVT (2011)

LUNA, C. , GONZALEZ, G. , ZORZÁN, F.

Publicado

Completo

Evento: Internacional

Descripción: XXXVII Latin-American Informatics Conference (CLEI XXXVII)

Ciudad: Quito, Ecuador

Año del evento: 2011

Página inicial: 1

Página final: 16

Publicación arbitrada

Palabras clave: Software Product Lines

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: CD-Rom

<http://www.clei2011.ec/>

Un Lenguaje Específico de Dominio para la Generación Automática de Código en Sistemas de Monitoreo Inalámbrico de Silos Bolsa (2011)

LUNA, C. , PONS, C. , CALEGARI, D. , SZASZ, N.

Publicado

Completo

Evento: Internacional

Descripción: Ninth LACCEI Latin American and Caribbean Conference (LACCEI2011),

Engineering for a Smart Planet, Innovation, Information Technology and Computational Tools for Sustainable Development

Ciudad: Medellín, Colombia

Año del evento: 2011

Publicación arbitrada

Palabras clave: MDE Silobolsas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Papel

Formally Verifying Isolation and Availability in an Idealized Model of Virtualization

(2011) Trabajo relevante

BARTHE, G. , GUSTAVO BETARTE , CAMPO, J. D. , LUNA, C.

Publicado

Completo

Evento: Internacional

Descripción: 17th International Symposium on Formal Methods

Ciudad: Limerick, Ireland

Año del evento: 2011

Anales/Proceedings: 17th International Symposium on Formal Methods, Limerick, Ireland, June 20-24, 2011. Proceedings

Volumen: 6664

Serie: LNCS

Página inicial: 231

Página final: 245

ISSN/ISBN: 978-3-642-2143

Publicación arbitrada

Editorial: Springer Berlin Heidelberg

Palabras clave: Coq virtualization platforms

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Papel

DOI: [10.1007/978-3-642-21437-0_19](https://doi.org/10.1007/978-3-642-21437-0_19)

Formalización de arquitecturas de seguridad en dispositivos móviles y en plataformas de virtualización

(2010)

LUNA, C.

Publicado

Resumen

Evento: Nacional

Descripción: XI Jornadas de Informática de Informática e Investigación Operativa

Ciudad: Montevideo

Año del evento: 2010

Anales/Proceedings: XI Jornadas de Informática de Informática e Investigación Operativa

Palabras clave: especificación y verificación formal

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Internet

<http://www.fing.edu.uy/inco/eventos/jiio/programa.html>

Formal Specification and Analysis of the MIDP 3.0 Security Model (2010)

MAZEIKIS, G. , LUNA, C. , GUSTAVO BETARTE

Publicado

Completo

Evento: Internacional

Descripción: International Conference of the Chilean Computer Science Society (SCCC)

Ciudad: Santiago de Chile

Año del evento: 2010

Anales/Proceedings: Proc. IEEE CS, International Conference of the Chilean Computer Science Society (SCCC)

Volumen: 1

Fascículo: 1

Página inicial: 59

Página final: 66

ISSN/ISBN: 9781424477524

Publicación arbitrada

Editorial: IEEE CS Press

Palabras clave: Coq Control Access Models MIDP 3.0 Type Theory

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

DOI: [10.1109/SCCC.2009.18](https://doi.org/10.1109/SCCC.2009.18)

http://ieeexplore.ieee.org/xpl/freeabs_all.jsp?arnumber=5532412

DOI Bookmark: <http://doi.ieeeecomputersociety.org/10.1109/SCCC.2009.18> ISBN: 978-0-7695-4137-2

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices (2010)

ROUSHANI, R. , LUNA, C. , GUSTAVO BETARTE

Publicado

Completo

Evento: Internacional

Descripción: International Conference of the Chilean Computer Science Society (SCCC)

Ciudad: Santiago de Chile

Año del evento: 2010

Anales/Proceedings: Proc. IEEE CS, XXVIII International Conference of the Chilean Computer Science Society

Volumen:1

Fascículo: 1

Página inicial: 51

Página final: 58

ISSN/ISBN: 9780769541372

Publicación arbitrada

Palabras clave: Coq MIDP 2.0 Control Access Models

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

DOI: [10.1109/SCCC.2009.10](https://doi.org/10.1109/SCCC.2009.10)

http://ieeexplore.ieee.org/xpl/freeabs_all.jsp?arnumber=5532411

DOI Bookmark: <http://doi.ieeeecomputersociety.org/10.1109/SCCC.2009.10> ISBN: 978-0-7695-4137-2

Ingeniería Dirigida por Modelos Aplicada al Control Automático del Almacenamiento en Silos bolsa (2010)

CALEGARI, D. , LUNA, C. , PONS, C. , SZASZ, N. , CANABÉ, M. , SIERRA, F.

Publicado

Completo

Evento: Regional

Descripción: II Congreso de Agrolinformática (CAI 2010)

Ciudad: Buenos Aires

Año del evento: 2010

Anales/Proceedings: II Congreso de Agrolinformática

Página inicial: 623

Página final: 636

ISSN/ISBN: 1852-4850

Publicación arbitrada

Palabras clave: MDE Solobolsas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Papel

<http://www.39jaiio.org.ar/cai>

Especificación y Verificación Formal de Sistemas (2009)

LUNA, C.

Publicado

Resumen

Evento: Nacional

Descripción: PAPI 2009

Ciudad: Montevideo

Año del evento: 2009

Anales/Proceedings: Seminario de Divulgación y Cooperación PAPI 2009

Palabras clave: métodos formales

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Experiment with a Type-Theoretic Approach to the Verification of Model Transformations (2009)

CALEGARI, D. , LUNA, C. , SZASZ, N. , TASISTRO, A.

Publicado

Completo

Evento: Regional

Descripción: II Chilean Workshop on Formal Methods (ChWFM)

Ciudad: Santiago de Chile

Año del evento: 2009

Anales/Proceedings:II Chilean Workshop on Formal Methods (ChWFM)

Página inicial: 29

Página final: 36

Publicación arbitrada

Palabras clave: Coq Type Theory MDE Model Transformations

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Papel

A Framework for the Analysis of Access Control Models for Interactive Mobile Devices (2009)

LUNA, C. , CRESPO, J. , GUSTAVO BETARTE

Publicado

Completo

Evento: Internacional

Descripción: International Conference, TYPES 2008

Ciudad: Torino, Italy

Año del evento: 2009

Anales/Proceedings:International Conference, TYPES 2008 Torino, Italy, March 26-29, 2008

Revised Selected Papers

Volumen:5497

Serie: LNCS

Página inicial: 49

Página final: 63

ISSN/ISBN: 978-3-642-0244

Publicación arbitrada

Editorial: Springer Berlin Heidelberg

Palabras clave: Access Control Models mobile devices

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Papel

DOI: [10.1007/978-3-642-02444-3_4](https://doi.org/10.1007/978-3-642-02444-3_4)

Taller de Producción de Producción de Programas sin Fallas (2009)

LUNA, C. , GUSTAVO BETARTE

Publicado

Completo

Evento: Internacional

Descripción: International Conference on Engineering and Computer Education, ICECE09

Ciudad: Buenos Aires, Arg.

Año del evento: 2009

Anales/Proceedings:Proc. International Conference on Engineering and Computer Education, ICECE09

Página inicial: 1236

Página final: 1240

Publicación arbitrada

Editorial: COPEC and IEEE-Ed.Soc.

Palabras clave: Enseñanza de Métodos Formales

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

Organization: COPEC (Council of Researches in Education and Sciences, Brasil), and IEEE-Ed.Soc. (Education Society of the Institute of Electrical and Electronics Engineers, Argentina). Published by Claudio da Rocha Brito (ISBN 978-85-89120-63-0) & Melany M. Ciampi (ISBN 978-85-89549-59-2)

Autorización de Acceso en MIDP 3.0 (2009)

MAZEIKIS, G. , LUNA, C.

Publicado

Completo

Evento: Internacional

Descripción: V Congreso Iberoamericano de Seguridad Informática, CIBSI09

Ciudad: Montevideo

Año del evento: 2009

Anales/Proceedings:V Congreso Iberoamericano de Seguridad Informática, CIBSI09

Volumen:1

Fascículo: 1

Página inicial: 283

Página final: 297

ISSN/ISBN: 9789974005938

Publicación arbitrada

Palabras clave: Teoría de Tipos, CoqMIDP Control de Accesos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Medio de divulgación: CD-Rom

<http://www.fing.edu.uy/inco/eventos/cibsi09/>

Análisis Formal del Estándar NIST para modelos RBAC (2009)

LUNA, C. , ROSA, C.

Publicado

Completo

Evento: Internacional

Descripción: V Congreso Iberoamericano de Seguridad Informática, CIBSI09

Ciudad: Montevideo

Año del evento: 2009

Anales/Proceedings:V Congreso Iberoamericano de Seguridad Informática, CIBSI09

Volumen:1

Fascículo: 1

Página inicial: 255

Página final: 269

ISSN/ISBN: 9789974005938

Publicación arbitrada

Palabras clave: Teoría de Tipos, CoqRBAC

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: CD-Rom

<http://www.fing.edu.uy/inco/eventos/cibsi09/>

Specification of Products and Product Lines (2009)

LUNA, C. , GONZALEZ, A.

Publicado

Completo

Evento: Internacional

Descripción: 9th International Workshop on Reduction Strategies in Rewriting and Programming

Ciudad: Brasilia

Año del evento: 2009

Anales/Proceedings:9th International Workshop on Reduction Strategies in Rewriting and

Programming
Volumen:1
Fascículo: 1
Pagina inicial: 35
Pagina final: 39
Publicación arbitrada
Palabras clave: Product Lines Statecharts
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel
<http://rdp09.cic.unb.br/>
Artículo de 5 páginas

Behavior Specification of Product Lines via Feature Models and UML Statecharts with Variabilities (2008)

LUNA, C. , GONZALEZ, G.
Publicado
Completo
Evento: Internacional
Descripción: XXVII International Conference of the Chilean Computer Science Society (SCCC 08).
Published by IEEE CS Press
Ciudad: Punta Arenas
Año del evento: 2008
Anales/Proceedings:XXVII International Conference of the Chilean Computer Science Society.
Published by IEEE CS Press
Volumen:1
Fascículo: 1
Pagina inicial: 32
Pagina final: 41
ISSN/ISBN: 9780769534039
Publicación arbitrada
Editorial: IEEE CS Press
Palabras clave: Líneas de Productos UML, Statecharts
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
Medio de divulgación: Papel
http://ieeexplore.ieee.org/xpl/freeabs_all.jsp?arnumber=4685761
Digital Object Identifier: 10.1109/SCCC.2008.19

Hacia una Especificación Formal de un Microcontrolador usado en Marcapasos (2008)

LUNA, C. , SIERRA, L. , ECHENIQUE, P.
Publicado
Completo
Evento: Regional
Descripción: XXXIV Conferencia Latinoamericana de Informática (CLEI 2008)
Ciudad: Santa Fé
Año del evento: 2008
Anales/Proceedings:XXXIV Conferencia Latinoamericana de Informática (CLEI 2008)
Pagina inicial: 1
Pagina final: 10
ISSN/ISBN: 950-9770-02-7
Publicación arbitrada
Palabras clave: Microcontroladores Coq
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: CD-Rom

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices (2008)

ROUSHANI OSKUI, LUNA, C., GUSTAVO BETARTE

Publicado
Completo
Evento: Regional
Descripción: ChWFM 2008: Chilean Workshop on Formal Methods
Ciudad: Punta Arenas
Año del evento: 2008
Anales/Proceedings:ChWFM 2008: First Chilean Workshop on Formal Methods
Volumen:1
Pagina inicial: 44
Pagina final: 53
ISSN/ISBN: 956-319-507-1
Publicación arbitrada
Editorial: IEEE Computer Society
Palabras clave: Coq MIDP 2.0 Control Access Models
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel
DOI: [10.1109/SCCC.2009.10](https://doi.org/10.1109/SCCC.2009.10)
<http://fermat.usach.cl/~wfm/>

Formalización y Análisis del Modelo de Seguridad de MIDP 3.0. Seguridad a Nivel de Aplicación (2008)

MAZEIKIS, G. , LUNA, C. , GUSTAVO BETARTE
Publicado
Completo
Evento: Regional
Descripción: ChWFM 2008: Chilean Workshop on Formal Methods
Ciudad: Punta Arenas
Año del evento: 2008
Anales/Proceedings:ChWFM 2008: First Chilean Workshop on Formal Methods
Pagina inicial: 34
Pagina final: 43
ISSN/ISBN: 956-319-507-1
Publicación arbitrada
Editorial: IEEE Computer Society
Palabras clave: Seguridad Informática Coq MIDP 3.0
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel
<http://fermat.usach.cl/~wfm/>

Especificación de Modelos de Control de Accesos en Coq (2008)

LUNA, C.
Publicado
Resumen
Evento: Regional
Descripción: Jornadas de Ciencias de la Computación
Año del evento: 2008
Anales/Proceedings:Jornadas de Ciencias de la Computación 2008
Publicación arbitrada
Palabras clave: Teoría de Tipos, CoqSeguridad Informática
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Internet

Especificación del Comportamiento de Líneas de Productos mediante Modelos de Funcionalidades y Máquinas de Estados con Variabilidades (2008)

LUNA, C.
Publicado
Resumen
Evento: Local
Descripción: Jornadas Académicas de la Facultad de Ingeniería de la Universidad ORT

Ciudad: Montevideo
Año del evento: 2008
Anales/Proceedings: Jornadas Académicas de la Facultad de Ingeniería
Publicación arbitrada
Palabras clave: Líneas de Productos Statecharts
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
Medio de divulgación: Internet

Especificación y Verificación Formal de Sistemas Críticos en el Instituto de Computación de la Universidad de la República (Uruguay) (2007)

GUSTAVO BETARTE , LUNA, C. , SIERRA, L.
Publicado
Completo
Evento: Regional
Descripción: REUNIÃO DE ESPECIALISTAS EM VERIFICAÇÃO E VALIDAÇÃO DE SOFTWARE - REVVIS
Ciudad: Brasil
Año del evento: 2007
Anales/Proceedings: REVVIS
Publicación arbitrada
Palabras clave: Seguridad Informática
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel

Hacia una Formalización de Líneas de Productos mediante Máquinas de Estados con Variabilidades (2007)

LUNA, C. , GONZALEZ, A.
Publicado
Completo
Evento: Regional
Descripción: Conferencia Latinoamericana de Informática
Ciudad: San José
Año del evento: 2007
Anales/Proceedings: Clei2007
Publicación arbitrada
Palabras clave: Líneas de Productos UML, Máquinas de Estados
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: CD-Rom

A Formal Specification of the MIDP 2.0 Security Model (2007)

ZANNELLA, S. , LUNA, C. , GUSTAVO BETARTE
Publicado
Completo
Evento: Internacional
Descripción: Fourth International Workshop, FAST 2006
Ciudad: Hamilton, Ontario, Canada
Año del evento: 2007
Anales/Proceedings: Fourth International Workshop, FAST 2006, Hamilton, Ontario, Canada, August 26-27, 2006, Revised Selected Papers
Volumen: 4691
Serie: LNCS
Página inicial: 220
Página final: 234
ISSN/ISBN: 978-3-540-7522
Editorial: Springer Berlin Heidelberg
Palabras clave: Seguridad Informática security

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Medio de divulgación: Papel

DOI: [10.1007/978-3-540-75227-1_15](https://doi.org/10.1007/978-3-540-75227-1_15)

Algunos Proyectos y Actividades en Métodos Formales, en Uruguay (2006)

LUNA, C.

Publicado

Resumen

Evento: Regional

Descripción: Jornadas de Ciencias de la Computación

Ciudad: Rosario, Argentina

Año del evento: 2006

Anales/Proceedings: Jornadas de Ciencias de la Computación 2006

Publicación arbitrada

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Organización para un Curso de Programación en un Contexto de Masividad. Una Experiencia (2006)

LUNA, C., FRASCHINI, E., PEDEMONTE, M., VIERA, M.

Publicado

Completo

Evento: Regional

Descripción: Congreso Iberoamericano de Educación Superior en Computación

Ciudad: Santiago

Año del evento: 2006

Anales/Proceedings: Congreso Iberoamericano de Educación Superior en Computación

Publicación arbitrada

Palabras clave: Education

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: CD-Rom

Enseñando Métodos Formales con COQ (2006)

LUNA, C.

Publicado

Completo

Evento: Regional

Descripción: I Congreso de Tecnología en Educación y Educación en Tecnología (TE&ET06)

Ciudad: La Plata

Año del evento: 2006

Anales/Proceedings: I Congreso de Tecnología en Educación y Educación en Tecnología (TE&ET06)

Publicación arbitrada

Palabras clave: Educación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

Schema-Matching with Neural Networks: A new approach using Representing Schemas (2006)

MARTINEZ, M., LUNA, C.

Publicado

Completo

Evento: Regional

Descripción: Conferencia Latinoamericana de Informática

Ciudad: Santiago

Año del evento: 2006

Anales/Proceedings: XXXII Conferencia Latinoamericana de Informática CLEI 2006

Publicación arbitrada

Palabras clave: neuronal networks

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial
Medio de divulgación: CD-Rom

Model Checkers y Proof Assistants en la Verificación de Sistemas de Tiempo Real (2006)

LUNA, C.
Publicado
Completo
Evento: Internacional
Descripción: SPL2006 - II Southern Conference on Programmable Logic, 2nd SUR Labs - Regional Joint Latin-American Laboratories on FPGA Technology
Ciudad: Mar del Plata
Año del evento: 2006
Anales/Proceedings: SPL2006 - II Southern Conference on Programmable Logic, 2nd SUR Labs - Regional Joint Latin-American Laboratories on FPGA Technology
ISSN/ISBN: 84-609-8998-4
Publicación arbitrada
Palabras clave: Sistemas de tiempo real Sistemas reactivos especificación y verificación formal
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel
Este artículo fue publicado en el capítulo 7 del libro "FPGA BASED SYSTEMS", ISBN 84-609-8998-4 (ver capítulos de libros publicados)

Taller de Construcción Formal de Programas en Teoría de Tipos (2005)

LUNA, C.
Publicado
Resumen
Evento: Regional
Descripción: Jornadas de Ciencias de la Computación
Ciudad: Rosario, Argentina
Año del evento: 2005
Anales/Proceedings: Jornadas de Ciencias de la Computación 2005
Publicación arbitrada
Palabras clave: Teoría de Tipos, Coq
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Internet

Aplicaciones Computacionales de la Demostración Asistida de Teoremas usando Coq (2005)

LUNA, C.
Publicado
Resumen
Evento: Regional
Descripción: Jornadas de Ciencias de la Computación
Ciudad: Rosario, Argentina
Año del evento: 2005
Anales/Proceedings: Jornadas de Ciencias de la Computación 2005
Publicación arbitrada
Palabras clave: Teoría de Tipos, Coq
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Internet

Programación 2: Experiencias y Propuestas (2004)

LUNA, C., PEDEMONTE, M., VIERA, M., ALLIAUME, J.
Publicado
Completo
Evento: Nacional
Descripción: II Congreso de Enseñanza en Facultad de Ingeniería, Udelar
Ciudad: Montevideo

Año del evento: 2004
Publicación arbitrada
Palabras clave: Educación
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Educación
Medio de divulgación: CD-Rom

A Very Early Estimation of Software Development Time and Effort using Neural Networks (2004)

SALVETTO, P. , MARTINEZ, M. , LUNA, C.

Publicado
Completo
Evento: Regional
Descripción: CACIC 04
Ciudad: Buenos Aires
Año del evento: 2004
Publicación arbitrada
Palabras clave: neuronal networks
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial
Medio de divulgación: Papel

Análisis de Sistemas Críticos en Teoría de Tipos (2004)

LUNA, C.

Publicado
Completo
Evento: Regional
Descripción: CACIC 04
Ciudad: Buenos Aires
Año del evento: 2004
Anales/Proceedings: CACIC 04
Publicación arbitrada
Palabras clave: Sistemas de tiempo real
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel

Taller de Especificación, Construcción y Verificación Formales de Programas. Propuestas y Experiencias (2004)

LUNA, C.

Publicado
Completo
Evento: Regional
Descripción: CACIC 04
Ciudad: Buenos Aires
Año del evento: 2004
Anales/Proceedings: CACIC 04
Publicación arbitrada
Palabras clave: Education
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel

Verificación de Sistemas de Tiempo Real en Teoría de Tipos. Un Caso de Estudio: The RailRoad Crossing example in Coq (2002)

LUNA, C.

Publicado
Completo
Evento: Regional
Descripción: Conferencia Latinoamericana de Informática: CLEI 2002
Ciudad: Montevideo

Año del evento: 2002
Anales/Proceedings: Conferencia Latinoamericana de Informática: CLEI 2002
Publicación arbitrada
Palabras clave: Sistemas de tiempo real
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: CD-Rom

Análisis de Sistemas de Tiempo Real en Teoría de Tipos. Una Metodología de Trabajo (2002)

LUNA, C.
Publicado
Completo
Evento: Regional
Descripción: 5o Workshop Iberoamericano de Ingeniería de Requisitos y Ambientes de Software. IDEAS 2002
Ciudad: La Habana
Año del evento: 2002
Publicación arbitrada
Palabras clave: Sistemas de tiempo real Teoría de Tipos
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel

Teoría de Tipos y Coq en la enseñanza de Programación Funcional e Imperativa (2001)

LUNA, C.
Publicado
Completo
Evento: Regional
Descripción: CACIC 01
Ciudad: El Calafate, Santa Cruz
Año del evento: 2001
Publicación arbitrada
Palabras clave: Métodos Formales, Coq
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel

De especificaciones declarativas a programas eficientes. Un caso de estudio (2001)

LUNA, C.
Publicado
Completo
Evento: Regional
Descripción: Jornadas Chilenas de Computación
Ciudad: Punta Arenas
Año del evento: 2001
Publicación arbitrada
Palabras clave: Especificaciones Algebraicas
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel

Una metodología de trabajo para el análisis de sistemas de tiempo real (2000)

LUNA, C.
Publicado
Completo
Evento: Regional
Descripción: WAIT 2000 (Workshop Argentino de Informática Teórica)
Ciudad: Tandil
Año del evento: 2000
Publicación arbitrada

Palabras clave: Métodos Formales, Coq

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

Especificación y análisis de sistemas de tiempo real en teoría de tipos. Caso de estudio: the railroad crossing example (2000)

LUNA, C.

Publicado

Completo

Evento: Regional

Descripción: Conferencia Latinoamericana de Informática: CLEI 2000

Ciudad: Ciudad de México

Año del evento: 2000

Publicación arbitrada

Palabras clave: Sistemas de tiempo real

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: CD-Rom

Una generalización del modelo AGM de cambio de creencias (2000)

LUNA, C.

Publicado

Completo

Evento: Internacional

Descripción: Mexican International Conference on Artificial Intelligence 2000: MICA I 2000

Ciudad: Acapulco

Año del evento: 2000

Publicación arbitrada

Palabras clave: inteligencia artificial

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Medio de divulgación: Papel

MPRC: Un modelo paramétrico de revisiones consistentes (1999)

LUNA, C.

Publicado

Completo

Evento: Regional

Descripción: XII Brazilian Logic Conference

Ciudad: Río de Janeiro

Año del evento: 1999

Publicación arbitrada

Palabras clave: inteligencia artificial

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Medio de divulgación: Papel

Optimización del orden de evaluación de programas recursivos: generalización y extensiones de la estrategia programación dinámica (1998)

LUNA, C., BAUM, G.

Publicado

Completo

Evento: Regional

Descripción: CACIC 98

Ciudad: Neuquén

Año del evento: 1998

Publicación arbitrada

Palabras clave: Especificaciones Algebraicas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Papel

Actualización de bases de creencias para lenguajes de primer orden de representación de conocimiento (1998)

LUNA, C.
Publicado
Completo
Evento: Internacional
Descripción: IV Congreso Internacional en Ingeniería Informática (ICIE 98)
Ciudad: Buenos Aires
Año del evento: 1998
Publicación arbitrada
Palabras clave: inteligencia artificial
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial
Medio de divulgación: Papel

Revisión de creencias: observaciones y propuestas (1998)

LUNA, C.
Publicado
Completo
Evento: Internacional
Descripción: IV Congreso Internacional en Ingeniería Informática (ICIE 98)
Ciudad: Buenos Aires
Año del evento: 1998
Publicación arbitrada
Palabras clave: inteligencia artificial
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial
Medio de divulgación: Papel

Actualización de bases de conocimiento en el contexto de Horn como lenguaje de representación (1997)

LUNA, C., FALAPPA, M.
Publicado
Completo
Evento: Regional
Descripción: IV Workshop de Aspectos Teóricos de Inteligencia Artificial: ATIA 97
Ciudad: La Plata
Año del evento: 1997
Publicación arbitrada
Palabras clave: inteligencia artificial
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial
Medio de divulgación: Papel

Actualización del conocimiento: un análisis de la teoría AGM de cambio de creencias (1997)

LUNA, C.
Publicado
Completo
Evento: Regional
Descripción: JUCSE 97
Ciudad: Santiago del estero
Año del evento: 1997
Publicación arbitrada
Palabras clave: inteligencia artificial
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Medio de divulgación: Papel

Automatización de los procesos de la escuela de verano de ciencias informáticas (1997)

LUNA, C. , FERREIRA, A.

Publicado

Resumen

Evento: Regional

Descripción: Seminario Académico Científico, organizado por la Escuela de Posgraduación de la U.N.R.C.

Ciudad: Río Cuarto, Argentina

Año del evento: 1997

Anales/Proceedings: Seminario Académico Científico, Escuela de Posgraduación de la U.N.R.C.

Publicación arbitrada

Palabras clave: Sistemas de Información

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Medio de divulgación: Papel

Una propuesta de Integración de nociones lógico-matemáticas en la enseñanza de la programación (1997)

LUNA, C. , MEDEL, R. , FERREIRA, A.

Publicado

Completo

Evento: Regional

Descripción: CACIC 97

Ciudad: La Plata

Año del evento: 1997

Publicación arbitrada

Palabras clave: Educación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Medio de divulgación: Papel

Actualización de conocimiento: análisis de modelos lógico-matemáticos y desarrollo de modelos computacionales (1997)

LUNA, C.

Publicado

Resumen

Evento: Regional

Descripción: Seminario Académico Científico, organizado por la Escuela de Posgraduación de la U.N.R.C.

Ciudad: Río Cuarto, Argentina

Año del evento: 1997

Anales/Proceedings: Seminario Académico Científico, Escuela de Posgraduación de la U.N.R.C.

Publicación arbitrada

Palabras clave: Actualización de Conocimiento

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Medio de divulgación: Papel

Experiencias en la enseñanza de la programación funcional en la U.N.R.C. (1996)

LUNA, C. , FERREIRA, A. , MEDEL, R.

Publicado

Completo

Evento: Regional

Descripción: Primera Conferencia Latinoamericana de Programación Funcional

Ciudad: La Plata

Año del evento: 1996

Publicación arbitrada

Palabras clave: Educación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación
Medio de divulgación: Papel

Un compilador Occam-C (1996)

LUNA, C. , GUAZZONE, J. , GRINSPAN, V. , FERREIRA, A.

Publicado

Completo

Evento: Regional

Descripción: 3ras Jornadas Universitarias de Informática

Ciudad: San Juan

Año del evento: 1996

Anales/Proceedings:3ras Jornadas Universitarias de Informática

Publicación arbitrada

Palabras clave: compiladores

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

Un compilador de una lógica de primer orden a un prototipo Prolog (1996)

LUNA, C. , GRINSPAN, V.

Publicado

Completo

Evento: Regional

Descripción: 3ras Jornadas Universitarias de Informática

Ciudad: San Juan

Año del evento: 1996

Anales/Proceedings:3ras Jornadas Universitarias de Informática

Publicación arbitrada

Palabras clave: compiladores

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Medio de divulgación: Papel

Formalización de técnicas de diseño de algoritmos mediante reglas de transformación de programas (1995)

LUNA, C.

Publicado

Completo

Evento: Regional

Descripción: 24 JAIIO

Ciudad: Buenos Aires

Año del evento: 1995

Publicación arbitrada

Palabras clave: Especificaciones Algebraicas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Formalización de técnicas de diseño de algoritmos mediante reglas de transformación de programas.

Casos de estudio (1995)

LUNA, C. , GRINSPAN, V.

Publicado

Completo

Evento: Regional

Descripción: primer congreso Argentino de ciencias de la computación: CACIC 95

Ciudad: Bahía Blanca

Año del evento: 1995

Publicación arbitrada

Palabras clave: Especificaciones Algebraicas

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Producción técnica

PRODUCTOS

Modelo de Seguridad de Android (2021)

Prototipo, Otra

LUNA, C. , G. BETARTE , De Luca, G.

Especificación formal y análisis en Coq del modelo de seguridad de Android para diferentes versiones

País: Uruguay

Disponibilidad: Irrestricada

Institución financiadora: Facultad de Ingeniería, UDELLAR

Medio de divulgación: Internet

<https://www.fing.edu.uy/inco/grupos/gsi/>

OpenFING (2020)

Proyecto, Otra

LUNA, C. , Carpani, F. , Raimondi, C.

Coordinador general de la plataforma OpenFING de videos de clases de la Facultad de Ingeniería, con más de 1400 clases/videos; más de 10.000 usuarios activos; más de 30.000 acceso semanales. Ver publicación: <https://jime.open.ac.uk/articles/10.5334/jime>.

País: Uruguay

Disponibilidad: Irrestricada

Producto con aplicación productiva o social: Se tienen más de 40.000 accesos semanales a la plataforma de vídeos desde distintos puntos del país, la región y el exterior, principalmente desde el ámbito universitario, pero también desde la enseñanza media. Ver el journal:

<https://jime.open.ac.uk/arti>

Institución financiadora: Facultad de Ingeniería, UDELLAR

Patente o Registro:

Derecho de autor

CC BY-NC-ND 4.0, OpenFING

Depósito: ; Examen: ; Concesión:

Patente nacional: NO

Palabras clave: Lecture videos Flipped learning Digital skills Open Educational Resources

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Educación

Medio de divulgación: Internet

<https://open.fing.edu.uy/>

CC BY-NC-ND 4.0

Modelo de Seguridad para plataformas de virtualización (2017)

Prototipo, Otra

LUNA, C. , G. BETARTE , JUAN DIEGO CAMPO

Especificación formal y análisis en Coq de modelos de seguridad para plataformas de virtualización

País: Uruguay

Disponibilidad: Irrestricada

Institución financiadora: Facultad de Ingeniería, UDELLAR

Palabras clave: Virtualización Métodos Formales Seguridad

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Seguridad Informática y Métodos Formales

<https://www.fing.edu.uy/inco/grupos/gsi/index.html>

Coop: un IDE en Eclipse para Coq (2011)

, Software

LUNA, C. , CALEGARI, D.

IDE para el asistente de pruebas Coq

País: Uruguay
Disponibilidad: Irrestringida
Institución financiadora: Facultad de Ingeniería, UDELAR
Palabras clave: Coq IDE Eclipse
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
Medio de divulgación: Internet

Sistema para monitoreo de condiciones de almacenamiento en silobolsas (2010)

, Software
LUNA, C.
sistema desarrollado en el marco del proyecto LACCIR: Low Cost Computer based System for Quality Evaluation and Preservation of Grains Stored in Polymere Bags
País: Argentina
Disponibilidad: Irrestringida
Producto con aplicación productiva o social: Sistema desarrollado en conjunto con el INTA y el LIFIA (Arg). Se está evaluando su aplicación industrial en Argentina, para pequeños y medianos productores de granos.
Institución financiadora: LACCIR, Microsoft Research
Palabras clave: silobags MDD
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Agro Informática
Medio de divulgación: Otros
<http://www.lifia.info.unlp.edu.ar/laccir/pages/applications.htm>

Biblioteca: RailRoad_Crossing_Example (2000)

, Otra
LUNA, C.
Creación de la biblioteca: RailRoad_Crossing_Example del proyecto Coq del INRIA
País: Francia
Disponibilidad: Irrestringida
Producto con aplicación productiva o social: uso por toda la comunidad (académica e industrial) de usuarios del asistente de pruebas Coq
Institución financiadora: INRIA, Instituto de Computación (Fac. de Ingeniería, Udelar), PEDECIBA
Palabras clave: Sistemas de tiempo real Teoría de Tipos, Coq
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Internet
<http://coq.inria.fr/>

Biblioteca: CTL_TCTL (2000)

, Otra
LUNA, C.
Creación de la biblioteca: CTL_TCTL del proyecto Coq del INRIA
País: Francia
Disponibilidad: Restringida
Producto con aplicación productiva o social: uso por toda la comunidad (académica e industrial) de usuarios del asistente de pruebas Coq
Institución financiadora: INRIA, Instituto de Computación (Fac. de Ingeniería, Udelar), PEDECIBA
Palabras clave: Sistemas de tiempo real Teoría de Tipos, Coq Sistemas reactivos
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Medio de divulgación: Internet
<http://coq.inria.fr/>

Sistema de actualización de Conocimiento en base a Prolog (1997)

, Software
LUNA, C.
Sistema de actualización de Conocimiento en base a Prolog
País: Argentina
Disponibilidad: Restricta
Institución financiadora: UNRC, Argentina
Palabras clave: Actualización de Conocimiento
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial
Medio de divulgación: Otros

Sistema de automatización de las Escuelas de Verano en Ciencias de la Computación (1995)

, Software
LUNA, C. , FERREIRA, A. , GUAZZONE, J. , GRINSPAN, V.
Sistema de automatización de las Escuelas de Verano en Ciencias de la Computación. Se usa desde 1995 hasta la actualidad
País: Argentina
Disponibilidad: Restricta
Producto con aplicación productiva o social: Se usa en la Facultad de Ingeniería de la UNRC desde 1995 hasta la actualidad
Institución financiadora: UNRC, Argentina
Palabras clave: Sistemas de Información
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Sistemas de Información
Medio de divulgación: Otros

PROCESOS

Organización para un Curso de Programación en un Contexto de Masividad (2006)

Técnica Pedagógica
LUNA, C. , VIERA, M. , PEDEMONTE, M. , FRASCHINI, E.
Propuesta de organización para cursos de programación en contextos de masividad
País: Argentina
Disponibilidad: Irrestringida
Proceso con aplicación productiva o social: Aplicación a cursos de programación en carreras terciarias y universitarias que se desarrollan en contextos de masividad
Institución financiadora: Instituto de Computación, Fac. de Ingeniería, Udelar
Palabras clave: Enseñanza en Contextos de Masividad
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación
Medio de divulgación: Internet
<http://teyet-revista.info.unlp.edu.ar>

OTRAS PRODUCCIONES

CURSOS DE CORTA DURACIÓN DICTADOS

Seguridad certificada de un modelo idealizado de hypervisor usando el asistente de pruebas Coq (2014)

LUNA, C. , GUSTAVO BETARTE , CAMPO, J. D.
Especialización
País: Argentina
Idioma: Español
Medio divulgación: Otros
Web: <http://dc.exa.unrc.edu.ar/rio2014/cursos>
Tipo de participación: Docente
Unidad: Escuela RIO 2014, DCC-UNRC
Duración: 1 semanas
Lugar: Universidad Nacional de Río Cuarto
Ciudad: Río Cuarto

Institución Promotora/Financiadora: Facultad de Ciencias Exactas

Palabras clave: métodos formales Seguridad

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Aplicaciones computacionales de la demostración asistida de teoremas usando Coq (2004)

BRUNÉ, I., SZASZ, N.

Especialización

País: Argentina

Idioma: Español

Medio divulgación: Papel

Web: dc.exa.unrc.edu.ar/rio2008/antecedentes/rio04.html

Tipo de participación: Docente

Unidad: Facultad de Ciencias Exactas

Duración: 1 semana

Lugar: Universidad Nacional de Río Cuarto

Ciudad: Río Cuarto

Institución Promotora/Financiadora: Universidad Nacional de Río Cuarto

Palabras clave: Teoría de Tipos, Coq

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Taller de producción de programas sin fallas (2000)

LUNA, C., SZASZ, N.

Especialización

País: Argentina

Idioma: Español

Medio divulgación: Papel

Web: <http://dc.exa.unrc.edu.ar/rio2008/antecedentes/rio00.html>

Tipo de participación: Docente

Unidad: Facultad de Ciencias Exactas

Duración: 1 semana

Lugar: Universidad Nacional de Río Cuarto

Ciudad: Río Cuarto

Institución Promotora/Financiadora: Universidad Nacional de Río Cuarto

Palabras clave: Métodos Formales, Coq

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

DESARROLLO DE MATERIAL DIDÁCTICO O DE INSTRUCCIÓN

Programación 2 en modalidad virtual y presencial (2022)

LUNA, C.

País: Uruguay

Idioma: Español

Medio divulgación: Internet

Web: <https://eva.fing.edu.uy/course/view.php?id=132>

Desarrollo y producción de un curso masivo de programación en modalidad presencial y virtual

ORGANIZACIÓN DE EVENTOS

Ingeniería de Muestra (2022)

LUNA, C.

Exposición

Sub Tipo: Organización

Lugar: Uruguay, Facultad de Ingeniería, UDELAR Montevideo

Idioma: Español

Medio divulgación: Internet

Web: <https://idm.uy/>

Duración: 1 semana

Institución Promotora/Financiadora: Facultad de Ingeniería, UDELAR

Ingeniería de Muestra (2021)

LUNA, C.
Exposición
Sub Tipo: Organización
Lugar: Uruguay ,Facultad de Ingeniería, UDELAR Montevideo
Idioma: Español
Medio divulgación: Internet
Web: <https://idm.uy/>
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería, UDELAR

Concurso de Programación (2021)

LUNA, C. , Kereki, I.
Concurso
Sub Tipo: Otra
Lugar: Uruguay ,Universidad ORT Uruguay Montevideo
Idioma: Español
Medio divulgación: Internet
Duración: 1 semanas
Institución Promotora/Financiadora: Universidad ORT Uruguay

Ingeniería de Muestra (2020)

LUNA, C.
Exposición
Sub Tipo: Organización
Lugar: Uruguay ,Facultad de Ingeniería, UDELAR Montevideo
Idioma: Español
Medio divulgación: Internet
Web: <https://idm.uy/>
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería, UDELAR

Concurso de Programación (2020)

LUNA, C. , kereki, I.
Concurso
Sub Tipo: Otra
Lugar: Uruguay ,Universidad ORT Uruguay Montevideo
Idioma: Español
Medio divulgación: Internet
Duración: 1 semanas
Institución Promotora/Financiadora: Universidad ORT Uruguay

Ingeniería de Muestra (2019)

LUNA, C.
Exposición
Sub Tipo: Organización
Lugar: Uruguay ,Facultad de Ingeniería, UDELAR Montevideo
Idioma: Español
Medio divulgación: Internet
Web: <https://idm.uy/>
Duración: 1 semanas
Institución Promotora/Financiadora: FING, UDELAR

Concurso de Programación (2019)

LUNA, C. , Kereki, I.
Concurso
Sub Tipo: Otra
Lugar: Uruguay ,Universidad ORT Uruguay Montevideo
Idioma: Español
Medio divulgación: Internet
Duración: 1 semanas

Institución Promotora/Financiadora: Universidad ORT Uruguay

Ingeniería de Muestra (2018)

LUNA, C.

Exposición

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería, Udelar Montevideo

Idioma: Español

Medio divulgación: Internet

Web: <https://www.fing.edu.uy/ingenieriademuestra>

Duración: 1 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, Udelar

Concurso de Programación (2018)

LUNA, C.

Concurso

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería, Universidad ORT Uruguay Montevideo

Idioma: Español

Medio divulgación: Internet

Web: <https://fi.ort.edu.uy/catedra-de-programacion>

Duración: 1 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, Universidad ORT Uruguay

Ingeniería de Muestra (2017)

LUNA, C.

Exposición

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería, Udelar Montevideo

Idioma: Español

Medio divulgación: Internet

Web: <https://www.fing.edu.uy/ingenieriademuestra>

Duración: 1 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, Udelar

Concurso de Programación (2017)

LUNA, C.

Concurso

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería, Universidad ORT Uruguay Montevideo

Idioma: Español

Medio divulgación: Internet

Web: <https://fi.ort.edu.uy/catedra-de-programacion>

Duración: 1 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, Universidad ORT Uruguay

Concurso de Programación (2016)

LUNA, C.

Concurso

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería, Universidad ORT Uruguay

Idioma: Español

Medio divulgación: Internet

Web: <http://www.ort.edu.uy/noticia/9445>

Duración: 1 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, Universidad ORT Uruguay

Palabras clave: Programación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Gestión de Enseñanza

Ingeniería de Muestra 2016 (2016)

LUNA, C.

Exposición
Sub Tipo: Organización
Lugar: Uruguay ,Facultad de Ingeniería, UDELAR Montevideo
Idioma: Español
Medio divulgación: Internet
Web: <https://www.fing.edu.uy/ingenieriademuestra>
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería, UDELAR
Palabras clave: Ingeniería
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Gestión de Enseñanza

Ingeniería de Muestra 7 (2015)

LUNA, C.
Exposición
Sub Tipo: Organización
Lugar: Brasil ,Facultad de Ingeniería Montevideo
Idioma: Español
Medio divulgación: Otros
Web: <https://www.fing.edu.uy/ingenieriademuestra>
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería
Palabras clave: Ingeniería
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

Concurso de Programación (2015)

LUNA, C.
Concurso
Sub Tipo: Organización
Lugar: Brasil ,Facultad de Ingeniería, ORT Montevideo
Idioma: Español
Medio divulgación: Otros
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería, ORT
Palabras clave: Programación
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

Ingeniería de Muestra 6 (2014)

LUNA, C.
Exposición
Sub Tipo: Organización
Lugar: Uruguay
Idioma: Español
Medio divulgación: Internet
Duración: 1 semanas
Institución Promotora/Financiadora: Fac. de Ingeniería, UDELAR
Palabras clave: Enseñanza
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

Conferencia Latinoamericana de Informática (CLEI) (2014)

DELGADO, A. , LUNA, C. , EZZATTI, P. , GONZALEZ, L. , ROBLEDO, F.
Congreso
Sub Tipo: Organización
Lugar: Uruguay ,Facultad de Ingeniería, Universidad de la República Montevideo, Uruguay
Idioma: Español
Medio divulgación: Internet
Web: <http://clei.org/clei2014/>

Duración: 1 semanas
Evento itinerante: SI
Catálogo: SI
Institución Promotora/Financiadora: Centro Latinoamericano de Estudios en Informática (CLEI)
Palabras clave: informática
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática

13 Concurso ORT de Programación, que clasifica a la regional sudamericana del concurso ACM (2014)

KEREKI, I., LUNA, C.
Concurso
Sub Tipo: Curaduría
Lugar: Argentina ,Facultad de Ingeniería, Universidad ORT Uruguay Montevideo
Idioma: Español
Duración: 1 semanas
Institución Promotora/Financiadora: Fac. de Ingeniería, Univerisdad ORT Uruguay
Palabras clave: Programación
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

13 Concurso ORT de Programación, que clasifica a la regional sudamericana del concurso ACM (2013)

LUNA, C., KEREKI, I., GARBARINO, H.
Concurso
Sub Tipo: Organización
Lugar: Uruguay ,Facultad de Ingeniería Montevideo
Idioma: Español
Medio divulgación: Internet
Web: http://fi.ort.edu.uy/innovaportal/v/5632/5/fi.ort.front/concurso_de_programacion.html
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería, Universidad ORT Uruguay
Palabras clave: Programación
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática

Ingeniería de Muestra 5 (2013)

LUNA, C.
Exposición
Sub Tipo: Organización
Lugar: Argentina ,Facultad de Ingeniería Montevideo
Idioma: Español
Medio divulgación: Otros
Web: <http://www.fing.edu.uy/ingeneriademuestra>
Institución Promotora/Financiadora: Facultad de Ingeniería
Palabras clave: Ingeniería
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

Jornadas de divulgación de experiencias en innovaciones educativas (2013)

LUNA, C.
Exposición
Sub Tipo: Organización
Lugar: Uruguay ,Facucltad de Ingeniería, UDELAR Montevideo
Idioma: Español
Duración: 1 semanas
Institución Promotora/Financiadora: UDELAR, UC, UM, ORT, LASPAU
Palabras clave: Enseñanza
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación
Información adicional: Organización del evento

XL Conferencia Latinoamericana de Informática, CLEI 2014 (2013)

DELGADO, A. , LUNA, C. , EZZATI, P. , GONZALEZ, L. , SABIGUERO, A. , ROBLEDO, F.

Congreso

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería Montevideo

Idioma: Español

Medio divulgación: Otros

Duración: 1 semanas

Evento itinerante: SI

Catálogo: SI

Institución Promotora/Financiadora: Instituto de Computación de la Facultad de Ingeniería

Palabras clave: informática

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Informática

Información adicional: El evento se realizará en Setiembre de 2014

XIII Jornadas de Informática e Investigación Operativa (2013)

LUNA, C. , GRAMPIN, E. , GONZALEZ, L. , CABEZAS, J. J.

Congreso

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería Montevideo

Idioma: Español

Medio divulgación: Internet

Web: <http://www.fing.edu.uy/inco/eventos/jjio/>

Duración: 1 semanas

Institución Promotora/Financiadora: Instituto de Computación de la Facultad de Ingeniería

Palabras clave: informática e investigación operativa

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Informática

Desafíos y tendencias en la formación integral de profesionales en ingeniería (2013)

LUNA, C. , MIGUEZ

Otro

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería, Udelar Montevideo

Idioma: Español

Palabras clave: Enseñanza

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Educación

12 Concurso ORT de Programación, que clasifica a la regional sudamericana del concurso ACM (2012)

LUNA, C. , KEREKI, I. , GARBARINO, H.

Concurso

Lugar: Uruguay ,Facultad de Ingeniería, Universidad ORT Uruguay Montevideo

Idioma: Español

Medio divulgación: Internet

Duración: 1 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, Universidad ORT Uruguay

Palabras clave: Programación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Programación

Ingeniería deMuestra 4 (2012)

LUNA, C.

Exposición

Lugar: Uruguay ,Facultad de Ingeniería, UDELAR Montevideo

Idioma: Español

Medio divulgación: Internet

Web: <http://www.fing.edu.uy/ingenieriademuestra>

Duración: 1 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, UDELAR

Palabras clave: Ingeniería

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

Información adicional: Evento organizado conjuntamente entre la Facultad de Ingeniería y la Fundación Julio Ricaldoni

SEFM School 2011 (2011)

LUNA, C., PARDO, A., SIERRA, L.

Otro

Lugar: Uruguay, Hotel NH Montevideo Montevideo

Idioma: Inglés

Medio divulgación: Internet

Web: <http://www.fing.edu.uy/inco/eventos/SEFM2011/school.html>

Evento itinerante: SI

Institución Promotora/Financiadora: Instituto de Computación, FING, UDELAR

Palabras clave: formal methods Software Engineering

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Información adicional: Integrante del Comité Organizador

The 9th IEEE International Conference on SOFTWARE ENGINEERING AND FORMAL METHODS (SEFM) (2011)

PARDO, A., LUNA, C., SIERRA, L.

Congreso

Lugar: Uruguay, Montevideo Montevideo

Idioma: Inglés

Medio divulgación: Internet

Web: <http://www.fing.edu.uy/inco/eventos/SEFM2011/>

Duración: 2 semanas

Evento itinerante: SI

Catálogo: SI

Institución Promotora/Financiadora: Instituto de Computación, FING, UDELAR

Palabras clave: Ingeniería de Software métodos formales

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Información adicional: Integrante del comité de organización del evento.

Ingeniería de Muestra 3 (2011)

LUNA, C.

Exposición

Lugar: Uruguay, Facultad de Ingeniería Montevideo

Idioma: Español

Medio divulgación: Otros

Web: <http://www.fing.edu.uy/ingenieriademuestra2011>

Institución Promotora/Financiadora: Facultad de Ingeniería, UDELAR; Fundación Ricaldoni

Palabras clave: Ingeniería

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería

Información adicional: Participante de la Organización

5th International Workshop on Foundations and Techniques for Open Source Software Certification (2011)

BARBOSA, L., PARDO, A., LUNA, C., SIERRA, L., CAMPO, J. D.

Congreso

Lugar: Uruguay

Idioma: Inglés

Medio divulgación: Internet

Web: <http://opencert.iist.unu.edu/workshop-home-2011.html>

Duración: 1 semanas

Palabras clave: Open Source Software Certification

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Encuentro de intercambio de experiencias didácticas de los docentes de Facultad de Ingeniería (2011)

MIGUEA, M., LUNA, C.

Exposición

Sub Tipo: Organización

Lugar: Uruguay ,Facultad de Ingeniería, UDELAR Montevideo, Uruguay

Idioma: Español

Medio divulgación: Otros

Duración: 1 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, UDELAR

Palabras clave: Educación

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Enseñanza

Computación se Muestra. Primera muestra de PROYECTOS DE FIN DE CARRERA DE INGENIERÍA EN COMPUTACIÓN (2010)

SABIGUERO, A., LUNA, C., TANSINI, L.

Exposición

Lugar: Uruguay ,Instituto de Computación, FI, UDELAR Montevideo

Idioma: Español

Medio divulgación: Otros

Web: <http://www.fing.edu.uy/inco/eventos/jiio/muestra.html>

Duración: 1 semanas

Institución Promotora/Financiadora: Instituto de Computación, FI, UDELAR.

Palabras clave: Proyectos de Grado

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería en Computación

XI Jornadas de Informática e Investigación Operativa (2010)

LUNA, C., TANSINI, L., NESMACHNOW, S., SABIGUERO, A., SOSA, R.

Congreso

Lugar: Uruguay ,Instituto de Computación, FI, UDELAR Montevideo

Idioma: Español

Medio divulgación: Internet

Web: <http://www.fing.edu.uy/inco/eventos/jiio/>

Duración: 1 semanas

Evento itinerante: SI

Catálogo: SI

Institución Promotora/Financiadora: Instituto de Computación, FI, UDELAR; PEDECIBA

Informática

Palabras clave: informática investigación operativa

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática e Investigación Operativa

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Informática

Información adicional: Integrante del comité organizador de las XI JIIO.

V Congreso Iberoamericano de Seguridad Informática, CIBSI (2009)

GUSTAVO BETARTE , LUNA, C., BLANCO, A., RODRIGUEZ, M., ZIPITRIA, F., VIDAL, L., CAROZO, E.

Congreso

Lugar: Uruguay ,Montevideo Montevideo

Idioma: Español

Medio divulgación: CD-Rom

Web: <http://www.fing.edu.uy/inco/eventos/cibsi09/>

Duración: 1 semanas
Evento itinerante: SI
Institución Promotora/Financiadora: Fac. de Ingeniería, UDELAR (Uruguay)- UPM (España)
Palabras clave: Seguridad Informática
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Información adicional: Miembro del Comité de Organización de CIBISI 2009.

International Summer School on Language Engineering and Rigorous Software Development (LERNET 08) (2008)

LUNA, C.
Congreso
Lugar: Uruguay ,Piriápolis
Idioma: Inglés
Medio divulgación: Papel
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería, Udelar
Palabras clave: formal methods
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Second annual meeting of the STIC Amsud project ReSeCo (Reliability and Security of Distributed Components) (2007)

LUNA, C.
Congreso
Lugar: Uruguay ,Montevideo Montevideo
Idioma: Inglés
Medio divulgación: CD-Rom
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería, Udelar
Palabras clave: formal methods
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

X Jornadas Estudiantiles, III Jornadas Académicas, II Jornadas de Integración, 7to. Concurso de Programación, 2do Concurso de Robótica. (2007)

LUNA, C., KEREKI, I.
Congreso
Sub Tipo: Organización
Lugar: Uruguay ,Montevideo Montevideo
Idioma: Español
Medio divulgación: Internet
Duración: 1 semanas
Institución Promotora/Financiadora: Facultad de Ingeniería, Universidad ORT
Palabras clave: Ingeniería de Software
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Sistemas

IX Jornadas Estudiantiles, II Jornadas Académicas, II Jornadas de Integración, 6to. Concurso de Programación, 2do Concurso de Robótica. (2006)

LUNA, C., KEREKI, I.
Congreso
Sub Tipo: Organización
Lugar: Uruguay ,Facultad de Ingeniería, Universidad ORT Uruguay Montevideo
Idioma: Español
Duración: 1 semanas
Institución Promotora/Financiadora: Fac. de Ingeniería, Univerisdad ORT Uruguay
Palabras clave: Enseñanza

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Educación

11th International Conference on Logic for Programming, Artificial Intelligence and Reasoning, LPAR 2004 (2004)

LUNA, C.

Congreso

Lugar: Uruguay ,Montevideo Montevideo

Idioma: Inglés

Medio divulgación: Papel

Duración: 1 semanas

Evento itinerante: SI

Institución Promotora/Financiadora: Facultad de Ingeniería, Udelar

Palabras clave: formal methods

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

International Winter School on Semantics and Applications (2003)

LUNA, C.

Congreso

Lugar: Uruguay ,Montevideo Montevideo

Idioma: Inglés

Medio divulgación: Papel

Duración: 2 semanas

Institución Promotora/Financiadora: Facultad de Ingeniería, Udelar

Palabras clave: formal methods

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

5ta. Escuela de Verano de Ciencias Informáticas (1998)

LUNA, C.

Congreso

Lugar: Argentina ,UNRC Río IV

Idioma: Español

Medio divulgación: Papel

Duración: 1 semanas

Institución Promotora/Financiadora: UNRC

Palabras clave: Ciencias de la Computación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

4ta. Escuela de Verano de Ciencias Informáticas (1997)

LUNA, C.

Congreso

Lugar: Argentina ,UNRC Río IV

Idioma: Español

Medio divulgación: Papel

Duración: 1 semanas

Institución Promotora/Financiadora: UNRC

Palabras clave: Ciencias de la Computación

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

3ra. Escuela de Verano de Ciencias Informáticas (1996)

LUNA, C.

Congreso

Lugar: Argentina ,UNRC Río IV

Idioma: Español

Medio divulgación: Papel
Duración: 1 semanas
Institución Promotora/Financiadora: UNRC
Palabras clave: Ciencias de la Computación
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

2da. Escuela de Verano de Ciencias Informáticas (1995)

LUNA, C.
Congreso
Lugar: Argentina ,UNRC Río IV
Idioma: Español
Medio divulgación: Papel
Duración: 1 semanas
Institución Promotora/Financiadora: UNRC
Palabras clave: Ciencias de la Computación
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

1ra. Escuela de Verano de Ciencias Informáticas (1994)

LUNA, C.
Congreso
Lugar: Argentina ,UNRC Río IV
Idioma: Español
Medio divulgación: Papel
Duración: 1 semanas
Institución Promotora/Financiadora: UNRC
Palabras clave: Ciencias de la Computación
Áreas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ciencias de la Computación

Evaluaciones

EVALUACIÓN DE PROYECTOS

COMITÉ EVALUACIÓN DE PROYECTOS

Vocaciones en TIC / Program.AR. Fundación Dr. Manuel Sadosky (varias líneas y convocatorias) (2017 / 2020)

Sector Extranjero/Internacional/Otros / Ministerio de Ciencia y Tecnología de Argentina / Fundación Sadosky , Argentina
Cantidad: Menos de 5

Evaluación de varias líneas de proyectos en el marco PROGRAM.AR, para Universidades Argentina. A cada convocatoria se presentan unas 20 instituciones, al menos.

Fondo para la Investigación Científica y Tecnológica (FONCYT) de Argentina --- PICT (2017 / 2022)

Sector Extranjero/Internacional/Otros / Fondo Para La Investigación Científica y Tecnológica , Argentina
Cantidad: De 5 a 20

Proyectos y programas en múltiples líneas del FONDECYT-Perú (2016 / 2020)

Sector Extranjero/Internacional/Otros / FONDO DE CIENCIA Y TECNOLOGÍA , Perú
Cantidad: Mas de 20

Proyectos de Investigación Básica y Aplicada (2016 / 2020)

Sector Extranjero/Internacional/Otros / Instituto Tecnológico del Perú , Perú

Cantidad: Mas de 20
Consejo Nacional de Ciencia, Tecnología e Innovación Tecnológica (CONCYTEC)
<http://www.cienciactiva.gob.pe/>

EVALUACIÓN INDEPENDIENTE DE PROYECTOS

Maestría en Ingeniería en Computación (2011 / 2022)

Uruguay
Maestría en Ingeniería en Computación
Cantidad: Menos de 5

Facultad de Ciencias Exactas, Universidad Nacional de Rosario (2005 / 2020)

Argentina
Facultad de Ciencias Exactas, Universidad Nacional de Rosario
Cantidad: De 5 a 20

Facultad de Ingeniería, Universidad ORT (2003 / 2018)

Uruguay
Facultad de Ingeniería, Universidad ORT
Cantidad: De 5 a 20

Intituto de Computación, Facultad de Ingeniería, Udelar (1999 / 2022)

Uruguay
Intituto de Computación, Facultad de Ingeniería, Udelar
Cantidad: Mas de 20

EVALUACIÓN DE PUBLICACIONES

REVISIONES

2021 IEEE URUCON (2021 / 2022)

Tipo de publicación: Anales
Cantidad: Menos de 5

International Conference of the Chilean Computer Science Society (SCCC) (2020 / 2022)

Tipo de publicación: Anales
Cantidad: De 5 a 20

Springer Nature Journal (2019 / 2022)

Tipo de publicación: Revista
Cantidad: Menos de 5

Simposio Latinoamericano de Infraestructura, Hardware y Software - CLEI (2018 / 2022)

Tipo de publicación: Anales
Cantidad: De 5 a 20

Journal of Automated Reasoning (2018 / 2022)

Tipo de publicación: Revista
Cantidad: Menos de 5

Concurso Latinoamericano de Tesis de Maestría - CLEI (2017 / 2020)

Tipo de publicación: Anales
Cantidad: Menos de 5

Simposio Latinoamericano de Informática y Sociedad - CLEI (2016 / 2022)

Tipo de publicación: Anales
Cantidad: De 5 a 20

IEEE Transactions on Cloud Computing (2013 / 2015)

Tipo de publicación: Revista
Cantidad: Menos de 5

Latin American and Caribbean Journal of Engineering Education (LACJEE) (2011 / 2014)

Tipo de publicación: Anales

Cantidad: Menos de 5

Latin American Conference on Learning Objects (LACLO) (2011)

Tipo de publicación: Anales

Cantidad: Menos de 5

CLEI Electronic Journal (2010 / 2022)

Tipo de publicación: Revista

Cantidad: Menos de 5

Simposio Iberoamericano de Educación Superior en Computación - CLEI (2010 / 2022)

Tipo de publicación: Anales

Cantidad: Mas de 20

Simposio Latinoamericano de Teoría Computacional - CLEI (2010 / 2022)

Tipo de publicación: Anales

Cantidad: Mas de 20

ACM/IEEE International Conference on Model Driven Engineering Languages and Systems (MODELS) (2010)

Tipo de publicación: Anales

Cantidad: Menos de 5

Formación del ingeniero para el desarrollo sostenible (FIDS) (2010)

Tipo de publicación: Anales

Cantidad: Menos de 5

8vo. Congreso Mundial de la Educación de la Ingeniería (8WCE) (2010)

Tipo de publicación: Anales

Cantidad: Menos de 5

IEEE Latin America Transactions (2009 / 2020)

Tipo de publicación: Revista

Cantidad: De 5 a 20

International Symposium on Formal Methods (FM) (2009 / 2021)

Tipo de publicación: Anales

Cantidad: De 5 a 20

Electronics, Robotics and Automotive Mechanics Conference (2008 / 2014)

Tipo de publicación: Anales

Cantidad: De 5 a 20

Evaluación de publicaciones en Electronics, Robotics and Automotive Mechanics Conference

International Conference on Mathematics of Program Construction (2006 / 2008)

Tipo de publicación: Anales

Cantidad: Menos de 5

INTEGRA TICS (2006)

Tipo de publicación: Compilaciones

Cantidad: Mas de 20

Colaboración en la selección de trabajos para presentación en INTEGRA TICS 2006, Montevideo, Uruguay. Selección realizada en base a los mejores trabajos presentados en las Jornadas de la Facultad de Ingeniería de la Universidad ORT (Uruguay) en 2006.

IEEE Real-Time Systems Symposium (2006)

Tipo de publicación: Anales

Cantidad: Menos de 5

Brazilian Symposium on Programming Languages (2005 / 2008)

Tipo de publicación: Anales

Cantidad: Menos de 5

International Conference on Logic for Programming, Artificial Intelligence and Reasoning (2004)

Tipo de publicación: Anales

Cantidad: Menos de 5

Concurso de Tesis de Maestría CLEI UNESCO (2002 / 2019)

Tipo de publicación: Anales

Cantidad: De 5 a 20

Evaluación de tesis de maestría en el concurso latinoamericano de tesis de maestría CLEI-UNESCO.

Congreso Argentino de Ciencias de la Computación (2002 / 2009)

Tipo de publicación: Anales

Cantidad: Mas de 20

Latin American Computing Conference (2000 / 2020)

Tipo de publicación: Anales

Cantidad: Mas de 20

EVALUACIÓN DE EVENTOS Y CONGRESOS

INTERNATIONAL CONFERENCE OF THE CHILEAN COMPUTER SCIENCE SOCIETY, SCCC (2020 / 2022)

Comité programa congreso

Chile

Arbitrado

12th International Workshop on Security and Trust Management (2016)

Revisiones

Grecia

European Research Consortium in Informatics and Mathematics

Conferencia Latinoamerica de Informática (2016 / 2022)

Comité programa congreso

Uruguay

Arbitrado

Centro Latinoamericano de Informática

APNOMS 2015, 17th Asia-Pacific Network Operations and Management Symposium (2015)

Revisiones

Corea del Sur

Brazilian Symposium on Programming Languages (SBLP) 2015 (2015)

Brasil

Simposio Latinoamericano de Ingeniería de Software (2015 / 2022)

Comité programa congreso

Arbitrado

CLEI

El país cambia año a año

Simposio Latinoamericano de Informática y Sociedad (2014 / 2022)

Comité programa congreso
Arbitrado

CLEI
El país cambia año a año

The Brazilian Symposium on Programming Languages (SBLP) (2014 / 2015)

Revisiones
Brasil

Brazilian Computer Society

International Colloquium on Theoretical Aspects of Computing (2014 / 2015)

Revisiones
Colombia

ICTAC conference series

Lat.Am.Symp. on Theory of Computation (SLTC) (2013 / 2018)

Comité programa congreso
Arbitrado

CLEI
El país cambia año a año

TISE 2013, XVIII Conferência Internacional sobre Informática na Educação (2013)

Brasil

evaluador de papers

The 10th International Symposium on Formal Aspects of Component Software (2013)

China

Revisor

LACCEI conference (2012)

Panamá

9th Latin American and Caribbean Consortium of Engineering and Technology (2011)

Colombia

Referato de papers

Sixth Latin American Conference on Learning Objects (2011)

Uruguay

Referato de papers

Formación del ingeniero para el desarrollo sostenible (FIDS) (2010)

Argentina

Integrante del comité de evaluadores de artículos

8vo. Congreso Mundial de la Educación de la Ingeniería (8WCE) (2010)

Argentina

Integrante del comité de evaluadores de artículos

XXIII Simposio Iberoamericano de Educación Superior en Computación (2010 / 2018)

Comité programa congreso

Perú

Arbitrado

CLEI

Tenth International Conference on Mathematics of Program Construction (MPC 2010) (2010)

Canadá

Referato de papers

ACM/IEEE 13th International Conference on Model Driven Engineering Languages and Systems (2010)

Noruega

Referato de papers en ACM/IEEE 13th International Conference on Model Driven Engineering Languages and Systems (Models 2010)

16th International Symposium on Formal Methods (FM2009) (2009)

Holanda

Evaluador de papers

XII Brazilian Symposium on Programming Languages (2008)

Brasil

Evaluador de papers

11th Brazilian Symposium on Programming Languages, SBLP 2007 (2007)

Brasil

Evaluador de papers

RTSS 2006 (27th IEEE Real-Time Systems Symposium) (2006)

Brasil

Evaluador de papers

8th International Conference on Mathematics of Program Construction, MPC 06 (2006)

Estonia

Evaluador de papers

IX Jornadas Estudiantiles, II Jornadas Académicas, I Jornadas de Integración, 6to. Concurso de Programación, 1er Concurso de Robótica. Facultad de Ingeniería, Universidad ORT (2006)

Uruguay

Coordinador del comité de organización y programa de las IX Jornadas Estudiantiles, II Jornadas Académicas, I Jornadas de Integración, 6to. Concurso de Programación, 1er Concurso de Robótica. Facultad de Ingeniería, Universidad ORT Uruguay, Setiembre de 2006. Evaluación y selección de propuestas en los distintos eventos.

9th Brazilian Symposium on Programming Languages, SBLP 2005 (2005)

Brasil

Evaluador de papers

11th International Conference on Logic for Programming, Artificial Intelligence and Reasoning, LPAR 2004 (2004)

Uruguay

Evaluador de papers

INSTITUCIONES Y CARRERAS

Tipo de evaluación Carrera / Maestría (01/01/2022 / 01/01/2022)

Par nacional

Universidad Católica del Uruguay - Escuela de Postgrados , Uruguay

Maestría en Ciencia de Datos

EVALUACIÓN DE PREMIOS

Concurso de Tesis de Maestría CLEI UNESCO (2018 / 2020)

Evaluación de premios y concursos

Brasil

Cantidad: Menos de 5

CLEI

Concurso de la Academia de Ingeniería: Tesis de postgrado en Informática (2011 / 2017)

Evaluación de premios y concursos

Uruguay

Cantidad: De 5 a 20

Academia Nacional de Ingeniería, Uruguay

Concurso de proyectos de grado de ingeniería en sistemas (2011 / 2017)

Evaluación de premios y concursos

Uruguay

Cantidad: Mas de 20
Academia Nacional de Ingeniería de Uruguay

Concurso de Programación (2005 / 2022)

Evaluación de premios y concursos
Uruguay

Cantidad: Mas de 20
Universidad ORT Uruguay

EVALUACIÓN DE CONVOCATORIAS CONCURSABLES

Comité de Evaluación y Seguimiento para el llamado a Becas de Posgrados Nacionales 2022 de la ANII (2022 / 2022)

Comité evaluador
Uruguay
Cantidad: Menos de 5
ANII
Integración del Comité de Evaluación y Seguimiento para el llamado a Becas de Posgrados Nacionales 2022 de la ANII

Promoción a cargos de Profesor Agregado del Instituto de Computación de la Facultad de Ingeniería de la UDELAR (2022 / 2022)

Comité evaluador
Uruguay
Cantidad: Menos de 5

Evaluación de ingreso de investigadores activos al PEDECIBA Informática (2019 / 2023)

Comité evaluador
Uruguay
Cantidad: Menos de 5
Peduciba
Evaluación de aspirantes a ingresar como investigadores activos al PEDECIBA Informática

Concurso docente para el Tecnólogo en Informática (2018 / 2022)

Comité evaluador
Cantidad: De 5 a 20

Cargos docentes y administrativos para OpenFING - FING - UDELAR (2015 / 2022)

Comité evaluador
Cantidad: De 5 a 20

Cargos de Profesor Adjunto (2012 / 2022)

Comité evaluador
Uruguay
Cantidad: Menos de 5
Facultad de Ingeniería, UDELAR

Cargos de Profesor Asistente (2010 / 2022)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
Instituto de Computación, Facultad de Ingeniería, UDELAR

Cargos de la Comisión Sectorial de Enseñanza, del PIM y de la CSEAM (2010 / 2020)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
Universidad de la República

Sistema Nacional de Becas (2010 / 2022)

Evaluación independiente
Uruguay
Cantidad: Menos de 5
Agencia Nacional de Investigación e Innovación (ANII)
Evaluador de solicitudes presentadas en la convocatoria a becas de Posgrados Nacionales y del exterior

Profesores del INET (2006 / 2007)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
Instituto de Computación, Fac. de Ingeniería, UDELAR
Evaluador de postulantes a ocupar cargos de profesores en el Profesorado de Informática del INET

Cargos docentes - UNR Argentina (2003 / 2020)

Comité evaluador
Argentina
Cantidad: De 5 a 20
Universidad Nacional de Rosario

Concursos para cubrir cargos de Profesor Ayudante (2000 / 2020)

Comité evaluador
Uruguay
Cantidad: Mas de 20
Instituto de Computación, Facultad de Ingeniería, UDELAR

Ayudantes de Cátedra - Teoría de la Computación (2000 / 2013)

Comité evaluador
Uruguay
Cantidad: Mas de 20
Facultad de Ingeniería, Universidad ORT

Cargos Grado 1 - Grupo de Métodos Formales (1998 / 2000)

Comité evaluador
Uruguay
Cantidad: De 5 a 20
Instituto de Computación, Fac. de Ingeniería, UDELAR

JURADO DE TESIS

Doctorado en Informática (2017 / 2022)

Jurado de mesa de evaluación de tesis
Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR / Departamento de Computación , Argentina
Nivel de formación: Doctorado

Licenciatura en Computación (2015 / 2022)

Jurado de mesa de evaluación de tesis
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Nivel de formación: Grado

Especializaciones y Maestría en Computación - CPAP (2008 / 2022)

Jurado de mesa de evaluación de tesis
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Nivel de formación: Maestría

Magister en Informática del PEDECIBA (2006 / 2022)

Jurado de mesa de evaluación de tesis
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Nivel de formación: Maestría

Licenciatura en Ciencias de la Computación (2005 / 2020)

Jurado de mesa de evaluación de tesis
Sector Extranjero/Internacional/Otros / Universidad de Rosario , Argentina
Nivel de formación: Grado

Ingeniería en Sistemas (2002 / 2017)

Jurado de mesa de evaluación de tesis
Sector Educación Superior/Privado / Universidad ORT Uruguay / Facultad de Ingeniería , Uruguay
Nivel de formación: Grado

Ingeniería en Computación (2000 / 2022)

Jurado de mesa de evaluación de tesis
Sector Educación Superior/Público / Universidad de la República / Facultad de Agronomía ,
Uruguay
Nivel de formación: Grado

Licenciatura en Ciencias de la Computación (2000)

Jurado de mesa de evaluación de tesis
Sector Extranjero/Internacional/Otros / Universidad de Río Cuarto , Argentina
Nivel de formación: Grado

Formación de RRHH

TUTORÍAS CONCLUIDAS

POSGRADO

A Formal Analysis of the Mimbewimble Cryptocurrency Protocol with a Security Approach (2020 - 2022)

Tesis de maestría
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería / InCo -
Peduciba Informática , Uruguay
Programa: Maestría en Informática (PEDECIBA - UdelaR)
Tipo de orientación: Tutor único o principal
Nombre del orientado: Adrián Silveira
País: Uruguay
Palabras Clave: Criptomoneda Blockchain Seguridad Métodos Formales

Constructing privacy aware blockchain solutions: Design guidelines and threat analysis techniques (2019 - 2022)

Tesis de maestría
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería / Instituto
de Computación , Uruguay
Programa: Maestría en Informática (PEDECIBA - UdelaR)
Tipo de orientación: Cotutor en pie de igualdad (LUNA, C. , G. BETARTE)
Nombre del orientado: Fernanda Molina
País: Uruguay
Palabras Clave: Blockchain Off-chain GDPR personal data protection laws design principles
security and privacy threat analysis.
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Seguridad Informática

Especificación del comportamiento de líneas de Productos mediante modelos de funcionalidades máquinas de estados con variabilidades

Tesis de maestría
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Programa: Maestría en Informática (UDELAR-PEDECIBA)
Nombre del orientado: Gustavo Gonzalez
País: Uruguay
Palabras Clave: Líneas de Productos UML, Máquinas de Estados
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software
La tesis culminó con 5 publicaciones. Obtuvo aprobación con mención.

Un Framework para el Análisis de Modelos de Control de Acceso para Dispositivos Móviles Interactivos

Tesis de maestría
Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura -
UNR , Argentina
Programa: Licenciatura en Ciencias de la Computación
Nombre del orientado: Juan Manuel Crespo
País: Argentina
Palabras Clave: Teoría de Tipos, CoqControl Access Models
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Seguridad Informática
El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina)
vale en general como tesis de maestría (por ejemplo en España y Francia). No obstante la
Licenciatura en Ciencias de la Computación formalmente es una carrera de grado. La tesis de Juan
Manuel Crespo le valió como tesis de maestría para iniciar su doctorado.

Especificación Formal y Análisis del Modelo RBAC en Coq

Tesis de maestría
Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura -
UNR , Argentina
Programa: Licenciatura en Ciencias de la Computación
Nombre del orientado: Cristian Rosa
País: Argentina
Palabras Clave: Seguridad Informática Coq modelo RBAC
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Seguridad Informática
El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina)
vale en general como tesis de maestría (por ejemplo en Francia). No obstante la Licenciatura en
Ciencias de la Computación formalmente es una carrera de grado. La tesis de Cristian Rosa le valió
como tesis de maestría para iniciar su doctorado.

A formal specification of the MIDP 2.0 security model

Tesis de maestría
Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura -
UNR , Argentina
Programa: Licenciatura en Ciencias de la Computación
Nombre del orientado: Santiago Zanella
País: Argentina
Palabras Clave: Seguridad Informática formal methods
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales
La licenciatura en Ciencias de la Computación de la UNR (Arg) vale en general como tesis de
maestría. En particular, el Lic. Santiago Zanella comenzó su doctorado en el INRIA, acreditando su
trabajo de grado en calidad de maestría.

GRADO

Formalización de componentes de seguridad en Android (2019 - 2022)

Tesis/Monografía de grado
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario, Facultad de Ciencias
Exactas, Ingeniería y Agrimensura / Departamento de Computación , Argentina
Programa: Licenciatura en Ciencias de la Computación
Tipo de orientación: Tutor único o principal

Nombre del orientado: Guido De Luca

País: Argentina

Palabras Clave: Seguridad Android Métodos formales Coq

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Métodos Formales y Seguridad Informática

Seguridad en iOS y Android: un Análisis Comparativo

Tesis/Monografía de grado

Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario, Facultad de Ciencias

Exactas, Ingeniería y Agrimensura, Argentina

Programa: Licenciatura en Ciencias de la Computación

Tipo de orientación: Tutor único o principal

Nombre del orientado: Ignacio Galuppo

País: Argentina

Palabras Clave: Dispositivos Móviles Seguridad

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Especificación e implementación de un prototipo certificado del sistema de permisos de Android

Tesis/Monografía de grado

Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario, Facultad de Ciencias

Exactas, Ingeniería y Agrimensura, Argentina

Programa: Licenciatura en Ciencias de la Computación

Tipo de orientación: Tutor único o principal

Nombre del orientado: Felipe Gorostiaga

País: Argentina

Palabras Clave: métodos formales Seguridad Android

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Análisis Formal del Sistema de Permisos de Android

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería, Uruguay

Programa: Ingeniería en Computación

Tipo de orientación: Cotutor en pie de igualdad

Nombre del orientado: Camila Sanz

País: Uruguay

Palabras Clave: Especificación Formal Android

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Especificación y verificación formal de Indicadores de Compromiso

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería, Uruguay

Programa: Licenciatura en Computación

Tipo de orientación: Cotutor en pie de igualdad

Nombre del orientado: Ángel Darío Rosa

País: Uruguay

Palabras Clave: Indicadores de Compromiso

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Hacia la especificación y verificación formal de algoritmos criptográficos: Mini-AES certificado

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería, Uruguay

Programa: Ingeniería en Computación

Tipo de orientación: Cotutor en pie de igualdad

Nombre del orientado: E. Rodriguez, M. Martinez
País: Uruguay
Palabras Clave: Virtualización ataques de cache
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Descripción y análisis formal del modelo de seguridad de Android

Tesis/Monografía de grado
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Programa: Licenciatura en Ciencias de la Computación
Nombre del orientado: Agustín Romano
País: Argentina
Palabras Clave: Dispositivos Móviles Android
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Análisis Formal de la Instalación de Aplicaciones en MIDP 3.0

Tesis/Monografía de grado
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Programa: Licenciatura en Ciencias de la Computación
Tipo de orientación: Tutor único o principal
Nombre del orientado: Cristian Prince
País: Argentina
Palabras Clave: Dispositivos Móviles
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Formalización del protocolo de comunicación entre aplicaciones para dispositivos móviles Java

Tesis/Monografía de grado
Sector Extranjero/Internacional/Otros / Institución Extranjera / Universidad Nacional de Rosario , Uruguay
Programa: Licenciatura en Ciencias de la Computación
Nombre del orientado: Jose Forte
País: Uruguay
Palabras Clave: MIDP
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Coop: Un plugin Eclipse extendido para el asistente de pruebas Coq

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Programa: Ingeniería en Computación
Nombre del orientado: Sebastián Lacuesta
País: Uruguay
Palabras Clave: IDE, Coq
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Análisis de modelos de memoria en plataformas de virtualización. Formalización de un prototipo funcional de plataforma con Cache y Tlb

Tesis/Monografía de grado
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Programa: Licenciatura en Ciencias de la Computación
Nombre del orientado: Mauricio Chimento
País: Argentina
Palabras Clave: Virtualización
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad
La licenciatura en Ciencias de la Computación de la FCEIA, UNR, Argentina es validada como título de Maestría en Universidades (en particular) Europeas.

Especificación Formal del Modelo DNSSEC en el Cálculo de Construcciones Inductivas

Tesis/Monografía de grado
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Programa: Licenciatura en Ciencias de la Computación
Nombre del orientado: Ezequiel Bazan
País: Argentina
Palabras Clave: Teoría de Tipos, CoqDNSSEC
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina) vale en general como tesis de maestría (por ejemplo en Francia). No obstante la Licenciatura en Ciencias de la Computación formalmente es una carrera de grado.

Especificación y Verificación formal de un modelo de virtualización: Prueba de safety de validez de estados y construcción de un prototipo certificado de hypervisor

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Programa: Ingeniería en Computación
Nombre del orientado: Julio Pérez
País: Uruguay
Palabras Clave: Virtualización
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Testing de Transformaciones de Modelos

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Programa: Ingeniería en Computación
Nombre del orientado: L. López y L. Pintos
País: Uruguay
Palabras Clave: Transformación de Modelos Testing
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Coop: plug-in de Coq para Eclipse

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Programa: Ingeniería en Computación
Nombre del orientado: M. Betancor, A. Peláez, M. Tortorelo
País: Uruguay
Palabras Clave: Coq IDE Eclipse
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

: Análisis de Modelos y Lenguajes de Autorización Descentralizada

Tesis/Monografía de grado
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay
Programa: Ingeniería en Computación
Nombre del orientado: C. Guinovart y A. Berardinelli
País: Uruguay
Palabras Clave: Control Access Models Distributed Security

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Trabajo enmarcado en un proyecto de investigación.

Especificación y Verificación de Transformaciones de Modelos

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Computación

Nombre del orientado: F. Varesi, H. López, M Viñolo

País: Uruguay

Palabras Clave: MDE Transformación de Modelos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Trabajo enmarcado en un proyecto de investigación.

Pipeline dinámico para el análisis de transcriptomas secuenciados mediante tecnologías de súper alto rendimiento

Tesis/Monografía de grado

Sector Educación Superior/Privado / Universidad ORT Uruguay / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Sistemas

Nombre del orientado: Adriana Errico

País: Uruguay

Palabras Clave: pipeline secuenciado de transcriptomas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / bioinformática

Formalización y Análisis del Modelo de Seguridad de MIDP 3.0

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Computación

Nombre del orientado: Gustavo Mazeikis

País: Uruguay

Palabras Clave: Teoría de Tipos, CoqControl Access Models

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

A Certified Access Controller for JME-MIDP 2.0 enabled Mobile Devices

Tesis/Monografía de grado

Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina

Programa: Licenciatura en Ciencias de la Computación

Nombre del orientado: Ramin Roushani

País: Argentina

Palabras Clave: Seguridad Informática formal methods

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina) vale en general como tesis de maestría (por ejemplo en Francia). No obstante la Licenciatura en Ciencias de la Computación formalmente es una carrera de grado.

Formalización de Lógica Temporal Alternante en el Cálculo de Construcciones Coinductivas

Tesis/Monografía de grado

Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina

Programa: Licenciatura en Ciencias de la Computación

Nombre del orientado: Dante Zanarini

País: Argentina

Palabras Clave: CoqATL

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

El trabajo final de la carrera de Licenciatura en Ciencias de la Computación de la UNR (Argentina) vale en general como tesis de maestría (por ejemplo en Francia). No obstante la Licenciatura en Ciencias de la Computación formalmente es una carrera de grado.

Diseño, Implementación y Validación de Redes Neuronales Artificiales

Tesis/Monografía de grado

Sector Educación Superior/Privado / Universidad ORT Uruguay / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Sistemas

Nombre del orientado: Milton Martinez

País: Uruguay

Palabras Clave: inteligencia artificial

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Políticas de aseguramiento de la calidad para desarrollos de software de seguridad

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Computación

Nombre del orientado: Sergio Sichero

País: Uruguay

Palabras Clave: Seguridad Informática

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad Informática

Un acercamiento a los Robots Inteligentes

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Computación

Nombre del orientado: Ricardo Bagnasco

País: Uruguay

Palabras Clave: Robótica

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Políticas de aseguramiento de la calidad para desarrollos de software de seguridad

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Computación

Nombre del orientado: Sergio Sichero

País: Uruguay

Palabras Clave: calidad de software

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Un acercamiento a los Robots Inteligentes

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Computación

Nombre del orientado: Ricardo Bagnasco

País: Uruguay

Palabras Clave: Robótica

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Robótica

Sistema de Consistencia de las Cuentas Nacionales

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Ingeniería en Computación

Nombre del orientado: Analía Gorgal

País: Uruguay

Palabras Clave: Ingeniería de Software

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

OTRAS

Seguridad en Android usando Setlog y Coq (2022 - 2023)

Iniciación a la investigación

Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario / FCEIA , Argentina

Programa: Posgrado

Tipo de orientación: Tutor único o principal

Nombre del orientado: Guido De Luca

País: Argentina

Palabras Clave: Coq Seguridad Android Métodos formales

Seguridad en protocolos de criptomonedas (2019 - 2021)

Iniciación a la investigación

Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario / Departamento de Computación , Argentina

Programa: Posgrado

Tipo de orientación: Cotutor en pie de igualdad (LUNA, C.)

Nombre del orientado: Dante Zanarini

País: Argentina

Palabras Clave: Seguridad Informática Blockchain criptomonedas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Seguridad en dispositivos móviles Android

Iniciación a la investigación

Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina

Tipo de orientación: Tutor único o principal

Nombre del orientado: Felipe Gorostiaga

País: Argentina

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Seguridad Informática y Métodos Formales

Transformación de modelos en sistemas con bases de datos

Iniciación a la investigación

Sector Extranjero/Internacional/Otros / Universidad Nacional de Río Cuarto , Argentina

Tipo de orientación: Tutor único o principal

Nombre del orientado: Fabio Zorzán

País: Argentina

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Transformación de modelos que involucran a máquinas de estados

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Río Cuarto , Argentina
Tipo de orientación: Tutor único o principal
Nombre del orientado: Ariel Gonzalez
País: Argentina
Palabras Clave: Transformación de Modelos
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Seguridad en Android

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario, Facultad de Ciencias Exactas, Ingeniería y Agrimensura , Argentina
Tipo de orientación: Cotutor en pie de igualdad
Nombre del orientado: Agustín Romano
País: Argentina
Palabras Clave: Seguridad Android
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Seguridad y Métodos Formales

Análisis formal de propiedades de seguridad en dispositivos móviles

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Nombre del orientado: Cristian Prince
País: Argentina
Palabras Clave: Dispositivos Móviles
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Análisis de modelos de seguridad para dispositivos móviles

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Nombre del orientado: Mauricio Chimento
País: Argentina
Palabras Clave: Dispositivos Móviles
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Formalización de modelos de seguridad para plataformas de virtualización

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Nombre del orientado: Mauricio Chimento
País: Argentina
Palabras Clave: virtualization
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Formalizaciones de Sistemas de Nombres de Dominio

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Nombre del orientado: Ezequiel Bazán
País: Argentina
Palabras Clave: DNSSEC
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales y Seguridad

Especificación y Análisis de Sistemas de Seguridad

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Programa: Métodos Formales y Seguridad
Nombre del orientado: Cristian Rosa
País: Argentina
Palabras Clave: Seguridad Informática
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Especificación y Análisis de Sistemas de Modelos de Control de Accesos

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Programa: Métodos Formales y Seguridad
Nombre del orientado: Ramin Roushani
País: Argentina
Palabras Clave: Seguridad Informática
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Asistentes de Pruebas

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura -
UNR , Argentina
Programa: Asistentes de Pruebas para Programación
Nombre del orientado: Pablo Pillotti
País: Argentina
Palabras Clave: Asistentes de Pruebas, Coq
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos
de Software

Asistentes de Pruebas

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura -
UNR , Argentina
Programa: Asistentes de Pruebas para Programación
Nombre del orientado: Juan Manuel Crespo
País: Argentina
Palabras Clave: Asistentes de Pruebas, Coq
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos
de Software

Especificación y Análisis de Modelos de Seguridad MIDP

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina
Nombre del orientado: Santiago Zanella
País: Argentina
Palabras Clave: Seguridad Informática
Areas de conocimiento:
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /
Ingeniería de Sistemas y Comunicaciones / Métodos Formales
Continuación del trabajo de tesis de maestría de Santiago Zanella

Especificación del Comportamiento de Líneas de Producción

Iniciación a la investigación
Sector Extranjero/Internacional/Otros / Universidad Nacional de Río Cuarto , Argentina

Programa: Líneas de Productos de Software

Nombre del orientado: Ariel Gonzalez

País: Argentina

Palabras Clave: Líneas de Productos

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software

Especificación y Análisis de Sistemas de Modelos de Control de Accesos

Iniciación a la investigación

Sector Extranjero/Internacional/Otros / Universidad Nacional de Rosario , Argentina

Programa: Métodos Formales y Seguridad

Nombre del orientado: Juan Manuel Crespo

País: Argentina

Palabras Clave: Access Controller

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Especificación y Análisis de Sistemas de Seguridad

Iniciación a la investigación

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Métodos Formales y Seguridad

Nombre del orientado: Gustavo Mazeikis

País: Uruguay

Palabras Clave: Seguridad Informática MIDP 3.0

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Diseño e Implementación de Redes Neuronales Artificiales

Iniciación a la investigación

Sector Educación Superior/Privado / Universidad ORT Uruguay / Facultad de Ingeniería , Uruguay

Nombre del orientado: Milton Martinez

País: Uruguay

Palabras Clave: Redes Neuronales

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Inteligencia Artificial

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Asistentes de Pruebas

Iniciación a la investigación

Sector Extranjero/Internacional/Otros / Facultad de Ciencias Exactas, Ingeniería y Agrimensura - UNR , Argentina

Programa: Asistentes de Pruebas para Programación

Nombre del orientado: Dante Zanarini

País: Argentina

Palabras Clave: Asistentes de Pruebas, Coq

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Uso del asistente de Pruebas Coq para la especificación formal y la verificación de Sistemas Críticos de Software

Especificación y Análisis de Algebras de Procesos con y sin tiempo en Coq

Iniciación a la investigación

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Métodos Formales y Seguridad

Nombre del orientado: Gerardo Saiz

País: Uruguay

Palabras Clave: Sistemas de tiempo real Teoría de Tipos, Coq Sistemas reactivos Algebra de Procesos

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Métodos Formales

Tutor de un estudio dirigido de posgrado que dio lugar a 4 módulos Coq que codifican distintas álgebras de procesos, con y sin tiempo

TUTORÍAS EN MARCHA

POSGRADO

No definido aún (2023)

Tesis de doctorado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería / Instituto de Computación , Uruguay

Programa: Doctorado en Informática (UDELAR-PEDECIBA)

Tipo de orientación: Tutor único o principal

Nombre del orientado: Adrián Silveira

País/Idioma: Uruguay,

Palabras Clave: Criptomonedas Blockchain Seguridad Informática Métodos formales

Validación de Certificados Educativos (2022)

Tesis de maestría

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Maestría en Informática (Facultad de Ingeniería - CPAP)

Tipo de orientación: Cotutor en pie de igualdad (LUNA, C. , G. BETARTE)

Nombre del orientado: Domingo Mendivil

País/Idioma: Uruguay,

Palabras Clave: Blockchain Seguridad Certificados académicos

Análisis de propuestas blockchain para la validación de certificados digitales (2022)

Tesis de maestría

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Maestría en Informática (Facultad de Ingeniería - CPAP)

Tipo de orientación: Cotutor en pie de igualdad (LUNA, C. , G. BETARTE)

Nombre del orientado: Mathias Duarte

País/Idioma: Uruguay,

Análisis de tecnologías para asegurar propiedades de disponibilidad, confidencialidad e integridad en soluciones offchain de arquitectura commit-chain (2022)

Tesis de maestría

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Maestría en Informática (Facultad de Ingeniería - CPAP)

Tipo de orientación: Cotutor en pie de igualdad (LUNA, C. , G. BETARTE)

Nombre del orientado: Pablo Blanco

País/Idioma: Uruguay,

Actividades de Ingeniería de Software Basadas en Máquinas de Estado UML y Simulación DEVS (2017)

Tesis de doctorado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

Programa: Doctorado en Informática (UDELAR-PEDECIBA)

Tipo de orientación: Cotutor en pie de igualdad

Nombre del orientado: Ariel Gonzalez

Medio de divulgación: Otros

País/Idioma: Uruguay, Español

Palabras Clave: Transformación de Modelos Testing Simulación Máquinas de Estados

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería de Sistemas y Comunicaciones / Ingeniería de Software y Métodos Formales

Otros datos relevantes

PREMIOS, HONORES Y TÍTULOS

Premio en el Concurso de Tesis de Maestría del Centro Latinoamericano de Informática (2023)

(Internacional)

Centro Latinoamericano de Informática (CLEI)

El estudiante Adrián Silveira, dirigido por el Dr Gustavo Betarte y por el Dr Carlos Luna, es finalista en el concurso de tesis de maestría de CLEI 2023, con el trabajo titulado: "A formal analysis of the Miblewimble cryptocurrency protocol with a security approach" (tesis de maestría del Pedeciba Informática). En octubre de 2023 se definiría en la ciudad de La Paz si obtiene el 1er, 2do o 3er puesto. En cualquier caso será premiado y reconocido en CLEI 2023.

Co-Chair de programa de CLEI 2023 (2022)

(Internacional)

Centro Latinoamericano de Estudios en Informática

Fui nombrado chair de programa de la Conferencia Latinoamericana de Informática 2023

Primer premio en el concurso de tesis de maestría del Centro Latinoamericano de Estudios en Informática (CLEI) 2022 (2022)

(Internacional)

Centro Latinoamericano de Estudios en Informática (CLEI)

Cotutor (conjuntamente con el Dr. Gustavo Betarte) de la tesis premiada, de la Ing. María Fernanda Molina: "Constructing privacy aware blockchain solutions: Design guidelines and threat analysis techniques" Adicionalmente, la tesis obtuvo una mención especial en el concurso de tesis de maestría de la Academia Nacional de Ingeniería del Uruguay, en 2022.

Investigador activo (grado 3) del PEDECIBA Informática (2022)

(Nacional)

PEDECIBA Informática

Renovación como investigador activo (grado 3) del PEDECIBA Informática

Cordinador del grupo de Teoría de la Computación del Centro Latinoamericano de Informática (2022)

(Internacional)

Centro Latinoamericano de Informática

Cordinador del grupo de Teoría de la Computación del Centro Latinoamericano de Informática (<https://www.clei.org/>)

Primer premio en el concurso de tesis de maestría de la Academia Nacional de Ingeniería de Uruguay (2022)

(Nacional)

Academia Nacional de Ingeniería del Uruguay

El estudiante Adrián Silveira, dirigido por el Dr Gustavo Betarte y por el Dr Carlos Luna, obtuvo el primer premio en el concurso de tesis de maestría de la Academia Nacional de Ingeniería, con el trabajo titulado: "A formal analysis of the Miblewimble cryptocurrency protocol with a security approach" (tesis de maestría del Pedeciba Informática).

Reconocimiento a la experiencia docente (2022)

(Nacional)

Universidad ORT Uruguay

Reconocimiento a la experiencia docente de más de 20 años en la Institución

Representante de Udelar y titular de Uruguay en el Centro Latinoamericano de Informática desde 2022. (2022)

(Internacional)

Centro Latinoamericano de Informática y Universidad de la República

Representante de la Udelar y titular de Uruguay en el Centro Latinoamericano de Informática desde 2022, hasta 2024.

Integrante del Banco Internacional de Pares Evaluadores (BIPE) del sistema ARCU-SUR (2022)

(Internacional)

Red de Agencias Nacionales de Acreditación, ARCU-SUR

Renovación de nivel I en el SNI (ANII) - investigador activo (2020)

(Nacional)
ANII

Representante de Udelar y suplente de Uruguay en el Centro Latinoamericano de Informática desde 2020. (2020)

(Internacional)
CLEI, UDELAR
Representante por Udelar y suplente de Uruguay ante el Centro Latinoamericano de Informática desde 2020.

Premio al primer puesto en el concurso de Tesis de Doctorado (Computación) (2015)

(Nacional)
Academia Nacional de Ingeniería, Uruguay

Premio a la finalización de doctorado académico de docentes universitarios (2015)

(Nacional)
Comisión Sectorial de Investigación Científica, UDELAR
<http://www.csic.edu.uy/renderPage/index/pageld/1090>

Investigador activo (grado 3) del PEDECIBA Informática (2014)

(Nacional)
PEDECIBA Informática, Uruguay

Renovación de nivel I en el SNI (ANII) - investigador activo (2014)

(Nacional)
SNI, ANII
Reevaluado por tres años en el nivel I como investigador activo en el SNI

Best paper award in SBMF 2012 (2012)

(Internacional)
Brazilian Symposium on Formal Methods, a SBC Brazilian symposium
Fourth best paper award in SBMF 2012

Renovación de nivel I en el SNI (ANII) - investigador activo (2011)

(Nacional)
ANII, Uruguay
Reevaluado por tres años en el nivel I como investigador activo en el SNI

Obtención del nivel I en el SNI, como investigador activo (2009)

(Nacional)
ANII, DINACYT, Uruguay

Ganador del premio del Fondo Nacional de Investigadores 2002-2004, categoría I. (2005)

(Nacional)
DINACYT

Ganador del premio anual a la excelencia docente de la Facultad de Ingeniería (2004)

(Nacional)
Facultad de Ingeniería, Universidad ORT Uruguay
<http://www.ort.edu.uy/index.php?id=AAAHAY>

Ganador del primer premio del concurso de tesis de maestría CLEI-UNESCO (2000)

(Internacional)
CLEI - UNESCO
Latin American Informatics Conference 2000 - UNESCO, México

Becario del PEDECIBA Informática. Estudios de Maestría. (1999)

(Nacional)
PEDECIBA Informática

Categorizado en nivel IV como investigador en la red de Universidades Argentinas (desde la UNRC). No cobro incentivos como investigador por residir fuera de Argentina desde 1998. (1998)

(Internacional)
Red de Universidades Argentinas - Ministerio de Educación Argentina

Ganador del segundo premio en las 24 JAIIO, Argentina (1995)

(Internacional)
SADIO, MP-ONLINE y BYTE ARGENTINA

Diploma de Honor de la Junta de Historia de Río Cuarto, Argentina (1991)

(Nacional)
Municipalidad de Río IV, Argentina

PRESENTACIONES EN EVENTOS

Conferencia Latinoamerica de Informática (2022)

Congreso
Disertación sobre el quehacer de la informática en América Latina; caso: Uruguay
Colombia
Tipo de participación: Expositor oral
Carga horaria: 1
Nombre de la institución promotora: Centro Latinoamericano de Informática

CONSTRUCCIÓN INSTITUCIONAL

Proponente e impulsor de las carreras Tecnólogo en Informática (TI) y Licenciatura en Computación de Facultad de Ingeniería (FING-UDELAR). Miembro de las comisiones orientadora y académica de la Licenciatura y referente académico del área de programación del TI y de la carrera de Ingeniería en Computación de FING. Integrante del grupo proponente de la carrera Analista Técnico en Ciberseguridad en convenio con AGESIC, 2022. Miembro de la Comisión de Enseñanza y del Consejo Académico del InCo durante varios años. Representante en la Comisiones Sectorial de Enseñanza (UDELAR) y de Políticas de Enseñanza (FING) desde hace varios años. Asistente Académico de Decanato de FING desde 2010. Coordinador del Espacio de Orientación de FING desde su creación. Responsable de grupo de investigación en enseñanza y participante de otros grupos (Seguridad Informática y Métodos Formales). Integrante de la Comisión de Instituto del InCo en varios períodos. Coordinador general del proyecto OpenFING (biblioteca digital de cursos filmados de la Facultad de Ingeniería, con más de 40000 accesos semanales actualmente: <https://open.fing.edu.uy/>). Representante por Udelar, desde 2021, ante el Centro Latinoamericano de Informática (CLEI) ; desde 2022 soy el representante de Uruguay ante CLEI. Coordinador del grupo de Teoría de la Computación de CLEI desde 2022.
Ver: <https://www.fing.edu.uy/~cluna/ResumenCV-CLuna.pdf>.

Información adicional

Un CV resumido está disponible en: <https://www.fing.edu.uy/~cluna/ResumenCV-CLuna.pdf>
Más información en: <https://www.fing.edu.uy/~cluna/>

Indicadores de producción

PRODUCCIÓN BIBLIOGRÁFICA	162
Artículos publicados en revistas científicas	51
Completo	51
Trabajos en eventos	97

Libros y Capítulos	8
Libro publicado	2
Capítulos de libro publicado	6
Documentos de trabajo	6
Completo	6
PRODUCCIÓN TÉCNICA	59
Productos tecnológicos	9
Con registro o patente	1
Procesos o técnicas	1
Otros tipos	49
EVALUACIONES	85
Evaluación de proyectos	8
Evaluación de eventos	28
Evaluación de publicaciones	27
Evaluación de convocatorias concursables	14
Jurado de tesis	8
FORMACIÓN RRHH	59
Tutorías/Orientaciones/Supervisiones concluidas	54
Tesis/Monografía de grado	27
Iniciación a la investigación	21
Tesis de maestría	6
Tutorías/Orientaciones/Supervisiones en marcha	5
Tesis de doctorado	2
Tesis de maestría	3