



Curriculum Vitae

Fernando Abel SILVEIRA NOGUEROL



Actualizado: 27/04/2017

Publicado: 20/07/2017

Sistema Nacional de Investigadores

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información

Categorización actual: Nivel III

Ingreso al SNI: Activo(01/11/2008)



Evaluador perteneciente a comité,
participó en: 2008, 2009, 2013, 2014

Datos generales

Información de contacto

E-mail: silveira@fing.edu.uy

Teléfono: +(5982) 7110974

Dirección: Instituto de Ingeniería Eléctrica, Facultad de Ingeniería, J. Herrera y Reissig 565, 11300 Montevideo, Uruguay

URL: <http://iie.fing.edu.uy/vlsi>

Institución principal

Instituto de Ingeniería Eléctrica / Facultad de Ingeniería - UDeLaR / Universidad de la República / Uruguay

Dirección institucional

Dirección: Facultad de Ingeniería - UDeLaR / Instituto de Ingeniería Eléctrica, Julio Herrera y Reissig 565 / 11300 / Montevideo / Uruguay

Teléfono: (++598) 27110974

Fax: 27117435

E-mail/Web: silveira@fing.edu.uy / iie.fing.edu.uy, www.fing.edu.uy

Formación

Formación concluida

Formación académica/Titulación

Posgrado

1995 - 2002

Doctorado

Sciences Appliqueés

Universite Catholique de Louvain , Bélgica

Título: Low-power analog IC design and optimization in bulk and SOI CMOS technologies in view of application to pacemakers

Tutor/es: Denis Flandre

Obtención del título: 2002

Becario de: Université Catholique de Luvain , Bélgica

Palabras clave: Microelectronics; Low-power analog IC design; CMOS on Silicon-on-Insulator technology; IC design for implantable medical devices

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados y sistemas de bajo consumo y para dispositivos médicos

1993 - 1995

Maestría

Sciences Appliqueés

Universite Catholique de Louvain , Bélgica

Título: Analog Design in SOI Technology: Micropower and High Temperature Applications

Tutor/es: Paul Jespers

Obtención del título: 1995

Becario de: Université Catholique de Luvain , Bélgica

Palabras clave: Microelectronics; Low-power analog IC design; CMOS on Silicon-on-Insulator technology; High Temperature IC Design

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados y sistemas de bajo consumo y para dispositivos médicos

Grado

1982 - 1990

Grado

Ingeniería Eléctrica

Facultad de Ingeniería - UDeLaR, Universidad de la República , Uruguay

Obtención del título: 1990

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica

Formación complementaria

Cursos corta duración

2003 - 2003

Integrated Circuits challenges in Broadband Telecommunication Systems

Universite Catholique de Louvain , Bélgica

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

1992 - 1992

II Brazilian Microelectronics School

Sociedad Brasileira de Microelectrónica , Brasil

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Construcción institucional

Fundador del Grupo de Microelectrónica, IIE, Universidad de la República y orientador académico del mismo de 1996 a la fecha. Generación en el país de capacidad de investigación a nivel mundial en diseño de circuitos integrados y sistemas electrónicos, diseño del primer circuito integrado con fines industriales. Formación de investigadores a nivel de posgrado. Rica trayectoria en diseño a nivel industrial para dispositivos médicos implantables. Director de IIE (desde 2012 a 2016). Miembro de la Comisión de Investigación Científica de la Facultad de Ingeniería desde 2006. Miembro titular por Facultad de Ingeniería del Directorio del Centro Tecnológico ICT4V.

Sistema Nacional de Investigadores

Idiomas

Español

Entiende (Muy Bien) / Habla (Muy Bien) / Lee (Muy Bien) / Escribe (Muy Bien)

Francés

Entiende (Muy Bien) / Habla (Muy Bien) / Lee (Muy Bien) / Escribe (Bien)

Inglés

Entiende (Muy Bien) / Habla (Muy Bien) / Lee (Muy Bien) / Escribe (Muy Bien)

Portugués

Entiende (Muy Bien) / Habla (Muy Bien) / Lee (Muy Bien) / Escribe (Regular)

Areas de actuación

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados y sistemas de bajo consumo y para dispositivos médicos

Actuación Profesional

Cargos desempeñados actualmente

Desde: 07/2012
Profesor Titular , (Docente Grado 5 Titular, 40 horas semanales / Dedicación total) , Facultad de Ingeniería - UDeLaR , Uruguay

Universidad de la República , Facultad de Ingeniería - UDeLaR , Uruguay

Vínculos con la institución

06/2009 - 06/2012, *Vínculo:* Profesor Titular, Docente Grado 5 Titular, (20 horas semanales)

02/2001 - 11/2002, *Vínculo:* Profesor Adjunto, Docente Grado 3 Titular, (20 horas semanales)

01/1998 - 02/2001, *Vínculo:* Profesor Adjunto, Docente Grado 3 Titular, (40 horas semanales / Dedicación total)

03/1991 - 01/1998, *Vínculo:* Profesor Adjunto, Docente Grado 3 Titular, (40 horas semanales)

11/1990 - 03/1991, *Vínculo:* Profesor Adjunto, Docente Grado 3 Titular, (20 horas semanales)

04/1988 - 11/1990, *Vínculo:* Asistente, Docente Grado 2 Interino, (20 horas semanales)

09/1986 - 04/1988, *Vínculo:* Ayudante, Docente Grado 1 Interino, (20 horas semanales)

06/1986 - 12/1987, *Vínculo:* Ayudante, Docente Grado 1 Interino, (20 horas semanales)

11/2002 - 06/2009, *Vínculo:* Profesor Agregado, Docente Grado 4 Titular, (20 horas semanales)

07/2012 - Actual, Vínculo: Profesor Titular, Docente Grado 5 Titular, (40 horas semanales / Dedicación total)

Actividades

07/2012 - Actual

Dirección y Administración , Instituto de Ingeniería Eléctrica

Director Instituto de Ingeniería Eléctrica

03/1991 - Actual

Líneas de Investigación , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica

Grupo de Microelectrónica , Coordinador o Responsable

07/2013 - Actual

Docencia , Grado

Circuitos de Radiofrecuencia , Responsable , Ingeniería Eléctrica

03/2000 - Actual

Docencia , Grado

Electrónica 1 , Ingeniería Eléctrica

03/2000 - Actual

Docencia , Grado

Electrónica 2 , Ingeniería Eléctrica

08/1995 - Actual

Docencia , Maestría

Diseño de Circuitos Integrados CMOS Analógicos y Mixtos Analógico-Digitales , Responsable , Ingeniería Eléctrica

09/2008 - 09/2008

Pasantías , Consejo Superior de Investigación Científica de España , Instituto de Microelectrónica de Sevilla

Pasantía

07/2012 - Actual

Gestión Académica , Facultad de Ingeniería, Universidad de la República , Instituto de Ingeniería Eléctrica

Director Instituto de Ingeniería Eléctrica

09/2006 - Actual

Gestión Académica , Comisión de Investigación Científica

Miembro Comisión de Investigación Científica / Comisión de Dedicación Total /Facultad de Ingeniería

06/2009 - 06/2012

Gestión Académica , CSIC, Comisión Sectorial de Investigación Científica, UDELAR , Comisión Proyectos I+D
Integrante Comisión Proyectos I+D de Comisión Sectorial Inv. Científica, Udelar

03/2000 - 09/2006

Gestión Académica , Instituto de Ingeniería Eléctrica , Subcomisión Académica de Area de Posgrado - Ingeniería Eléctrica
Miembro de la Comisión

03/1996 - 03/1997

Gestión Académica , Instituto de Ingeniería Eléctrica , Comisión para la Elaboración del Plan Estudios 1997 de Ingeniería Eléctrica

Responsable de la comisión

06/2014 - Actual

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
GERVASIO: Generalización de las redes de sensores inalámbricos como herramienta de valorización en sistemas vegetales intensivos ,
Coordinador o Responsable

01/2014 - 12/2015

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
STIC Amsud: RELEMED: Reliable design of ultra low energy biomedical circuits , Coordinador o Responsable

04/2011 - 03/2015

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
Diseño de Circuitos Integrados y Sistemas de Bajo Consumo , Coordinador o Responsable

01/2010 - 12/2011

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica
Proy. SticAmSud NanoRadio: Design for reliability and portability of RF Interfaces based on Nanoscale CMOS technology , Coordinador o
Responsable

03/2009 - 07/2011

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
SIMPA: Sensores Inalámbricos para Manejo Informado de Producciones Agrarias , Coordinador o Responsable

06/2009 - 05/2011

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
Diseño y caracterización de circuitos de radio frecuencia para enlaces de corta distancia y ultra bajo consumo , Coordinador o
Responsable

10/2007 - 12/2009

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
WiseMAN: Redes de sensores inalámbricos para aplicaciones agropecuarias y médicas , Coordinador o Responsable

08/2004 - 12/2006

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
PDT 17/17 Sensores Inalámbricos Integrados de Bajo Consumo , Coordinador o Responsable

04/2001 - 07/2003

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
FCE 6037: MARIPOSA: Módulos Analógicos: Reutilización, IP, Optimización y Síntesis Automática. , Coordinador o Responsable

04/2001 - 08/2001

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
Diseño de una celda de circuito integrado para la empresa NeuroStream Technologies de Canadá en convenio con la Universidad de la
República , Coordinador o Responsable

07/1999 - 06/2001

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica / Instituto de Física , Grupo de Microelectrónica / Grupo de
Óptica Aplicada
Polarímetro de precisión basado en efecto Faraday , Coordinador o Responsable

08/1996 - 12/1999

Proyectos de Investigación y Desarrollo , Instituto de Ingeniería Eléctrica , Grupo de Microelectrónica
Convenio CCC S.A. - UDELAR, Proy. FINTEC (Conicyt) 33/F: Diseño de circuito integrado para marcapasos , Coordinador o
Responsable

No corresponde , Centro de Construcción de Cardioestimuladores del Uruguay S.A. , Uruguay

Vínculos con la institución

02/1999 - 06/2012, *Vínculo: Ingeniero, (20 horas semanales)*

05/1995 - 02/1999, *Vínculo: Consultor, (10 horas semanales)*

Actividades

02/1999 - Actual

Líneas de Investigación , Departamento de Ingeniería

Diseño de circuitos analógicos de bajo consumo para aplicaciones médicas , Integrante del Equipo

01/2001 - 09/2003

Proyectos de Investigación y Desarrollo , Departamento de Ingeniería

Diseño Marcapasos Implantable SSIR / SSI Teros 603 y 503 , Coordinador o Responsable

01/2000 - 07/2001

Proyectos de Investigación y Desarrollo , Departamento de Ingeniería

Puesta en producción de circuito integrado para marcapasos , Coordinador o Responsable

02/1996 - 02/1998

Proyectos de Investigación y Desarrollo , Departamento de Ingeniería

Proy. INCO-UE: ITUBR: Implantable Telemetric Unit for Biomedical Research , Integrante del Equipo

Empresa Privada , Interfase S.A. , Uruguay

Vínculos con la institución

08/1991 - 06/1993, *Vínculo: Ingeniero, (20 horas semanales)*

Empresa Pública , Administración Nacional de Telecomunicaciones , Uruguay

Vínculos con la institución

08/1988 - 08/1991, *Vínculo: Estudiante / Ingeniero, (40 horas semanales)*

Empresa Privada , Nanowattics SRL , Uruguay

Vínculos con la institución

10/2007 - 06/2012, *Vínculo: Socio, (5 horas semanales)*

Universidad de la República , Facultad de Ciencias Económicas y de Administración - UDeLaR , Uruguay

Vínculos con la institución

06/1984 - 08/1986, *Vínculo: Ayudante, Docente Grado 1 Interino, (20 horas semanales)*

Actividades

06/1984 - 08/1986

Docencia , Grado

Matemática I , Contador Público

06/1984 - 08/1986

Docencia , Grado

Matemática II , Contador Público

Comisión Económica para América Latina , Chile

Vínculos con la institución

04/2013 - 06/2013, *Vínculo: Consultor, (8 horas semanales)*

Comision Economica Para America Latina , Comision Economica Para America Latina , Chile

Vínculos con la institución

08/2014 - 02/2015, *Vínculo: Consultor, (8 horas semanales)*

Lineas de investigación

Título: Diseño de circuitos analógicos de bajo consumo para aplicaciones médicas

Tipo de participación: Integrante del Equipo

Objetivo: He participado en más de diez proyectos para clientes del exterior (USA, Israel, Europa) de CCC del Uruguay S.A, en los que me he ocupado directamente del diseño de otros tantos módulos analógicos de bajo consumo y de aspectos del diseño general de los equipos, tratándose en algunos casos de dispositivos externos y en otros de dispositivos implantables que se encuentran actualmente en fase de pruebas clínicas en humanos en Estados Unidos y Europa. Estos proyectos están en su casi totalidad restringidos por cláusulas de confidencialidad, pero en un caso se trató de un proyecto desarrollado junto a un Centro de Investigación, cuyos resultados se reportaron en la publicación: E. Calderón, R. Villa, N. Barniol, J. Arzuaga, M. Barú, F. Silveira, E. Pérez, P. Arzuaga, "Battery Powered Implantable Bladder Control System", Proceedings of the 5th Annual Conference of the International Functional Electrical Stimulation Society, Aalborg, Dinamarca, 18 - 24 June 2000, pp. 156 a 159. Ejemplos de los módulos diseñados son módulos vinculados a la medida y procesamiento de biopotenciales e impedancia, módulos de telemetría para comunicación con dispositivos médicos implantables y módulos de estimulación así como de análisis de confiabilidad de circuitos.

Equipos: Julio Arzuaga(Integrante); Pedro Arzuaga(Integrante); Oscar Sanz(Integrante)

Palabras clave: dispositivos implantables; diseño analógico; microconsumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño circuitos analógicos para dispositivos médicos implantables

Título: Grupo de Microelectrónica

Tipo de participación: Coordinador o Responsable

Objetivo: Introducción en el país de la capacidad de diseño de circuitos integrados de aplicación específica (ASICs) analógicos y mixtos, formando un equipo humano de investigación y desarrollo en este tema, poniendo en marcha un laboratorio y dirigiendo el diseño del primer ASIC con fines industriales realizado en el país (ASIC para marcapasos) y el primer diseño para exportación en convenio con una empresa canadiense.

Equipos: Conrado Rossi(Integrante); Pablo Mazzara(Integrante); Linder Reyes(Integrante); Pablo Aguirre(Integrante); Rafaella Fiorelli(Integrante); Pablo Castro(Integrante); Berardi Sensale(Integrante); Julián Oreggioni(Integrante); Leonardo Steinfeld(Integrante); Leonardo Barboni(Integrante); Nicolás Barabino(Integrante)

Palabras clave: Diseño de circuitos integrados CMOS

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Proyectos

2014 - Actual

Título: GERVASIO: Generalización de las redes de sensores inalámbricos como herramienta de valorización en sistemas vegetales intensivos, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Este proyecto generaliza la aplicación de la tecnología de redes de sensores inalámbricos en agricultura a través de su uso en dos aplicaciones productivas tomadas como ejemplos para demostrar la potencialidad de esta tecnología: 1) La adquisición y transmisión de las imágenes de trampas adhesivas de insectos usadas para el monitoreo del nivel de plagas que afectan a frutales. De esta manera se evitan errores humanos en la recolección de estos datos, se disponibilizan los mismos con mayor frecuencia y facilidad (en Internet), permitiendo su uso regional y una mejor generación de alertas tempranas. Asimismo esta solución propende a la utilización de la técnica de confusión sexual para el control de plagas, permitiendo un menor impacto ambiental del uso de insecticidas. 2) El monitoreo de condiciones microclimáticas, humedad de suelos y diámetro de tronco, particularmente orientado a cítricos, pero aplicable a otros cultivos, para detección del impacto de heladas y optimización de riego, entre otros. La información se adquiere por una red de sensores inalámbricos de bajo consumo de energía y es transmitida a un servidor accesible vía web a través de un concentrador alimentado por energía solar y conectado a la red celular. El proyecto genera productos tecnológicos, conocimiento y formación de recursos humanos en las áreas técnicas vinculadas a redes de sensores inalámbricos, en particular aplicadas al agro.

Tipo: Investigación

Alumnos: 11(Pregado), 1(Doctorado)

Equipo: Leonardo Steinfeld(Integrante); Leonardo Barboni(Integrante); Fernando Silveira(Responsable); Javier Schandy(Integrante); Alvaro Gomez(Integrante); Juan Pablo Oliver(Integrante); Martin Lanfranco(Integrante); Carlos Croce(Integrante)

Financiadores: INIA / Apoyo financiero

Palabras clave: redes de sensores inalámbricos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos y sistemas embebidos en red

1996 - 1998

Título: Proy. INCO-UE: ITUBR: Implantable Telemetric Unit for Biomedical Research, *Tipo de participación:* Integrante del Equipo, *Descripción:* Proyecto INCO de la Unión Europea con la participación de: Centro Nacional de Microelectrónica, Barcelona, España, Universidad Católica de Lovaina, Bélgica, CINVESTAV, México, Universidad de los Andes, Colombia, CCC S.A., Uruguay. Encargado del diseño de la unidad telemétrica externa. Algunos resultados reportados en: J. Parramon, F. Silveira, P. Doguet, D. Marin, M. Verleyssen, J. Arzuaga, E. Valderrama, 'Implantable Telemetry Microsystem for Recording Purposes', IV Workshop de Iberchip, Mar del Plata, Argentina, Marzo 1998, pgs. 351 - 357.

Tipo: Investigación

Alumnos: 4(Doctorado)

Equipo: Julio Arzuaga(Integrante); Elena Valderrama(Responsable); Rosa Villa (Integrante); Jordi Parramón(Integrante); Michel Verleyssen(Integrante); Antonio García Roza(Integrante); Pascal Doguet(Integrante)

Financiadores: Institución del exterior / Unión Europea / Apoyo financiero

Palabras clave: dispositivos implantables; telemetría

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño dispositivos médicos implantables

1996 - 1999

Título: Convenio CCC S.A. - UDELAR, Proy. FINTEC (Conicyt) 33/F: Diseño de circuito integrado para marcapasos, *Tipo de participación:* Coordinador o Responsable, *Descripción:* En este convenio se ha diseñado, enviado a fabricar y probado con éxito el primer circuito integrado de aplicación específica (ASIC) que se desarrolla en el país con fines industriales (no de investigación sino de producción). El circuito diseñado integra todas los módulos a excepción del microcontrolador, requeridos para implementar un marcapaso bicameral con adaptación del ritmo cardíaco en función de la actividad física del paciente. Actualmente este circuito está en plena utilización en marcapasos que CCC del Uruguay fabrica para el mercado nacional y la exportación. Los resultados obtenidos en esta línea de trabajo se han reportado en múltiples publicaciones de la producción científica que se describe en este CV, así como han servido de semilla para el trabajo de tesis de doctorado de quien suscribe, del trabajo de investigación plasmado en el libro señalado anteriormente y del desarrollo del Grupo de Microelectrónica del IIE. Este proyecto fue uno de los 4 elegidos entre 104 ejecutados en el año 2001 para ser destacado en el reporte anual de Europractice, la organización europea que administró la fabricación y test del circuito, como figura en su reporte anual (http://www.europractice.imec.be/europractice/on-line-docs/homepage/Annual_report_2001.pdf)

Tipo: Desarrollo

Alumnos: 3(Pregrado),

Equipo: Conrado Rossi(Integrante); Pablo Mazzara(Integrante); Alfredo Arnaud(Integrante); Hugo Valdenegro(Integrante); Oscar de Oliveira(Integrante); Marcelo Barú(Integrante); Gonzalo Picún(Integrante)

Financiadores: Otra institución nacional / Centro de Construcción de Cardioestimuladores del Uruguay S.A. / Remuneración

DINACYT/DICYT/CONICYT / Apoyo financiero de Investigadores

Palabras clave: circuito integrado de aplicación específica; marcapasos; microconsumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

2001 - 2001

Título: Diseño de una celda de circuito integrado para la empresa NeuroStream Technologies de Canadá en convenio con la Universidad de la República, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Diseño de una celda de circuito integrado para la empresa NeuroStream Technologies de Canadá en convenio con la Universidad de la República

Tipo: Desarrollo

Alumnos:

Equipo: Conrado Rossi(Integrante); Alfredo Arnaud(Integrante)

Financiadores: Institución del exterior / Neurostream Technologies, Inc. / Remuneración

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

1999 - 2001

Título: Polarímetro de precisión basado en efecto Faraday, *Tipo de participación:* Coordinador o Responsable, *Descripción:* El presente proyecto plantea el estudio e implementación de un prototipo de un dispositivo opto-electrónico para medir en forma automática pequeños cambios del plano de polarización de la luz, cuando ésta pasa a través de una sustancia transparente ópticamente activa. Este tipo de dispositivos (polarímetros) son utilizados como herramientas de medida en química cuantitativa para caracterizar sustancias activas, como por ejemplo la glucosa. El objetivo del proyecto es diseñar y construir un prototipo de características innovadoras basado en el efecto Faraday, por medio del cual se produce una modulación del plano de polarización de la luz mediante la aplicación un campo magnético. Esta modulación es controlada en frecuencia y fase, a través de lo cual se espera mejorar la técnica de detección y la precisión del dispositivo, por la aplicación de principios similares a los empleados en los amplificadores lock-in o los amplificadores "chopper". El Proyecto incluye actividades teóricas y experimentales para el diseño y construcción del sistema óptico por parte del grupo de Óptica Aplicada (IFFI), y diseño y construcción de la electrónica asociada a la adquisición y procesamiento de la señal y el panel del dispositivo a cargo del grupo de Microelectrónica (IIE).

Tipo: Investigación

Alumnos: 2(Pregrado), 1(Maestría/Magister),

Equipo: Leonardo Barboni(Integrante); Alfredo Arnaud(Integrante); Erna Frins(Responsable); Alejandro Reyna(Integrante)

Financiadores: Otra institución nacional / Comisión Investigación Científica, Facultad de Ingeniería, UDELAR / Apoyo financiero

Palabras clave: sensor óptico; optoelectrónica; amplificador fotodiodo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Optoelectrónica

2000 - 2001

Título: Puesta en producción de circuito integrado para marcapasos, *Tipo de participación:* Coordinador o Responsable, *Descripción:* En el marco de mis actividades en CCC del Uruguay S.A. realicé el seguimiento de la fabricación en el exterior de la primer tanda en volumen y la especificación y supervisión del test y ensayos de calificación del circuito integrado para marcapasos desarrollado por nuestro grupo en convenio con CCC. Es decir que esta constituyó la oportunidad de seguir la etapas siguientes de un proceso que se inició en la Universidad a través del diseño, pero que razonablemente no correspondía a la Universidad la ejecución de estas etapas adicionales. Cabe señalar que este proyecto fue elegido entre 104 ejecutados en el año 2001 para ser destacado en el reporte anual de Europractice, la organización europea que administró la fabricación y test del circuito, como figura en su reporte anual (http://www.europractice.imec.be/europractice/on-line-docs/homepage/Annual_report_2001.pdf). Esta experiencia fue objeto de la participación como presentador invitado en el 2001 IEEE Latin American Test Workshop y en el Seminario de

Microelectrónica de la Región Sul de Brasil (SIM 2002).

Tipo: Otra

Alumnos:

Financiadores: Otra institución nacional / Centro de Construcción de Cardioestimuladores del Uruguay S.A. / Remuneración

Palabras clave: Industrialización circuito integrado; Test de producción circuitos integrados; Calificación circuitos integrados

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

2001 - 2003

Título: Diseño Marcapasos Implantable SSIR / SSI Teros 603 y 503, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Dirección del diseño de esta serie de marcapasos, basado en el circuito integrado diseñado en convenio con la Universidad de la República y que actualmente forma parte de la línea de productos de CCC y ha recibido la marca CE de la unión europea que habilita a la comercialización en Europa.

Tipo: Desarrollo

Alumnos:

Equipo: Sebastián Degrandi(Integrante); Agustín Villavedra(Integrante); Rosario Curbelo(Integrante); Julio Ceriliano(Integrante)

Financiadores: Otra institución nacional / Centro de Construcción de Cardioestimuladores del Uruguay S.A. / Remuneración

Palabras clave: Diseño dispositivos implantables; marcapasos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño dispositivos médicos implantables

2001 - 2003

Título: FCE 6037: MARIPOSA: Módulos Analógicos: Reutilización, IP, Optimización y Síntesis Automática., *Tipo de participación:* Coordinador o Responsable, *Descripción:* La evolución reciente del diseño de los sistemas electrónicos muestra una fuerte tendencia hacia la utilización de sistemas en un chip y microsistemas. Estos sistemas en un chip siguen además la tendencia general que impone los requisitos de reducir el consumo y la tensión de alimentación, a la vez que incorporan partes analógicas y digitales. Por otra parte, la aplicación de tecnologías de fabricación con tamaños mínimos muy por debajo de la micra a la vez que amplía las posibilidades de los diseños que es posible realizar y hace viable la alternativa de sistema en un chip, aumenta la brecha entre la complejidad de los diseños y la productividad de los diseñadores. Presiones en el sentido de reducir los tiempos para poner un producto en el mercado hacen que esta brecha sea más acuciante, y hacen fundamental el disponer de metodologías de diseño más eficientes. Esta investigación propone tratar estos temas desde dos aspectos, por una parte analizar y probar técnicas avanzadas para la implementación de circuitos analógicos de bajo consumo, en particular vinculadas a amplificadores clase AB y circuitos a capacitores conmutados. Por otra parte analizar estas técnicas y la experiencia previa del grupo investigador en esta área bajo la luz de los objetivos de diseñar módulos reutilizables y automatizar el diseño de los mismos.

Tipo: Investigación

Alumnos: 3(Pregrado), 1(Maestría/Magister), 2(Doctorado)

Equipo: Pablo Mazzara(Integrante); Linder Reyes(Integrante); Pablo Aguirre(Integrante); Alfredo Arnaud(Integrante); Raúl Acosta(Integrante)

Financiadores: DINACYT/DICYT/CONICYT / Apoyo financiero

Palabras clave: diseño analógico; síntesis automática; reuso

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

2004 - 2006

Título: PDT 17/17 Sensores Inalámbricos Integrados de Bajo Consumo, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Los sensores constituyen los sentidos de un sistema de información. La posibilidad de combinar la adquisición de la señal de un sensor con la comunicación inalámbrica a corta distancia (1 a 100m) viabiliza el acceso del sistema de información a todos los puntos sensibles. Para que esta inserción del sistema de información en el sistema objeto sea práctica, los dispositivos deben ser muy compactos, tener muy bajo consumo y de muy bajo costo. Estos dispositivos permitirán incorporar inteligencia a innumerables procesos y sistemas. A continuación se citan algunas áreas con ejemplos de aplicaciones: - agrarias: agricultura de precisión, sistemas de identificación y monitorización de animales con prestaciones avanzadas - salud (médicas) y biológicas: monitoreo continuo, no intrusivo, de pacientes o animales bajo estudio. - industriales: monitoreo de cadenas de producción, medición en partes de maquinarias en movimiento. - domésticas: sistemas de seguridad o control de simple instalación. La forma de lograr los objetivos antes señalados en cuanto a consumo, tamaño y costo, es la aplicación de circuitos integrados diseñados a medida para esta aplicación. Para ello existen varios desafíos: a) Integración de los sensores. b) Acondicionamiento y procesamiento de señal integrados de muy bajo consumo. c) Incorporación de memoria volátil y no volátil. d) Sistemas de comunicación por RF a corta distancia miniaturizados y de bajo consumo. Este proyecto plantea estudiar el diseño y aplicación de estos sistemas, particularmente operando en bandas ISM en las cercanías de los 400 o 900 MHz, de muy bajo consumo y bajo tamaño.

Tipo: Investigación

Alumnos: 12(Pregrado), 2(Maestría/Magister), 2(Doctorado)

Equipo: Conrado Rossi(Integrante); Pablo Mazzara(Integrante); Linder Reyes(Integrante); Pablo Aguirre(Integrante); Rafaella Fiorelli(Integrante); Leonardo Barboni(Integrante); Daniel Garín(Integrante)

Financiadores: DINACYT/DICYT/CONICYT / Apoyo financiero

Palabras clave: sensores; inalámbrico; microconsumo

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

2007 - 2009

Título: WiseMAN: Redes de sensores inalámbricos para aplicaciones agropecuarias y médicas, *Tipo de participación:* Coordinador o Responsable, *Descripción:* El continuo escalado de las tecnologías de circuitos integrados CMOS está permitiendo implementar nodos inalámbricos que realicen sensado y procesamiento con: corto alcance (hasta 100ms), miniaturizados (algún cm³), gran autonomía (años) y de bajo costo (pocos dólares en breve). Estos nodos permitirán un salto cualitativo en la penetración de los sistemas de información en las aplicaciones por el fácil acceso a los puntos en que la información se genera. El objetivo general de este proyecto busca viabilizar el solvente manejo en el país de esta tecnología realizando actividades de investigación y uso en aplicaciones de interés económico y/o social nacional (en este caso agronómicas y médicas). Esto se espera lograrlo, creando la capacidad de incorporar la comunicación inalámbrica a sistemas integrados a medida (no compitiendo con fabricantes de componentes estándar), a la vez que el conocimiento que esto genera, se explote en impulsar la implantación de redes de sensores, basadas en componentes estándar, en aplicaciones reales de interés productivo nacional. De esta manera se busca consolidar las primeras experiencias llevadas adelante en el tema por el Grupo de Microelectrónica del IIE, particularmente con el apoyo del proyecto PDT 17/17, actualmente en sus etapas finales. Este proyecto cuenta con la participación directa de la Facultad de Veterinaria de la Universidad de la República y CCC S.A. y el apoyo para la realización de pruebas del INIA y la Facultad de Agronomía de la Universidad de la República.

Tipo: Investigación

Alumnos: 16(Pregrado), 3(Doctorado)

Equipo: Conrado Rossi(Integrante); Pablo Mazzara(Integrante); Linder Reyes(Integrante); Rafaella Fiorelli(Integrante); Berardi Sensale(Integrante); Leonardo Steinfeld(Integrante); Diego Alcetegaray(Integrante); Leonardo Barboni(Integrante); Daniel Garín(Integrante)

Financiadores: DINACYT/DICYT/CONICYT / Apoyo financiero

Palabras clave: redes inalámbricas; sensores; microconsumo

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

2009 - 2011

Título: Diseño y caracterización de circuitos de radio frecuencia para enlaces de corta distancia y ultra bajo consumo, *Tipo de participación:* Coordinador o Responsable, *Descripción:* El Grupo de Microelectrónica del Instituto de Ingeniería Eléctrica ha venido trabajando en el desarrollo de metodologías de diseño de circuitos integrados de radio frecuencia de bajo consumo, a través de explotar el uso del transistor MOS en la región de inversión moderada, que es viable a más altas frecuencias a medida que se escala el largo de canal de los transistores. Este proyecto, al permitir la disponibilidad de un analizador vectorial de redes, permitirá refinar y validar las técnicas en desarrollo al permitir, entre otros, cuantificar y separar los efectos de adaptación de impedancias debidos a componentes externos, circuito impreso, encapsulado y circuito integrado, así como caracterizar detalladamente los módulos en frecuencia. De esta manera, por una parte se mejorará la capacidad disponible en el país para realizar diseños y mediciones en radio frecuencia, a la vez que se completará la validación de la metodología propuesta.

Tipo: Investigación

Alumnos: 1(Pregrado), 3(Doctorado)

Equipo: Linder Reyes(Integrante); Rafaella Fiorelli(Integrante); Nicolás Barabino(Integrante); Fernando Silveira(Responsable)

Financiadores: Agencia Nacional de Investigación e Innovación / Apoyo financiero

Palabras clave: Diseño de circuito integrados ; Diseño de radio frecuencia; mediciones de radio frecuencia

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados, Microelectrónica

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Radiofrecuencia

2010 - 2011

Título: Proy. SticAmSud NanoRadio: Design for reliability and portability of RF Interfaces based on Nanoscale CMOS technology, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Proyecto con participación de Institut Telecom, ParisTech (coordinador internacional), UFRJ (Brasil), UFRGS (Brasil), UdelaR (Uruguay) en que actué como responsable por Uruguay.

Tipo: Investigación

Alumnos: 3(Doctorado)

Equipo: Antonio Petraglia(Integrante); Nicolás Barabino(Integrante); Mariem Slimani(Integrante); Lirida Naviner(Responsable); Sergio Bampi(Integrante); Pietro Ferreira(Integrante)

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

2009 - 2011

Título: SIMPA: Sensores Inalámbricos para Manejo Informado de Producciones Agrarias, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Este proyecto busca validar la implantación de redes de sensores inalámbricos como herramienta que permite un amplio aprovechamiento del avance de las tecnologías de la información y comunicaciones para el manejo informado de producciones agrícolas. Esta validación se ejecutará tomando como aplicación el monitoreo de condiciones climáticas y microclimáticas (temperatura, humedad relativa) y de humedad de suelos, con aplicación a detección de heladas y de condiciones que definen la necesidad de aplicación de agroquímicos para control de enfermedades agrícolas, particularmente en plantaciones cítricas de Salto. Asimismo otro producto esperado del proyecto es un prototipo de sensor de humedad de suelo adaptable a estas redes, lo que permitirá incluir el monitoreo de riego entre las variables a controlar. Las variaciones climáticas bruscas, no previstas por las medias históricas, y las variaciones microclimáticas locales pueden dificultar la toma de decisiones para la aplicación de medidas técnicas adecuadas. En particular en lo referente a heladas, la red de sensores puede brindar información detallada y en tiempo real de la ocurrencia o no de heladas y de su intensidad a nivel de distintos puntos de un predio, permitiendo, en el caso de estudio de los cítricos, por una parte planificar mejor el uso del predio y por otra parte cuantificar el impacto de las heladas en los frutos producidos en cada zona del predio. En otro tipo de cultivos podría incluso utilizarse para el accionamiento de medidas activas de control de heladas. En el caso de estudio elegido para validar la tecnología propuesta en este proyecto, la producción de cítricos en Milagro S.A, en 2007 se evalúa que las heladas fueron responsables de una pérdida de 5000 toneladas de las 35000 producidas por la empresa. Se busca un aumento del control a través de información cuantitativa, en los diferentes procesos de los sistemas productivos, evitando de esta forma actuar a posteriori con medidas técnicas, habitualmente desesperadas, costosas y muchas veces no apropiadas medio ambientalmente.

Tipo: Desarrollo

Alumnos: 6(Pregrado), 1(Doctorado)

Equipo: Pablo Mazzara(Integrante); Leonardo Steinfeld(Integrante); Fernando Silveira(Responsable); Celmira Saravia(Integrante); Alvaro Ceriani(Integrante); Juan Carlos Diez(Integrante)

Financiadores: Otra institución nacional / Instituto Nacional de Investigación Agropecuaria / Apoyo financiero

Palabras clave: redes de sensores inalámbricos; monitoreo agrícola

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Redes de Sensores Inalámbricos

Ciencias Agrícolas / Agricultura, Silvicultura y Pesca / Agricultura / Producción Vegetal, Climatología

2011 - 2015

Título: Diseño de Circuitos Integrados y Sistemas de Bajo Consumo, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Esta propuesta de programa de investigación plantea el apoyo a la actividad del Grupo de Microelectrónica del IIE en torno a su temática central de trabajo en diseño de circuitos integrados y sistemas de bajo consumo. Se plantea la profundización de las líneas actuales de investigación: diseño en tecnologías CMOS nanométricas, diseño de circuitos de radiofrecuencia de bajo consumo y diseño analógico, particularmente en las temáticas de diseño de amplificadores para interfaces neurales y sensores de temperatura, y diseño y aplicación de redes de sensores inalámbricos. También se plantean acciones tendientes a explorar nuevas áreas de importancia estratégica, como nuevos dispositivos nanoelectrónicos y retomar y tender a formar especialistas en la temática de diseño digital de ultra bajo consumo. El apoyo de esta propuesta permitirá mantener y potenciar un grupo humano altamente calificado. A través del mismo, mantener y aumentar la capacidad de formación de recursos humanos (enseñanza de grado y posgrado) y de transferencia de tecnología en un área de punta.

Tipo: Investigación

Alumnos: 9(Pregrado), 1(Maestría/Magister), 5(Doctorado)

Equipo: Conrado Rossi(Responsable); Pablo Mazzara(Integrante); Linder Reyes(Integrante); Pablo Aguirre(Integrante); Pablo Castro(Integrante); Julián Oreggioni(Integrante); Leonardo Steinfeld(Integrante); Leonardo Barboni(Integrante); Nicolás Barabino(Integrante); Pablo Pérez(Integrante)

Financiadores: Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

Palabras clave: microelectrónica; ultra bajo consumo; diseño circuitos integrados; diseño de sistemas electrónicos

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados y sistemas

2014 - 2015

Título: STIC Amsud: RELEMED: Reliable design of ultra low energy biomedical circuits, *Tipo de participación:* Coordinador o Responsable, *Descripción:* Proyecto STIC-Amsud con la participación de ParisTech, Francia, UFRGS, Brasil y Universidad Nacional de Brasilia, Brasil. Actúo como Coordinador Internacional del proyecto. Abstract:

Tipo: Investigación

Alumnos: 1(Doctorado)

Equipo: Leonardo Steinfeld(Integrante); Luigi Carro(Integrante); Francisco Veirano(Integrante); Lirida Naviner(Integrante); Sandro Haddad(Integrante); Paolo Rech(Integrante)

Financiadores: Agencia Nacional de Investigación e Innovación / Apoyo financiero

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

El diseño de circuitos electrónicos en las últimas décadas ha evolucionado de los diseños basados en componentes estándar de baja complejidad a las soluciones que utilizan circuitos integrados de aplicación específica (ASICs) y 'sistemas en un chip', que comprenden tanto bloques analógicos como digitales. Paralelamente otros dos aspectos han tomado vital importancia: por una parte la reducción del consumo de energía, requerida por el aumento de complejidad y densidad de los circuitos como por la difusión de los equipos portables a baterías; por otra parte la reducción de la tensión de alimentación que surge de la reducción de las dimensiones de los dispositivos en conjunto con la alimentación de baterías. En este contexto general, nuestro trabajo ha buscado aportar respuestas a una de las líneas investigación dominantes en el área de diseño de circuitos analógicos y sistemas electrónicos, apuntando a generar los métodos que permitan realizar diseños en forma rápida, segura y adaptada a las restricciones impuestas por la reducción de la tensión de alimentación y del consumo admisible (circuitos 'Low-Power, Low-Voltage', LPLV). Este objetivo se ha alcanzado a través de las siguientes contribuciones: A nivel internacional: • participación en el desarrollo y prueba de una metodología de diseño basada en el cociente de transconductancia sobre corriente (gm/ID) del transistor MOS. Esta es una aproximación general, sencilla, rápida y confiable que permite resolver las restricciones impuestas en aplicaciones LPLV al permitir fácilmente explorar el espacio de diseño en todas las zonas de operación del transistor MOS (inversión débil, moderada y fuerte), adquirir mayor intuición en los compromisos involucrados en el diseño del circuito y comparar diferentes tecnologías. Esta metodología ha sido ampliamente adoptada internacionalmente y el artículo base donde se presenta ampliamente citado. • aplicar la metodología anterior al diseño de módulos de dispositivos médicos implantables (LPLV) con características superiores. • extender la aplicación de la metodología a circuitos de radiofrecuencia (RF) de bajo consumo. • contribuir en áreas asociadas como conversión DC/DC y circuitos digitales de bajo consumo. Esto ha sido ampliamente reconocido a nivel internacional lo que ha llevado a múltiples invitaciones y ser conferencista distinguido de la Sociedad de Circuitos y Sistemas del IEEE. A nivel nacional: • al desarrollar la capacidad de diseño de ASICs analógicos, mixtos y de RF y formar un equipo humano de investigación y desarrollo en este tema (6 investigadores a nivel de doctorado, 8 doctorados en curso) y dirigir el diseño del primer ASIC con fines industriales realizado en el país (ASIC para marcapasos) y el primer diseño para exportación en convenio con una empresa canadiense. • al participar en el diseño de módulos analógicos de baja tensión y bajo consumo en CCC del Uruguay para sus marcapasos y para dispositivos exportados a sus clientes del exterior • al cofundar la primera empresa nacional dedicada al diseño de circuitos integrados de ultra bajo consumo para el mercado global. • al impulsar el área de redes de sensores inalámbricos con aplicación a problemas nacionales (agro)

Producción bibliográfica

Artículos publicados

Arbitrados

Completo

F. VEIRANO; FERNANDO SILVEIRA; LIRIDA NAVINER

Minimum operating voltage due to intrinsic noise in subthreshold digital logic in nanoscale CMOS. Journal of Low Power Electronics, v.: 12 1, p.: 74 - 81, 2016

Palabras clave: intrinsic noise; Subthreshold Digital Logic; Minimum Operating Voltage; nanoscale CMOS; Variability; Minimum Energy Operation

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados digitales

Medio de divulgación: Internet ; ISSN: 15461998 ; DOI: 10.1166/jolpe.2016.1422

<http://www.aspbs.com/jolpe.html>



Completo

PABLO CASTRO LISBOA; P. PÉREZ-NICOLI; F. VEIRANO; FERNANDO SILVEIRA

General Top/Bottom-Plate Charge Recycling Technique For Integrated Switched Capacitor DC-DC Converters. IEEE Transactions on Circuits and Systems I: Regular Papers, 2016

Palabras clave: charge recycling; power management; switched capacitor converter; low-power electronics; parasitic capacitance

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Internet ; ISSN: 15498328 ; DOI: 10.1109/TCSI.2016.2528478

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpl/articleDetails.jsp?reload=true&arnumber=7429705>



SCOPUS



Completo

JULIÁN OREGGIONI; PABLO CASTRO LISBOA; FERNANDO SILVEIRA

Relaxing the maximum dc input amplitude vs. consumption trade-off in differential-input band-pass biquad filters. International Journal of Circuit Theory and Applications, 2016

Palabras clave: analog integrated circuits; ultra-low-power design; biquadratic filter; active filter; differential amplifiers

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos

Medio de divulgación: Internet ; ISSN: 00989886 ; DOI: 10.1002/cta.2188

<http://onlinelibrary.wiley.com/doi/10.1002/cta.2188/abstract>



SCOPUS



Completo

N. BARABINO; FERNANDO SILVEIRA

Design optimization of a CMOS RF detector. Analog Integrated Circuits and Signal Processing, v.: 89 3, p.: 575 - 583, 2016

Palabras clave: RF detector; Built-in-self-test (BiST) ; Built-in-self-calibration (BiSC); Deep-submicron CMOS

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Circuitos de RadioFrecuencia

Medio de divulgación: Internet ; Lugar de publicación: New York, EEUU ; ISSN: 09251030 ; DOI: 10.1007/s10470-016-0833-y

<https://link-springer-com.proxy.timbo.org.uy:88/article/10.1007/s10470-016-0833-y>



SCOPUS



Completo

PABLO PEREZ-NICOLI; AGUSTIN RODRIGUEZ ESTEVA; FERNANDO SILVEIRA

Bidirectional Analysis and Design of RFID Using an Additional Resonant Coil to Enhance Read Range. IEEE Transactions on Microwave Theory and Techniques, v.: 64 7, p.: 2357 - 2367, 2016

Palabras clave: Radiofrequency identification; Wireless power transfer; strongly coupled magnetic resonance

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Transferencia Inalámbrica de Energía

Medio de divulgación: Internet ; Lugar de publicación: EEUU ; ISSN: 00189480 ; DOI: 10.1109/TMTT.2016.2573275

<http://ieeexplore.ieee.org/document/7492195/>



SCOPUS



Completo

PABLO PEREZ-NICOLI; F. VEIRANO; PABLO CASTRO LISBOA; FERNANDO SILVEIRA

Low-power operational transconductance amplifier with slew-rate enhancement based on non-linear current mirror. Analog Integrated Circuits and Signal Processing, v.: 89 3, p.: 521 - 529, 2016

Palabras clave: Super class AB OTA; High slew-rate; Adaptive biasing; Switched-capacitor feedback loop; Non-linear current mirror; Variable Gain current mirror

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño circuitos integrados analógicos

Medio de divulgación: Internet ; Lugar de publicación: New York, EEUU ; ISSN: 09251030 ; DOI: 10.1007/s10470-016-0832-z

<https://link-springer-com.proxy.timbo.org.uy:88/article/10.1007/s10470-016-0832-z>



SCOPUS



Completo

G FIERRO; FERNANDO SILVEIRA; RICARDO ARMENTANO

Central blood pressure monitoring method oriented to wearable devices. Health and Technology, v.: 6 3, p.: 197 - 204, 2016

Palabras clave: Blood pressure monitoring; Pulse transit time (ptt) ; Wearable systems

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño sistemas biomedicos

Medio de divulgación: Internet ; *Lugar de publicación:* Berlin ; *ISSN:* 21907188 ; *DOI:* 10.1007/s12553-016-0149-z

<https://link-springer-com.proxy.timbo.org.uy:88/article/10.1007/s12553-016-0149-z>

SCOPUS



Completo

N. BARABINO; FERNANDO SILVEIRA

Digitally Assisted CMOS RF Detectors With Self-Calibration for Variability Compensation. IEEE Transactions on Microwave Theory and Techniques, v.: 63 5, p.: 1676 - 1682, 2015

Palabras clave: radiofrequency integrated circuits; built-in self test; built-in self calibration; digitally assisted; variability compensation

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados de radiofrecuencia

Medio de divulgación: Papel ; *ISSN:* 00189480 ; *DOI:* 10.1109/TMTT.2015.2417172

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpl/articleDetails.jsp?arnumber=7081790>



SCOPUS



Completo

PABLO PEREZ-NICOLI; PABLO CASTRO LISBOA; F. VEIRANO; FERNANDO SILVEIRA

A series-parallel switched capacitor step-up DC-DC converter and its gate-control circuits for over the supply rail switches. Analog Integrated Circuits and Signal Processing, 2015

Palabras clave: DC-DC converter; Charge-pump; Series-parallel; gate-control circuits; Ultra-low power

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Medio de divulgación: Papel ; *ISSN:* 09251030 ; *DOI:* 10.1007/s10470-015-0573-4

<http://link.springer.com.proxy.timbo.org.uy:443/article/10.1007/s10470-015-0573-4>



SCOPUS



Completo

M SLIMANI; FERNANDO SILVEIRA; P MATHERAT

Variability modeling in near-threshold CMOS digital circuits. Microelectronics Journal, v.: 46 12, p.: 1313 - 1324, 2015

Palabras clave: Sub-threshold logic; Near-threshold operation; Variability Modeling

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Internet ; *ISSN:* 00262692 ; *DOI:* 10.1016/j.mejo.2015.10.001

<http://www.sciencedirect.com.proxy.timbo.org.uy:443/science/article/pii/S0026269215002372>



Completo

LEONARDO STEINFELD; M. RITT; FERNANDO SILVEIRA; L. CARRO

Optimum design of a banked memory with power management for wireless sensor networks. Wireless Networks, p.: 1 - 14, 2014

Palabras clave: Wireless sensor network; power management; banked memory; SRAM memory; Event-driven software

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Redes de Sensores Inalámbricos

Lugar de publicación: US ; *ISSN:* 10220038 ; *DOI:* 10.1007/s11276-014-0763-5

<http://link.springer.com.proxy.timbo.org.uy:443/article/10.1007/s11276-014-0763-5#>



SCOPUS



Completo

RAFAELLA FIORELLI; FERNANDO SILVEIRA; EDUARDO PERALÍAS

MOST Moderate--Weak-Inversion Region as the Optimum Design Zone for CMOS 2.4-GHz CS-LNAs. *IEEE Transactions on Microwave Theory and Techniques*, p.: 556 - 566, 2014

Palabras clave: CMOS analogue integrated circuits; UHF integrated circuits; low noise amplifiers; integrated circuit design

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Lugar de publicación: US ; *ISSN:* 00189480 ; *DOI:* 10.1109/TMTT.2014.2303476

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpl/articleDetails.jsp?arnumber=6736135>



SCOPUS



Completo

RAFAELLA FIORELLI; EDUARDO PERALÍAS; FERNANDO SILVEIRA

LC-VCO Design Optimization Methodology Based on the gm/ID Ratio for Nanometer CMOS Technologies. *IEEE Transactions on Microwave Theory and Techniques*, v.: 59 7, p.: 1822 - 1831, 2011

Palabras clave: gm/ID; nanometer CMOS; LC voltage-controlled oscillator (LC-VCO); design methodology; low power; All inversion regions

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados de radio frecuencia

Medio de divulgación: Papel ; *Lugar de publicación:* USA ; *ISSN:* 00189480 ; *DOI:* 10.1109/TMTT.2011.2132735

<http://ieeexplore.ieee.org/stamp/stamp.jsp?arnumber=05756468>



SCOPUS



Completo

P. FERNÁNDEZ; D. LUPANO; J. IGUINIZ; FERNANDO SILVEIRA; OSCAR SANZ; PEDRO ARZUAGA

Experiencia Pre-Clínica con Marcapaso DDDR con Acelerómetro como Sensor de Actividad. *Revista brasileira e latino-americana de marcapasso e arritmia*, v.: 21 3, p.: 168 - 177, 2008

Palabras clave: marcapasos; sensor de actividad

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Médica / Ingeniería Médica / Marcapasos

Ciencias Médicas y de la Salud / Medicina Clínica / Sistemas Cardíaco y Cardiovascular / Marcapasos

Medio de divulgación: Papel ; *Lugar de publicación:* Brasil ; *ISSN:* 01048317

<http://www.relampa.org.br/>

Completo

ALFREDO ARNAUD; FERNANDO SILVEIRA; ERNA FRINS; ALFREDO DUBRA; CESAR D. PERCIANTE; JOSÉ A. FERRARI

Precision synchronous polarimeter with linear response for the measurement of small rotation angles. *Applied Optics*, v.: 39 16, p.: 2601 - 2604, 2000

Palabras clave: Instrumentation, measurement, and metrology; Polarimetry

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Optoelectrónica

Medio de divulgación: Papel ; *Lugar de publicación:* USA ; *ISSN:* 00036935 ; *Idioma/Pais:* Inglés/Estados Unidos

SCOPUS Sistema Nacional de Investigadores

Completo

DENIS FLANDRE; J.P. COLINGE; J. CHEN; D. DE CEUSTER; J. P. EGGERMONT; L. FERREIRA; B. GENTINNE; P.G.A. JESPERS; A. VIVIANI; R. GILLON; J.P. RASKIN; A. VANDER VORST; D. VANHOENACKER-JANVIER; FERNANDO SILVEIRA

Fully-Depleted SOI CMOS Technology for Low-Voltage Low-Power Mixed Digital/Analog/Microwave Circuits. *Analog Integrated Circuits and Signal Processing*, v.: 21 3, p.: 213 - 228, 1999

Palabras clave: silicon-on-insulator; low power; low voltage

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel ; *Lugar de publicación:* Holanda ; *ISSN:* 09251030 ; *Idioma/Pais:* Inglés/Holanda



SCOPUS

Completo

FERNANDO SILVEIRA; DENIS FLANDRE; P.G.A. JESPER

A gm/ID Based Methodology for the Design of CMOS Analog Circuits and its Application to the Synthesis of a Silicon-on-Insulator Micropower OTA. IEEE Journal of Solid-State Circuits, v.: 31 9, p.: 1314 - 1319, 1996

Palabras clave: CMOS analogue integrated circuits; integrated circuit design; operational amplifiers; silicon-on-insulator

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel ; ISSN: 00189200 ; Idioma/Pais: Inglés/Estados Unidos

<http://ieeexplore.ieee.org/search/srchabstract.jsp?arnumber=535416&isnumber=11273&punumber=4&k2dockey=535416@ieeijnrs&query=%28%28silveira+f.%29%3Cin%3Eau+%29&pos=0&access=yes>



SCOPUS

Completo

MARCELO BARÚ; OSCAR DE OLIVEIRA; FERNANDO SILVEIRA

2V Rail-to-Rail Micropower CMOS Comparator. Journal of solid-state devices and circuits, v.: 5 1, p.: 9 - 13, 1996

Palabras clave: diseño analógico CMOS; microconsumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel ; Lugar de publicación: Sao Paulo ; ISSN: 01049631 ; Idioma/Pais: Inglés/Brasil

Trabajo solicitado

SCOPUS

Artículos aceptados

Libros

Libro publicado , Texto integral

FERNANDO SILVEIRA; DENIS FLANDRE

Low Power Analog CMOS for Cardiac Pacemakers. Design and Optimization in Bulk and SOI Technologies. 2004. Número de volúmenes: 1, Nro. de páginas: 215,

Editorial: Springer , Boston, Dordrecht

Palabras clave: Low-power analog IC design; pacemakers; CMOS on Silicon-on-Insulator technology; Implantable Medical Devices

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; ISSN/ISBN: 1402077197;

<http://www.springer.com/engineering/circuits+%26+systems/book/978-1-4020-7719-7>

Capitulos de Libro

Capítulo de libro publicado

FERNANDO SILVEIRA

Telemedicina , 2014

Libro: La integración productiva latinoamericana mediante proyectos regionales en ciencia, tecnología e innovación. v.: 1, p.: 1 - 59,

Organizadores: Ione Egler, Wilson Peres y Sebastián Rovira (Compiladores)

Editorial: Cepal, Naciones Unidas , Santiago de Chile

Palabras clave: telemedicina

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de sistemas biomédicos

Medio de divulgación: Internet; En prensa: Si

Financiación/Cooperación: Comisión Económica para América Latina y el Caribe / Remuneración

<http://www.cepal.org/publicaciones/xml/4/53044/LaIntegracionProductivaLA.pdf>

Resultado de consultoría para la elaboración de un proyecto para la creación de un espacio de apoyo al desarrollo tecnológico e iniciativas regionales en Telemedicina

Capítulo de libro publicado

RAFAELLA FIORELLI; EDUARDO PERALÍAS; FERNANDO SILVEIRA

An all-inversion-region gm/ID based design methodology for radiofrequency blocks in CMOS nanometer technologies , 2012

Libro: Wireless Radio-Frequency Standards and System Design: Advanced Techniques. v.: 1,

Organizadores: Gianluca Cornetta; David J. Santos; Jose Manuel Vazquez

Editorial: IGI Global , Hershey, PA 17033, USA

Palabras clave: design methodology; low power; radio-frequency; all-inversion regions; gm/ID; nanometer CMOS

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados de radio frecuencia

Medio de divulgación: Papel; *ISSN/ISBN:* 9781466600836; *En prensa:* Si

Comisión Sectorial de Investigación Científica - UDeLaR / Cooperación; Institución del exterior / Consejo Superior Investigación Científica España / Cooperación; Agencia Nacional de Investigación e Innovación / Apoyo financiero

<http://www.igi-global.com/bookstore/titledetails.aspx?titleid=56027>

Trabajo vinculado a: Tesis de doctorado de Rafaella Fiorelli en Co-tutela con Eduardo Peralias (IMSE, España) y Fernando Silveira (IIE, UR, Uruguay), apoyado por Beca MAE-AECID Proyecto ANII FCE 2007-501 Proyecto de Cooperacion UR Uruguay - CSIC España:2009UY0019 (Circuitos integrados de front-end de RF para aplicaciones de comunicación inalámbricas optimizadas para baja potencia)

Trabajos en eventos

Completo

PABLO PÉREZ NICOLI; FERNANDO SILVEIRA

Matching networks for maximum efficiency in two and three coil wireless power transfer systems , 2016

Evento: Regional , Proceedings 2016 IEEE 7th Latin American Symposium on Circuits & Systems (LASCAS) , Florianopolis, Brasil , 2016

Anales/Proceedings: Proceedings 2016 IEEE 7th Latin American Symposium on Circuits & Systems (LASCAS) , 215 , 218Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: wireless power transfer systems; Matching network

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño sistemas de transferencia inalámbrica de energía

Medio de divulgación: Internet; *ISSN/ISBN:* 978-1-4673-783;

Financiación/Cooperación: Comisión Académica de Posgrado / Beca

<http://ieeexplore.ieee.org/document/7451048/>

Completo

F. VEIRANO; LIRIDA NAVINER; FERNANDO SILVEIRA

Pushing minimum energy limits by optimal asymmetrical back plane biasing in 28 nm UTBB FD-SOI , 2016

Evento: Internacional , 2016 26th International Workshop on Power and Timing Modeling, Optimization and Simulation (PATMOS) , Bremen, Alemania , 2016

Anales/Proceedings: Proceedings 2016 26th International Workshop on Power and Timing Modeling, Optimization and Simulation (PATMOS) , 243 , 249Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: sub threshold digital CMOS circuits; low-power electronics; UTBB FD SOI technology

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño circuitos digitales de bajo consumo de energía

Medio de divulgación: Internet; *ISSN/ISBN:* 978-1-5090-073;

Financiación/Cooperación: Agencia Nacional de Investigación e Innovación / Otra

<http://ieeexplore.ieee.org/document/7833694/>

Completo

PABLO PÉREZ NICOLI; FERNANDO SILVEIRA; XUN ZHANG; AMARA AMARA

Uplink wireless transmission overview in bi-directional VLC systems , 2016

Evento: Internacional , 2016 IEEE International Conference on Electronics, Circuits and Systems (ICECS) , Monte Carlo, Monaco , 2016

Anales/Proceedings: Proceedings 2016 IEEE International Conference on Electronics, Circuits and Systems (ICECS) , 588 ,

591Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: visible light communication; Wireless power transfer

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica

Medio de divulgación: Internet; *ISSN/ISBN:* 978-1-5090-611;

Comisión Académica de Posgrado / Beca; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo

financiero

<http://ieeexplore.ieee.org/document/7841270/>

Completo

AGUSTÍN RODRÍGUEZ-ESTEVA; MA. SOFÍA PEREZ CASULO; BRUNO SERRA LABORDE; PABLO PÉREZ NICOLI; FERNANDO SILVEIRA

Modelling approach for low-frequency strongly coupled magnetic resonance wireless power transfer system , 2016

Evento: Internacional , Argentine Conference of Micro-Nanoelectronics, Technology and Applications (CAMTA) , Neuquen, Argentina , 2016

Anales/Proceedings: Proceedings Argentine Conference of Micro-Nanoelectronics, Technology and Applications (CAMTA) , 17 ,

21Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: strongly coupled magnetic resonance; Wireless power transfer

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Transferencia inalámbrica de energía, RFID

Medio de divulgación: Internet; *ISSN/ISBN:* 978-1-5090-377;

Financiación/Cooperación: Comisión Académica de Posgrado / Beca

<http://ieeexplore.ieee.org/document/7574084/>

Completo

N. BARABINO; FERNANDO SILVEIRA

Design Optimization of a CMOS RF Detector , 2015

Evento: Internacional , IEEE Latin American Symposium on Circuits and Systems (LASCAS) , Montevideo , 2015

Anales/Proceedings: Proceedings of 2015 IEEE Latin American Symposium on Circuits and Systems (LASCAS)Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: Envelope Detector

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos y sistemas de radiofrecuencia

Medio de divulgación: Internet;

Financiación/Cooperación: Agencia Nacional de Investigación e Innovación / Beca

Completo

PABLO PEREZ-NICOLI; F. VEIRANO; PABLO CASTRO LISBOA; FERNANDO SILVEIRA

High Slew-Rate OTA With Low Quiescent Current Based On Non-Linear Current Mirror , 2015

Evento: Internacional , 2015 IEEE Latin American Symposium on Circuits and Systems (LASCAS) , Montevideo , 2015

Anales/Proceedings: Proceedings of 2015 IEEE Latin American Symposium on Circuits and Systems (LASCAS)Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: high slew rate

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Medio de divulgación: Internet;

Comisión Académica de Posgrado / Beca; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo

financiero

Completo

FERNANDO SILVEIRA; JULIÁN OREGGIONI; PABLO CASTRO LISBOA

Constraints and design approaches in analog ICs for implantable medical devices , 2015

Evento: Internacional , VLSI Design, Automation and Test (VLSI-DAT), 2015 International Symposium on , Hsinchu, Taiwan , 2015

Anales/Proceedings: VLSI Design, Automation and Test (VLSI-DAT), 2015 International Symposium on , 1 , 4Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: implantable devices; ultra low power analog CMOS; biomedical electronics

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados y sistemas biomédicos

Medio de divulgación: Internet;

Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero; Agencia Nacional de Investigación e Innovación / Apoyo financiero

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpl/articleDetails.jsp?arnumber=7114545>

Artículo asociado a presentación invitada (Invited Talk) que presenté en este evento

Completo

FERNANDO SILVEIRA; F. VEIRANO; LIRIDA NAVINER

Is intrinsic noise a limiting factor for subthreshold digital logic in nanoscale CMOS? , 2015

Evento: Internacional , VARI 2015 6th International Workshop on CMOS Variability , Salvador, Brasil , 2015

Anales/Proceedings: Arbitrado: SI

Palabras clave: sub-threshold digital CMOS; intrinsic noise; nanoscale CMOS

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados digitales

Medio de divulgación: Internet;

STIC-AmSud / Apoyo financiero; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero; Agencia Nacional de Investigación e Innovación / Apoyo financiero; Comisión Académica de Posgrado / Beca

Este trabajo se enmarca en la tesis de doctorado de Francisco Veirano, co-dirigida con la Prof. Lirida Naviner de ParisTech, Francia y el proyecto Stic-AmSud: Relemed

Completo

LINDER REYES; FERNANDO SILVEIRA

Analysis and Design of a MOS RF Envelope Detector in All Inversion Regions , 2015

Evento: Regional , 28th Symposium on Integrated Circuits and Systems Design , Salvador, Brasil , 2015

Anales/Proceedings: Proceedings of the 28th Symposium on Integrated Circuits and Systems Design , 24:1 , 24:5Arbitrado: SI

Editorial: ACM , New York, NY, USA

Palabras clave: RF Envelope Detector; Low Power Design; All inversion regions

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados de radiofrecuencia

Medio de divulgación: Internet; *ISSN/ISBN:* 978-1-4503-376;

Administración Nacional de Telecomunicaciones / Cooperación; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

<http://dl.acm.org/citation.cfm?id=2800997>

Completo

J. SCHANDY; LEONARDO STEINFELD; FERNANDO SILVEIRA

Average Power Consumption Breakdown of Wireless Sensor Network Nodes Using IPv6 over LLNs , 2015

Evento: Internacional , Distributed Computing in Sensor Systems (DCOSS), 2015 International Conference on , Fortaleza, Brasil , 2015

Anales/Proceedings: Distributed Computing in Sensor Systems (DCOSS), 2015 International Conference on , 242 , 247Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: wireless sensor networks; power breakdown; protocols

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas Embebidos en Red / Redes de Sensores Inalámbricos

Medio de divulgación: Internet;

INIA / Apoyo financiero; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero; Comisión Académica de Posgrado / Beca

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpl/articleDetails.jsp?arnumber=7165051>

Completo

LINDER REYES; FERNANDO SILVEIRA

Analysis and Design of a MOS RF Envelope Detector in All Inversion Regions , 2015

Evento: Regional , SBCCI '15 (28th Symposium on Integrated Circuits and Systems Design) , Salvador, Brasil , 2015

Anales/Proceedings: Proceeding SBCCI '15 Proceedings of the 28th Symposium on Integrated Circuits and Systems Design , 24:1 , 24:5Arbitrado: SI

Editorial: ACM , New York, NY, USA

Palabras clave: analog design; Low Power Design; All inversion regions

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados de radiofrecuencia

Medio de divulgación: Internet; ISSN/ISBN: 978-1-4503-376;

Administración Nacional de Telecomunicaciones / Otra; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero; Gerencia Programática y Operativa / Apoyo financiero
<http://dl.acm.org/citation.cfm?doid=2800986.2800997>

Completo

GONZALO BELCREDI; PABLO MODERNELL; NICOLÁS SOSA; LEONARDO STEINFELD; FERNANDO SILVEIRA

An implementation of a Home Energy Management platform for Smart Grid , 2015

Evento: Regional , Innovative Smart Grid Technologies Latin America (ISGT LATAM), 2015 IEEE PES , Montevideo , 2015

Anales/Proceedings: Innovative Smart Grid Technologies Latin America (ISGT LATAM), 2015 IEEE PES , 270 , 274Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: smart grid; demand response; home energy management system

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de sistemas embebidos

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Redes eléctricas inteligentes (Smart Grid)

Medio de divulgación: Internet; ISSN/ISBN: 978-1-4673-660;

Financiación/Cooperación: Agencia Nacional de Investigación e Innovación / Apoyo financiero

http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpls/abs_all.jsp?arnumber=7381166

Trabajo asociado a un proyecto de fin de carrera en Ingeniería Eléctrica de la Universidad de la República que contó con el apoyo de CII.

Completo

JULIÁN OREGGIONI; FERNANDO SILVEIRA

Integrated programmable analog front-end architecture for physiological signal acquisition , 2014

Evento: Internacional , Instrumentation and Measurement Technology Conference (I2MTC) Proceedings, 2014 IEEE International , Montevideo , 2014

Anales/Proceedings: Instrumentation and Measurement Technology Conference (I2MTC) Proceedings, 2014 IEEE International , 108 , 112Arbitrado: SI

Editorial: IEEE , Piscataway

Palabras clave: CMOS integrated circuits; biomedical electronics

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados biomedicos

Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero; Agencia Nacional de Investigación e Innovación / Beca

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpl/articleDetails.jsp?arnumber=6860712>

Completo

PABLO PEREZ-NICOLI; PABLO CASTRO; FERNANDO SILVEIRA

A series-parallel switched capacitor step-up DC-DC converter and its gate-control circuits for over the supply rail switches , 2014

Evento: Regional , Circuits and Systems (LASCAS), 2014 IEEE 5th Latin American Symposium on , Santiago de Chile , 2014

Anales/Proceedings: 1 , 4Arbitrado: SI

Editorial: IEEE

Palabras clave: DC-DC power convertors; charge pumps; gate-control circuits

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Agencia Nacional de Investigación e Innovación / Beca; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpl/articleDetails.jsp?arnumber=6820321>

Completo

LEONARDO STEINFELD; FERNANDO SILVEIRA; M. RITT; L. CARRO

A new memory banking system for energy-efficient wireless sensor networks , 2013

Evento: Internacional , The 9th IEEE International Conference on Distributed Computing in Sensor Systems 2013 (IEEE DCoSS 2013) , Cambridge, USA , 2013

Anales/Proceedings: IEEE DCoSS 2013 , 215 , 222Arbitrado: SI

Editorial: IEEE Computer Society Publications , Washington DC, USA

Palabras clave: power management; wireless sensor networks; banked memory; integer linear programming

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos

Medio de divulgación: Internet; ISSN/ISBN: 9780768550411;

Agencia Nacional de Investigación e Innovación / Beca; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

Completo

LEONARDO STEINFELD; M. RITT; FERNANDO SILVEIRA; L. CARRO

Low-power processors require effective memory partitioning , 2013

Evento: Internacional , International Embedded Systems Symposium , Paderborn, Germany , 2013

Anales/Proceedings: IEES 2013 - International Embedded Systems Symposium , 73 , 81

Editorial: Springer , Berlin Heidelberg

Palabras clave: power management; wireless sensor networks; banked memory; event-driven applications

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos

Medio de divulgación: Internet; ISSN/ISBN: 9783642388521;

Financiación/Cooperación: Agencia Nacional de Investigación e Innovación / Beca

Completo

F. VEIRANO; PABLO PÉREZ; S. BESIO; PABLO CASTRO; FERNANDO SILVEIRA

Ultra low power pulse generator based on a ring oscillator with direct path current avoidance , 2013

Evento: Internacional , 2013 IEEE Fourth Latin American Symposium on Circuits and Systems (LASCAS) , Cusco, Peru , 2013

Anales/Proceedings: Proceedings 2013 IEEE Fourth Latin American Symposium on Circuits and Systems (LASCAS) , 1 , 4Arbitrado: SI

Editorial: IEEE , Piscataway, USA

Palabras clave: integrated circuit design; pulse generator; current starved inverter circuit

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Internet; ISSN/ISBN: 9781467348973;

Agencia Nacional de Investigación e Innovación / Beca; Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

Completo

ESTEBAN CILLERUELO; ANDRÉS NACELLE; GERARD ROBERT; JULIÁN OREGGIONI; FERNANDO SILVEIRA; ANGEL CAPUTI

Wireless biopotential signals acquisition system , 2013

Evento: Nacional , Embedded Systems (SASE/CASE), 2013 Fourth Argentine Symposium and Conference on , Buenos Aires , 2013

Anales/Proceedings: 1 , 5Arbitrado: SI

Editorial: IEEE

Palabras clave: biomedical electronics

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos y sistemas biomédicos

Financiación/Cooperación: Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpls/abs_all.jsp?arnumber=6636771

Completo

RAFAELLA FIORELLI; FERNANDO SILVEIRA; EDUARDO PERALÍAS

An all-inversion-region MOST design methodology applied to a ratioless differential LC-VCO , 2012

Evento: Internacional , Ph. D. Research in Microelectronics and Electronics (PRIME), 2012 8th Conference on , Aachen, Germany , 2012

Anales/Proceedings: Ph. D. Research in Microelectronics and Electronics (PRIME), 2012 8th Conference on , 47 , 50Arbitrado: SI

Editorial: VDE , Berlin

Palabras clave: Low Power RF

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Medio de divulgación: Internet; ISSN/ISBN: 9783800734429;

http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=6226123&tag=1

Completo

PABLO CASTRO; FERNANDO SILVEIRA; GABRIEL EIREA

Modular architecture for Ultra Low Power Switched-Capacitor DC-DC Converters , 2012

Evento: Internacional , 2012 IEEE 55th International Midwest Symposium on Circuits and Systems (MWSCAS) , Boise, USA

Anales/Proceedings: Proceedings 2012 IEEE 55th International Midwest Symposium on Circuits and Systems (MWSCAS), , 1036 , 1039Arbitrado: SI

Editorial: IEEE , Piscataway

Palabras clave: CMOS integrated circuits; DC-DC Converter; Ultra low power

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Internet; ISSN/ISBN: 9781467325264;

Agencia Nacional de Investigación e Innovación / Beca; Comisión Sectorial de Investigación Científica -

UDeLaR / Apoyo financiero

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/stamp/stamp.jsp?tp=&arnumber=6292200&isnumber=6291930>

Trabajo invitado

Completo

RAFAELLA FIORELLI; FERNANDO SILVEIRA; ADORACIÓN RUEDA; EDUARDO PERALÍAS

Semi-empirical model of MOST and passive devices focused on narrowband RF blocks , 2012

Evento: Regional , DCIS 2012 XXVII Conference on Design of Circuits and Integrated Systems , Avignon, Francia , 2012

Anales/Proceedings: DCIS 2012 XXVII Conference on Design of Circuits and Integrated SystemsArbitrado: SI

Palabras clave: all inversion region; LC VCO; CS LNA

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Internet;

<http://www.lirmm.fr/dcis2012/program.php>

Completo

FERNANDO SILVEIRA

Ultra Low Power Analog Integrated Circuits for Implantable Medical Devices , 2012

Evento: Internacional , 2012 International Conference on Analog VLSI circuits , Valencia, España , 2012

Anales/Proceedings: Proceedings 2012 International Conference on Analog VLSI CircuitsArbitrado: SI

Editorial: IEEEJ , Japan

Palabras clave: Ultra low power; analog design; implantable devices; all inversion region; gm/ID method

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Internet; ISSN/ISBN: 9788469554579;

Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero; Institución del exterior / Institute for Electrical and Electronic Engineers / Otra

<http://www.avic2012.com/index.php?pk=3>

Artículo asociado a la presentación de una de las tres sesiones plenarias de la conferencia.

Completo

BERARDI SENSAL-RODRÍGUEZ; YEQING LU; PATRICK FAY; DEBDEEP JENA; ALAN SEABAUGH; HUILI GRACE XING; LEONARDO BARBONI; FERNANDO SILVEIRA

Perspectives of TFETs for low power analog ICs , 2012

Evento: Internacional , Subthreshold Microelectronics Conference (SubVT), 2012 IEEE , Waltham, MA, USA

Anales/Proceedings: Subthreshold Microelectronics Conference (SubVT), 2012 IEEE , 1 , 3Arbitrado: SI

Editorial: IEEE , Piscataway

Palabras clave: TFET; low-power electronics; sub-threshold; design space exploration; graphene

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Internet; *ISSN/ISBN:* 9781467315876;

Financiación/Cooperación: Comisión Sectorial de Investigación Científica - UDeLaR / Apoyo financiero

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/stamp/stamp.jsp?tp=&arnumber=6404307&isnumber=6404297>

Trabajo conjunto con la Univ. de Notre Dame, USA

Completo

PABLO CASTRO; FERNANDO SILVEIRA

High CMRR power efficient neural recording amplifier architecture , 2011

Evento: Internacional , 2011 IEEE International Symposium on Circuits and Systems (ISCAS) , Rio de Janeiro , 2011

Anales/Proceedings: Proceedings of the 2011 IEEE International Symposium on Circuits and Systems (ISCAS) , 1700 , 1703Arbitrado: SI

Editorial: IEEE , Piscataway, USA

Palabras clave: Neural amplifier; CMRR; CMOS integrated circuit

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados biomedicos

Medio de divulgación: Papel; *ISSN/ISBN:* 9781424494736;

http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=5937909

Completo

CONRADO ROSSI; JULIÁN OREGGIONI; FERNANDO SILVEIRA; C DUALIBE

A MOSFET-only voltage source with arbitrary sign adjustable temperature coefficient , 2011

Evento: Internacional , 2011 IEEE 9th International New Circuits and Systems Conference (NEWCAS) , Bordeaux , 2011

Anales/Proceedings: Proceedings 2011 IEEE 9th International New Circuits and Systems Conference (NEWCAS) , 366 , 369Arbitrado: SI

Editorial: IEEE , Piscataway, USA

Palabras clave: CMOS integrated circuit; Temperature dependence; All inversion regions

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Medio de divulgación: Papel; *ISSN/ISBN:* 9781612841359 ;

http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=5981246

Completo

PABLO MAZZARA; LEONARDO STEINFELD; J VILLAVARDE; FERNANDO SILVEIRA; G FIERRO; A OTERO; C. SARAVIA; N BARLOCCO; P VERGARA; DANIEL GARÍN

Despliegue y Depuración de Redes de Sensores Inalámbricos para Aplicaciones al Agro , 2011

Evento: Nacional , XIV Reunión de Procesamiento de la Información y Control RPIC 2011 , Oro Verde , 2011

Anales/Proceedings: Anales XIV Reunión de Procesamiento de la Información y Control RPIC 2011Arbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas Embebidos / Redes de Sensores Inalámbricos

Medio de divulgación: Internet;

Financiación/Cooperación: Otra institución nacional / Instituto Nacional de Investigacion Agropecuaria / Apoyo financiero

<http://bioingenieria.edu.ar/rpic2011/>

Completo

M SLIMANI; FERNANDO SILVEIRA; P MATHERAT

Variability-Speed-Consumption Trade-off in Near Threshold Operation , 2011

Evento: Internacional , 21st International Workshop on Power and Timing Modeling, Optimization and Simulation (PATMOS) 2011 , Madrid , 2011

Anales/Proceedings: Proceedings 21st International Workshop on Power and Timing Modeling, Optimization and Simulation (PATMOS) 2011 Arbitrado: SI

Editorial: Springer , New York / Heidelberg

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados digitales de bajo consumo

Medio de divulgación: Papel;

Financiación/Cooperación: Agencia Nacional de Investigación e Innovación / Apoyo financiero

<http://www.patmos-conf.org/>

Artículo resultado del trabajo en el Proyecto STIC-AmSud: Nanoradio

Resumen

PABLO MAZZARA; LEONARDO STEINFELD; FERNANDO SILVEIRA; J VILLAVERDE

Herramienta para depuración de redes de sensores inalámbricos , 2011

Evento: Nacional , Congreso Argentino de Sistemas Embebidos , Buenos Aires , 2011

Anales/Proceedings: Arbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos

Medio de divulgación: Internet;

Financiación/Cooperación: Otra institución nacional / Instituto Nacional de Investigación Agropecuaria / Apoyo financiero

<http://www.sase.com.ar/2011/case/case-2011-trabajos-presentados/>

Completo

N. BARABINO; RAFAELLA FIORELLI; FERNANDO SILVEIRA

Efficiency Based Design Flow for Fully-Integrated Class C RF Power Amplifiers in Nanometric CMOS , 2010

Evento: Internacional , 2010 IEEE International Symposium on Circuits and Systems , Paris , 2010

Anales/Proceedings: Proceedings of the 2010 IEEE International Symposium on Circuits and Systems , 2223 , 2226 Arbitrado: SI

Editorial: The Institute of Electrical and Electronic Engineers , Piscataway, USA

Palabras clave: Amplificadores Clase C; radiofrecuencia; CMOS nanométrico

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados de radio frecuencia

Medio de divulgación: Internet;

Agencia Nacional de Investigación e Innovación / Beca; Agencia Nacional de Investigación e Innovación / Apoyo financiero; Unión Europea / Apoyo financiero

<http://ieeexplore.ieee.org/servlet/opac?punumber=1000089>

Completo

RAFAELLA FIORELLI; EDUARDO PERALÍAS; N. BARABINO; FERNANDO SILVEIRA

A fully differential monolithic 2.4GHZ PA for IEEE 802.15.4 based on efficiency design flow , 2010

Evento: Internacional , 2010 17th IEEE International Conference on Electronics, Circuits, and Systems (ICECS) , Atenas , 2010

Anales/Proceedings: Proceedings 2010 17th IEEE International Conference on Electronics, Circuits, and Systems (ICECS) , 603 , 606 Arbitrado: SI

Editorial: IEEE , Piscataway, USA

Palabras clave: Power amplifiers; design methodology; CMOS integrated circuits; low-power electronics; radio-frequency

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados de radio frecuencia

Medio de divulgación: Papel; ISSN/ISBN: 9781424481552 ;

Comisión Sectorial de Investigación Científica - UDeLaR / Cooperación; Agencia Nacional de Investigación e Innovación / Apoyo financiero; Agencia Española de Cooperación Internacional para el Desarrollo / Beca

http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=5724584

Completo

G FIERRO; A RODRIGUEZ; F OLIVERA; PABLO AGUIRRE; FERNANDO SILVEIRA

Ultra low power automatic tuning for gm-C filters , 2010

Evento: Regional , Argentine School of Micro-Nanoelectronics Technology and Applications (EAMTA), 2010 , Montevideo , 2010

Anales/Proceedings: Proceedings Argentine School of Micro-Nanoelectronics Technology and Applications (EAMTA), 2010 , 103 , 106Arbitrado: SI

Editorial: Editorial de la Universidad Nacional del Sur , Bahia Blanca, Argentina

Palabras clave: low power; gm-c filters; automatic tuning

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Medio de divulgación: Papel; ISSN/ISBN: 97814244-67471;

http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=5606388

Completo

PABLO MAZZARA; LEONARDO STEINFELD; A OTERO; FERNANDO SILVEIRA; C. SARAVIA; G FIERRO

Redes de sensores inalámbricos aplicadas a la investigación y producción citrícola , 2010

Evento: Nacional , III Simposio Sobre Investigación y Desarrollo Tecnológico en Citrus , Salto , 2010

Anales/Proceedings: Anales III Simposio Sobre Investigación y Desarrollo Tecnológico en CitrusArbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas Embebidos / Redes de Sensores Inalámbricos

Medio de divulgación: Papel;

Financiación/Cooperación: Otra institución nacional / Instituto Nacional de Investigacion Agropecuaria / Apoyo financiero

<http://www.inia.org.uy/online/site/73633011.php>

Completo

BERARDI SENSALÉ; RAFAELLA FIORELLI; FERNANDO SILVEIRA

Common Source LNA Design Space Exploration in All Inversion Regions , 2009

Evento: Regional , XV Workshop Iberchip , Buenos Aires , 2009

Anales/Proceedings: XV Workshop Iberchip , 2 , 481 , 485Arbitrado: SI

Editorial: Iberchip / Ediciones Científicas Americanas , Buenos Aires

Palabras clave: low noise amplifier; MOS RF design

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Papel;

Financiación/Cooperación: DINACYT/DICYT/CONICYT / Apoyo financiero

www.iberchip.org

Completo

RAFAELLA FIORELLI; FERNANDO SILVEIRA; EDUARDO PERALÍAS

Phase noise - consumption trade-off in low power RF-LC-VCO design in micro and nanometric technologies , 2009

Evento: Regional , 22nd Symposium on Integrated Circuits and System Design (SBCCI 09) , Natal , 2009

Anales/Proceedings: 22nd Symposium on Integrated Circuits and System Design (SBCCI 09)Arbitrado: SI

Editorial: ACM Press , New York

Palabras clave: Voltage controlled oscillator (VCO); phase noise; Design of CMOS integrated circuits

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: CD-Rom;

Financiación/Cooperación: DINACYT/DICYT/CONICYT / Apoyo financiero

<http://www.lasic.ufrn.br/chiponthedunes2009/sbcci/>

Completo

PABLO AGUIRRE; FERNANDO SILVEIRA

CMOS op-amp power optimization in all regions of inversion using geometric programming , 2008

Evento: Internacional , 21st annual symposium on Integrated circuits and system design , Gramado, Brasil , 2008

Anales/Proceedings: Proceedings of the 21st annual symposium on Integrated circuits and system design , 152 , 157Arbitrado: SI

Editorial: ACM Press , New York

Palabras clave: operational amplifiers; low power; geometric programming

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; ISSN/ISBN: 9781605582313;

Financiación/Cooperación: DINACYT/DICYT/CONICYT / Apoyo financiero

<http://portal.acm.org/citation.cfm?doid=1404371.1404416>

Completo

RAFAELLA FIORELLI; EDUARDO PERALÍAS; DIEGO VAZQUEZ; ADORACIÓN RUEDA; FERNANDO SILVEIRA; JOSÉ LUIS HUERTAS

A 2.4GHz LNA in a 90-nm CMOS technology designed with ACM model , 2008

Evento: Regional , 21st annual symposium on Integrated circuits and system design , Gramado, Brasil , 2008

Anales/Proceedings: Proceedings of the 21st annual symposium on Integrated circuits and system design , 70 , 75Arbitrado: SI

Editorial: ACM Press , USA

Palabras clave: radiofrequency CMOS

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; ISSN/ISBN: 9781605582313;

<http://portal.acm.org/citation.cfm?doid=1404371.1404398>

Completo

D. BACCINO; C. ETCHART; M. TASENDE; PABLO MAZZARA; FERNANDO SILVEIRA; LEONARDO STEINFELD

Una Experiencia Piloto de Red de Sensores Inalámbricos para Aplicaciones Agronómicas , 2008

Evento: Nacional , 7º encuentro de Energía, Potencia, Instrumentación y Medidas, IEEE Uruguay , Montevideo , 2008

Anales/Proceedings: 7º encuentro de Energía, Potencia, Instrumentación y Medidas, IEEE Uruguay , 156 , 161Arbitrado: SI

Editorial: IEEE Uruguay , Montevideo

Palabras clave: redes de sensores inalámbricos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Redes de Sensores Inalámbricos

Medio de divulgación: Internet;

Financiación/Cooperación: DINACYT/DICYT/CONICYT / Apoyo financiero

<http://iie.fing.edu.uy/epim2008/>

Completo

LINDER REYES; FERNANDO SILVEIRA

Diseño de un Upconversion Mixer de bajo consumo en tecnología CMOS , 2007

Evento: Regional , Workshop de Iberchip , Lima , 2007

Anales/Proceedings: Anales Workshop de IberchipArbitrado: SI

Palabras clave: diseño CMOS radio frecuencia; low power

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: CD-Rom; Idioma/Pais: Español/Perú;

Completo

LEONARDO BARBONI; RAFAELLA FIORELLI; FERNANDO SILVEIRA

A tool for design exploration and power optimization of CMOS RF circuits blocks , 2006

Evento: Internacional , IEEE International Symposium on Circuits and Systems. , Kos, Grecia , 2006

Anales/Proceedings: ISCAS 2006, Proceedings of the 2006 IEEE International Symposium on Circuits and Systems, 2006. Arbitrado: SI

Editorial: The Institute of Electrical and Electronics Engineers , Piscataway, USA

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: CD-Rom; ISSN/ISBN: 0780393899; Idioma/Pais: Inglés/Grecia;

DINACYT/DICYT/CONICYT / Apoyo financiero; Institución del exterior / MOSIS Educational

Program/Research / Otra

<http://ieeexplore.ieee.org/search/srchabstract.jsp?arnumber=1693246&isnumber=35661&punumber=11145&k2dockey=1693246@ieeecnfs&query=%28%28silveira+f.%29%3Cin%3Eau+%29&pos=2&access=no>

Completo

PABLO AGUIRRE; FERNANDO SILVEIRA

Bias circuit design for low-voltage cascode transistors , 2006

Evento: Regional , 19th annual symposium on Integrated circuits and systems design , Ouro Preto , 2006

Anales/Proceedings: Proceedings of the 19th annual symposium on Integrated circuits and systems design , 94 , 97Arbitrado: SI

Editorial: ACM Press , New York, NY, USA

Palabras clave: CMOS; analog design; low voltage

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; ISSN/ISBN: 1-59593-479-0; Idioma/Pais: Inglés/Brasil;

<http://doi.acm.org/10.1145/1150343.1150372>

Completo

LEONARDO BARBONI; RAFAELLA FIORELLI; FERNANDO SILVEIRA

Design and power optimization of CMOS RF Blocks operating in the moderate inversion region , 2005

Evento: Regional , Proceedings XVIII Symposium on Integrated Circuits and Systems Design , Florianópolis , 2005

Anales/Proceedings: XVIII Symposium on Integrated Circuits and Systems DesignArbitrado: SI

Editorial: ACM Press , New York, NY, USA

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; Idioma/Pais: Inglés/Brasil;

Completo

PABLO AGUIRRE; FERNANDO SILVEIRA

Sintonización automática integrada para filtros de tiempo contínuo gm-C de microconsumo , 2005

Evento: Regional , XI Workshop de Iberchip , Salvador , 2005

Anales/Proceedings: Anales XI Workshop de IberchipArbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; Idioma/Pais: Español/Brasil;

Completo

LEONARDO BARBONI; RAFAELLA FIORELLI; FERNANDO SILVEIRA

Diseño de bloques de RF de bajo consumo en inversión débil y moderada , 2005

Evento: Regional , XI Workshop de Iberchip , Salvador , 2005

Anales/Proceedings: Anales XI Workshop de IberchipArbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; Idioma/Pais: Español/Brasil;

Completo

L. VANCAILLIE; FERNANDO SILVEIRA; B. LINARES-BARRANCO; T. SERRANO-GOTARREDONA; D. FLANDRE

MOSFET mismatch in weak/moderate inversion: model needs and implications for analog design , 2003

Evento: Internacional , European Solid-State Circuits Conference , Lisboa , 2003

Anales/Proceedings: Proceedings European Solid-State Circuits Conference

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; *Idioma/Pais:* Inglés/Portugal;

Completo

PABLO AGUIRRE; FERNANDO SILVEIRA

Design of a Reusable Rail-to-Rail Operational Amplifier , 2003

Evento: Regional , XVI Symposium on Integrated Circuits and Systems Design , São Paulo , 2003

Anales/Proceedings: Proceedings XVI Symposium on Integrated Circuits and Systems Design Arbitrado: SI

Editorial: IEEE Computer Press , Washington DC, USA

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; *Idioma/Pais:* Inglés/Brasil;

Completo

Sistema Nacional de Investigadores

F. DE MULA; RAFAELLA FIORELLI; VIRGINIA MARCHESANO; JOSE ACUÑA; CONRADO ROSSI; FERNANDO SILVEIRA

Design and characterization of a RF communication system for low power devices , 2003

Evento: Internacional , IX Workshop de Iberchip , La Habana , 2003

Anales/Proceedings: Anales IX Workshop de Iberchip Arbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; *Idioma/Pais:* Inglés/Cuba;

Completo

FERNANDO SILVEIRA; D. FLANDRE

Operational Amplifier Power Optimization for a Given Total (Slewing plus Linear) Settling Time , 2002

Evento: Regional , XV Symposium on Integrated Circuits and Systems Design , Porto Alegre , 2002

Anales/Proceedings: Proceedings of the XV Symposium on Integrated Circuits and Systems Design , 247 , 253 Arbitrado: SI

Editorial: IEEE Computer Press , Washington DC, USA

Palabras clave: operational amplifiers; circuit optimisation

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; *ISSN/ISBN:* 0-7695-1807-9 ; *Idioma/Pais:* Inglés/Brasil;

<http://ieeexplore.ieee.org/search/srchabstract.jsp?arnumber=1137666&isnumber=25383&punumber=8229&k2dockey=1137666@ieeecnfs&query=%28%28silveira+f.%29%3Cin%3Eau+%29&pos=8&access=no>

Completo

Sistema Nacional de Investigadores

R. ACOSTA; FERNANDO SILVEIRA; PABLO AGUIRRE

Experiences on Analog Circuit Technology Migration and Reuse , 2002

Evento: Regional , XV Symposium on Integrated Circuits and Systems Design , Porto Alegre , 2002

Anales/Proceedings: Proceedings XV Symposium on Integrated Circuits and Systems Design , 169 , 174 Arbitrado: SI

Editorial: IEEE Computer Press

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; *Idioma/Pais:* Inglés/Brasil;

Completo

FERNANDO SILVEIRA; D. FLANDRE

A 110 nA Pacemaker Sensing Channel in CMOS on Silicon-on-Insulator , 2002

Evento: Internacional , 2002 IEEE International Symposium on Circuits and Systems , Scottsdale, Arizona , 2002

Anales/Proceedings: Proceedings of the 2002 IEEE International Symposium on Circuits and Systems , 181 , 184Arbitrado: SI

Editorial: IEEE , Piscataway, USA

Palabras clave: CMOS analogue integrated circuits; low-power electronics; pacemakers

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; ISSN/ISBN: 0-7803-7448-7 ; Idioma/Pais: Inglés/Estados Unidos;

<http://ieeexplore.ieee.org/search/srchabstract.jsp?arnumber=1010670&isnumber=21767&punumber=7897&k2dockey=1010670@ieeecnfs&query=%28%28silveira+f.%29%3Cin%3Eau+%29&pos=9&access=no>

Abstract The design of a sensing channel for implantable cardiac pacemakers in CMOS on silicon-on-insulator (SOI) technology is presented. The total current consumption is lowered to only 110nA thanks to the optimization at the architectural level, the application of a new class AB design approach at the operational transconductance amplifier (OTA) and the exploitation of the improved characteristics of thin-film fully depleted SOI CMOS technology. The core of the prototyped sense channel (OTA and comparator) occupies 0.06mm² in a 3/ μ m technology and is suitable for operation from implantable grade batteries with power supply voltages from 2.8V down to 2V. Experimental results of the building blocks and complete sensing channel performance are presented. The achieved results demonstrate the benefits of fully depleted SOI CMOS technology for micropower applications.

Sistema Nacional de Investigadores

Completo

ALFREDO ARNAUD; FERNANDO SILVEIRA

Amplificador para fotodiodo integrado con rechazo de DC por medio de la técnica de autozero , 2001

Evento: Regional , VII Workshop de Iberchip , Montevideo , 2001

Anales/Proceedings: Anales VII Workshop de IberchipArbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; Idioma/Pais: Español/Uruguay;

Completo

FERNANDO SILVEIRA; DENIS FLANDRE

Analysis and Design of a Family of Low-Power Class AB Operational Amplifiers , 2000

Evento: Regional , XIII Symposium on Integrated Circuits and Systems Design , Manaus , 2000

Anales/Proceedings: Proceedings of the XIII Symposium on Integrated Circuits and Systems Design , 94 , 98Arbitrado: SI

Editorial: IEEE Computer Press , Piscataway, USA

Palabras clave: operational amplifiers; low power

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; ISSN/ISBN: 0-7695-0843-X ;

[http://ieeexplore.ieee.org/search/srchabstract.jsp?arnumber=876014&isnumber=18940&punumber=7033&k2dockey=876014@ieeecnfs&query=\(\(silveira+f.\)%3Cin%3Eau+\)&pos=12&access=no](http://ieeexplore.ieee.org/search/srchabstract.jsp?arnumber=876014&isnumber=18940&punumber=7033&k2dockey=876014@ieeecnfs&query=((silveira+f.)%3Cin%3Eau+)&pos=12&access=no)

Sistema Nacional de Investigadores

Completo

ENRIC CALDERÓN; ROSA VILLA; NURIA BARNIOL; JULIO ARZUAGA; MARCELO BARÚ; FERNANDO SILVEIRA; EDUARDO PÉREZ; PEDRO ARZUAGA

Battery Powered Implantable Bladder Control System , 2000

Evento: Internacional , 5th Annual Conference of the International Functional Electrical Stimulation Society , Aalborg, Dinamarca , 2000

Anales/Proceedings: Proceedings of the 5th Annual Conference of the International Functional Electrical Stimulation Society , 156 , 159Arbitrado: SI

Editorial: International Functional Electrical Stimulation Society , USA

Palabras clave: dispositivos implantables; estimulación eléctrica funcional

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Dispositivos implantables

Medio de divulgación: CD-Rom;

<http://www.ifess.org/ifess00/IFESS%202000%20Conference%20Program.htm>

Completo

ALFREDO ARNAUD; MARCELO BARÚ; GONZALO PICÚN; FERNANDO SILVEIRA

Design of a Micropower Signal Conditioning Circuit for a Piezoresistive Acceleration Sensor , 1998

Evento: Internacional , 1998 IEEE International Symposium on Circuits and Systems , Monterrey, USA , 1998

Anales/Proceedings: Proceedings of the 1998 IEEE International Symposium on Circuits and Systems , 1 , 269 , 272Arbitrado: SI

Editorial: IEEE Press , Piscataway, USA

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Papel; ISSN/ISBN: 0780344553 ;

Financiación/Cooperación: Otra institución nacional / CCC S.A. / Remuneración

[http://ieeexplore.ieee.org/search/freesrchabstract.jsp?arnumber=704364&isnumber=15106&punumber=5627&k2dockey=704364@ieeecnfs&query=\(\(silveira+f.\)%3Cin%3Eau+\)&pos=13&access=no](http://ieeexplore.ieee.org/search/freesrchabstract.jsp?arnumber=704364&isnumber=15106&punumber=5627&k2dockey=704364@ieeecnfs&query=((silveira+f.)%3Cin%3Eau+)&pos=13&access=no)

Completo

ALFREDO ARNAUD; FERNANDO SILVEIRA

The design methodology of a sample and hold for a low-power sensor interface circuit , 1997

Evento: Regional , X Brazilian Symposium on Integrated Circuit Design , Gramado, Brasil , 1997

Anales/Proceedings: Proceedings X Brazilian Symposium on Integrated Circuit DesignArbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Papel;

Completo

MARCELO BARÚ; OSCAR DE OLIVEIRA; FERNANDO SILVEIRA

A 2V Rail-to-Rail Micropower CMOS Comparator , 1996

Evento: Regional , XI Conference of the Brazilian Microelectronics Society , Aguas de Lindoia , 1996

Anales/Proceedings: Proceedings of the XI Conference of the Brazilian Microelectronics Society , 121 , 126Arbitrado: SI

Palabras clave: low power comparator

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos

Medio de divulgación: Papel;

Trabajo vinculado al diseño de CI para marcapasos

Completo

J.P. COLINGE; J. P. EGGERMONT; D. FLANDRE; P. FRANCIS; P.G.A JESPERS; FERNANDO SILVEIRA

Potential of SOI for Low-Power design. (Digital and Analog) , 1995

Evento: Regional , 10th Congress of the Brazilian Microelectronics Society , Canela, Brasil , 1995

Anales/Proceedings: Proceedings of the X SBMICRO (10th Congress of the Brazilian Microelectronics Society) , 281 , 292Arbitrado: SI

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Papel;

Completo

J. H. LUJÁN; P. MAZZARA; J. P. OLIVER; FERNANDO SILVEIRA

Registrador de perturbaciones para la red de transmisión eléctrica , 1991

Evento: Nacional , II Encuentro de Especialistas en Potencia, Instrumentación y Medidas, IEEE Sección Uruguay , Montevideo , 1991

Anales/Proceedings: Anales del II Encuentro de Especialistas en Potencia, Instrumentación y Medidas, IEEE Sección UruguayArbitrado: SI

Editorial: IEEE Sección Uruguay

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos y sistemas electrónicos

Medio de divulgación: Papel;

Completo

GONZALO CASARAVILLA; FERNANDO SILVEIRA

Emitter drive: a technique to drive a bipolar power transistor switching at 100 kHz , 1990

Evento: Regional , 1990 IEEE Colloquium in South America , Montevideo , 1990

Anales/Proceedings: Proceedings of the 1990 IEEE Colloquium in South America , 188 , 192Arbitrado: SI

Editorial: IEEE , Piscataway, EEUU

Palabras clave: emitter driven bipolar power transistor; Power transistors; driver circuits

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica de potencia

Medio de divulgación: Internet; *ISSN/ISBN:* 0-87942-610-1;

<http://ieeexplore.ieee.org.proxy.timbo.org.uy:443/xpl/articleDetails.jsp?arnumber=152828>

Texto en periódicos

Revista

FERNANDO SILVEIRA

SSCS DLs Amerasekera, Maloberti, Rusu, and Su Visit SSCS-Brazil and Uruguay , IEEE Solid-State Circuits Magazine , v: 3 , p: 7273 , 2011

Medio de divulgación: Papel; *Lugar de publicación:* USA; *ISSN/ISBN:* 19430582;

http://ieeexplore.ieee.org/xpl/freeabs_all.jsp?arnumber=5705058

Producción técnica

Productos

Piloto , Equipo

PABLO MAZZARA; FERNANDO SILVEIRA; LEONARDO STEINFELD; J VILLAVERDE; G FIERRO

Red de sensores inalámbricos aplicadas a la investigación y producción agrícola (citrícola) , Diseño, prueba e instalación piloto de red de sensores inalámbricos para monitoreo de condiciones climáticas y humedad de suelos en predio citrícola, con envío de datos a Internet via Red celular , 2011

Aplicación: SI , Predio Citricola de Milagro S.A. en Chapicuy

Institución financiadora: INIA

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas Embebidos / Redes de Sensores Inalámbricos

Medio de divulgación: Internet; *Disponibilidad:* Restricta; *Ciudad:* /Uruguay

iee.fing.edu.uy/motes

Proyecto , Aparato

FERNANDO SILVEIRA; CONRADO ROSSI; PABLO MAZZARA; MARCELO BARÚ; OSCAR DE OLIVEIRA; HUGO VALDENEGRO; GONZALO PICÚN; ALFREDO ARNAUD

Diseño de circuito integrado para marcapasos , Diseño del primer circuito integrado desarrollado en el país con fines industriales. , 1999

Aplicación: SI , Incorporado en Marcapasos fabricados por CCC S.A. para el mercado uruguayo y la exportación

Institución financiadora: CCC S.A. / Proyecto FINTEC

Palabras clave: circuito integrado; dispositivos médicos implantables

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Otros; *Disponibilidad:* Restricta; *Ciudad:* /Uruguay

<http://www.ccc.com.uy/pacemaker/ccc1371.htm>

Director del Convenio entre el Instituto de Ingeniería Eléctrica, Facultad de Ingeniería, Universidad de la República y el Centro de Construcción de Cardioestimuladores del Uruguay S.A.: "Diseño de un circuito integrado para marcapasos" Responsable científico del Proyecto FINTEC (Conicyt) 33/F asociado a este convenio. En este convenio se ha diseñado, enviado a fabricar y probado con éxito el primer circuito integrado de aplicación específica (ASIC) que se desarrolla en el país con fines industriales (no de investigación sino de producción). El circuito diseñado integra todas los módulos a excepción del microcontrolador, requeridos para implementar un marcapaso bicameral con adaptación del ritmo cardíaco en función de la actividad física del paciente. Actualmente este circuito está en plena utilización en marcapasos que CCC del Uruguay fabrica para el mercado nacional y la exportación. Los resultados obtenidos en esta línea de trabajo se han reportado en múltiples publicaciones de la lista anterior, así cómo han servido de semilla para el trabajo de tesis de doctorado de quien suscribe y del trabajo de investigación plasmado en el libro señalado anteriormente. El proyecto de diseño de un circuito integrado para marcapasos para CCC fue uno de los 4 elegidos entre 104 ejecutados en el año 2001 para ser destacado en el reporte anual de Europractice, la organización europea que administró la fabricación y test del circuito, como figura en su reporte anual (http://www.europractice.imec.be/europractice/on-line-docs/homepage/Annual_report_2001.pdf)

Evaluaciones

Evaluación de Proyectos

2014 / 2015

Institución financiadora: Tribunal Proyectos Internalización de la Especialización Productiva, 2da etapa

Cantidad: De 5 a 20

Evaluación de Proyectos

2011 / 2014

Institución financiadora: STIC-AmSud

Cantidad: Menos de 5

STIC-AmSud , Francia

Evaluación de Proyectos

2010 / 2010

Institución financiadora: Agencia Nacional de Investigación e Innovación

Cantidad: De 5 a 20

Agencia Nacional de Investigación e Innovación , Uruguay

Miembro Comité Técnico de Área Ingeniería y Tecnologías, Llamado Proyectos Fondo Clemente Estable 2009

Evaluación de Proyectos

2009 / 2010

Institución financiadora: Comisión Sectorial de Investigación Científica- Universidad de la República

Cantidad: Mas de 20

Comisión Sectorial de Investigación Científica- Universidad de la República , Uruguay

Integrante de la Comisión de Proyectos I+D y de la subcomisión dentro de ella de proyectos de área tecnológica

Evaluación de Proyectos

2006 / 2006

Institución financiadora: PDT

Cantidad: Mas de 20

PDT , Uruguay

Integrante Comisión Llamado a Proyectos de Investigación Nro. 46 en área Tecnologías de la Información.

Evaluación de Eventos

2015

Nombre: 2015 IEEE 6th Latin American Symposium on Circuits and Systems,

IEEE

General Chair junto a Alfredo Arnaud Miembro del Steering Committee de la conferencia

Evaluación de Eventos

2014

Nombre: 2014 IEEE 5th Latin American Symposium on Circuits and Systems,

IEEE

Program Chair junto a Vojin Oklobdzija Miembro del Steering Committee de la conferencia

Evaluación de Eventos

2013

Nombre: XIX Workshop de Iberchip 2013,

Perú

Program Co-Chair con Adoración Rueda (IMSE, España)

Evaluación de Eventos

2013

Nombre: 2013 IEEE 4th Latin American Symposium on Circuits and Systems, IEEE , Perú

Adicionalmente miembro del Steering Committee de la Conferencia

Evaluación de Eventos

2012

Nombre: IEEE International Conference on Electronics, Circuits, and Systems (ICECS) , España

Track Co-Chair con Shahriar Mirabbasi (University of British Columbia, Canada), Track: T7. Low-Power and Harvesting Techniques

Evaluación de Eventos

2009 / 2011

Nombre: IEEE BioCAS: Biomedical Circuits and Systems Conference, IEEE , Estados Unidos

Evaluación de Eventos

2008 / 2015

Nombre: EAMTA Escuela y Conferencia Argentina de Micro-Nanoelectrónica Tecnología y Aplicaciones, Argentina

Evaluación de Eventos

2002 / 2004

Nombre: SBMICRO: Conferencia de la Sociedad Brasileira de Microelectrónica , Sociedad Brasileira de Microelectrónica , Brasil

Evaluación de Eventos

1997 / 2014

Nombre: SBCCI: Symposium on Integrated Circuits and System Design , Sociedad Brasileira de Computacion , Brasil

Miembro del Comité de Programa de 1997 a 2014 Latin American Liaison desde 2007 a 2013

Evaluación de Publicaciones

2015

Nombre: IEEE Journal of Solid-State Circuits,

Cantidad: Menos de 5

Evaluación de Publicaciones

2014 / 2015

Nombre: Analog Integrated Circuits and Signal Processing,

Cantidad: Mas de 20

Editor invitado para número especial basado en trabajos extendidos del 2014 IEEE Latin American Symposium on Circuits and Systems

Evaluación de Publicaciones

2014

Nombre: VLSI Design,

Cantidad: Menos de 5

Evaluación de Publicaciones

2013

Nombre: Biomedical Engineering Online,

Cantidad: Menos de 5

Evaluación de Publicaciones

2013 / 2014

Nombre: IEEE Transactions on VLSI Systems,

Cantidad: Menos de 5

Evaluación de Publicaciones

2012 / 2012

Nombre: JZUS-C (Computers & Electronics),

Cantidad: Menos de 5

Evaluación de Publicaciones

2012 / 2015

Nombre: IEEE Transactions on Circuits and Systems II,

Cantidad: De 5 a 20

Evaluación de Publicaciones

2011 / 2011

Nombre: IEEE Transactions on Microwave Theory and Techniques,

Cantidad: Menos de 5

Evaluación de Publicaciones

2011 / 2012

Nombre: International Journal on Circuit Theory and Applications,

Cantidad: Menos de 5

Evaluación de Publicaciones

2011 / 2014

Nombre: Analog Integrated Circuits and Signal Processing,

Cantidad: Menos de 5

Evaluación de Publicaciones

2010 / 2010

Nombre: Measurement Science and Technology,

Cantidad: Menos de 5

Evaluación de Publicaciones

2004 / 2013

Nombre: IEEE Transactions on Circuits and Systems I,

Cantidad: Menos de 5

Evaluación de Publicaciones

2004 / 2012

Nombre: Journal of Integrated Circuits and Systems,

Cantidad: Menos de 5

Evaluación de Publicaciones

2002 / 2002

Nombre: Solid State Electronics,

Cantidad: Menos de 5

Evaluación de Publicaciones

2001 / 2001

Nombre: IEEE Design and Test of Computers,

Cantidad: Menos de 5

Sistema Nacional de Investigadores

Sistema Nacional de Investigadores

Evaluación de Convocatorias Concursables

2013 / 2015

Nombre: Sistema Nacional de Investigadores, Uruguay,

Cantidad: Mas de 20

ANII

Miembro CTA Ingeniería y Tecnologías

Evaluación de Convocatorias Concursables

2012 / 2012

Nombre: Ssistema Nacional de Investigadores, Panamá,

Cantidad: Menos de 5

Secretaría Nacional de Ciencia, Tecnología e Innovación (SENACYT), Panamá , Panamá

Evaluación de Convocatorias Concursables

2011 / 2011

Nombre: Programa Nacional de Incentivo a Investigadores - PRONII,

Cantidad: Menos de 5

Consejo Nacional de Ciencia y Tecnología (CONACYT) , Paraguay

Evaluación de Currículos para la conformación de la Comisión Científica Honoraria y el Comité de Selección que dirigirá el proceso de formación del Programa Nacional de Incentivo a Investigadores - PRONII en Paraguay

Evaluación de Convocatorias Concursables

2010 / 2010

Nombre: Sistema Nacional de Becas (Posgrados Nacionales),

Cantidad: Menos de 5

Agencia Nacional de Investigación e Innovación (ANII) , Uruguay

Evaluación de Convocatorias Concursables

2009 / 2010

Nombre: Sistema Nacional de Investigadores 2009,

Cantidad: Mas de 20

Agencia Nacional de Investigación e Innovación , Uruguay

Miembro del Comité Técnico de Area de Ingenierías y Tecnologías

Evaluación de Convocatorias Concursables

2008 / 2008

Nombre: Sistema Nacional de Investigadores,

Cantidad: Menos de 5

Agencia Nacional de Investigación e Innovación , Uruguay

Miembro del Comité Técnico de Area de Ingeniería y Tecnologías.

Evaluación de Convocatorias Concursables

2008 / 2008

Nombre: Sistema Nacional de Becas- Comite Evaluacion y Seguimiento,

Cantidad: Menos de 5

Agencia Nacional de Investigación e Innovación (ANII) , Uruguay

Miembro del Comité de Evaluación y Seguimiento del Sistema Nacional de Becas de ANII en su fundación. Renuncia por ser designado en el Comité Técnico de Area del llamado 2008 del SNI

Formación de RRHH

Tutorías concluidas

Posgrado

Tesis de doctorado

Reciclado de carga y circuitos para mejora de la eficiencia en convertidores DC/DC integrados de ultra baja potencia , 2016

Tipo de orientación: Tutor único o principal

Nombre del orientado: Pablo Castro

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Medio de divulgación: Papel, *Pais/Idioma:* Uruguay/Español

Información adicional: Director Académico, Director de Tesis, co-dirección de tesis: Gabriel Eirea

Tesis de doctorado

Diseño y caracterización de amplificadores de potencia integrados para radiofrecuencia. , 2015

Tipo de orientación: Tutor único o principal

Nombre del orientado: Nicolás Barabino

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: amplificadores de potencia; circuitos integrados de radio frecuencia

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados, Microelectrónica

Medio de divulgación: Papel, *Pais/Idioma:* Uruguay/Español

Información adicional: Becario Sistema Nacional de Becas ANII

Tesis de doctorado

Diseño de bajo consumo en FPGAs , 2014

Tipo de orientación: Asesor/Orientador

Nombre del orientado: Juan Pablo Oliver

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: sistemas electrónicos; Field Programmable Gate Arrays; Diseño digital de bajo consumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas electrónicos

Medio de divulgación: Papel, *Pais/Idioma:* Uruguay/Español

Información adicional: Director Académico Director de Tesis: Eduardo Boemo, Univ. Autónoma de Madrid.

Tesis de maestría

Diseño de circuitos integrados para interfaz neural , 2013

Tipo de orientación: Tutor único o principal

Nombre del orientado: Julián Oreggioni

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Ingeniería (Ingeniería Eléctrica)

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados biomedicos

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Español

Información adicional: Director Académico Co Director de Tesis con Angel Caputti (IIBCE)

Tesis de doctorado

Sensores de Temperatura en Tecnología MOS , 2013

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Conrado Rossi

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: sensores de temperatura; circuitos integrados MOS; ultra bajo consumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Español

Información adicional: Director Académico Co-Director de Tesis con Prof. Carlos Dualibe, Univ. Mons, Bélgica Defensa 25 de Febrero de 2013

Tesis de doctorado

Energy-efficient memories for wireless sensor networks , 2013

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Leonardo Steinfeld

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: sistemas embebidos; redes de sensores inalámbricos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas embebidos

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Español

Información adicional: Director Académico Director de Tesis Prof. Luigi Carro, Univ. Federal do Rio Grande do Sul, Brasil Ganó una beca CAPES para apoyar la realización de su tesis. Tribunal: Dr. Diógenes Cecilio da Silva Jr, Profesor Asociado, Universidad Federal de Minas Gerais, Brasil Dr. Antonio Augusto Medeiros Fröhlich, Profesor Asociado, Universidad Federal de Santa Catarina, Brasil Dr. Eduardo Grampín, Profesor Agregado, Instituto de Computación, Facultad de Ingeniería Dr. Luigi Carro, Profesor Asociado, Universidad Federal de Rio Grande do Sul, Brasil, Director de Tesis Dr. Fernando Silveira, Profesor, Instituto de Ingeniería Eléctrica, Facultad de Ingeniería, Director Académico.

Tesis de doctorado

Diseño de circuitos digitales eficientes en energía , 2013

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Mariem Slimani

Doctorat de l'ENST Spécialité Electronique et Communications

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados digitales de bajo consumo

Medio de divulgación: Internet, *Pais/Idioma:* Francia/Francés

Información adicional: Co-tutela de Doctorado en el marco del Proyecto STIC Amsud Nanoradio Director de tesis: Philippe Matherat

Tesis de doctorado

Metodología de diseño en todas las regiones de inversión, basada en gm/ID para bloques de radiofrecuencia en tecnologías CMOS nanométricas , 2012

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Rafaella Fiorelli

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: radiofrecuencia; circuitos integrados MOS; bajo consumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Inglés

Información adicional: Director Académico. Co-dirección de Tesis junto a Dr. Eduardo Peralías, Instituto de Microelectrónica de Sevilla, España. Ganó una beca MAE (España) para apoyar la realización de la tesis. Defensa: 27-01-2012

Tesis de maestría

Arquitectura modular para convertidores DC/DC a capacitores conmutados de ultra bajo consumo , 2011

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Pablo Castro

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Ingeniería Eléctrica

Palabras clave: Diseño de convertidores DC/DC; Diseño de circuitos digitales; ultra bajo consumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados, Microelectrónica

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Español

Información adicional: Director Académico y Co-director de Tesis con el Dr. Gabriel Eirea (IIE) Becario Sistema Nacional de Becas ANII. Defensa: Diciembre 2011

Tesis de maestría

Low Power CMOS RF Amplifiers for Short Range Wireless Links: a Design Tool and its Application , 2005

Tipo de orientación: Tutor único o principal

Nombre del orientado: Leonardo Barboni

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Ingeniería (Ingeniería Eléctrica)

Palabras clave: radio frequency amplifiers; low power; automatización diseño

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Inglés

<http://iie.fing.edu.uy/publicaciones/2005/Bar05>

Información adicional: Tribunal: Dr. Alfredo Arnaud, UCU, Uruguay Prof. Ing. Juan Mártoni, UDELAR, Uruguay Dr. Wilhelmus

Van Noije, USP, Brasil

Tesis de maestría

Low power integrated LC voltage controlled oscillator in CMOS technology at 900MHz , 2005

Tipo de orientación: Tutor único o principal

Nombre del orientado: Rafaella Fiorelli

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Ingeniería (Ingeniería Eléctrica)

Palabras clave: osciladores controlados por voltaje; diseño CMOS radio frecuencia; low power

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Inglés

<http://iie.fing.edu.uy/publicaciones/2005/Fio05/>

Información adicional: Tribunal: Prof.Dr.Wilhelmus Van Noije, USP, Brazil Prof. Juan Mártony, UdeLaR, Uruguay MSc.Julio Pérez Acle, UdeLaR, Uruguay

Tesis de maestría

Automatic Reusable Design for Analog Micropower Integrated Circuits , 2004

Tipo de orientación: Tutor único o principal

Nombre del orientado: Pablo Aguirre

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Ingeniería (Ingeniería Eléctrica)

Palabras clave: diseño analógico; automatización diseño; microconsumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Inglés

<http://iie.fing.edu.uy/publicaciones/2004/Agu04>

Información adicional: Tribunal: Prof. José Silva-Martinez, Texas A&M, USA. Prof. Carlos Galup-Montoro, UFSC, Brasil. Prof. Gregory Randall, UDELAR, Uruguay.

Tesis de maestría

Wireless wide band communication systems, based on OFDM , 2004

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Benigno Rodríguez

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Ingeniería (Ingeniería Eléctrica)

Palabras clave: sistemas inalámbricos; OFDM

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Radiofrecuencia

Medio de divulgación: Papel, *Pais/Idioma:* Uruguay/Inglés

Información adicional: Director Académico y apoyo en dirección de tesis. Director de tesis: Prof. Ing. Juan Martony

Tesis de doctorado

Very large time constant Gm-C Filters , 2004

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Alfredo Arnaud

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: diseño analógico CMOS; Filtros gm-C; dispositivos implantables

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Inglés

<http://iie.fing.edu.uy/publicaciones/2004/Arn04/>

Información adicional: Director Académico. Director de Tesis: Prof. Dr. Carlos Galup-Montoro, UFSC, Brasil

Tesis de maestría

Optical based sensors and their signal conditioning , 2002

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Alfredo Arnaud

Facultad de Ingeniería - UDeLaR , Uruguay , Maestría en Ingeniería (Ingeniería Eléctrica)

Palabras clave: sensor óptico; optoelectrónica; amplificador fotodiodo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Optoelectrónica

Medio de divulgación: Papel, *Pais/Idioma:* Uruguay/Inglés

Grado

Tesis/Monografía de grado

TIE: Transferencia Inalámbrica de Energía para Sistemas de Bajo Consumo Utilizando Resonancia Magnética Fuertemente Acoplada , 2015

Tipo de orientación: Cotutor en pie de igualdad

Nombre del orientado: María Sofía Pérez, Agustín Rodríguez, Bruno Serra

Facultad de Ingeniería - UDeLaR , Uruguay , Ingeniería Eléctrica

Palabras clave: Transferencia inalámbrica de energía

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos y sistemas electrónicos

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Español

<http://iie.fing.edu.uy/publicaciones/2015/PRS15/>

Información adicional: Co-dirección con Pablo Pérez Nicoli

Otras

Iniciación a la investigación

Diseño y test de convertidores DC/DC integrados de ultra bajo consumo , 2012

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Pablo Pérez

Facultad de Ingeniería - UDeLaR , Uruguay

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Pais/Idioma: Uruguay/Español

Información adicional: Co-tutor junto a Pablo Castro

Iniciación a la investigación

Técnicas para la mejora de la eficiencia en sistemas de manejo de potencia (power management) integrados de ultra bajo consumo , 2012

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Francisco Veirano

Facultad de Ingeniería - UDeLaR , Uruguay

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Pais/Idioma: Uruguay/Español

Información adicional: Co-tutor con Pablo Castro

Iniciación a la investigación

Diseño y caracterización de circuitos de radiofrecuencia , 2011

Tipo de orientación: Cotutor o Asesor

Nombre del orientado: Fabian Olivera

Facultad de Ingeniería - UDeLaR , Uruguay

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados y sistemas de radiofrecuencia

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Español

Información adicional: Co-dirección junto a Rafaella Fiorelli y Nicolás Barabino Becario Iniciación ANII 2010-2011

Iniciación a la investigación

Diseño incluyendo variabilidad de circuitos analógicos en tecnologías CMOS nanométricas , 2011

Tipo de orientación: Tutor único o principal

Nombre del orientado: Germán Fierro

Facultad de Ingeniería - UDeLaR , Uruguay

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Medio de divulgación: Internet, *Pais/Idioma:* Uruguay/Español

Información adicional: Becario Iniciación Científica ANII

Tutorías en marcha

Posgrado

Tesis de doctorado

Oscilador CMOS de ultra baja tensión y potencia de operación , 2015

Tipo de orientación: Cotutor en pie de igualdad

Nombre del orientado: Mariana Siniscalchi

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: Oscilador; Ultra baja tensión; ultra bajo consumo

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Pais/Idioma: Uruguay/Español

Información adicional: Co-director de Tesis junto al Prof. Carlos Galup-Montoro, UFSC, Brasil

Tesis de doctorado

Modelo neuromórfico del Hipocampo incluyendo neurogénesis , 2014

Tipo de orientación: Tutor único o principal

Nombre del orientado: Javier Cuneo

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: sistemas neuromórficos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados bioinspirados

Pais/Idioma: Uruguay/Español

Información adicional: Dirección de Tesis en conjunto con el Dr. Pablo Argibay del Instituto Universitario Hospital Italiano de Buenos Aires

Tesis de doctorado

Circuitos Integrados Analógicos para Dispositivos Biomédicos Miniaturizados , 2014

Tipo de orientación: Tutor único o principal

Nombre del orientado: Germán Fierro

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Palabras clave: sistemas de monitoreo de pacientes

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados y sistemas biomédicos

Pais/Idioma: Uruguay/Español

Información adicional: Becario CAP, UdelaR

Tesis de doctorado

Diseño de Circuitos Integrados analógicos de bajo consumo para aplicaciones de Radio Frecuencia (RF) de corto alcance , 2013

Tipo de orientación: Tutor único o principal

Nombre del orientado: Linder Reyes

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Pais/Idioma: Uruguay/Español

Tesis de doctorado

Diseño de un front-end integrado para interfaz neural , 2013

Tipo de orientación: Tutor único o principal

Nombre del orientado: Julián Oreggioni

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados biomedicos

País/Idioma: Uruguay/Inglés

Información adicional: Director Académico y de Tesis Co-director de Tesis: Dr. Angel Caputi (IIBCE)

Tesis de doctorado

Circuitos y sistemas para transmisión inalámbrica de energía , 2013

Tipo de orientación: Tutor único o principal

Nombre del orientado: Pablo Pérez

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados y sistemas

País/Idioma: Uruguay/Inglés

Tesis de doctorado

Sistema Nacional de Investigadores

Diseño de circuitos digitales confiables de baja energía en tecnologías nanométricas para aplicaciones biomédicas , 2013

Tipo de orientación: Tutor único o principal

Nombre del orientado: Francisco Veirano

Facultad de Ingeniería - UDeLaR , Uruguay , Doctorado en Ingeniería (Ingeniería Eléctrica)

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados biomedicos

País/Idioma: Uruguay/Inglés

Información adicional: Director Académico y de Tesis Co-Directora de Tesis (nombramiento en trámite): Lírída Naviner, ParisTech, Francia

Otros datos relevantes

Premios y títulos

2007 Ingeniero Destacado del Año Asociación de Ingenieros del Uruguay

1999 Investigador Categoría 1 Fondo Nacional de Investigadores

2002 Investigador Categoría 2 Fondo Nacional de Investigadores

2003 Senior Member The Institute of Electrical and Electronic Engineers

2006 Miembro Technical Advisory Board (Internacional) GTronix, Inc.

GTronix, Inc (EEUU, <http://www.gtronix.com>) 2006 - 2010 Miembro Technical Advisory Board de GTronix, Inc (<http://www.gtronix.com>), spin off de la Universidad Georgia Tech, USA en el área de circuitos para procesamiento analógico de señales. Este Board esta compuesto por dos profesores universitarios de USA (Georgia Tech y Univ. California, San Diego), otro de Suecia (KTH), dos integrantes con destacada actividad industrial en USA y quién suscribe. Esta actividad se desarrollo hasta que la compañía fue adquirida por National Semiconductors.

1995 Mención Premio Antel Concurso Jóvenes Ingenieros Asociación de Ingenieros del Uruguay

2008 Investigador Nivel II Sistema Nacional de Investigadores (Nacional) Agencia Nacional de Investigación e Innovación

2010 Distinguished Lecturer (Conferencista Distinguido) 2011-2012 (Internacional) IEEE Circuits and Systems Society

Seleccionado por la IEEE Circuits and Systems Society para ser uno de los 18 conferencistas distinguidos, por el periodo 2011- 2012, que la sociedad apoya para brindar conferencias en sus capitulos en todo el mundo (ver <http://iee-cas.org/lectures/>) Se ofrecen dos conferencias: Lecture #1: Intuitive and power optimized analog and RF CMOS design based on gm/ID and drain current density Lecture #2: Ultra Low Power Analog Integrated Circuits for implantable medical devices Se realizaron conferencias invitadas en: Gramado, Brasil Buenos Aires, Argentina Paraná, Argentina Brasilia, Brasil Louvain-la-Neuve, Belgica Bogota, Colombia Barranquilla, Colombia Valencia, España Mexico, Mexico Guadalajara, Mexico Austin, USA

2009 Premio Morosoli Institucional al Grupo de Microelectrónica de la Univ. de la República (Nacional) Fundación Lolita Rubial

Grupo de Microelectrónica (GME) Instituto de Ingeniería Eléctrica (IIE), Dirección y equipo de colaboradores Facultad de Ingeniería - UDELAR, Montevideo Por su aporte a la cultura Uruguaya a través de una labor científica que se ha caracterizado desde su inicio en 1991, por unir el rigor académico con la vinculación al sector productivo, a través de la investigación, desarrollo y perfeccionamiento de marcapasos. En este contexto se enmarcan importantes proyectos: diseño de un chip de un marcapaso cardíaco implantable, para la fabrica uruguaya de marcapasos CCC del Uruguay SA,

a lo que han seguido varios convenios con empresas nacionales y extranjeras, así como el desarrollo y diseño de diversos aparatos y microcircuitos, lo que va unido a una permanente labor docente en los cursos de posgrado del IIEE. Este crisol de actividades, fruto de una coherente y concienzuda planificación, demuestra que en el Uruguay es posible desarrollar investigación de calidad, y vinculaciones exitosas con el medio productivo, unido a la docencia, en un área del conocimiento como es la microelectrónica. Apuesta imprescindible para el desarrollo y consolidación de la 'Sociedad del Conocimiento' del siglo XXI; aportando decididamente a lo que nosotros hemos dado en llamar el 'Uruguay Cultural'.

2013 Technical Program Chair, IEEE Latin American Symposium on Circuits and Systems (LASCAS) 2014. Santiago de Chile (Internacional) IEEE LASCAS Steering Committee
Technical Program Chair junto a Vojin Oklobdzija de IEEE Latin American Symposium on Circuits and Systems (LASCAS) 2014. Santiago de Chile

2014 General Co-Chair de IEEE Latin American Symposium on Circuits and Systems; Montevideo, Uruguay, 2015 (Internacional) IEEE LASCAS Steering Committee
General Co-Chair de IEEE Latin American Symposium on Circuits and Systems; Montevideo, Uruguay, 2015 y del XXI Workshop de Iberchip (junto a Alfredo Arnaud)

2015 Conferencista Invitado en 2015 International Symposium on VLSI Design, Automation and Test (VLSI-DAT), Hsinchu, Taiwan (Internacional) Technical Program Committee of the 2015 VLSI-DAT Conference

2012 Sesión Plenaria en la 2012 International Conference on Analog VLSI Circuits (Internacional) Technical Program Committee of the 2012 International Conference on Analog VLSI Circuits
Sesión Plenaria en la 2012 International Conference on Analog VLSI Circuits organizada en Valencia, España por: IEEJ (The Institute of Electrical Engineers of Japan), Analog Devices, Universitat de Valencia y Universitat Politècnica de Valencia

2013 Program Chair IV IEEE Circuits and System Society Region 9 Summer School: Wearable and Implantable Biomedical Circuits and Systems, 9 al 12 de Julio de 2013, Bogotá Colombia (Internacional) IEEE CAS Region 9
Program Chair y dictado de uno de los módulos de la IV IEEE Circuits and System Society Region 9 Summer School: Wearable and Implantable Biomedical Circuits and Systems, 9 al 12 de Julio de 2013, Bogotá Colombia, organizada por Universidad de los Andes e IEEE Colombia, con la participación profesores y especialistas de EEUU, Holanda, Colombia, Chile y Uruguay.

Jurado/Integrante de comisiones evaluadoras de trabajos académicos

Tesis

Candidato: Federico Davoine

FERNANDO SILVEIRA; RUBEN BUDELLI; JUAN CARLOS MARTÍNEZ GARCÍA; FEDERICO LECUMBERRY

Modeling and analysis of neurons coupled by electrical synapses , 2014

Tesis (Maestría en Ingeniería Eléctrica) - Facultad de Ingeniería - UDeLaR - Uruguay

Referencias adicionales: Uruguay , Inglés

Palabras clave: modelado neuronal

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Modelado de sistemas biológicos

Tesis

Candidato: Oscar Andrés Aymonino

FERNANDO SILVEIRA; ALFREDO ARNAUD; PEDRO JULIÁN

Circuito Integrado para la Reducción de la Distorsión Armónica en Amplificadores Conmutados , 2012

Tesis (Ingeniería) - Universidad Nacional del Sur - Argentina

Referencias adicionales: Argentina , Español

Tesis

Candidato: José Luis Ceballos

FERNANDO SILVEIRA; ALEJANDRO DE LA PLAZA

Diseño de Circuitos Integrados Analógicos de Baja Potencia para Acondicionamiento de Señales Débiles. Orientación a concepciones para Microsistemas , 2001

Tesis (Ingeniería Electrónica) - Universidad Nacional de La Plata - Argentina

Referencias adicionales: Argentina , Español

Palabras clave: circuitos integrados analógicos

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Tesis

Candidato: Matías Miguez

FERNANDO SILVEIRA; JOSÉ LIPOVETZKY; PEDRO JULIÁN

Amplificadores de muy bajo ruido y mínimo consumo de energía, para aplicaciones médicas implantables , 2016

Tesis (Ingeniería) - Universidad Nacional del Sur - Argentina

Referencias adicionales: Argentina , Español

Palabras clave: dispositivos implantables; circuitos integrados analógicos

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Tesis

Candidato: Hao Cai

FERNANDO SILVEIRA; G. GIELEN; I O'CONNOR; H ABOUSHADY; JEAN-FRANCOIS NAVINER; HERVÉ PETIT

Fiabilisation de Convertisseurs Analogique-Numérique a Modulation Sigma-Delta , 2013

Tesis (Docteur Spécialité Electronique et Communications) - Institut Telecom-ParisTech - Francia

Referencias adicionales: Francia , Inglés

Palabras clave: confiabilidad circuitos CMOS

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados

Tesis

Candidato: Mariem Slimani

ANTOINE DUPRET; LAURENT FRESQUET; AMARA AMARA; FERNANDO SILVEIRA; HABIB MEHREZ; P MATHERAT

Conception Basse Consommation de Circuits Numériques , 2013

Tesis (Docteur Spécialité Electronique et Communications) - Institut Telecom-ParisTech - Francia

Referencias adicionales: Francia , Inglés

Palabras clave: low power digital circuits

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados digitales de bajo consumo

Tesis

Candidato: Guillermo H. Stuarts

FERNANDO SILVEIRA; ALFREDO ARNAUD; EDUARDO PAOLINI

Análisis y Diseño de Circuitos Integrados Mixtos para la Estimación de Retardos Temporales , 2012

Tesis (Ingeniería) - Universidad Nacional del Sur - Argentina

Referencias adicionales: Argentina , Español

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos

Tesis

Candidato: Pablo D. Pareja Obregón

FERNANDO SILVEIRA; ALFREDO ARNAUD; HÉCTOR CHIACCHIARINI

Circuitos Integrados de Bajo Consumo para Aplicación en Sistemas Biomédicos, 2012

Tesis (Ingeniería) - Universidad Nacional del Sur - Argentina

Referencias adicionales: Argentina , Español

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos

Tesis

Candidato: Raffaella Fiorelli

JOSÉ MANUEL DE LA ROSA; FERNANDO SILVEIRA; MANUEL DELGADO RESTITUTO; FRANCISCO SERRA GRAELLS; ARANZAZU OTIN ACIN

An All-Inversion-Region gm/ID Based Design Methodology for Radiofrequency Blocks in CMOS Nanometer Technologies , 2012

Tesis (Doctorado en Ingeniería Electrónica) - Universidad de Sevilla - España

Referencias adicionales: España , Inglés

Palabras clave: Diseño CIs de RF

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados de radiofrecuencia

Tesis

Candidato: Pietro Maris Ferreira

FERNANDO SILVEIRA; PATRICE GAMAND; AMARA AMARA; LIRIDA ALVES DE BARROS NAVINER; HERVÉ PETIT; JEAN-FRANCOIS NAVINER

AMS/RF Design for Reliability Methodology: a Reliable RF Front-end Design , 2011

Tesis (Doctorat de l'ENST Specialite Electronique et Communications) - TELECOM ParisTech - Francia

Referencias adicionales: Francia , Inglés

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos y de radio frecuencia

Tesis

Candidato: Lorenzo Lenci

CARLOS NEGREIRA; FERNANDO SILVEIRA; ATHANASIOS LALITOTIS; RICARDO MAROTTI; HORACIO FAILACHE

Dark resonances in thin cells for miniaturized atomic-frequency references , 2009

Tesis (Doctorado en Física (UDELAR-PEDECIBA)) - Facultad de Ciencias - UDeLaR - Uruguay

Referencias adicionales: Uruguay , Español

Tesis

Candidato: Hamilton Klimach

CARLOS GALUP-MONTORO; MÁRCIO CHÉREM SCHNEIDER; JACOBUS W. SWART; FABIANO FRUETT; FERNANDO SILVEIRA

MODELO DO DESCASAMENTO (MISMATCH) ENTRE TRANSISTORES MOS , 2008

Tesis (Engenharia Elétrica) - Universidade Federal de Santa Catarina - Brasil

Referencias adicionales: Brasil , Portugués

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Tesis

Candidato: Erik Schuler

FERNANDO SILVEIRA; ANTONIO PEGRAGLIA; FERNANDA LIMA KASTENSMIDT; ALTAMIRO AMADEU SUSIN; GILSON WIRTH

THREE DIFFERENT TECHNIQUES TO COPE WITH RADIATION EFFECTS AND COMPONENT VARIABILITY IN FUTURE TECHNOLOGIES , 2007

Tesis (Engenharia Elétrica) - Universidade Federal do Rio Grande do Sul - Brasil

Referencias adicionales: Brasil , Inglés

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Tesis

Candidato: Alessandro Gonçalves Girardi

ALTAMIRO SUSIN; FERNANDO SILVEIRA; CARLOS GALUP-MONTORO; CÉSAR RODRÍGUEZ

Automação do Projeto de Módulos CMOS Analógicos Usando Associações Trapezoidais de Transistores , 2007

Tesis (Ciência da Computação) - Universidade Federal do Rio Grande do Sul - Brasil

Referencias adicionales: Brasil , Portugués

Palabras clave: CMOS; CAD Tool: Trapezoidal Transistor

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Tesis

Candidato: Marcelo Negreiros

FERNANDO SILVEIRA; ANTONIO PEGRAGLIA; ALTAMIRO SUSIN; MARCELO LUBASZEWSKI

Low cost BIST techniques for linear and non-linear analog circuits , 2005

Tesis (Ciência da Computação) - Universidade Federal do Rio Grande do Sul - Brasil

Referencias adicionales: Brasil , Inglés

Palabras clave: analog circuits; built-in self test

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Presentaciones en eventos

Congreso

Conferencia plenaria en el Congreso Anual de Ingeniería Biomédica: Restricciones y Soluciones de Diseño en Circuitos Integrados Analógicos para Dispositivos Médicos Implantables , 2016

Tipo de participación: Conferencista Invitado, *Carga horaria:* 12

Referencias adicionales: Chile; *Nombre del evento:* Congreso Anual de Ingeniería Biomédica; *Nombre de la institución promotora:* Universidad de Concepción

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de dispositivos médicos

Congreso

Presentación invitada en 2015 International Symposium on VLSI Design, Automation and Test (VLSI-DAT) , 2015

Tipo de participación: Conferencista Invitado, *Carga horaria:* 30

Referencias adicionales: China; *Nombre del evento:* 2015 International Symposium on VLSI Design, Automation and Test (VLSI-DAT); *Nombre de la institución promotora:* INDUSTRIAL TECHNOLOGY RESEARCH INSTITUTE, TAIWAN DEPT. OF INDUSTRIAL TECHNOLOGY, MOEA, TAIWAN MINISTRY OF EDUCATION, TAIWAN

Congreso

Dictado de conferencia plenaria como Conferencista Distinguido IEEE Circuits and Systems Society , 2012

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: España; *Nombre del evento:* 2012 International Conference on Analog VLSI Circuits; *Nombre de la institución promotora:* IEEJ / Univ. Valencia / Univ. Politécnica de Valencia / Analog Devices

Congreso

Dictado de conferencia plenaria como Conferencista Distinguido IEEE Circuits and Systems Society , 2012

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Colombia; *Nombre del evento:* Colombian Workshop on Circuits and Systems; *Nombre de la institución promotora:* IEEE Colombia / IEEE Colombia Capítulo CAS / Univ. del Norte

Congreso

Dictado conferencias plenarias como conferencista distinguido de la IEEE Circuits and Systems Society , 2011

Tipo de participación: Conferencista Invitado, *Carga horaria:* 4

Referencias adicionales: Brasil; *Nombre del evento:* EMICRO / SIM: Escuela y Simposio Sul de Microelectrónica; *Nombre de la institución promotora:* FEEVALE - UFRGS - PUCRS - UNIPAMPA

Dictado de dos conferencias como Distinguished Lecturer de IEEE CASS

Congreso

Dictado conferencia plenaria como conferencista distinguido de la IEEE Circuits and Systems Society , 2011

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Argentina; *Nombre del evento:* CAMTA: 5ta Conferencia Argentina en Micro-Nanoelectrónica Tecnología y Aplicaciones; *Nombre de la institución promotora:* UBA

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos y de radiofrecuencia

Congreso

Conferencia Plenaria 'Optimization of Analog and RF CMOS by Design Space Exploration in All Inversion Regions or A basic map of the MOS Analog World' , 2008

Tipo de participación: Conferencista Invitado,

Referencias adicionales: Argentina; *Nombre del evento:* 2da Conferencia Argentina de Micro-Nanoelectrónica y Aplicaciones EAMTA 2008 (Buenos Aires); *Nombre de la institución promotora:* INTI / CONEA

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos y de radio frecuencia

Congreso

Design of Ultra Low Power Electronics for Integrated Sensing Systems, Charla plenaria invitada en la Conferencia Ibersensors 2006, Montevideo, Uruguay. , 2006

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Uruguay; *Nombre del evento:* Ibersensors 2006; *Nombre de la institución promotora:* Iberoamerican Organization for Sensor Technology

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Congreso

Dictado de uno de los cuatro tutoriales de la conferencia: XVIII Symposium on Integrated Circuits and Systems Design, de la Sociedad Brasileira de Computación en Florianópolis, Brasil, sobre: "Design of Ultra Low Power Analog Integrated Circuits for Implantable Medical Devices". , 2005

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Brasil; *Nombre del evento:* XVIII Symposium on Integrated Circuits and Systems Design; *Nombre de la institución promotora:* Sociedad Brasileira de Computación

Áreas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Seminario

Seminario invitado en la National Tsing Hua University (NTHU), Taiwan , 2015

Tipo de participación: Conferencista Invitado, *Carga horaria:* 3

Referencias adicionales: China; *Nombre del evento:* Seminario en National Tsing Hua University(NTHU); *Nombre de la institución promotora:* National Tsing Hua University(NTHU), ITRI

Presentación del seminario: Intuitive and power optimized analog and RF CMOS design based on gm/ID and drain current density

Seminario

Seminario invitado en la National Chiao Tung University(NCTU), Taiwan , 2015

Tipo de participación: Conferencista Invitado, *Carga horaria:* 3

Referencias adicionales: China; *Nombre del evento:* Seminario en la National Chiao Tung University(NCTU), Taiwan; *Nombre de la institución promotora:* National Chiao Tung University(NCTU), ITRI, Taiwan,

Palabras clave: Diseño CIs analogicos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Presentación del seminario: Intuitive and power optimized analog and RF CMOS design based on gm/ID and drain current density

Seminario

Dictado de uno de los módulos de la IV IEEE Circuits and System Society Region 9 Summer School: Wearable and Implantable Biomedical Circuits and Systems, 9 al 12 de Julio de 2013, Bogotá Colombia, organizada por Universidad de los Andes e IEEE Colombia, con la participación profesores y especialistas de EEUU, Holanda, Colombia, Chile y Uruguay. , 2013

Tipo de participación: Conferencista Invitado, *Carga horaria:* 4

Referencias adicionales: Colombia; *Nombre del evento:* IV IEEE Circuits and System Society Region 9 Summer School: Wearable and Implantable Biomedical Circuits and Systems; *Nombre de la institución promotora:* Universidad de los Andes e IEEE Colombia

Palabras clave: dispositivos implantables; diseño analógico

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos y sistemas biomédicos

Seminario

Conferencia invitada en el Quinto Seminario de Nanoelectrónica y Diseño Avanzado , 2013

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: México; *Nombre del evento:* Quinto Seminario de Nanoelectrónica y Diseño Avanzado; *Nombre de la institución promotora:* Instituto Nacional de Astrofísica, Óptica y Electrónica (INAOE)

Palabras clave: dispositivos implantables; circuitos analógicos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos y sistemas biomédicos

Seminario

Conferencia invitada en IV Escuela de Gestores de Políticas de CTI , 2013

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Argentina; *Nombre del evento:* IV Escuela de Gestores de Políticas de Ciencia, Tecnología e Innovación; *Nombre de la institución promotora:* CEPAL, MINCYT, Argentina, Cooperación Alemana

Palabras clave: telemedicina

Presentación de la conferencia: Desarrollo Tecnológico en Telemedicina, 3/10/2013

Seminario

Dictado seminario como Conferencista Distinguido de la IEEE Circuits and Systems Society , 2012

Tipo de participación: Expositor oral,

Referencias adicionales: Bélgica; *Nombre del evento:* IEEE Distinguished Lecture; *Nombre de la institución promotora:* UCL IEEE Student Branch

Palabras clave: diseño circuitos integrados analógicos; dispositivos médicos implantables

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Presentación: Ultra Low Power Analog Integrated Circuits for Implantable Medical Devices

Seminario

Dictado de seminario como Conferencista Distinguido de la IEEE Circuits and Systems Society , 2012

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Estados Unidos; *Nombre del evento:* Seminar IEEE Central Texas CAS Chapter; *Nombre de la institución promotora:* IEEE Central Texas CAS Chapter / U. Texas, Austin

Seminario

Dictado de seminario como Conferencista Distinguido de la IEEE Circuits and Systems Society , 2012

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Colombia; *Nombre del evento:* Seminario Capitulo IEEE CAS Colombia; *Nombre de la institución promotora:* Capitulo IEEE CAS Colombia / Univ. de los Andes

Seminario

Dictado de seminario como Conferencista Distinguido de la IEEE Circuits and Systems Society , 2012

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Brasil; *Nombre del evento:* EMicro-DF / Seminario Capitulo IEEE CAS Brasilia; *Nombre de la institución promotora:* Capitulo IEEE CAS Brasilia / Univ de Brasilia /

Seminario

Dictado de seminario como Conferencista Distinguido de la IEEE Circuits and Systems Society , 2012

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: México; *Nombre del evento:* Seminario Capitulo IEEE Mexico; *Nombre de la institución promotora:* Capitulo IEEE Mexico / Instituto Politécnico Nacional México

Seminario

Dictado de seminario como Conferencista Distinguido de la IEEE Circuits and Systems Society , 2012

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: México; *Nombre del evento:* Seminario Capitulo IEEE Guadalajara / México; *Nombre de la institución promotora:* Capitulo IEEE Mexico Guadalajara / Instituto de Monterrey

Seminario

Dictado seminario como conferencista distinguido de la IEEE Circuits and Systems Society , 2011

Tipo de participación: Expositor oral, *Carga horaria:* 2

Referencias adicionales: Brasil; *Nombre del evento:* Reunion y Seminario Proyecto STIC-Amsud NanoRadio; *Nombre de la institución promotora:* Univ. Federal de Rio de Janeiro

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos y de radiofrecuencia

Seminario

EAMTA 6ta Escuela Argentina de Micro-Nanoelectrónica y Aplicaciones. Dictado de curso: Diseño de circuitos integrados de ultra bajo consumo , 2011

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Argentina; *Nombre del evento:* EAMTA 6ta Escuela Argentina de Micro-Nanoelectrónica y Aplicaciones; *Nombre de la institución promotora:* UBA

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Seminario

EAMTA 5ta / 1ra Escuela Argentina / Uruguay de Micro-Nanoelectrónica y Aplicaciones EAMTA 2010 (Montevideo). Dictado de curso: Diseño circuitos integrados de ultra bajo consumo , 2010

Tipo de participación: Conferencista Invitado, *Carga horaria:* 6

Referencias adicionales: Uruguay; *Nombre del evento:* EAMTA 5ta / 1ra Escuela Argentina / Uruguay de Micro-Nanoelectrónica y Aplicaciones; *Nombre de la institución promotora:* UDELAR - UCU

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Seminario

EAMTA 4ta Escuela Argentina de Micro-Nanoelectrónica y Aplicaciones EAMTA 2009 (Bariloche). Dictado de curso: 'Diseño de circuitos integrados analógicos de ultra bajo consumo' , 2009

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Argentina; *Nombre del evento:* EAMTA 4ta Escuela Argentina de Micro-Nanoelectrónica y Aplicaciones EAMTA 2008 (Bariloche); *Nombre de la institución promotora:* Instituto Balseiro

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analogicos

Seminario

3ra Escuela Argentina de Micro-Nanoelectrónica y Aplicaciones EAMTA 2008 (Buenos Aires) dictado del curso 'Diseño de circuitos integrados de ultra bajo consumo' , 2008

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Argentina; *Nombre del evento:* 3ra Escuela Argentina de Micro-Nanoelectrónica y Aplicaciones EAMTA 2008 ; *Nombre de la institución promotora:* INTI / CONEA

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Seminario

2da Escuela Argentina de Microelectrónica y Aplicaciones EAMTA 2007 (Córdoba) dictado del curso 'Diseño de circuitos integrados de ultra bajo consumo'. , 2007

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Argentina; *Nombre del evento:* 2da Escuela Argentina de Microelectrónica y Aplicaciones EAMTA 2007

(Córdoba); *Nombre de la institución promotora:* Universidad Católica de Córdoba

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Seminario

1ra Escuela Argentina de Microelectrónica y Aplicaciones EAMTA 2006 (Bahia Blanca) dictado del curso 'Diseño de circuitos integrados de ultra bajo consumo'. , 2006

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Argentina; *Nombre del evento:* 1ra Escuela Argentina de Microelectrónica y Aplicaciones EAMTA 2006 ; *Nombre de la institución promotora:* Universidad Nacional del Sur

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Seminario

Circuits and Systems Tour 2005 de la Sociedad de Circuitos y Sistemas del IEEE en la Pontificia Universidad Católica del Perú, Lima, Perú, Curso: Análisis y Diseño de Circuitos Analógicos MOS de Ultra Bajo Consumo. El caso de los Dispositivos Médicos Implantables. , 2005

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Perú; *Nombre del evento:* Circuits and Systems Tour 2005 de la Sociedad de Circuitos y Sistemas del IEEE;

Nombre de la institución promotora: Sociedad de Circuitos y Sistemas del IEEE

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Seminario

Dictado de un módulo del curso internacional organizado por CYTED en el marco de las 1ras Jornadas Iberoamericanas de Bioingeniería en el Centro de Formación de la Cooperación Española de La Antigua (Guatemala)) del 1 al 5 de setiembre de 2003. En el curso participaron 14 profesores de España, Colombia, Nicaragua y Uruguay. A partir del material generado para este curso, participé luego en el dictado un curso a distancia de bioingeniería, organizado por Cyted, con otros 4 profesores españoles del curso. , 2003

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Guatemala; *Nombre del evento:* 1ras Jornadas Iberoamericanas de Bioingeniería; *Nombre de la institución promotora:* Cyted

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Seminario

Docente del curso "Interfacing Microsystems" (módulo: Basic Building Blocks) realizado en Montevideo del 26 al 30 Marzo, organizado por el Proyecto Iberchip y con la participación de 11 docentes de Bélgica, Brasil, España, Francia, Suiza y quien suscribe por Uruguay. , 2001

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Uruguay; *Nombre del evento:* Curso Interfacing Microsystems, en el Workshop de Iberchip; *Nombre de la institución promotora:* Iberchip

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Seminario

Presentación, junto a J. Arzuaga, organizada por la Asociación de Industrias Electrónicas de Chile, Santiago de Chile, el 26 de Octubre de 1999 con el objeto de conocer la experiencia vinculada al proyecto , 1999

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Chile; *Nombre del evento:* Presentación en la Asociación de Industrias Electrónicas de Chile; *Nombre de la institución promotora:* Asociación de Industrias Electrónicas de Chile

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Seminario

A Low-Power CMOS Analog Design Methodology applied to a Micropower Conditioning Circuit for an Acceleration Sensor, Seminario técnico dictado en el Centro de Diseño de Motorola en Phoenix, USA, el 5 de Junio de 1998. , 1998

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Estados Unidos; *Nombre del evento:* Seminario técnico en el Centro de Diseño de Motorola; *Nombre de la institución promotora:* Motorola Inc.

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Simposio

TAISA 2003 (Traitement Analogique du Signal et ses Applications), 25-26 septembre 2003, Louvain-la-Neuve, Belgique, presentación invitada 'Conception optimale et réutilisable d OTAs pour dispositifs médicaux implantables' , 2003

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Bélgica; *Nombre del evento:* TAISA 2003 (Traitement Analogique du Signal et ses Applications); *Nombre de la institución promotora:* Université catholique de Louvain

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Taller

Conferencia en Workshop: Information and Communication Systems and their application to vertical sectors , 2015

Tipo de participación: Conferencista Invitado, *Carga horaria:* 24

Referencias adicionales: Uruguay; *Nombre del evento:* Workshop: Information and Communication Systems and their application to vertical sectors; *Nombre de la institución promotora:* ANII

Palabras clave: redes de sensores inalámbricos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos y sistemas electrónico

Presentación de la conferencia: Design and Deployment of Wireless Sensor Networks for Smart Agriculture Applications

Taller

Conferencia: Intuitive and power optimized analog and RF CMOS design based on gm/ID and drain current density , 2013

Tipo de participación: Conferencista Invitado, *Carga horaria:* 4

Referencias adicionales: Brasil; *Nombre del evento:* IEEE CAS Workshop; *Nombre de la institución promotora:* IEEE CAS Region Sul Brasi, UFRGS, Brasil

Palabras clave: Diseño CIs analogicos

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Diseño de circuitos integrados analógicos y de RF

Taller

The test aspects of a successful experience of University - Industry cooperation the production and qualification tests of an ASIC for pacemakers, en el 2002 IEEE Latin American Test Workshop realizado en Uruguay en Febrero de 2002 , 2002

Tipo de participación: Conferencista Invitado, *Carga horaria:* 2

Referencias adicionales: Uruguay; *Nombre del evento:* 2002 IEEE Latin American Test Workshop ; *Nombre de la institución promotora:* IEEE

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Otra

Circuit and Systems Tour 2004 de la Sociedad de Circuitos y Sistemas del IEEE en la Universidad Nacional del Sur, Bahía Blanca, Argentina, Conferencia: Diseño de circuitos integrados analógicos de ultra bajo consumo para dispositivos médicos implantables. , 2004

Tipo de participación: Conferencista Invitado, *Carga horaria:* 8

Referencias adicionales: Argentina; *Nombre del evento:* Circuit and Systems Tour 2004 ; *Nombre de la institución promotora:* IEEE Circuit and Systems Society

Areas del conocimiento: Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Indicadores de producción

<i>Producción bibliográfica</i>	80
<i>Artículos publicados en revistas científicas</i>	18
Completo (Arbitrada)	18
<i>Artículos aceptados para publicación en revistas científicas</i>	0
<i>Trabajos en eventos</i>	58
Completo (Arbitrada)	55
Completo (No Arbitrada)	2
Resumen (Arbitrada)	1
<i>Libros y capítulos de libros publicados</i>	3
Libro publicado	1
Capítulo de libro publicado	2
<i>Textos en periódicos</i>	1
Revista	1
<i>Documentos de trabajo</i>	0
<i>Producción técnica</i>	2
<i>Productos tecnológicos</i>	2
Sin registro o patente	2
<i>Procesos o técnicas</i>	0
<i>Trabajos técnicos</i>	0
<i>Otros tipos</i>	0
<i>Evaluaciones</i>	36
Evaluación de Proyectos	5
Evaluación de Eventos	9
Evaluación de Publicaciones	15

Evaluación de Convocatorias Concursables	7
<i>Formación de RRHH</i>	27
<i>Tutorías/Orientaciones/Supervisiones concluidas</i>	20
Tesis de maestría	7
Tesis de doctorado	8
Tesis/Monografía de grado	1
Iniciación a la investigación	4
<i>Tutorías/Orientaciones/Supervisiones en marcha</i>	7
Tesis de doctorado	7

Sistema Nacional de Investigadores

Sistema Nacional de Investigadores