



PABLO CASTRO LISBOA

Ingeniero

[pcastro@fing.edu.uy](mailto:pcastro@fing.edu.uy)

Instituto de Ingeniería Eléctrica,  
Julio Herrera y Reissig  
565, 11300.  
27110974

Fecha de publicación: 04/08/2023

Última actualización: 12/06/2022

## Datos Generales

### INSTITUCIÓN PRINCIPAL

Universidad de la República/ Facultad de Ingeniería / Instituto de Ingeniería Eléctrica / Uruguay

### DIRECCIÓN INSTITUCIONAL

Institución: Universidad de la República / Facultad de Ingeniería / Sector Educación Superior/Público

/ Instituto de Ingeniería Eléctrica

Dirección: Julio Herrera y Reissig 565 / 11300

País: Uruguay / Montevideo / Montevideo

Teléfono: (598) 27110976

Correo electrónico/Sitio Web: [pcastro@fing.edu.uy](mailto:pcastro@fing.edu.uy) [www.fing.edu.uy](http://www.fing.edu.uy)

## Formación

### Formación académica

#### CONCLUIDA

#### DOCTORADO

##### Doctorado en Ingeniería (Ingeniería Eléctrica) (2012 - 2016)

Universidad de la República - Facultad de Ingeniería , Uruguay

Título de la disertación/tesis/defensa: Ultra low power fully integrated switched capacitors DC/DC converters.

Tutor/es: Dr.Ing.Fernando Silveira; Dr.Ing. Gabriel Eirea

Obtención del título: 2017

Sitio web de la disertación/tesis/defensa: -

Financiación:

Universidad de la República / Facultad de Ingeniería - UDeLaR , Uruguay

Palabras Clave: Ultra low power Switched Capacitor Converters Dynamic Voltage Scaling DC/DC Converter Fully integrated Power management

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Analógica

#### MAESTRÍA

##### Maestría en Ingeniería (Ingeniería Eléctrica) (2009 - 2011)

Universidad de la República - Facultad de Ingeniería , Uruguay

Título de la disertación/tesis/defensa: Modular Architecture For Ultra Low Power Switched Capacitor DC-DC Converters

Tutor/es: Dr.Ing.Fernando Silveira-Dr.Ing.Gabriel Eirea

Obtención del título: 2012

Sitio web de la disertación/tesis/defensa: <http://iie.fing.edu.uy/vlsi>

Palabras Clave: Ultra low power Power management Switched Capacitor Converters Dynamic Voltage Scaling DC/DC Converter

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Analógica

#### GRADO

##### Ingeniería Eléctrica (1997 - 2006)

Universidad de la República - Facultad de Ingeniería , Uruguay  
Título de la disertación/tesis/defensa: Diseño e Implementación de una Celda de Microprocesador  
Tutor/es: Ing. Conrado Rossi  
Obtención del título: 2006  
Áreas de conocimiento:  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /  
Ingeniería Eléctrica y Electrónica / Microelectrónica Digital

## Formación complementaria

### CONCLUIDA

#### CURSOS DE CORTA DURACIÓN

##### **Diseño Digital (01/2010 - 01/2010)**

Sector Educación Superior/Privado / Universidad Católica del Uruguay / Facultad de Ingeniería y  
Tecnologías , Uruguay

44 horas

Palabras Clave: VLSI Síntesis digital Microprocesador

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /  
Ingeniería Eléctrica y Electrónica / Microelectrónica Digital

##### **Curso básico (01/2007 - 01/2007)**

Sector Extranjero/Internacional/Otros / Universidad Nacional de Córdoba , Argentina

40 horas

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /  
Ingeniería Eléctrica y Electrónica / Microelectrónica Analógica

##### **Sistemas digitales complejos: De las FSM a los microprocesadores (01/2004 - 01/2004)**

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay

30 horas

Palabras Clave: Microprocesador Diseño digital Máquina de estados

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /  
Ingeniería Eléctrica y Electrónica / Microelectrónica Digital

#### PARTICIPACIÓN EN EVENTOS

##### **Taller avanzado sobre la redacción de solicitudes de patentes, su presentación y el diseño de estrategias de patentamiento 2013 (2013)**

Tipo: Taller

Institución organizadora: DNPI - OMPI, Uruguay

Palabras Clave: Propiedad Intelectual

Áreas de conocimiento:

Ciencias Sociales / Economía y Negocios / Organización Industrial /

## Idiomas

### Inglés

Entiende bien / Habla bien / Lee muy bien / Escribe bien

## Áreas de actuación

### INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y  
Electrónica / Microelectrónica Analógica

### INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y

## INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /Sistemas de Automatización y Control

## INGENIERÍA Y TECNOLOGÍA

Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /Ingeniería Eléctrica y Electrónica /Electrónica Aplicada

## Actuación profesional

### SECTOR EMPRESAS/PRIVADO - EMPRESA PRIVADA - URUGUAY

Allegro Microsystems Argentina S.A. Sucursal Uruguay / IPA

#### VÍNCULOS CON LA INSTITUCIÓN

##### **Funcionario/Empleado (12/2018 - a la fecha)** Trabajo relevante

Senior design engineer 44 horas semanales / Dedicación total

En este trabajo me dedico a la integración de sistemas mixtos analógicos/digitales, y al diseño de bloques que componen estos sistemas.

### SECTOR EDUCACIÓN SUPERIOR/PÚBLICO - UNIVERSIDAD DE LA REPÚBLICA - URUGUAY

Facultad de Ingeniería / Instituto de Ingeniería Eléctrica

#### VÍNCULOS CON LA INSTITUCIÓN

##### **Funcionario/Empleado (10/2005 - a la fecha)** Trabajo relevante

Ayudante 10 horas semanales

En esta institución me dedico a la investigación la docencia (un curso por semestre). En cuanto a la investigación, estoy participando de un proyecto Maria Vina, de cuyos fondos se financia un estudiante de maestría de quien soy tutor y director académico.

Escalafón: Docente

Grado: Grado 3

Cargo: Efectivo

#### ACTIVIDADES

### PROYECTOS DE INVESTIGACIÓN Y DESARROLLO

#### **Compra de micromanipulador (01/2014 - 12/2014)**

Se compró un micro manipulador que permite hacer mediciones de circuitos integrados no encapsulados o encapsulados con DIE accesible. El financiamiento se obtuvo del programa fortalecimiento para el equipamiento de investigación de la Comisión Sectorial de Investigación Científica (CSIC).

5 horas semanales

Otra

Integrante del Equipo

Concluido

Financiación:

Comisión Sectorial de Investigación Científica, Uruguay, Apoyo financiero

Equipo: Fernando Silveira (Responsable) , CONRADO ROSSI

Palabras clave: Micromanipulador

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

#### **Comparador de bajo consumo (12/2008 - 01/2009)**

El proyecto consistió en desarrollar un comparador integrado de ultra bajo consumo. Mi tarea en el

mismo fue la implementación del layout.

10 horas semanales

Facultad de ingeniería - UDELAR, Instituto de Ingeniería Eléctrica (IIE)

Desarrollo

Integrante del Equipo

Concluido

Equipo:

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Analógica

## **DOCENCIA**

### **Ingeniería Eléctrica (06/2006 - a la fecha)**

Grado

Asistente

Asignaturas:

Electrónica 1, 6 horas, Teórico-Práctico

Electrónica 2, 6 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Analógica

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Digital

### **Ingeniería Electrónica (08/2016 - a la fecha)**

Grado

Asistente

Asignaturas:

Diseño de Circuitos Integrados, 10 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

### **Doctorado en Ingeniería (Ingeniería Eléctrica) (08/2014 - a la fecha)**

Doctorado

Asistente

Asignaturas:

Diseño de Circuitos Integrados CMOS Analógicos y Mixtos Analógicos - Digitales, 1 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

### **Ingeniería Eléctrica (04/2012 - 08/2013)**

Grado

Asistente

Asignaturas:

Proyecto de fin de carrera, 4 horas, Teórico-Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Analógica

### **Ingeniería Eléctrica (03/2008 - 07/2009)**

Grado

Asistente

Asignaturas:

Proyecto de Fin de Carrera, 3 horas, Práctico

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Electrónica Aplicada

### **Ingeniería Eléctrica (10/2005 - 05/2006)**

Grado

Asistente

Asignaturas:

Taller de Proyecto, 10 horas, Práctico

Redes de Datos, 10 horas, Teórico-Práctico

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Control Automático y Robótica / Electrónica Aplicada

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Telecomunicaciones / Redes de Datos

## GESTIÓN ACADÉMICA

### Suplente por el orden docente en el Claustro de Facultad de Ingeniería (08/2014 - 08/2016)

Participación en cogobierno

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

### Delegado de los docentes grado 1 y 2 en las reuniones de la dirección del IIE (10/2012 - 06/2015)

Facultad de Ingeniería - UDELAR, Instituto de Ingeniería Eléctrica (IIE)

Otros

## SECTOR EMPRESAS/PRIVADO - EMPRESA PRIVADA - URUGUAY

Agromote

## VÍNCULOS CON LA INSTITUCIÓN

### Otro (01/2009 - 03/2018) Trabajo relevante

Director/Emprendedor 40 horas semanales

## ACTIVIDADES

### PROYECTOS DE INVESTIGACIÓN Y DESARROLLO

#### Diseño de un sistema para el monitoreo de la actividad reproductiva del ganado vacuno (01/2012 - 03/2018)

Al día de hoy la mayor parte de la reproducción del ganado vacuno se da por medio de la práctica de entore, lo cual consiste en poner vacas y toros en un mismo potrero durante un período determinado de tiempo y esperar que se den los procesos naturales. Los porcentajes de preñez que se obtengan en dichos procesos dependen de varios factores que están vinculados tanto a las vacas como a los toros. La tecnología aplicada a estos procesos en la actualidad es muy acotada y se limita a realizar ecografías a las vacas y una prueba básica a los toros al comienzo del entore. El proyecto consiste en el desarrollo de un sistema que permita monitorear en tiempo real toda la actividad reproductiva del rodeo. Esto significa poder saber cuando un toro monta una vaca, la vaca que ha montado y si en el evento hubo eyaculación. El sistema entrega información valiosa que le permite al veterinario y/o al productor tomar medida correctivas en caso de que sea necesario o estar tranquilo de que todo el proceso esta funcionando correctamente. De esta forma se puede maximizar la productividad del rodeo minimizando la logística involucrada.

40 horas semanales

Desarrollo

Coordinador o Responsable

En Marcha

Financiación:

Agencia Nacional de Investigación e Innovación, Uruguay, Apoyo financiero

Dirección Nacional de Propiedad Industrial, Uruguay, Apoyo financiero

Ingenio, Uruguay, Otra

Equipo: EMILIO MACHADO, JULIAN OREGGIONI

Palabras clave: Reproducción bobina Ganadería extensiva Entore

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sistemas Embebidos

## CARGA HORARIA

Carga horaria de docencia: 6 horas  
Carga horaria de investigación: 4 horas  
Carga horaria de formación RRHH: Sin horas  
Carga horaria de extensión: Sin horas  
Carga horaria de gestión: Sin horas

## Producción científica/tecnológica

En la actualidad me desenvuelvo como senior engineer en la empresa Allegro Microsystems. Dicha empresa se dedica al desarrollo de circuitos integrados, y en la misma sigo desarrollando los conocimientos relacionados al área de trabajo de mi tesis de doctorado, como de otras áreas en las que he trabajado, como ser amplificadores. Mi principal tarea es la integración de sistemas mixtos analógicos/digitales, liderando grupos de trabajo de varias áreas como ser "Analog Design", "Digital Design", y "Layout Design". Además, llevo adelante el desarrollo de bloques analógicos concretos (amplificadores / comparadores etc).

También me desenvuelvo como investigador y docente en la Facultad de Ingeniería de la Universidad de la República. Dado que el grupo de investigación dentro del cual me desenvuelvo (Grupo de Microelectrónica - GME) trabaja desde hace años en el área de circuitos integrados de ultra bajo consumo mis trabajos de investigación se encuentran dentro de dicha área.

En particular soy referente en el área de investigación "convertidores de energía totalmente integrados de capacitores conmutados" (CETICC) que es un tema en plena expansión a nivel mundial ya que tiene aplicación directa en sistemas alimentados a batería donde la duración de la misma es imprescindible (dispositivos implantables, teléfonos móviles, etc). En este sentido tanto mi tema de tesis de maestría como de doctorado son trabajos que apuntan a la mejora en la eficiencia de este tipo de circuitos (CETICC). Estos trabajos desprendieron dos becas de iniciación a la investigación financiadas por la ANII que finalizaron de forma exitosa (publicaciones en conferencias regionales) y una tesis de grados que también arrojó publicaciones. En la actualidad me encuentro dirigiendo una tesis de Maestría en dicha área, que es continuación de mi trabajo de doctorado. Dicha maestría se enmarca en un proyecto financiado por ANII que incluye el diseño de CEITECC. La tesis de dicha maestría está concluida y la defensa de la misma está planificada para mediados de 2022. Las publicaciones asociadas a dicha maestría se encuentran en el marco del proyecto que la enmarca y serán llevadas adelante a partir del año próximo.

Por otro lado, en lo que fuera un emprendiendo personal junto a dos socios, escribimos y presentamos exitosamente (ha sido concedida) una patente sobre un sistema para monitorear la actividad reproductiva del ganado bovino. Dicha patente ha sido adquirida en el 2021 por una empresa radicada en Israel (NANDI) que se encuentra desarrollando un producto que está protegido por nuestra patente. Esta transacción fue el producto de una larga negociación entre las partes que nos ha permitido aprender un proceso poco común desde nuestro país.

## Producción bibliográfica

### ARTÍCULOS PUBLICADOS

#### ARBITRADOS

##### **Analysis of stepwise charging limits and its implementation for efficiency improvement in switched capacitor DC-DC converters (Completo, 2021)**

Pablo Castro Lisboa , F.VEIRANO , Fernando Silveira  
Analog Integrated Circuits and Signal Processing, 2021  
Medio de divulgación: Internet  
ISSN: 09251030

Scopus\*

##### **General Top/Bottom-Plate Charge Recycling Technique For Integrated Switched Capacitor DC-DC Converters (Completo, 2016)** Trabajo relevante

Pablo Castro Lisboa , PABLO PEREZ-NICOLI , Francisco Veirano , Fernando Silveira  
IEEE Transactions on Circuits and Systems I Regular Papers, 2016  
Palabras clave: Ultra low power Fully integrated Power management Charge recycling Switched capacitor converter bottom/plate  
Areas de conocimiento:

**Relaxing the maximum dc input amplitude vs. consumption trade-off in differential-input band-pass biquad filters (Completo, 2015)**

Pablo Castro Lisboa , JULIAN OREGGIONI , Fernando Silveira

International Journal of Circuit Theory and Applications, 2015

Palabras clave: Analog integrated circuits ultra-low-power design biquadratic filter active filter differential amplifiers

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

ISSN: 00989886

Scopus® WEB OF SCIENCE™

**A seriesparallel switched capacitor step-up DCDC converter and its gate-control circuits for over the supply rail switches (Completo, 2015)** Trabajo relevante

Pablo Castro Lisboa , PABLO PEREZ-NICOLI , Francisco Veirano , Fernando Silveira

Analog Integrated Circuits and Signal Processing, 2015

Palabras clave: Ultra-low power DCDC converter Charge-pump Inductorless Seriesparallel Gate-control circuits

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

ISSN: 09251030

Scopus® WEB OF SCIENCE™

**PUBLICACIÓN DE TRABAJOS PRESENTADOS EN EVENTOS**

**Enhanced ICMR amplifier for high CMRR biopotential recordings (2019)**

Pablo Castro Lisboa , Julián Oreggioni , Fernando Silveira

Publicado

Completo

Evento: Internacional

Descripción: Annual International Conference of the IEEE Engineering in Medicine and Biology Society (EMBC)

Ciudad: Berlín

Año del evento: 2019

Medio de divulgación: Internet

**Gate drive losses reduction in switched-capacitor DC-DC converters (2018)** Trabajo relevante

Pablo Castro Lisboa , Francisco Vierano , Pablo Perez Nicoli , Fernando Silveira

Publicado

Completo

Evento: Regional

Descripción: 2018 IEEE 9th Latin American Symposium on Circuits & Systems (LASCAS),

Ciudad: Puerto Vallarta

Año del evento: 2018

Publicación arbitrada

Areas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet

**Constraints and design approaches in analog ICs for implantable medical devices (2015)**

Castro Lisboa Pablo , JULIAN OREGGIONI , Fernando Silveira

Publicado

Completo

Evento: Internacional

Descripción: in VLSI Design, Automation and Test (VLSI-DAT), 2015 International Symposium on

Año del evento: 2015

Escrita por invitación

Palabras clave: Ultra low power

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet

#### **High Slew-Rate OTA With Low Quiescent Current Based On Non-Linear Current Mirror (2015)**

PABLO PEREZ-NICOLI , Francisco Veirano , Castro Lisboa Pablo , Fernando Silveira

Publicado

Completo

Evento: Regional

Descripción: Latin American Symposium on Circuits and Systems (LASCAS)

Ciudad: Montevideo

Año del evento: 2015

Publicación arbitrada

Palabras clave: low power Non-linear current mirror

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

#### **A Series-Parallel Switched Capacitor Step-Up DC-DC Converter and its Gate-Control Circuits for Over the Supply Rail Switches (2014)**

PABLO PEREZ NICOLI , Castro Lisboa Pablo , Fernando Silveira

Publicado

Completo

Evento: Regional

Descripción: LASCAS

Ciudad: Santiago

Año del evento: 2014

Publicación arbitrada

Palabras clave: low power DC-DC Converter Over the Supply Rail

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet

Este trabajo también fue presentado a la revista "Springer Science & Business Media Analog Integrated Circuits and Signal Processing" por haber participado en la conferencia LASCAS. Se está a la espera de la respuesta.

#### **Ultra Low Power Pulse Generator Based on a Ring Oscillator with Direct Path Current Avoidance (2013)**

Francisco Veirano , Pablo Perez , Sebastián Besio , Castro Lisboa Pablo , Fernando Silveira

Publicado

Completo

Evento: Internacional

Descripción: Latin American Symposium on Circuits and Systems (LASCAS)

Ciudad: Cusco

Año del evento: 2013

Publicación arbitrada

Palabras clave: Ultra low power Ring Oscillator Direct current path avoidance

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Digital

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Analógica

Medio de divulgación: Internet

<http://lascas2013.org/>

#### **Modelado de un Conversor DC/DC Completamente Integrado con Condensadores Conmutados (2013)**

Gabriel Eirea , Castro Lisboa Pablo , Fernando Silveira

Publicado

Completo

Evento: Internacional

Descripción: IBERCHIP

Ciudad: Cusco

Año del evento: 2013

Publicación arbitrada

Palabras clave: Capacitores conmutados

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Control

Medio de divulgación: Internet

#### **Modular ultra low power dc-dc converter with losses reduction using charge recycling. (2012)**

Castro Lisboa Pablo , Fernando Silveira

Publicado

Completo

Evento: Internacional

Descripción: International Workshop on Power Supply on Chip

Ciudad: San Francisco

Año del evento: 2012

Publicación arbitrada

Palabras clave: Ultra low power Switched Capacitor DC/DC Converter

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Microelectrónica Analógica

Medio de divulgación: Otros

<http://www.powersoc2012.org/>

#### **Modular Architecture For Ultra Low Power Switched-Capacitor DC-DC Converters**

**(2012)** Trabajo relevante

Castro Lisboa Pablo , Fernando Silveira , Gabriel Eirea

Publicado

Completo

Evento: Internacional

Descripción: International Midwest Symposium on Circuits and Systems

Ciudad: Boise / Idaho

Año del evento: 2012

Publicación arbitrada

Palabras clave: Ultra low power Power management Switched Capacitor Converters

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Microelectrónica

Medio de divulgación: Internet

#### **High CMRR Power Efficient Neural Recording Amplifier Architecture (2011)** Trabajo relevante

Castro Lisboa Pablo , Fernando Silveira

Publicado

Completo

Evento: Internacional

Descripción: International Symposium on Circuits and Systems (ISCAS)

Ciudad: Río de Janeiro

Año del evento: 2011

Publicación arbitrada

Palabras clave: low power CMRR Neural Amplifier Noise Efficiency Factor

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica / Sensores

Medio de divulgación: Internet

#### **Diseño, Fabricación y Test de un Microprocesador de Muy Bajo Consumo (2007)**

Castro Lisboa Pablo

Publicado

Completo

Evento: Internacional

Descripción: I Simposio de AUGM de Microelectrónica

Ciudad: Porto Alegre-Brasil

Año del evento: 2007

Palabras clave: Ultra low power

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Digital

Medio de divulgación: Internet

### **Diseño, Fabricación y Test de un Microprocesador de Muy Bajo Consumo (2006)**

Castro Lisboa Pablo , Sebastian Sayas , Andrés Merello

Publicado

Completo

Evento: Nacional

Descripción: 4ta Muestra de Proyectos de Fin de Carrera de Ingeniería Eléctrica

Año del evento: 2006

Palabras clave: Ultra low power

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Digital

Medio de divulgación: Internet

### **Control de un Conversor A/D de Bajo Consumo (2005)**

Castro Lisboa Pablo , Conrado Rossi

Publicado

Completo

Evento: Internacional

Descripción: IBERCHIP Workshop

Ciudad: Salvador de Bahia-Brasil

Año del evento: 2005

Palabras clave: Bajo Consumo

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica Digital

Medio de divulgación: Otros

## **Producción técnica**

### **PRODUCTOS**

#### **Sistema del monitoreo del ganado vacuno (2015)**

Proyecto, Aparato

Castro Lisboa Pablo , JULIAN OREGGIONI , EMILIO MACHADO

País: Uruguay

Patente o Registro:

Patente de invención

035914, Sistema y dispositivo para el monitoreo de la actividad reproductiva de animales

Depósito: 22/12/2014; Examen: ; Concesión:

Patente nacional: SI

Patente de invención

20150103810, Sistema y dispositivo para el monitoreo de la actividad reproductiva de animales

Depósito: 23/11/2015; Examen: ; Concesión:

Patente nacional: NO

Patente de invención

1571719, Sistema y dispositivo para el monitoreo de la actividad reproductiva de animales

Depósito: 19/11/2015; Examen: ; Concesión:

Patente nacional: NO

Patente de invención

PCTIB201505922, Sistema y dispositivo para el monitoreo de la actividad reproductiva de animales

Depósito: 30/11/2015; Examen: ; Concesión:

Patente nacional: NO

Palabras clave: Ganadería RFID

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información /

Ingeniería Eléctrica y Electrónica /

## Evaluaciones

### EVALUACIÓN DE PUBLICACIONES

#### REVISIONES

##### **International Journal of Circuit Theory and Applications (2017)**

Tipo de publicación: Revista

Cantidad: Menos de 5

##### **Transactions on Industrial Electronics (IEEE) (2017)**

Tipo de publicación: Revista

Cantidad: Menos de 5

### EVALUACIÓN DE EVENTOS Y CONGRESOS

##### **International Conference on Electronics, Circuits and Systemas (ICECS) (2012)**

España

Revisor de un paper.

### JURADO DE TESIS

##### **Maestría en Ingeniería Eléctrica (2018)**

Jurado de mesa de evaluación de tesis

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería / Instituto de Ingeniería Eléctrica, Uruguay

Nivel de formación: Maestría

## Formación de RRHH

### TUTORÍAS CONCLUIDAS

#### GRADO

##### **Diseño, fabricación y test del Control de un Lazo de Realimentación para un convertor DC/DC de capacitores totalmente integrados.**

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería, Uruguay

Programa: Ingeniería Eléctrica

Tipo de orientación: Cotutor en pie de igualdad

Nombre del orientado: Francisco Veirano, Pablo Perez-Nicoli, Sebastián Besio

País: Uruguay

Palabras Clave: Ultra low power Ring Oscillator

Áreas de conocimiento:

Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

Esta tesis obtuvo el primer premio en el Concurso de Tesis de grado otorgado por la Academia Nacional de Ingeniería. Además, en la muestra "Ingeniería de Muestra" obtuvo el primer premio del jurado en el área de electrónica y el primer premio otorgado por el público.

##### **SDH - Sensor de Humedad de Suelo**

Tesis/Monografía de grado

Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay  
Programa: Ingeniería Eléctrica  
Nombre del orientado: Federico Jorge - Claudia Guastavino - Ismael Schinca  
País: Uruguay  
Áreas de conocimiento:  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Sensores

## OTRAS

### **Diseño y test de convertidores DC/DC integrados de ultra bajo consumo**

Iniciación a la investigación  
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay  
Nombre del orientado: Pablo Perez  
País: Uruguay  
Palabras Clave: Ultra low power Power management Switched Capacitor  
Áreas de conocimiento:  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

### **Técnicas para mejora de la eficiencia en sistemas de manejo de potencia (power management) integrados de ultra bajo consumo.**

Iniciación a la investigación  
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería , Uruguay  
Nombre del orientado: Francisco Veirano  
País: Uruguay  
Palabras Clave: Power management Switched Capacitor Charge recycling  
Áreas de conocimiento:  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

## TUTORÍAS EN MARCHA

## POSGRADO

### **Diseño de convertidores DC/DC totalmente integrados de capacitores conmutados para ultra bajo consumo (2018)** Trabajo relevante

Tesis de maestría  
Sector Educación Superior/Público / Universidad de la República / Facultad de Ingeniería / Instituto de Ingeniería Eléctrica , Uruguay  
Tipo de orientación: Tutor único o principal  
Nombre del orientado: Gonzalo Cuñarro  
País/Idioma: Uruguay, Español  
Palabras Clave: Ultra bajo consumo Convertidores DCDC Capacitores conmutados Totalmente integrados  
Áreas de conocimiento:  
Ingeniería y Tecnología / Ingeniería Eléctrica, Ingeniería Electrónica e Ingeniería de la Información / Ingeniería Eléctrica y Electrónica / Microelectrónica

## Otros datos relevantes

### PREMIOS, HONORES Y TÍTULOS

#### **Primer premio en el Concurso de Tesis de Postgrado (Maestría) (2012)**

(Nacional)  
Academia nacional de ingeniería

#### **Primer premio General en la 4a Muestra de Proyectos de Fin de Carrera de Ingeniería Eléctrica (2006)**

IIE/FING/UDELAR

#### **Primer premio en el área de electrónica en la 4a Muestra de Proyectos de Fin de Carrera de Ingeniería**

**Eléctrica (2006)**

IIE/FING/UDELAR

**Premio del público en la 4a Muestra de Proyectos de Fin de Carrera de Ingeniería Eléctrica (2006)**

IIE/FING/UDELAR